

Pulsno-širinska modulacija autonomnog, trofaznog, naponskog izmjenjivača

Pavin, Matija

Master's thesis / Diplomski rad

2018

Degree Grantor / Ustanova koja je dodijelila akademski / stručni stupanj: **Josip Juraj Strossmayer University of Osijek, Faculty of Electrical Engineering, Computer Science and Information Technology Osijek / Sveučilište Josipa Jurja Strossmayera u Osijeku, Fakultet elektrotehnike, računarstva i informacijskih tehnologija Osijek**

Permanent link / Trajna poveznica: <https://um.nsk.hr/um:nbn:hr:200:296530>

Rights / Prava: [In copyright](#)/[Zaštićeno autorskim pravom.](#)

Download date / Datum preuzimanja: **2024-12-24**

Repository / Repozitorij:

[Faculty of Electrical Engineering, Computer Science and Information Technology Osijek](#)



SVEUČILIŠTE JOSIPA JURJA STROSSMAYERA U OSIJEKU

**FAKULTET ELEKTROTEHNIKE, RAČUNARSTVA I
INFORMACIJSKIH TEHNOLOGIJA**

Diplomski studij elektrotehnike

**PULSNO-ŠIRINSKA MODULACIJA AUTONOMNOG,
TROFAZNOG, NAPONSKOG IZMJENJIVAČA**

Diplomski rad

Matija Pavin

Osijek, 2018.

**FERIT**FAKULTET ELEKTROTEHNIKE, RAČUNARSTVA
I INFORMACIJSKIH TEHNOLOGIJA OSIJEK

Obrazac D1: Obrazac za imenovanje Povjerenstva za obranu diplomskog rada

Osijek, 13.05.2018.

Odboru za završne i diplomske ispite

Imenovanje Povjerenstva za obranu diplomskog rada

Ime i prezime studenta:	Matija Pavin
Studij, smjer:	Diplomski sveučilišni studij Elektrotehnika
Mat. br. studenta, godina upisa:	D 954, 25.09.2017.
OIB studenta:	89896587820
Mentor:	Izv.prof.dr.sc. Denis Pelin
Sumentor:	
Sumentor iz tvrtke:	
Predsjednik Povjerenstva:	Doc.dr.sc. Marinko Barukčić
Član Povjerenstva:	Andrej Brandis
Naslov diplomskog rada:	Pulsno-širinska modulacija autonomnog, trofaznog, naponskog izmjenjivača
Znanstvena grana rada:	Elektrostrojarstvo (zn. polje elektrotehnika)
Zadatak diplomskog rada:	Opisati pulsno-širinsku modulaciju trofaznog autonomnog, naponskog izmjenjivača (PŠM). Za jedan odabrani izmjenjivač prikazati karakteristične izlazne valne oblike napona i struje, te njihove harmonijske sadržaje pri PŠM za različite odabrane mjerne točke. Kao parametre koristiti: dubinu modulacije, faktor modulacije, karakteristike trošila.
Prijedlog ocjene pismenog dijela ispita (diplomskog rada):	Izvrstan (5)
Kratko obrazloženje ocjene prema Kriterijima za ocjenjivanje završnih i diplomskih radova:	Primjena znanja stečenih na fakultetu: 3 bod/boda Postignuti rezultati u odnosu na složenost zadatka: 2 bod/boda Jasnoća pismenog izražavanja: 2 bod/boda Razina samostalnosti: 3 razina
Datum prijedloga ocjene mentora:	13.05.2018.
Potpis mentora za predaju konačne verzije rada u Studentsku službu pri završetku studija:	Potpis:
	Datum:

**FERIT**FAKULTET ELEKTROTEHNIKE, RAČUNARSTVA
I INFORMACIJSKIH TEHNOLOGIJA OSIJEK**IZJAVA O ORIGINALNOSTI RADA**

Osijek, 28.05.2018.

Ime i prezime studenta:

Matija Pavin

Studij:

Diplomski sveučilišni studij Elektrotehnika

Mat. br. studenta, godina upisa:

D 954, 25.09.2017.

Ephorus podudaranje [%]:

2

Ovom izjavom izjavljujem da je rad pod nazivom: **Pulsno-širinska modulacija autonomnog, trofaznog, naponskog izmjenjivača**

izrađen pod vodstvom mentora Izv.prof.dr.sc. Denis Pelin

i sumentora

moj vlastiti rad i prema mom najboljem znanju ne sadrži prethodno objavljene ili neobjavljene pisane materijale drugih osoba, osim onih koji su izričito priznati navođenjem literature i drugih izvora informacija. Izjavljujem da je intelektualni sadržaj navedenog rada proizvod mog vlastitog rada, osim u onom dijelu za koji mi je bila potrebna pomoć mentora, sumentora i drugih osoba, a što je izričito navedeno u radu.

Potpis studenta:

Sadržaj

1. UVOD	1
2. AUTONOMNI IZMJENJIVAČ	2
2.1. Izmjenjivači	2
2.2. Trofazni izmjenjivači.....	6
2.3. Pulsno-širinska modulacija.....	9
3. ANALITIČKI IZRAČUN.....	13
3.1. Utjecaj promjene m_f	13
3.2. Utjecaj promjene m_a	20
3.3. Utjecaj promjene f_l	25
4. SIMULACIJA.....	27
4.1. Model.....	27
4.2. Simulacije za parametar m_f	32
4.3. Simulacija za parametar m_a	38
5. MJERENJE.....	43
5.1. Priprema makete	43
5.2. Promjena m_f	45
5.3. Promjena m_a	48
6. PRIJEDLOG ZA DORADU MAKETE	52
7. ZAKLJUČAK	53
LITERATURA.....	54
SAŽETAK.....	55
ABSTRACT	55
ŽIVOTOPIS	56
PRILOG 1 – TABLICA IZRAČUNA m_a i m_f	57
PRILOG 2 – PROGRAMSKI KOD U JEZIKU C	71
PRILOG 3 – PRIMJER KORIŠTENJA PROGRAMA	81
PRILOG 4 – DIJAGRAM TOKA KORIŠTENJA PROGRAMA.....	86
PRILOG 5 – SA828 DATASHEET	87

1. UVOD

Oduvijek je bio problem kako istosmjerni izvor spojiti sa zahtjevom za izmjeničnim naponom, odnosno strujom. Razvojem energetske elektronike došla su rješenja kako to riješiti, neka su zahtijevala korištenje transformatora koji je skupo i robusno rješenje[1]. Danas primjena energetske elektronike se nalazi u gotovo svemu što nas okružuje, bilo da se radi o sustavima neprekidnog napajanja, proizvodnji električne energije, industriji, telekomunikacijama, ili u kućanstvu[2]. Daljnjim razvojem počele su se koristiti sve veće frekvencije sklopne tehnike koje su omogućila smanjenje veličine komponenata, a samim time i cijene pretvarača. Danas svi energetski pretvarači su veoma malih dimenzija zbog rada na visokim frekvencijama. Korisnost ovih uređaja danas doseže do 99%[3].

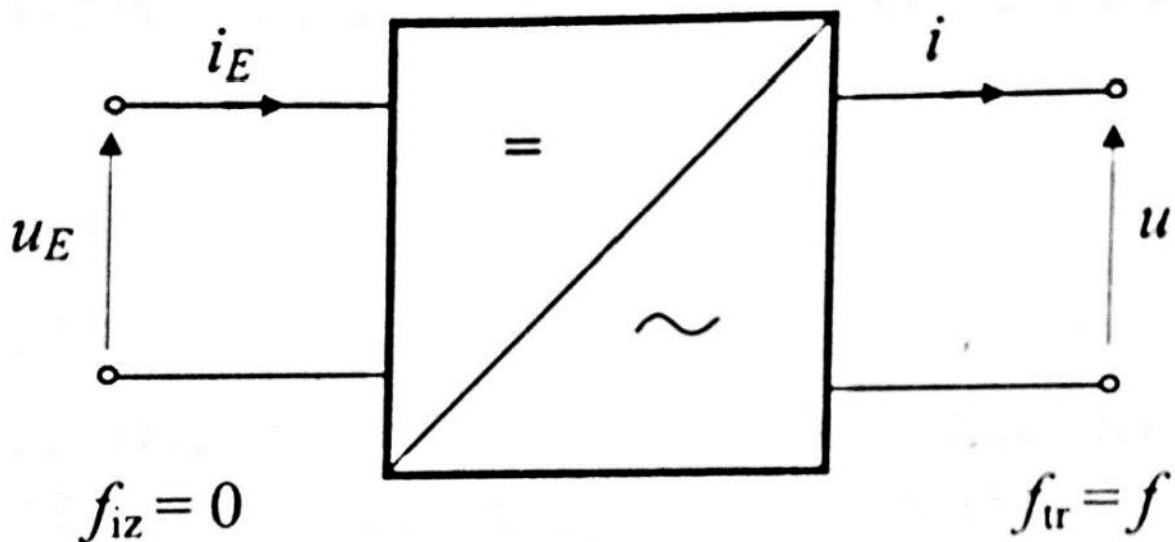
U ovom radu će biti prikazan rad jedne grane trofaznog autonomnog izmjenjivača upravljani pulsno-širinskom modulacijom. Prikazati će se utjecaj parametara izmjenjivača na harmonijsku distorziju napona i struje. Uspoređivati će se poklapanje analitičnog proračuna sa simulacijom te s mjerenjima na maketi.

Dostupna maketa je zbog neispravnosti upravljačkog programa bila ispravna samo u određenom području parametara, pa se radio kompletno novi program koristeći podatke o integriranom krugu ugrađenog u izmjenjivaču. Na kraju biti će dat prijedlog za poboljšanje makete.

2. AUTONOMNI IZMJENJIVAČ

2.1. Izmjenjivači

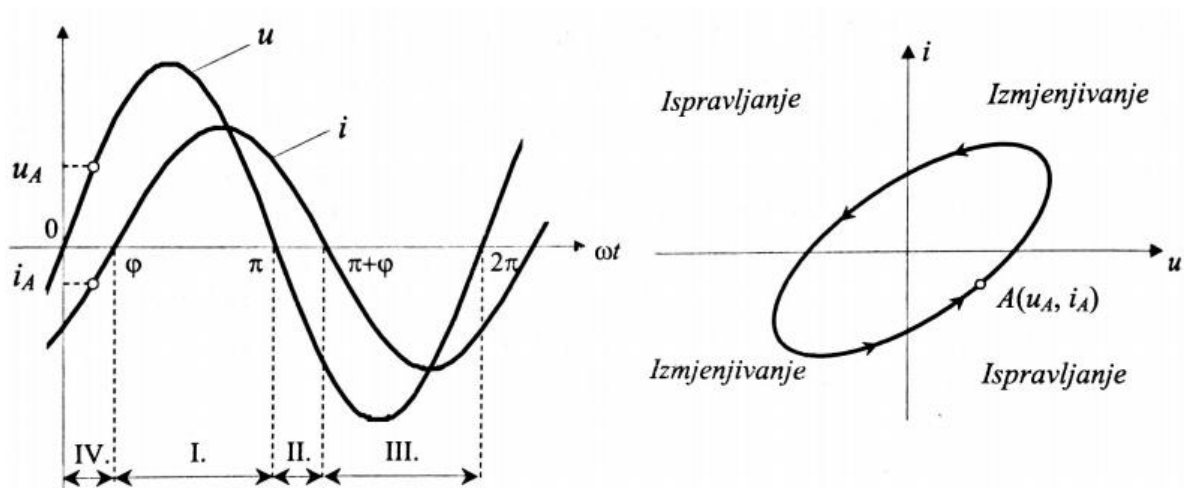
Izmjenjivači su pretvarači istosmjernog sustava napojne mreže u izmjenični sustav trošila. Najčešća primjena je u elektromotornim pogonima napajanih iz istosmjerne mreže, napajanja u sustavima neprekidnog napajanja ili u sustavima spajanja fotoćelija (istosmjerni izvor) na izmjeničnu napojnu mrežu[1].



Slika 2.1. - Izmjenjivač prikazan kao dvoprilaz[1]

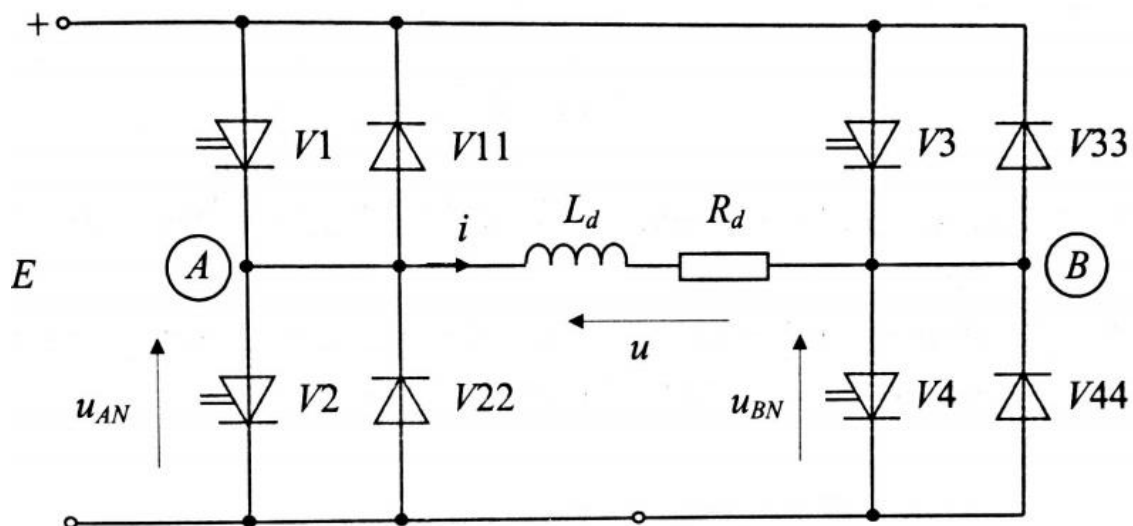
Autonomni izmjenjivači su vrste izmjenjivača kod kojih rad usmjerivača u izmjenjivačkom režimu nije diktiran s frekvencijom priključene mreže, nego se frekvencija rada sustava generira unutar samog izmjenjivača (autonomno).

U daljnjoj analizi smatrati će se da su gubitci zanemarivi, odnosno da sklop ima faktor korisnosti 100%. Prilikom analize koristi će se serijsko RL trošilo pa se treba uočiti da izmjenjivač ima u jednom dijelu trenutnu snaga trošila ui pozitivnu, dok u jednom dijelu trenutna snaga trošila ui , je negativna. To znači da u jednom dijelu tok električne energije je od istosmjerne mreže prema trošilu, a u jednom dijelu tok električne energije je od trošila prema istosmjernoj napojnoj mreži pa tako autonomni izmjenjivač mora osigurati radu u sva 4 kvadranta $u-i$ ravnine prikazano na slici 2.2[1].



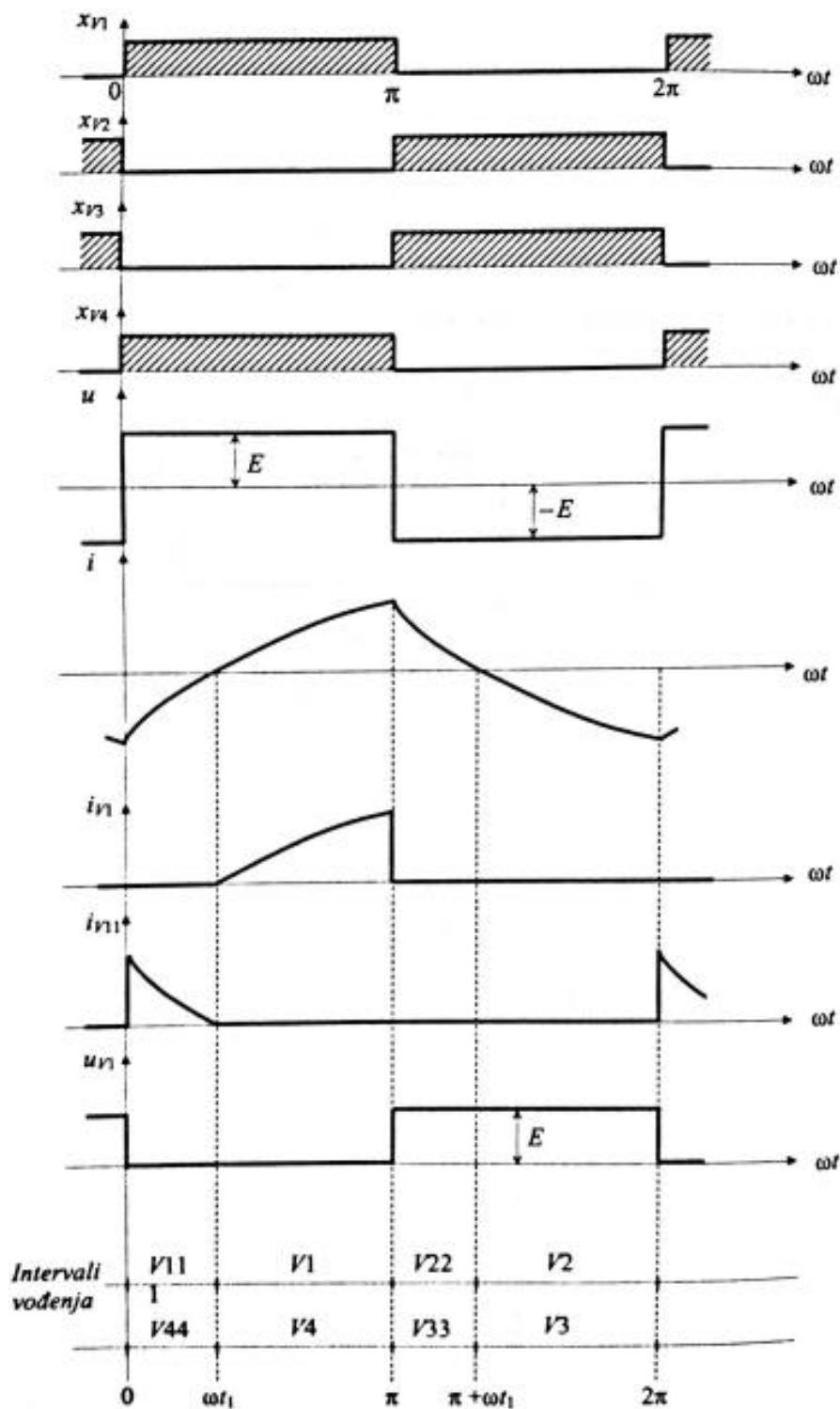
Slika 2.2. - Prikaz režima rada autonomnog izmjenjivača[1]

Izmjenjivač se može izvesti na 2 načina. Prva i najopćenitija topologija je izmjenjivač sa 4 ventila, koji se također zove mosni spoj (engl. *Full-Bridge*) koji je prikazan na slici 2.3.



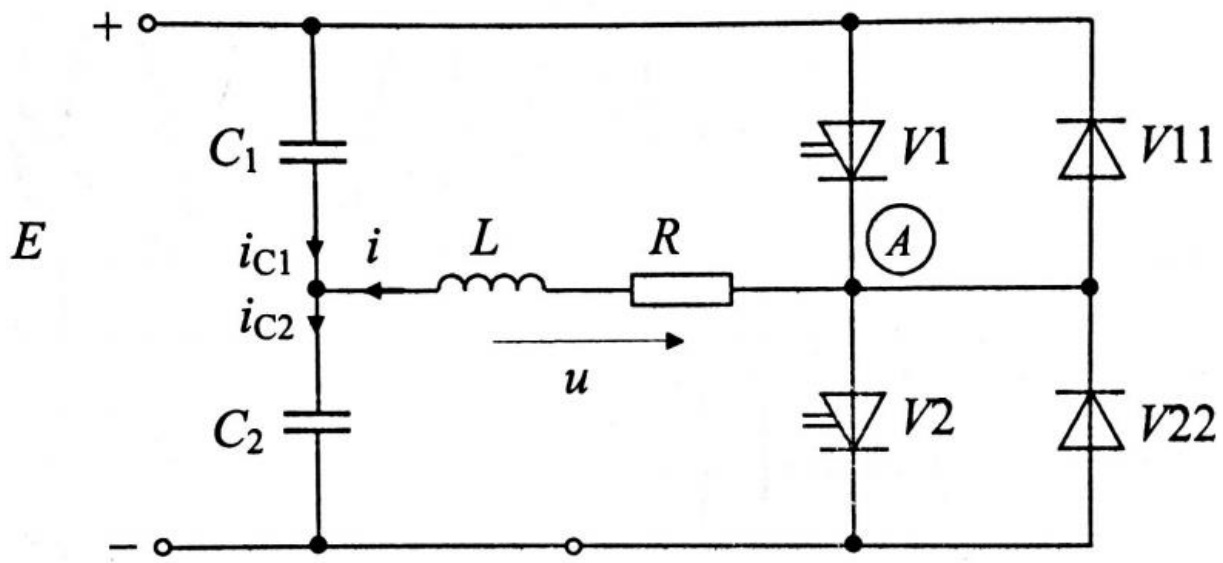
Slika 2.3. - Topologija mosnog spoja[1]

Za ovakav izveden izmjenjivač na slici 2.4 mogu se vidjeti karakteristični valni oblici, gdje su x_{v1} do x_{v4} prikazani vremena vođenja pojedinog upravljivog ventila.



Slika 2.4. - Karakteristični valni oblici mosnog spoja[1]

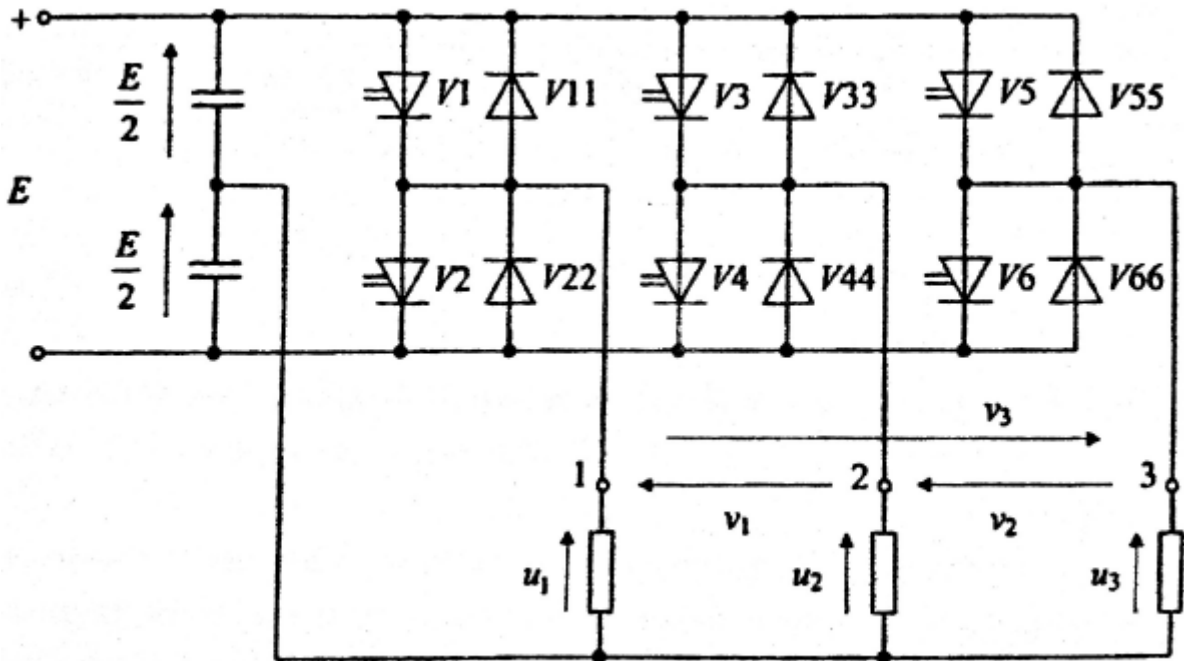
Druga izvedba izmjenjivača se može realizirati ukoliko na raspolaganju postoji srednja točka istosmjernog naponskog izvora, te ovakvim spojem se smanjuje broj pretvaračkih komponenti. U većini slučajeva srednja točka se izvodi pomoću serijski spojena dva kondenzatora koji čine naponsko dijelilo. Ovakva izvedba izmjenjivača ima dva ventila i podsjeća na topologiju mosnog izmjenjivača pa se naziva polumosni spoj (engl. *Half-Bridge*). Budući da polumosni spoj ima manje ventila lakše je vršiti vođenje uklopa/isklopa ventila nego kod mosnog spoja.



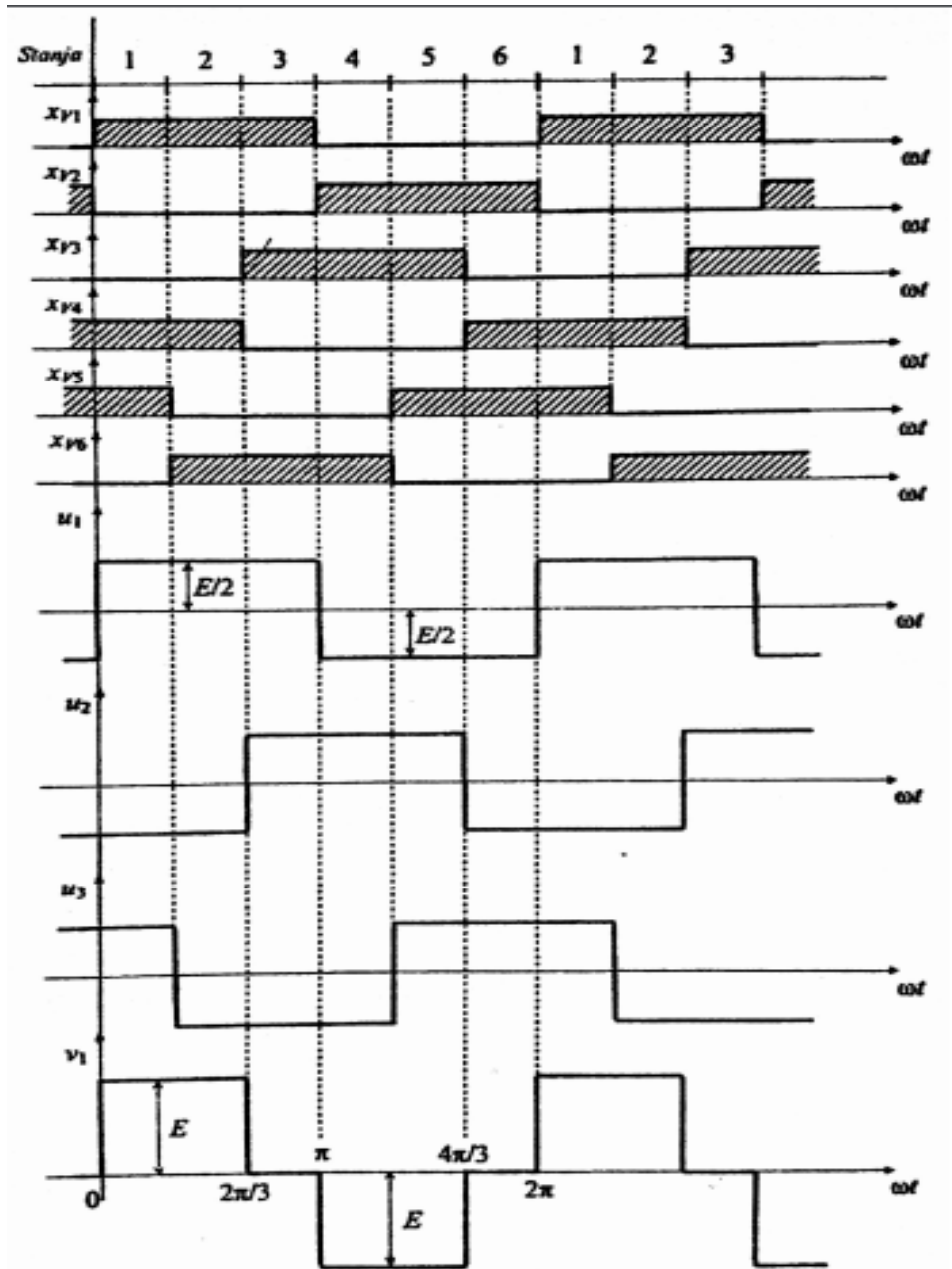
Slika 2.5. - Topologija polunosnog spoja[1]

2.2. Trofazni izmjenjivači

Kada je potrebno napajati izmjenično trošilo većih snaga, poput na primjer u elektromotornim pogonima, praktički uvijek se koristi trofazni izmjenjivač. Teoretski bi se mogli koristiti tri jednofazna izmjenjivača čiji izlazni napon bi bio pomaknut električki za 120° , međutim ovo rješenje ima velik broj pretvaračkih komponenata. Stoga se često koristi izmjenjivač koji ima topologiju 3 polumosna spoja. Trošilo se može priključiti u trokut ili zvijezda spoju gdje se zvjezdšte trošila može priključiti na srednju točku naponskog dijelila kako je prikazano na slici 2.6. Također na slici 2.7. vide se karakteristični valni oblici te sklopna stanja za pojedini upravljivi ventil trofaznog izmjenjivača[1].



Slika 2.6. – Topologija trofaznog polumosnog spoja[1]



Slika 2.7. – Karakteristični valni oblici trofaznog izmjenjivača[1]

Dobiveni naponi na trošilu su pravokutni te ako se bolje pogleda vidi se da je funkcija valnih oblika neparna što znači da u spektralnoj analizi se nalaze samo neparni harmonici. Kako ima tri napona na izlazu izmjenjivača, svaki pomaknut za 120° električno, može se napisati izraz za funkciju napona[1]:

$$u_j = \frac{2E}{\pi} \sum_{n=1}^{\infty} \frac{\sin n \left[\omega t - (j-1) \frac{2\pi}{3} \right]}{n} \quad \begin{array}{l} j=1,2,3 \\ n=2p-1 \\ p=1,2,3,\dots \end{array} \quad (2-1)$$

Efektivna vrijednost jednog faznog napona U je jednaka E/2, a ako se želi dobiti vrijednost samo osnovnog harmonika tada:

$$U(1) = \frac{1}{\sqrt{2}} \frac{2E}{\pi} = \frac{\sqrt{2}E}{\pi} \quad (2-2)$$

Totalna harmonijska distorzija faznog napona može se izračunati kao:

$$THD_u = \sqrt{\frac{U^2}{U^2(1)} - 1} = \sqrt{\frac{\pi^2}{8} - 1} = 0,48 \quad (2-3)$$

izraz za međufazni napon glasi :

$$V_j = \frac{4E}{\pi} \sum_{n=1}^{\infty} \frac{\sin n \frac{\pi}{2} \cdot \sin n \frac{\pi}{3}}{n} \sin n \left[\omega t + \frac{\pi}{6} - (j-1) \frac{2\pi}{3} \right] \quad j = 1,2,3 \quad (2-2)$$

Tada efektivna vrijednost međufaznog napona glasi:

$$V = E \sqrt{\frac{2}{3}} \quad (2-4)$$

Što za osnovni harmonik međufaznog napona bi značilo da je njegov iznos:

$$V(1) = \frac{1}{\sqrt{2}} \frac{2\sqrt{3}}{\pi} E = \frac{\sqrt{6}}{\pi} E \quad (2-5)$$

te napokon ukupna harmonijska distorzija međufaznog napona je:

$$THD_V = \sqrt{\frac{V^2}{V^2(1)} - 1} = \sqrt{\frac{\pi^2}{9} - 1} = 0,31 \quad (2-6)$$

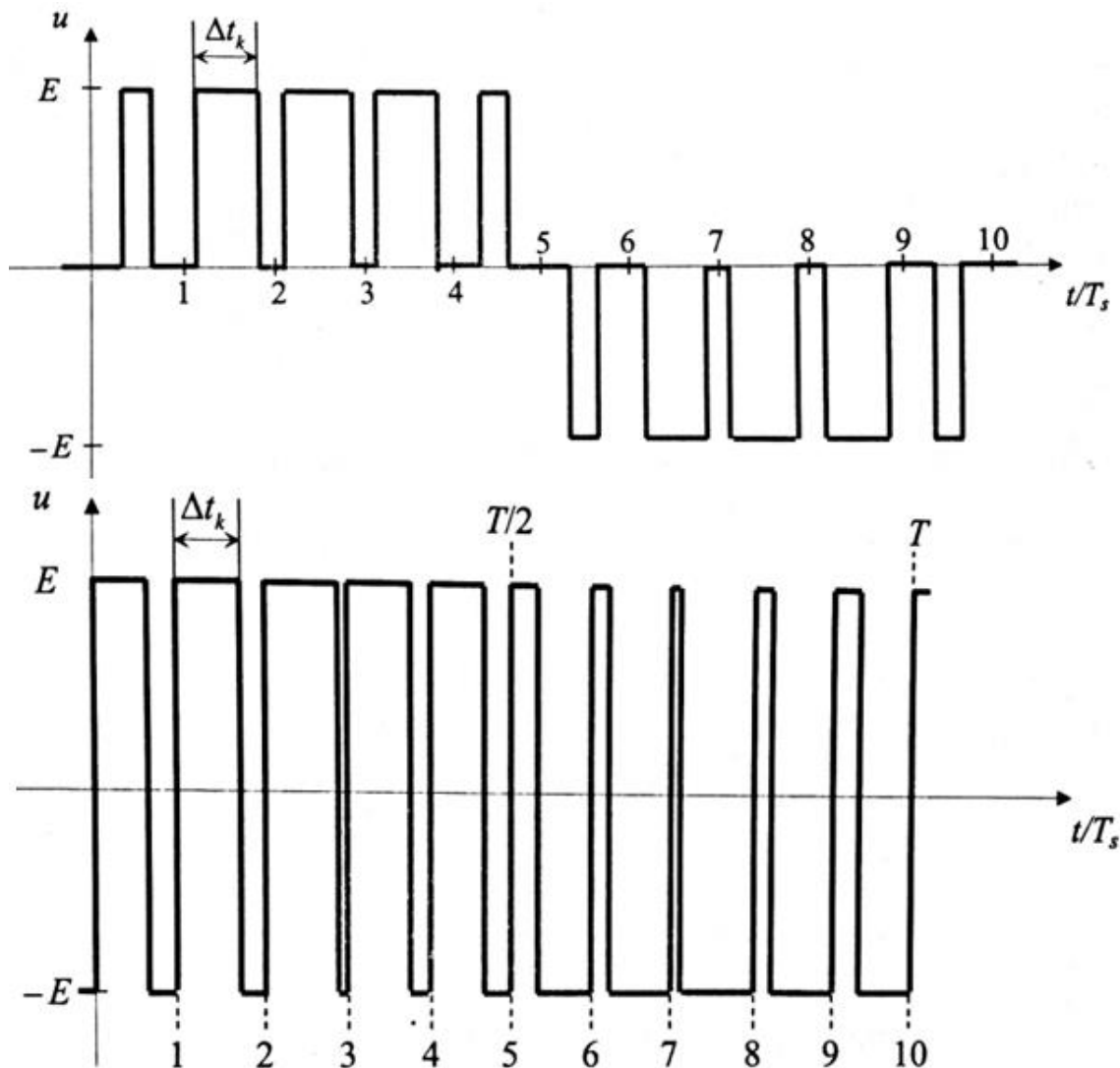
Trofazni izmjenjivači za elektromotorne pogone se koriste gotovo isključivo uvijek u sustavima regulacije brzine vrtnje i/ili momenta. Najjednostavnija metoda upravljanja izmjenjivača je pulsno-širinska metoda koja je opisana u sljedećem pod poglavlju. Osim pulsno-širinske metode upravljanja izmjenjivačem, u posljednje vrijeme se sve više koristi vektorsko upravljanje. Ovaj način upravljanja ima kompliciraniju kontrolu upravljivih ventila, ali zato postiže se čisto sinusna struja bez prisutnih viših harmonika te bolja kontrola brzine i momenta elektromotornih pogona. Ova metoda nije tema ovog rada se pa se neće dalje razmatrati.

U daljnjem razmatranju rada će se promatrati samo jedna grana trofaznog izmjenjivača radi jednostavnosti, te zbog razloga što maketa ima napravljen izvod samo jedne faze.

2.3. Pulsno-širinska modulacija

Kako bi se smanjili harmonici u izlaznom naponu, odnosno struji ide se na efektivnije upravljati ventilima izmjenjivača, jer to je jeftinije rješenje nego ugradnja reaktivnih filtra ili prigušnica u izlazni krug. Jedan od načina upravljanja otvorenosti ventila je pulsno-širinska modulacija - PŠM (engl. Pulse-width modulation PWM). Ovaj način upravljanja je veoma učestao u praksi jer na jednostavan način omogućuje, osim smanjivanje harmonijske distorzije struje, upravljanje frekvencijom i efektivnom vrijednosti osnovnog harmonika napona. Najčešća primjena ovakvog upravljanja se koristi u reguliranim elektromotornim pogonima te će se razmatrati ta najvažnija primjena. Trošilo se može promatrati kao radno-induktivno trošilo koje se ponaša kao nisko propusni filter za struju, dakle cilj je harmonike izobličena što je više moguće gurnuti u visoki frekvencijski opseg.

Osnovna ideja pulsno-širinske modulacije je generiranje pravokutnih napona koji u jednom periodu imaju istu površinu volt-sekundi kao i ekvivalentni sinusni napon. Ovisno o vrsti topologije može se imati trirazinski (unipolarni) ili dvorazinski (bipolarni) izlazni valni oblik napona. Trirazinska modulacija ima nešto bolji harmonijski sadržaj neko dvorazinska.



Slika 2.6. - Mogući valni oblici upravljanja a)trirazinski b)dvorazinski

Ideja modulacije je preuzeta iz telekomunikacija. Općenito modulacija je proces injektiranja izmjeničnog signala niske frekvencije (modulacijske frekvencije f_m) u izmjenični signal visoke frekvencije (prijenosne frekvencije f_0). U ovom slučaju modulacijska frekvencija je željena frekvencija napona na trošilu, dok je prijenosna frekvencija jednaka sklopnoj frekvenciji autonomnog izmjenjivača.

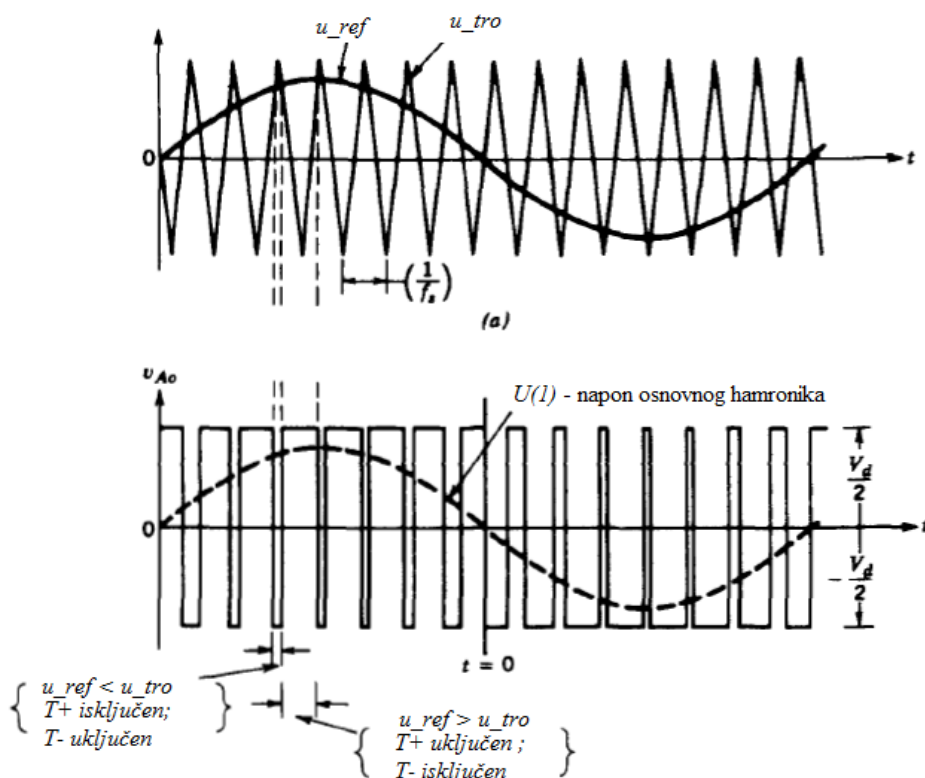
Omjerom navedene dvije frekvencije definiran je modulacijski faktor:

$$m_f = \frac{f_0}{f} \quad (2-7)$$

Drugi bitan pojam je modulacijski indeks m_a odnosno dubina modulacije koja se definira kao omjer vršne vrijednosti referentnog napona i trokutastog napona.

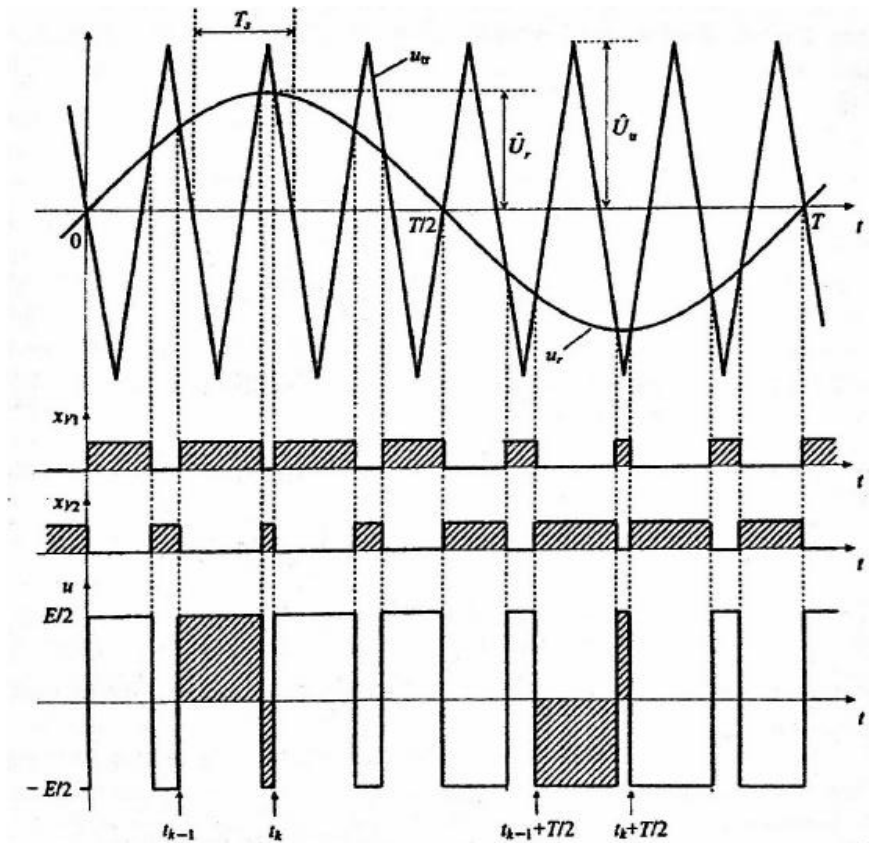
$$m_a = \frac{\hat{U}_{mod}}{\hat{U}_{tr}} ; 0 \leq m_a \leq 1 \quad (2-8)$$

Za generiranje pravokutnih valnih oblika na izlazu koristi se trokutasti napon visoke frekvencije koji se uspoređuje sa sinusnim naponom željene frekvencije. Pa tako kada je referentni sinusni signal veći od trokutastog uključuje se odgovarajući ventil, a kada je referentni sinusni signal manji od trokutastog, isključuje se odgovarajući ventil.



Slika 2.7. - Generiranje pulсно-širinski moduliranog izlaznog napona izmjenjivača

Jedan primjer generiranja impulsa dan je na slici 2.8. gdje se koristi bipolarna modulacija koristeći dubinu modulacije $m_a=0,75$ i modulacijski faktor $m_f=7$. U daljnjem razmatranju gledati će se samo bipolarna modulacija jer dostupna maketa je izvedena pomoću nje.



Slika 2.8. – Upravljački signali za $m_a=0,75$ i $m_f=7$ bipolarne modulacije[1]

Omjer vršne vrijednosti moduliranog napona i vršne vrijednosti trokutastog napona je proporcionalan sa omjerom osnovnog harmonika izlaznog napona i istosmjernog izvora, pa se dubina modulacije za bipolarnu modulaciju može računati kao:

$$m_a = \frac{\hat{U}_{mod}}{\hat{U}_{tr}} = \frac{\hat{U}(1)}{\frac{E}{2}} \quad (2-9)$$

Valni oblik izlaznog napona osnovnog harmonijskog člana definiran je izrazom:

$$u(1, t) = \hat{U}(1) \sin(\omega_1 t) = m_a \frac{E}{2} \sin(\omega_1 t), \text{ za } m_a \leq 1 \quad (2-10)$$

U izlaznom naponu pojavljuju se harmonijski članovi izlaznog napona izmjenjivača kao bočni pojasi, centrirani oko sklopne frekvencije i njezinih umnožaka. To važi za sve dubine modulacije od 0 do 1. Neovisni su o faktoru modulacije m_f , za $m_f > 9$. Frekvencije harmonijskih članova f_h su:

$$f_h = (jm \pm k)f_1 \quad (2-11)$$

Gdje harmonijski član h-tog reda odgovara k-tom bočnom pojasu j-tog umnoška faktora modulacije m_f ,

$$h = jm_f \pm k \quad (2-12)$$

Nedostatak PŠM je veliki udio harmonijskih članova u izlaznom naponu. Prednost PŠM je što su harmonijska izobličenja napona pomaknuta u područje visokih frekvencija. Vrijednosti iznosa amplitude harmonika ovisno o faktoru modulacije za bipolarnu modulaciju može se vidjeti u tablici 2.1[1].

Tablica 2.1. - Udio harmonika ovisno o faktor modulacije m_f i dubini modulacije m_a [1]

harmonik	m_a				
	0,2	0,4	0,6	0,8	1
1	0,2	0,4	0,6	0,8	1
m_f	1,242	1,150	1,006	0,818	0,601
$m_f \pm 2$	0,016	0,061	0,131	0,220	0,318
$m_f \pm 4$					0,018
$2m_f \pm 1$	0,190	0,326	0,370	0,314	0,181
$2m_f \pm 3$		0,024	0,071	0,139	0,212
$2m_f \pm 5$				0,013	0,033
$3m_f$	0,335	0,123	0,083	0,171	0,113
$3m_f \pm 2$	0,044	0,139	0,203	0,176	0,062
$3m_f \pm 4$		0,012	0,047	0,104	0,157
$3m_f \pm 6$				0,016	0,044
$4m_f \pm 1$	0,163	0,157	0,008	0,105	0,068
$4m_f \pm 3$	0,012	0,070	0,132	0,115	0,090
$4m_f \pm 5$			0,034	0,084	0,119
$4m_f \pm 7$				0,017	0,050

Ukupna harmonijska distorzija napona za unipolarnu modulaciju se može računati kao:

$$THDu = \sqrt{\frac{\sum_{n>1} U^2(n)}{U^2(1)}} = \sqrt{\frac{U^2}{U^2(1)} - 1} = \sqrt{\frac{2}{m_a^2} - 1} \quad (2-13)$$

3. ANALITIČKI IZRAČUN

3.1. Utjecaj promjene m_f

Za zadane vrijednosti ulaznog napona i izlazne frekvencije, promatrati će se utjecaj promjene parametra m_f na harmonijsku distorziju. Kako su ostale vrijednosti konstantne, promjena m_f će utjecati samo na sklopnu frekvenciju. Harmonijska distorzija napona THDU se neće mijenjati. Kako promatrani krug se može poistovjetiti sa serijski spojenim RL trošilom na izmjeničnom naponu, može se prijeći na fazorski račun. Za izračun harmonijske distorzije struje koristiti će se tablica 2.1 da bi se dobio napon po harmonicima te za te harmonike će se izračunati impedancije trošila. Iznos struje za svaki pojedini harmonik će se dobiti prema izrazu:

$$I(\dot{n}) = \frac{U(\dot{n})}{R + jX_L(n)} \quad (3-1)$$

Parametri koji će se držati konstantnim su:

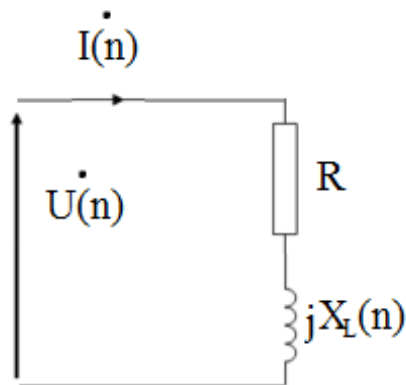
$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \ \Omega \quad L=300 \text{ mH} \quad m_a=1$$

Budući da dostupna maketa ima 6 mogućih sklopnih frekvencija, a koristiti će se konstantna frekvencija osnovnog harmonika iznosa 50 Hz, prema (2-7) uzete su sljedeće točke za izračun da bi se kasnije mogle usporediti sa mjernim rezultatima:

Tablica 3.1. – Odabrane točke za izračun

f_s [Hz]	600	1200	2400	4800	9600	19200
m_f	12	24	48	96	192	384

Kako se uzela dubina modulacije $m_a=1$ prema izrazu (2-13) dobiti će se $THDU=100\%$

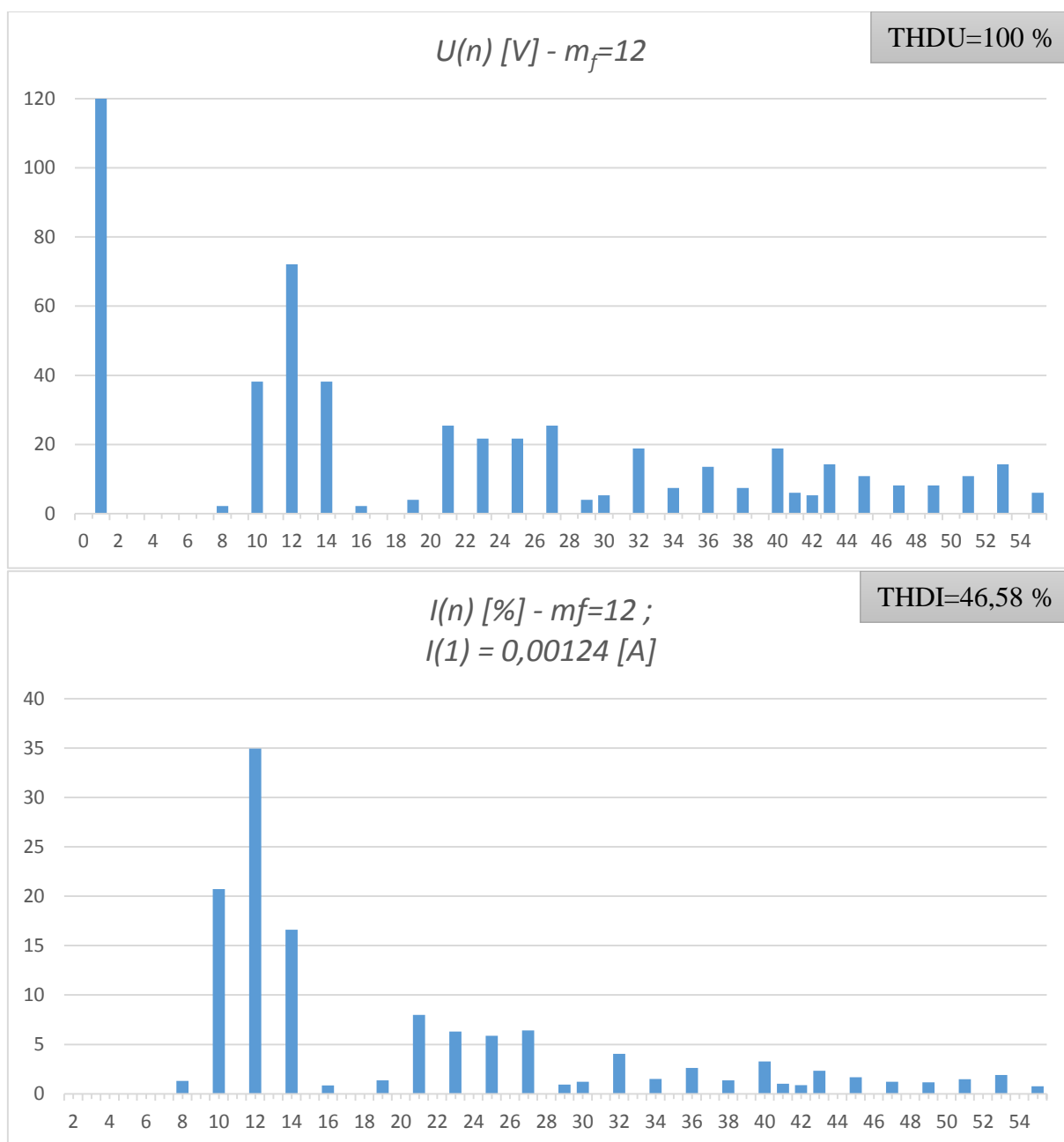


Slika 3.1. - Nadomjesna shema za proračun struje

Pomoću programa *MS Excel* obrađeni su rezultati izračuna prema tablici 2.1 i izraza (3-1) te dijagramom prikazane harmonijske distorzije po harmonicima, rezultati harmonijskog sastava struje su prikazani u postotnim vrijednostima naspram prvog harmonika.

a) $m_f=12$

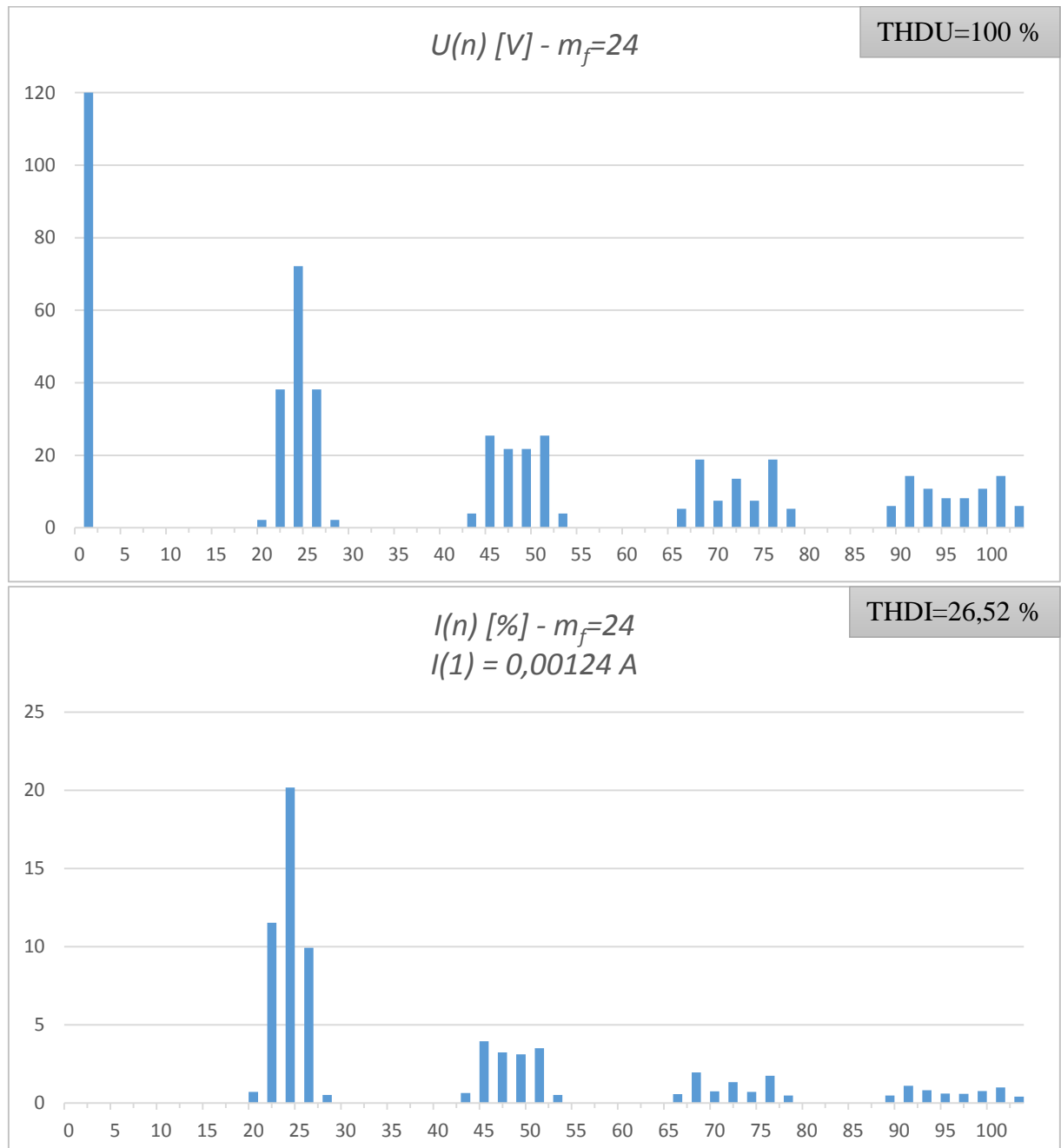
Prva točka je uzeta za modulacijski faktor $m_f=12$, što uz frekvenciju osnovnog harmonika od 50 Hz odgovara sklopnoj frekvenciji od 600 Hz. Rezultati izračuna dani su u tablici u Prilogu 1. Na slici 3.2 vidi se harmonijski sadržaj struje i napona. Ukoliko se preračuna na postotne vrijednosti harmonika struje dobije se da najveći ima 35% udjela u valnom obliku. Prema (2-13) općem pravilo za izračun bilo kojeg THD, dobilo se da je $THDI=46,58\%$.



Slika 3.2. - Harmonici napona (gore) i struje (dolje)

b) $m_f=24$

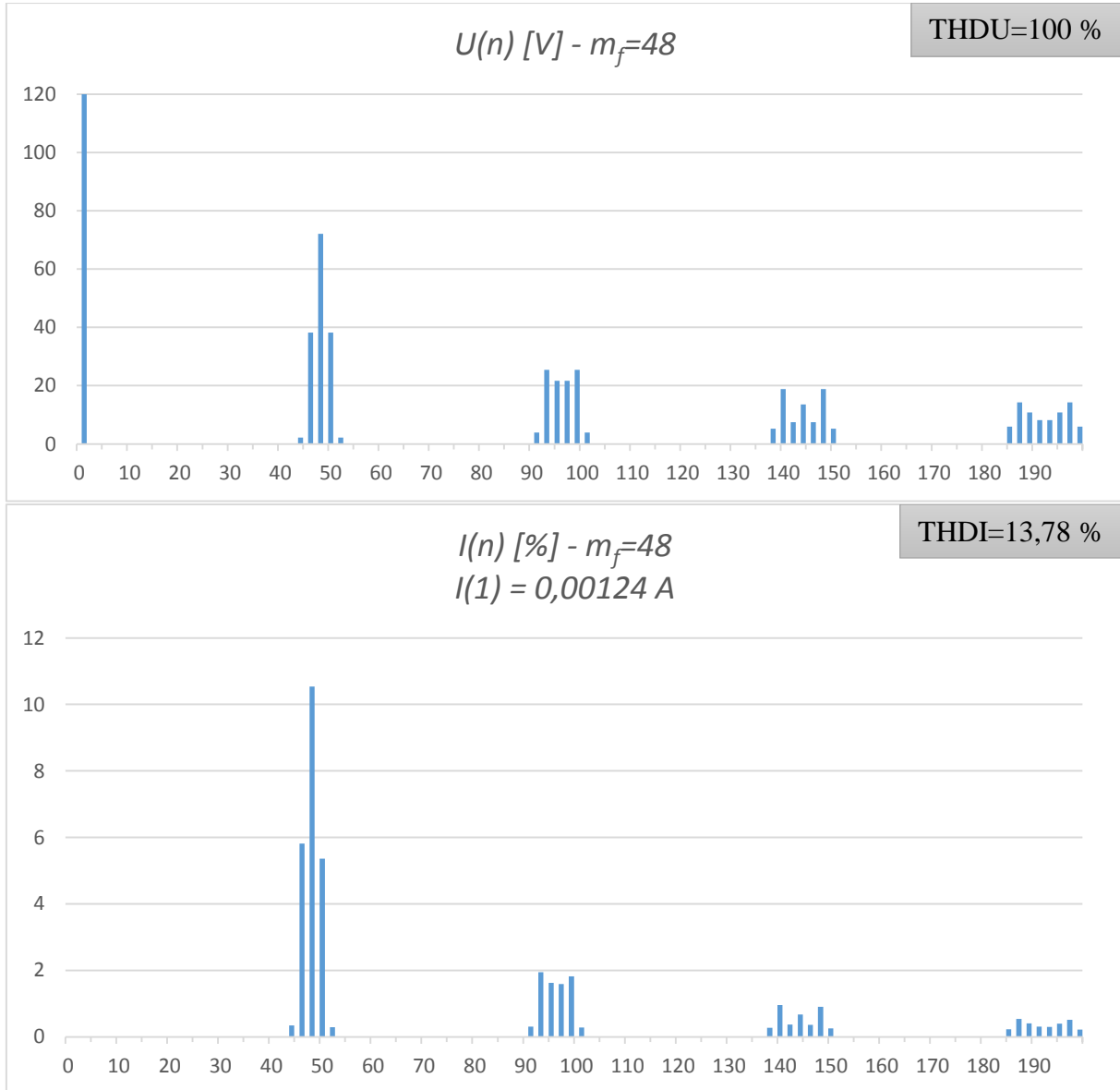
Za iduću točku uzet je faktor modulacije $m_f=24$ što odgovara sklopnoj frekvenciji od 1,2 kHz. Rezultati proračuna dani u prilogu 1. Sa slike 3.3. se vidi harmonijski sastav napona, koji iako je gurnut u veće frekvencije, po iznosu je ostao ne promijenjen, međutim harmonijski sastav struje je znatno smanjio pa tako najveći strujni harmonik ima sada samo 20% udjela. Ukoliko se opet upotrijebi izraz (2-13) dobije se da je $THDI=26,52\%$ što je znatno bolje za trošila tj. valni oblik je bliži željenom sinusnom obliku.



Slika 3.3. - Harmonici napona (gore) i struje (dolje)

c) $m_f=48$

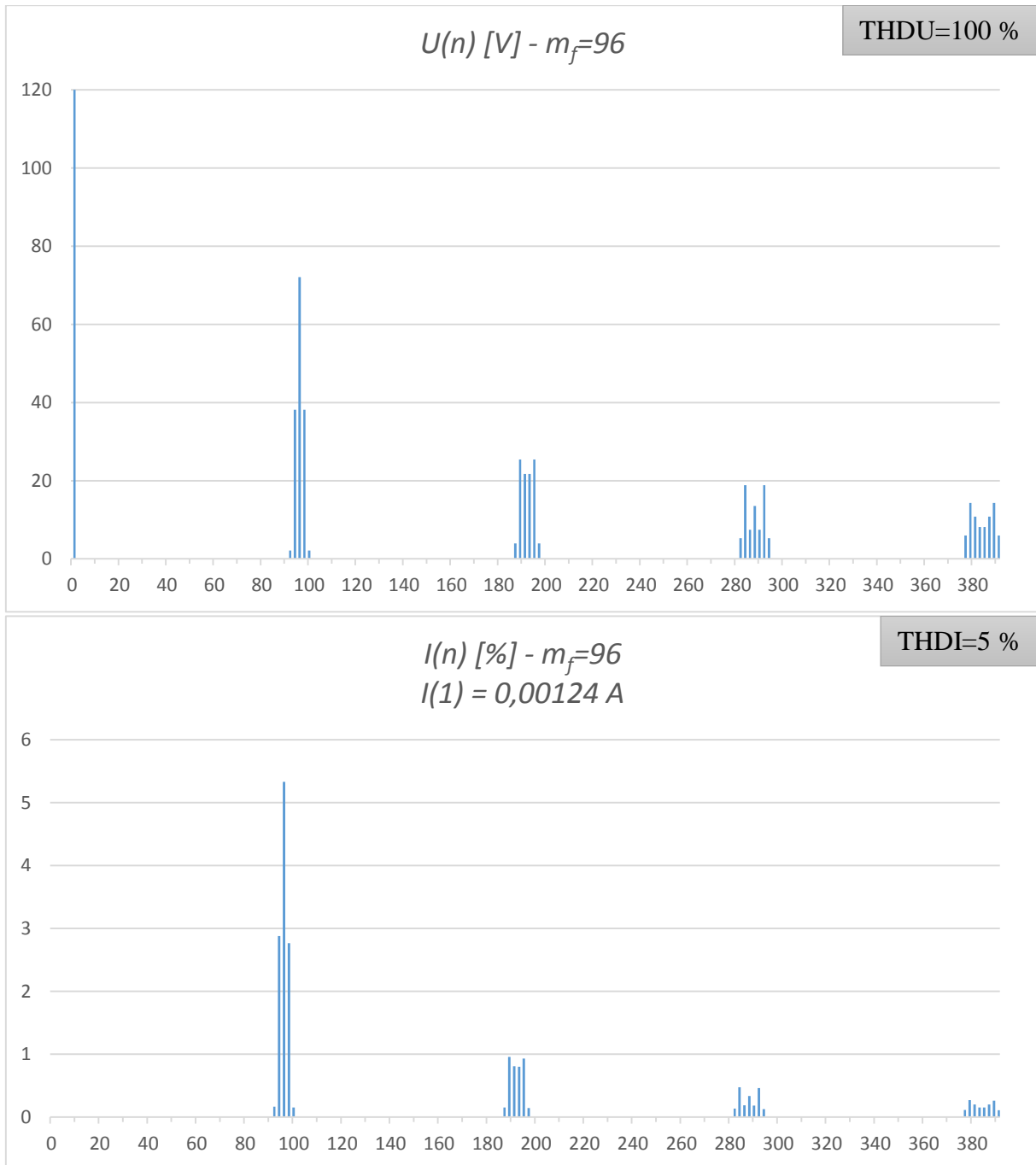
Sljedeća točka je za $m_f=48$ što odgovara sklopnoj frekvenciji od 2,4 kHz. Rezultati izračuna su dani u tablici u prilogu 1. Sa slike 3.4 vidi se da se dobio još bolji harmonijski sadržaj struje te je ostao gotovo samo osnovni harmonik. THDI pri ovoj sklopnoj frekvenciji iznosi 13,78%.



Slika 3.4. - Harmonici napona (gore) i struje (dolje)

d) $m_f=96$

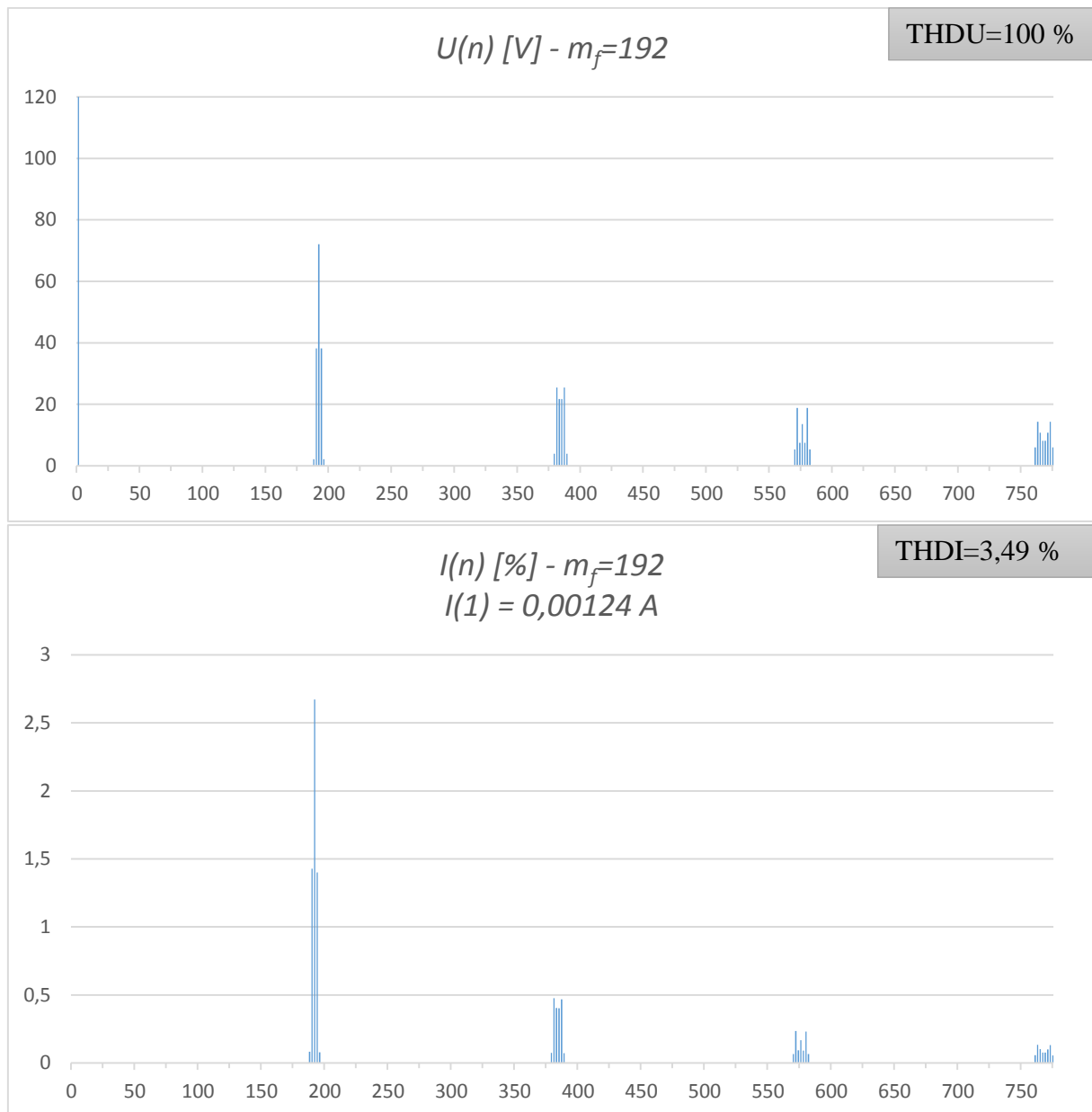
Sjedeća točka je za $m_f=96$ što odgovara sklopnoj frekvenciji od 4,8 kHz. Rezultati izračuna su dani u prilogu 1, a izračunom se dobio $THDI=6,96\%$. Iz THDI a i iz slike 3.5 vidi se da je struja skoro čisto sinusna, jer ostali harmonijski članovi su praktički zanemarivo mali, najveći harmonik sada iznosi svega 5% osnovnog harmonika.



Slika 3.5. - Harmonici napona (gore) i struje (dolje)

e) $m_f=192$

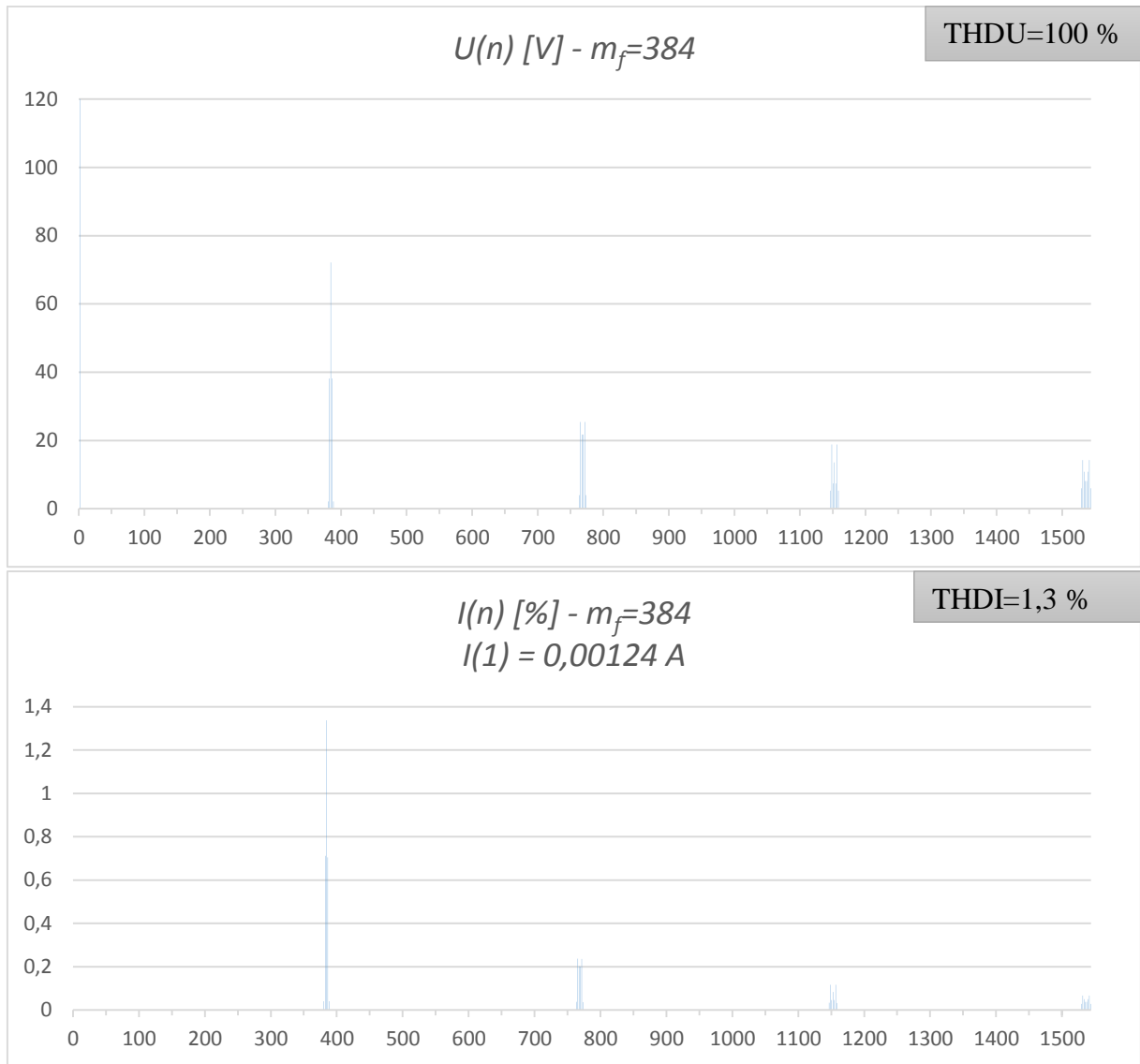
Sljedeća točka je $m_f=192$ što iznosi 9,6 kHz sklopne frekvencije. Rezultati izračuna su dani u prilogu 1, a THDI iznosi 3,49%



Slika 3.6. - Harmonici napona (gore) i struje (dolje)

f) $m_f=384$

Posljednja točka je za $m_f=384$ što odgovara sklopnoj frekvenciji od 19,2 kHz. Ovdje se dobilo da je $THDI=1,75\%$, a najveći strujni harmonik iznosi svega 1,3% osnovnog harmonika.



Slika 3.7. - Harmonici napona (gore) i struje (dolje)

Iz priloženog se vidi da što je veća sklopna frekvencija time se harmonici struje nalaze u većem frekvencijskom području, a budući da je trošilo serijski RL, koji se ponaša kao nisko propusni filter za struju, time se dobije manji THDI. Tako da općenito za PŠM izmjenjivač je cilj da se koristi što veća sklopna frekvenciju. Iz tog razloga se koriste MOSFET-i jer oni mogu imati sklopne frekvencije u megahercima.

Tablica 3.2. - utjecaj m_f na THDI

m_f	12	24	48	96	192	384
THDI [%]	46,58	26,52	13,78	6,96	3,49	1,75
THDU [%]	100	100	100	100	100	100

3.2. Utjecaj promjene m_a

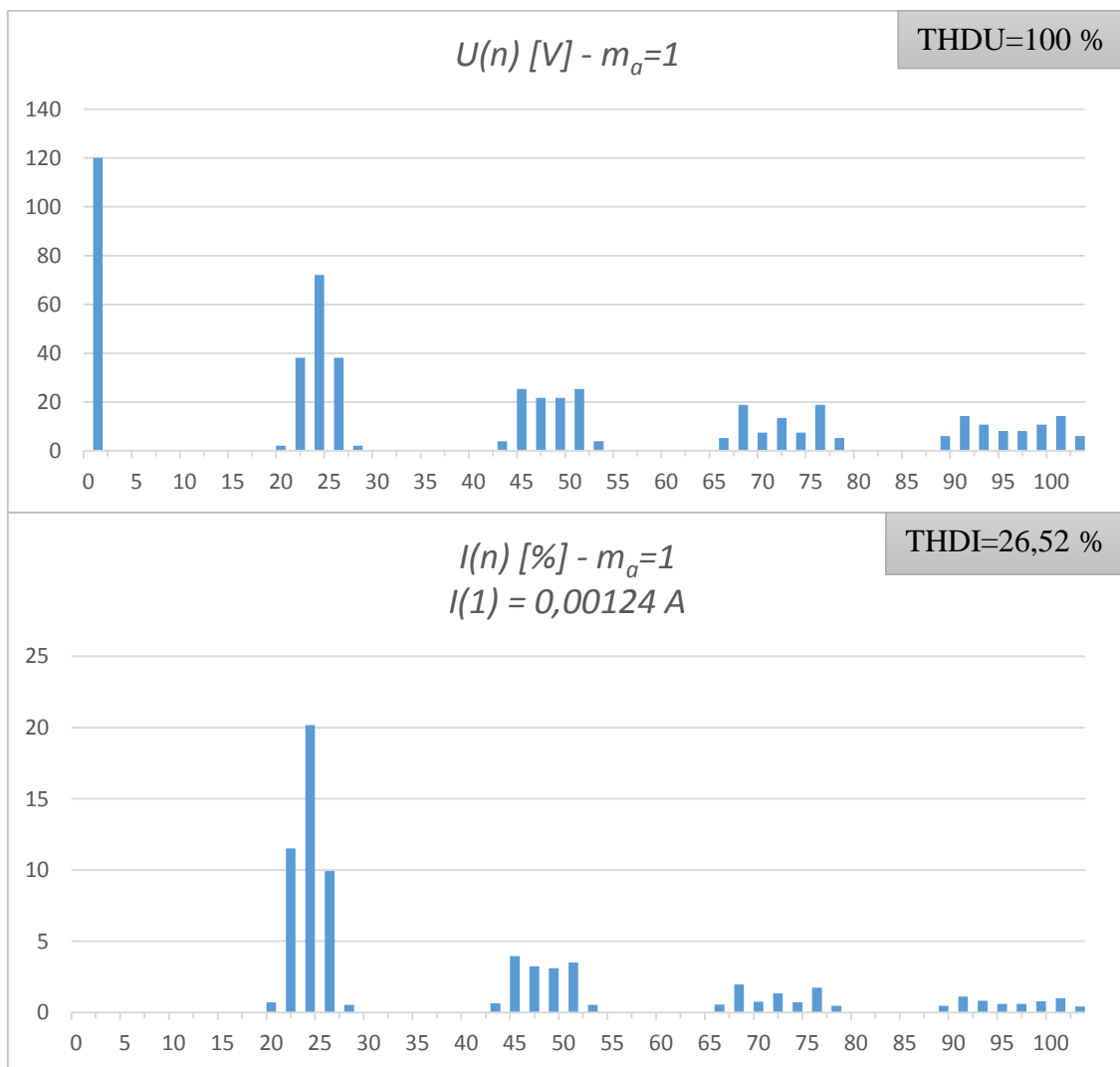
Prethodno je bilo prikazano kako promjena parametra m_f utječe na harmonijski sadržaj struje. Sada će se mijenjati dubinu modulacije m_a čime će se dobiti željeni iznos amplitude osnovnog harmonika, ali će to utjecati na THDU i na THDI. Modulacijski faktor će se zadržati na $m_f=24$ da bi se moglo kasnije usporediti rezultate sa mjerenjima na maketi. Za izračun i dalje se koristi fazorski račun serijskog RL trošila te se struja računa prema izrazu (3-1).

Vrijednosti koje se drže konstantnima su:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \ \Omega \quad L=300 \text{ mH} \quad m_f=24$$

a) $m_a=1$

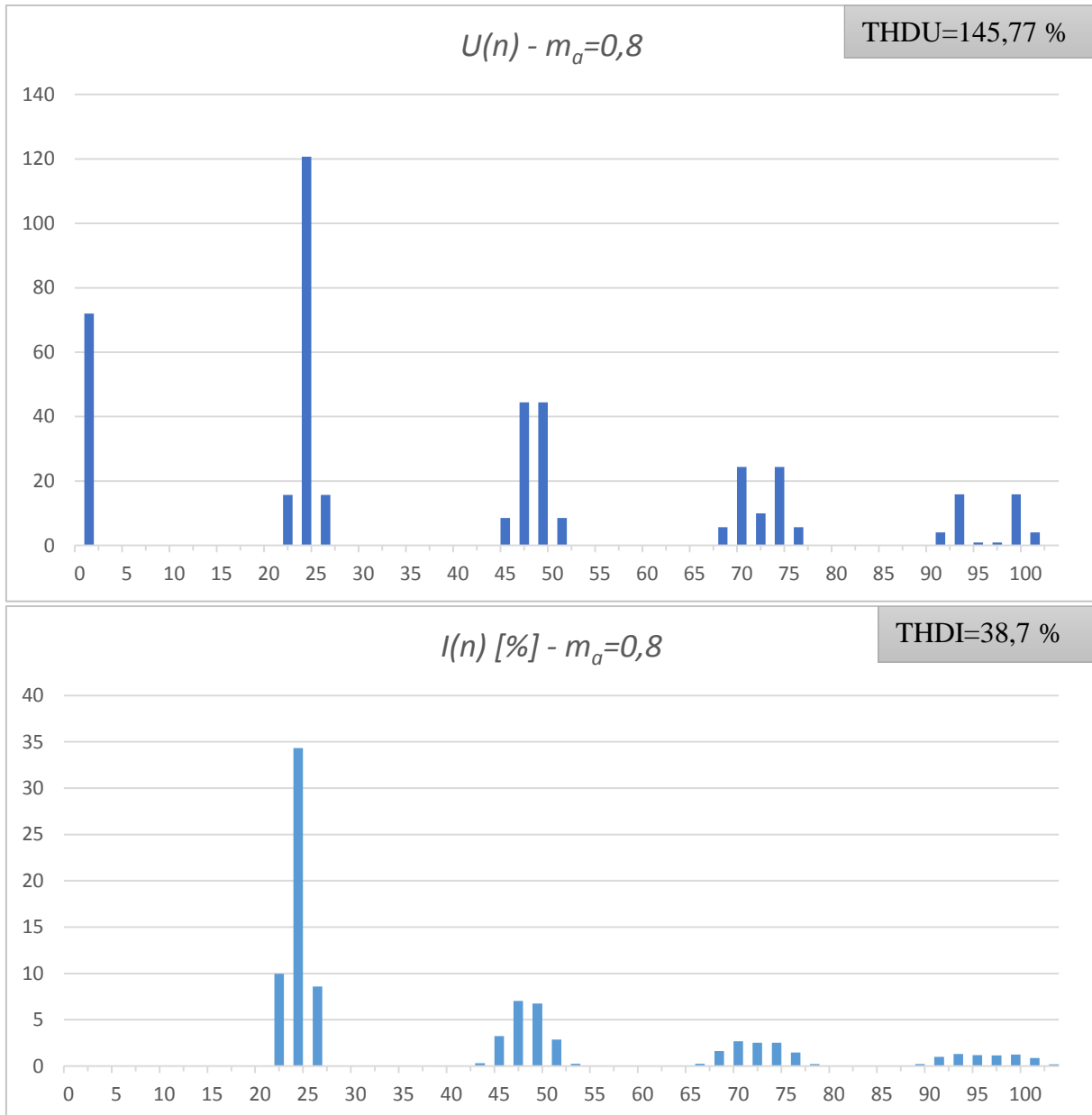
Prva točka je za $m_a=1$ čime će amplituda osnovnog harmonika od 50 Hz biti točno $E/2$ odnosno 120 V prema izrazu (2-9). Rezultati izračuna dani u su u prilogu 1. Koristeći izraz (2-13) izračunat je $THDU=100\%$ i $THDI=26,52\%$. Ovaj set parametara se već koristio pri gledanju utjecaja promjene faktora modulacije m_f , pa će se ovdje koristiti samo za usporedbu ostalih točaka



Slika 3.8. - Harmonici napona (gore) i struje (dolje)

b) $m_a=0,8$

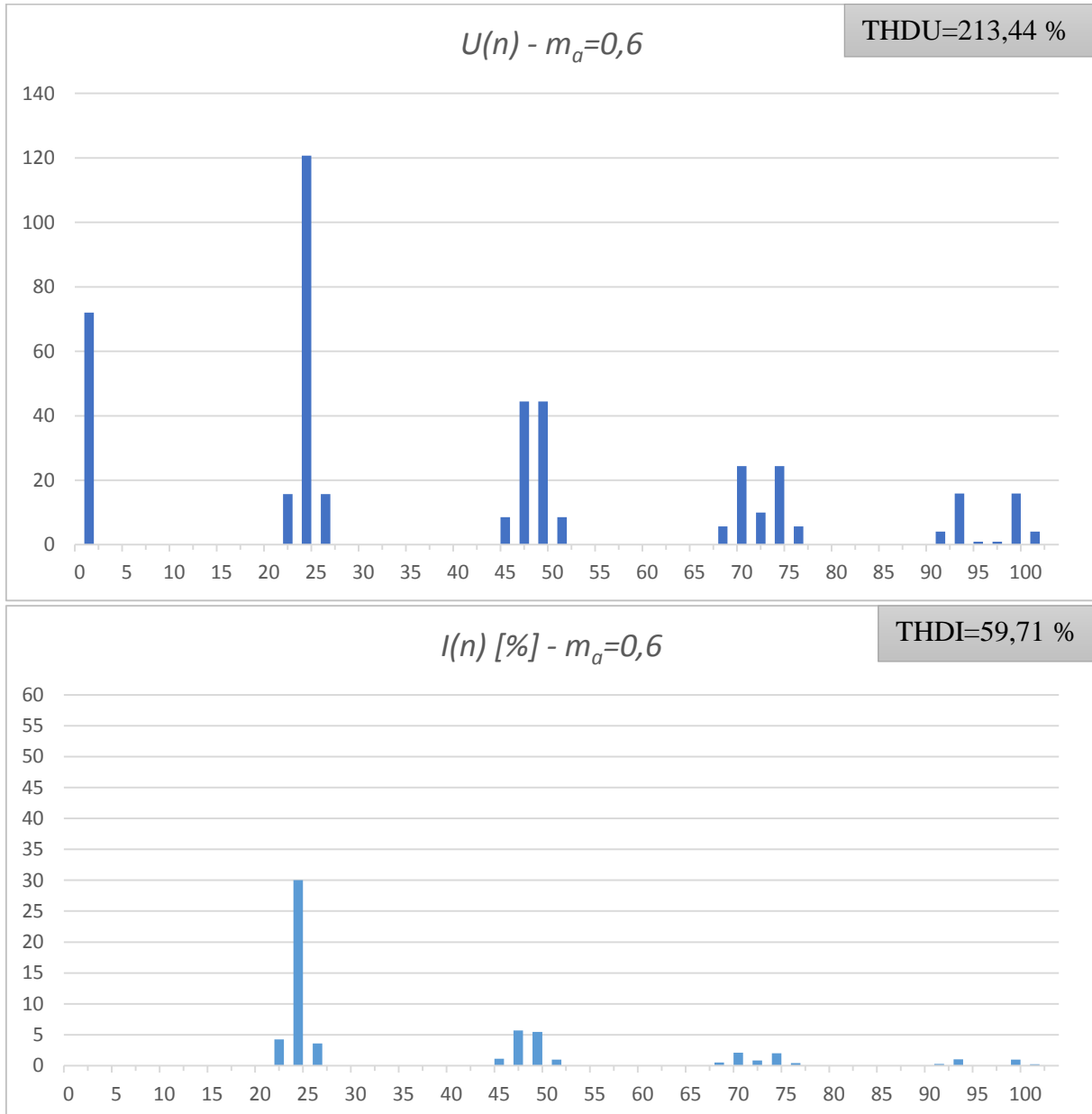
Sada će se smanjiti modulacijski indeks na $m_a=0,8$ čime će se dobiti napon osnovnog harmonika od 96 V. Rezultati izračuna dani su u tablici u prilogu 1. Sa slike 3.9 se vidi da se dobila željena smanjena amplituda osnovnog harmonika, međutim ostali harmonici su porasli po iznosu pa se time dobio lošiji THDU, a samim time i lošiji THDI. Izračunom se dobilo da su $THDU=145,77\%$, a $THDI=38,70\%$.



Slika 3.9. - Harmonici napona (gore) i struje (dolje)

c) $m_a=0,6$

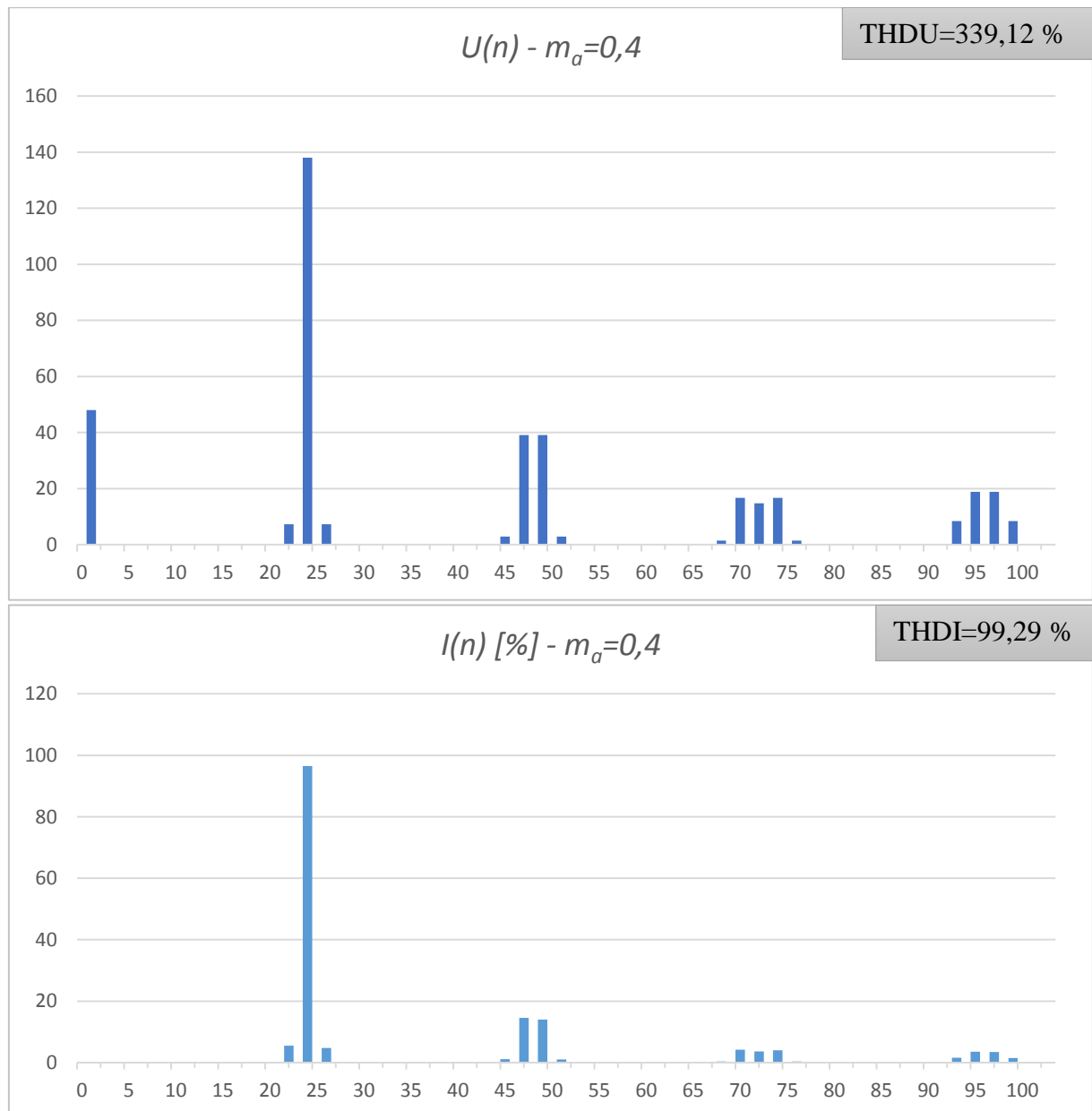
Sljedeća točka je još manji indeks modulacije $m_a=0,6$ čime se dobije amplitudna osnovnog harmonika od 72 V. Rezultati izračuna dani su u prilogu 9. Sa slike 3.10 vidi se da iako se dobila željena smanjena amplituda osnovnog harmonika, daljnjim smanjivanjem indeksa modulacije amplitude naponskih harmonika dodatno rastu što za posljedicu ima i porast strujnih harmonika pa tako sada iznosi harmonijske distorzije su $THDU=213,44\%$ i $THDI=59,71\%$



Slika 3.10. - Harmonici napona (gore) i struje (dolje)

d) $m_a=0,4$

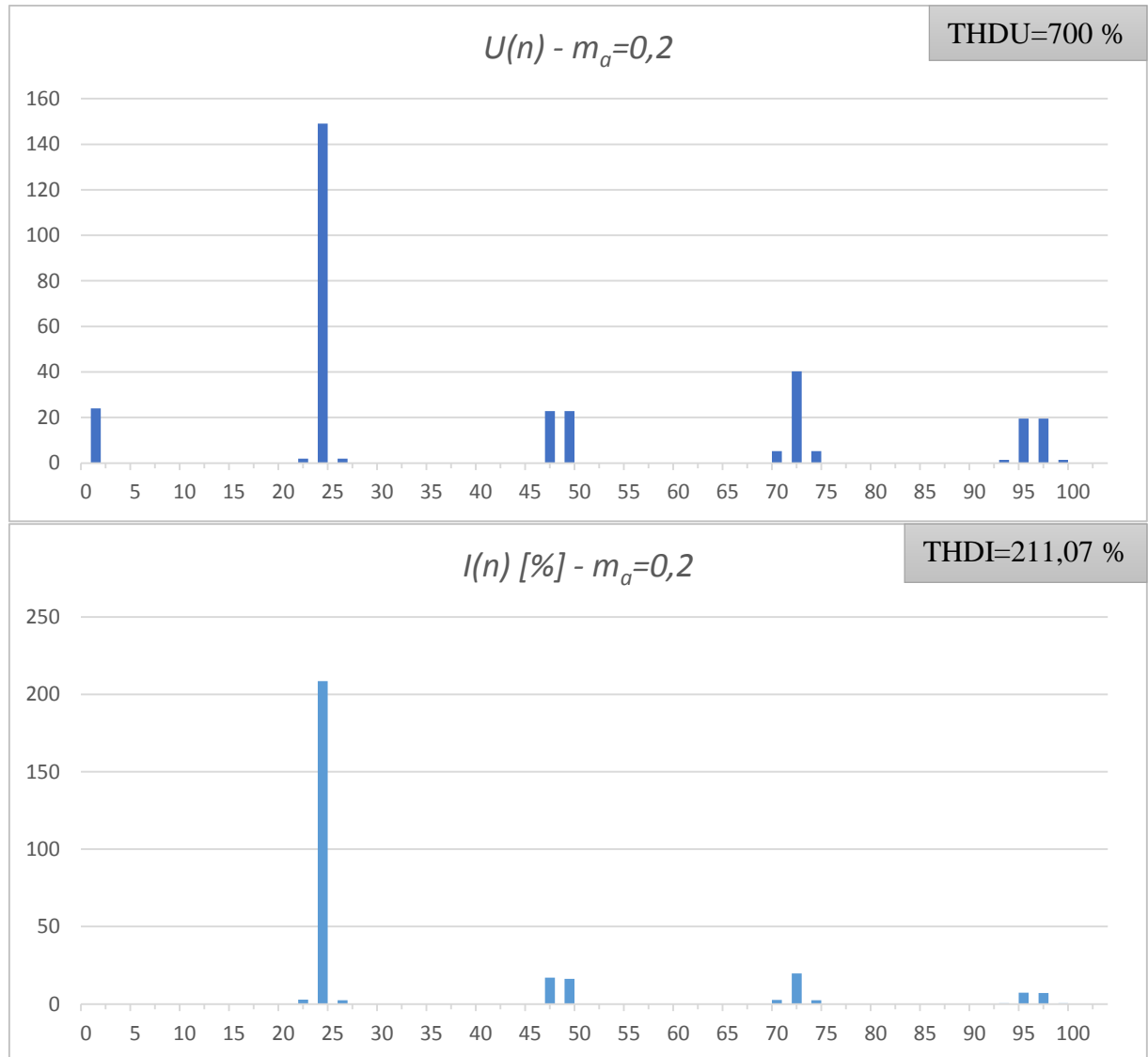
Sljedeća točka za izračun će biti za indeks modulacije $m_a=0,4$ što daje amplitudu osnovnog harmonika od 48 V, a rezultati izračuna dani su u prilogu 1. Vidi se da sada udio ostalih strujnih harmonika doseže 100% što može ozbiljno naštetiti trošilima (poput elektromotornih pogona). Ukupna harmonijska distorzija iznosi $THDU=339,12\%$ $THDI=99,29\%$



Slika 3.11. - Harmonici napona (gore) i struje (dolje)

e) $m_a=0,2$

Posljednja točka je za indeks modulacije $m_a=0,2$ što daje amplitudu osnovnog harmonika od 24 V. U ovom pogonskom radu, značajno se smanjila amplitudu osnovnog harmonika, međutim to za posljedicu imamo značajno velike iznose ostalih harmonika što na kraju utječe na struju koja teče kroz prošilo pa tako sada harmonijska distorzija je $THDU=700\%$, a $THDI=211,07\%$



Slika 3.11. - Harmonici napona (gore) i struje (dolje)

Vidi se da smanjivanjem dubine modulacije raste harmonijska distorzija napona i struje. Promjenom dubine modulacije uspijeva se regulirati efektivnu vrijednost osnovnog harmonika, međutim time se pogoršava THD struje i napona. Prelaskom na veće sklopne frekvencije može se ublažiti promjenu distorzije struje.

Tablica 3.2. - Utjecaj dubine modulacije na THDU i THDI

m_a	1	0,8	0,6	0,4	0,2
THDU	100	145,77	213,44	339,12	700
THDI	26,52	38,70	59,71	99,29	211,07

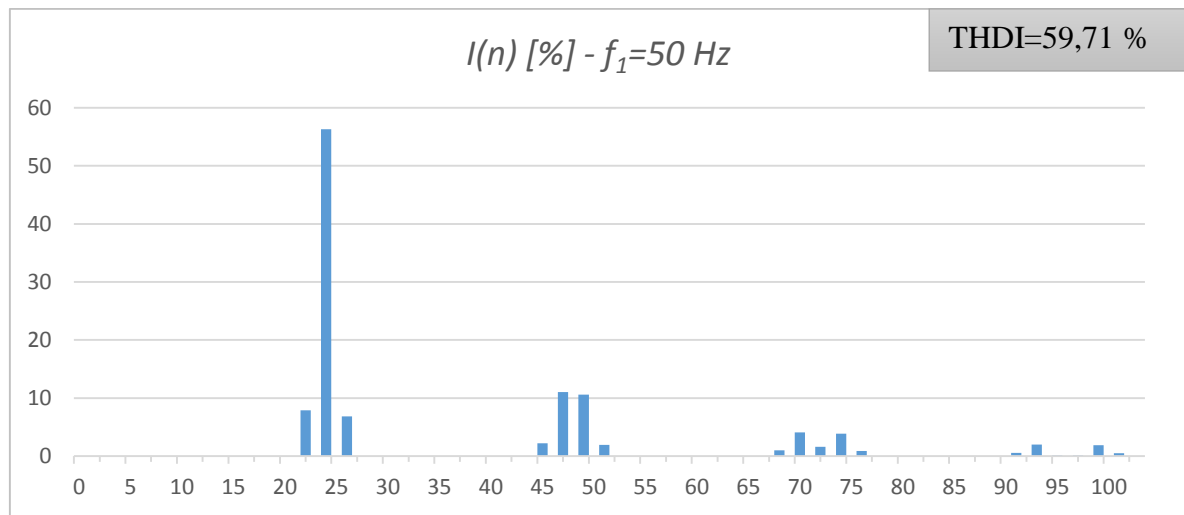
3.3. Utjecaj promjene f_1

Sada će se još uvidjeti kako promjena izlazne frekvencije utječe na distorziju struje. Slično kao i s promjenom faktora modulacije, THDU se neće mijenjati. Parametri koji se drže konstantnima su:

$$E=240 \text{ V} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_a=0,6 \quad m_f=24$$

a) $f_1=50 \text{ Hz}$

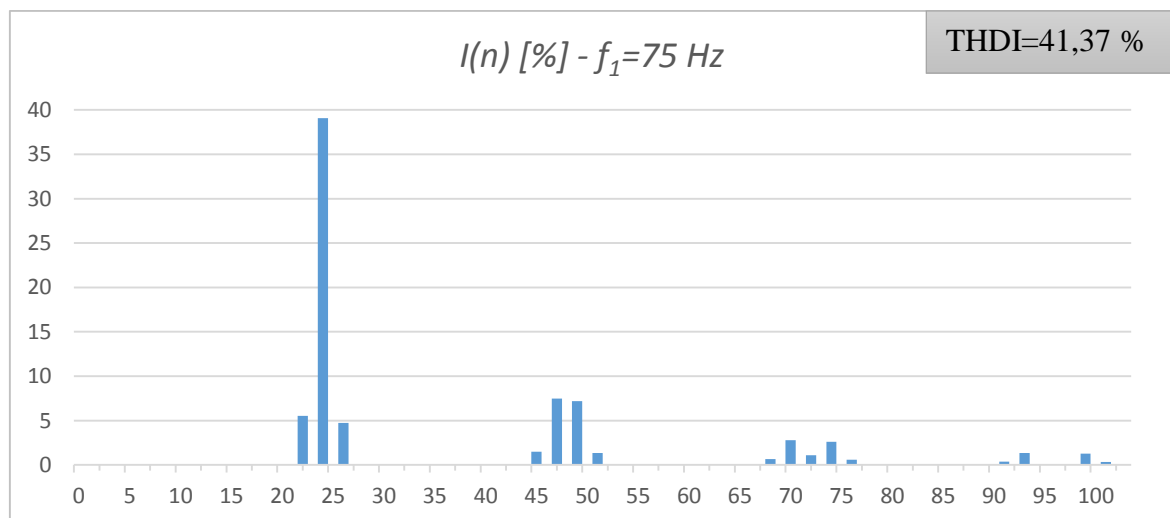
Prva odabrana frekvencija osnovnog harmonika je 50 Hz te su rezultati dati u tablici u prilogu 1. Kao i iz prethodnih točaka izračunato je da je $THDI=59,71\%$



Slika 3.12. - struje za frekvenciju osnovnog harmonika $f=50 \text{ Hz}$

b) $f_1=75 \text{ Hz}$

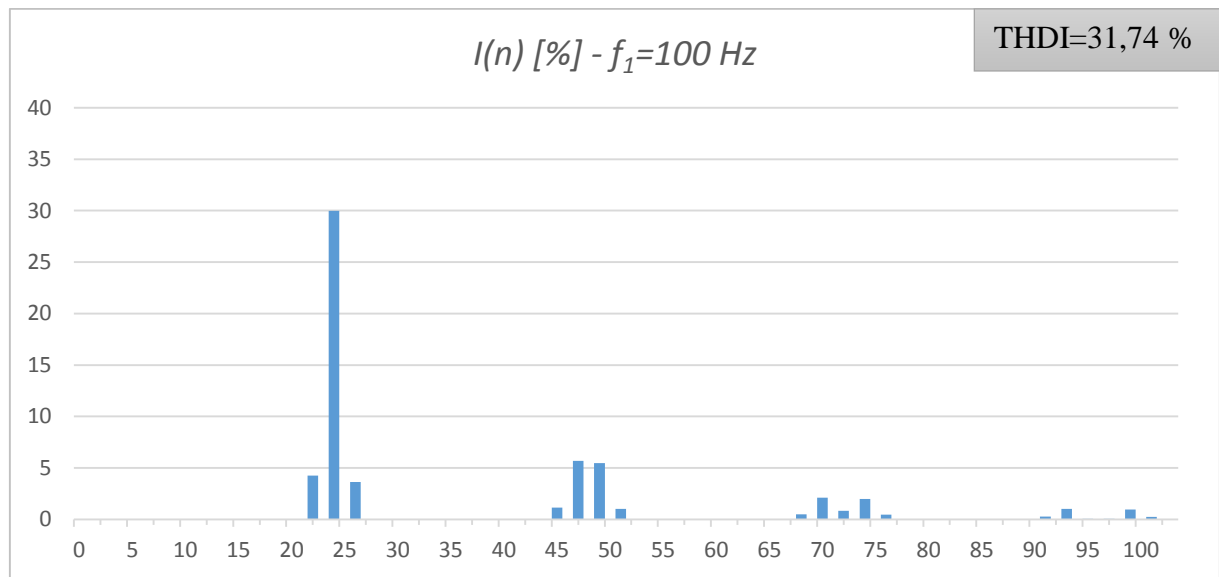
Druga odabrana frekvencija je 75 Hz , a rezultati su dati u tablici u prilogu 1, izračunat je $THDI=41,37\%$. Vidi se da porastom frekvencije, uz konstantni modulacijski faktor, dobije se nešto bolja struja što se tiče harmonijske analize.



Slika 3.13. - struje za frekvenciju osnovnog harmonika $f=75 \text{ Hz}$

c) $f_1=100$ Hz

Zadnja frekvencija je 100 Hz, rezultati su dati u tablici u prilogu 1, a izračunat je $THDI=31,74\%$



Slika 3.14. - struje za frekvenciju osnovnog harmonika $f=100$ Hz

Očekivano, porastom frekvencije uz konstantan parametar m_f THDI opada. Ovo je problematično jer PŠM izmjenjivači se često koriste u elektromotornim pogonima u sustavu skalarne regulacije u kojoj se drži omjer ulaznog napona i frekvencije konstantnim, što rezultira da pri niskim brojem okretaja mora se držati mala dubina modulacije i mala izlazna frekvenciju što će uzrokovati veliki THDI. Stoga je jako ključno da se koriste što veće sklopne frekvencije. Držanjem konstantnog modulacijskog faktora, a mijenjanjem frekvencije referentnog signala zapravo se mijenja sklopnu frekvencija pa ovi rezultati su zapravo isti kao pri gledanju promjene modulacijskog faktora m_f te se stoga neće mijenjati ovaj parametar pri simulaciji i mjerenju.

Tablica 3.3. - Utjecaj izlazne frekvencije na THDI

f_l	50	75	100
THDI	59,71	41,37	31,74

4. SIMULACIJA

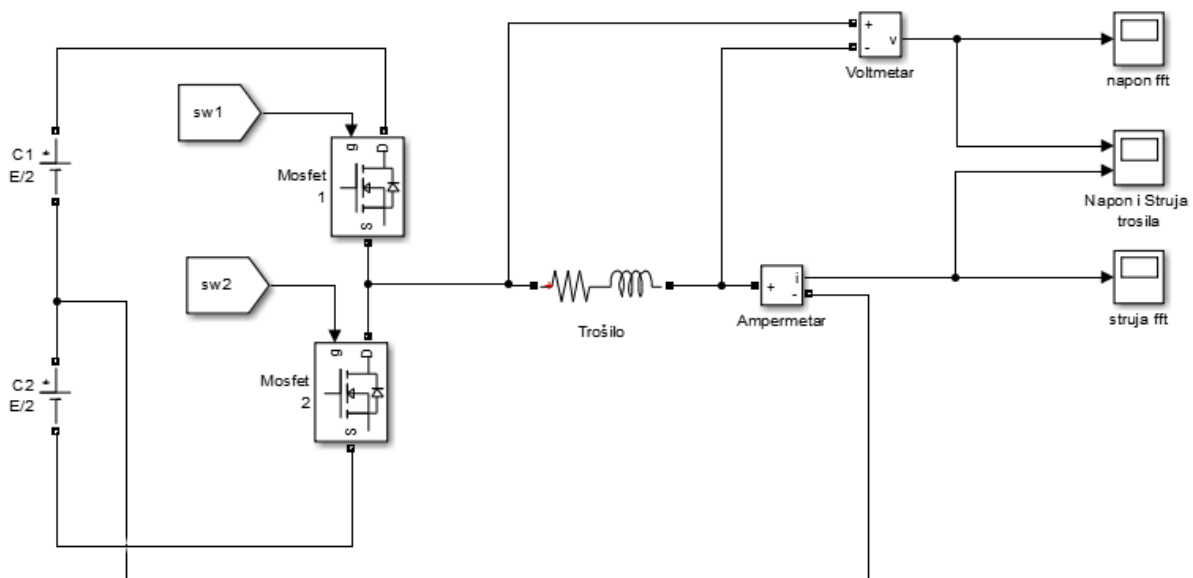
4.1. Model

Za simulaciju je korišten MATLAB Simulink s paketom Simpower systems. Uz model u Simulinku koristi se m-skripta za brzu promjenu parametra simulacije. Za harmonijsku analizu koristiti će se alat za brzu Fourierovu transformaciju u sklopu Simpower systems-a. Prilikom izvedbe modela nisu se mogli elektrolitski kondenzatori, koji služe kao naponsko dijelilo, spojiti direktno na istosmjerni izvor bez prisutnog otpora. Ubacivanjem otpora bilo je moguće izvršiti simulaciju, ali simuliranje je trajalo duže. Zamjenom kondenzatora sa dva istosmjerna izvora se ubrzalo simuliranje, a odstupanje simulacije je bilo neznatno. Kao upravljive ventile su se koristili MOSFET-i bući da je maketa (za koju se izvodi ova simulacija) izvedena pomoću njih.

```
%% brisanje memorije
close all;
clear;
clc;
%% parametri PWM invertera
E=240;      %napon DC linka
f=50;      %izlazna frekvencija
R=800;     %otpor trosila
L=300e-3;  %induktivitet trosila

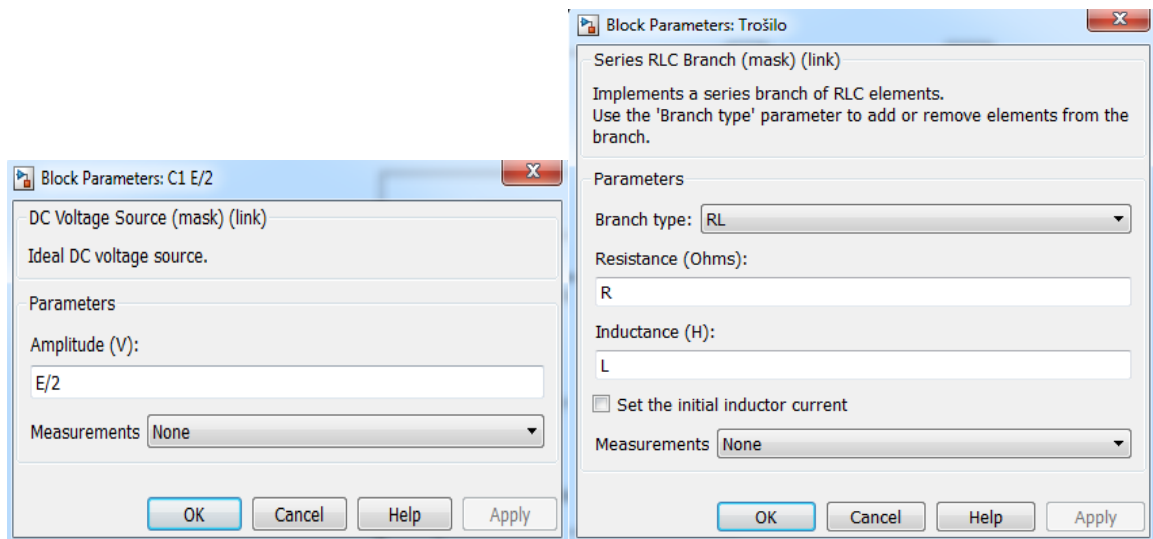
ma=1;      %dubina modulacije
mf=12;     %faktor modulacije
Ts=1/(mf*f); %izracun perioda sklapanja
tsim=1/f*3; %trajanje simulacije postavljeno za 3 perioda
%% simulacija
sim('diplomski');
```

Slika 4.1. - M-skripta za simulacije

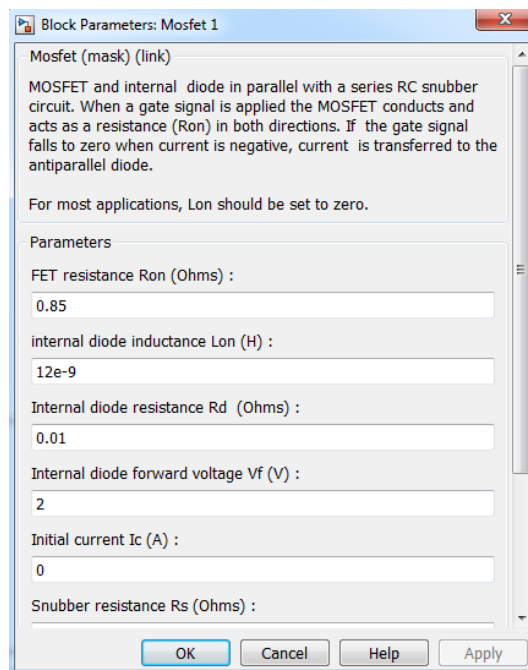


Slika 4.2. - Model polumosnog izmjenjivača

Na slikama 4.3. do 4.5. su dani parametri za svaki pojedini blok simulacije.

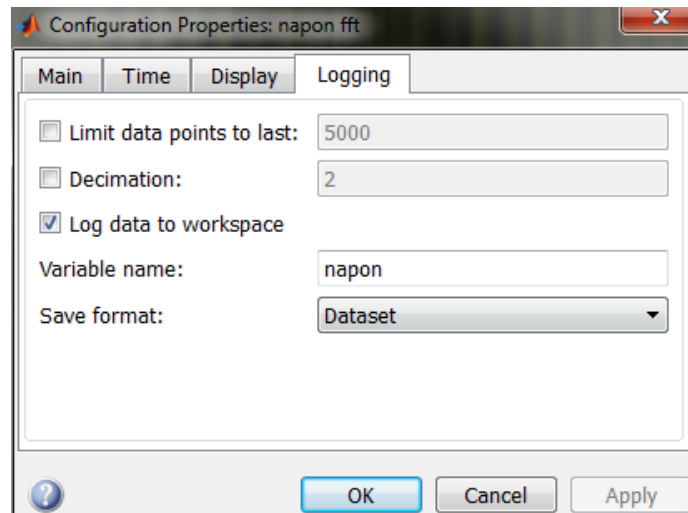


Slika 4.3. - Blok istosmjernog izvora (lijevo) i Parametri trošila (desno)



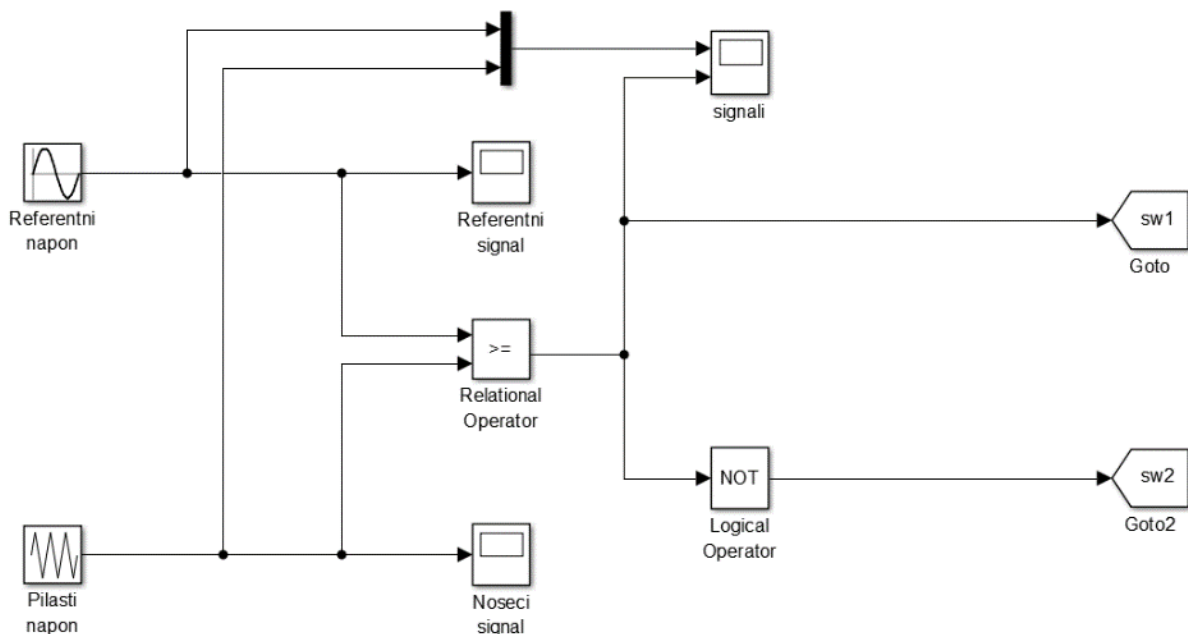
Slika 4.4. - parametri MOSFET-a

Da bi se mogao koristiti alat za Fourierovu analizu (koji se nalazi u bloku „Power GUI“) napon i struju na izlazu izmjenjivača mora se spremati u oblik „Dataset“ podatka. Najlakši način je da u blokovima za snimanje struje „FFT struja“ i napona „FFT napon“ u opcijama se postavke prikazane na slici 4.5.



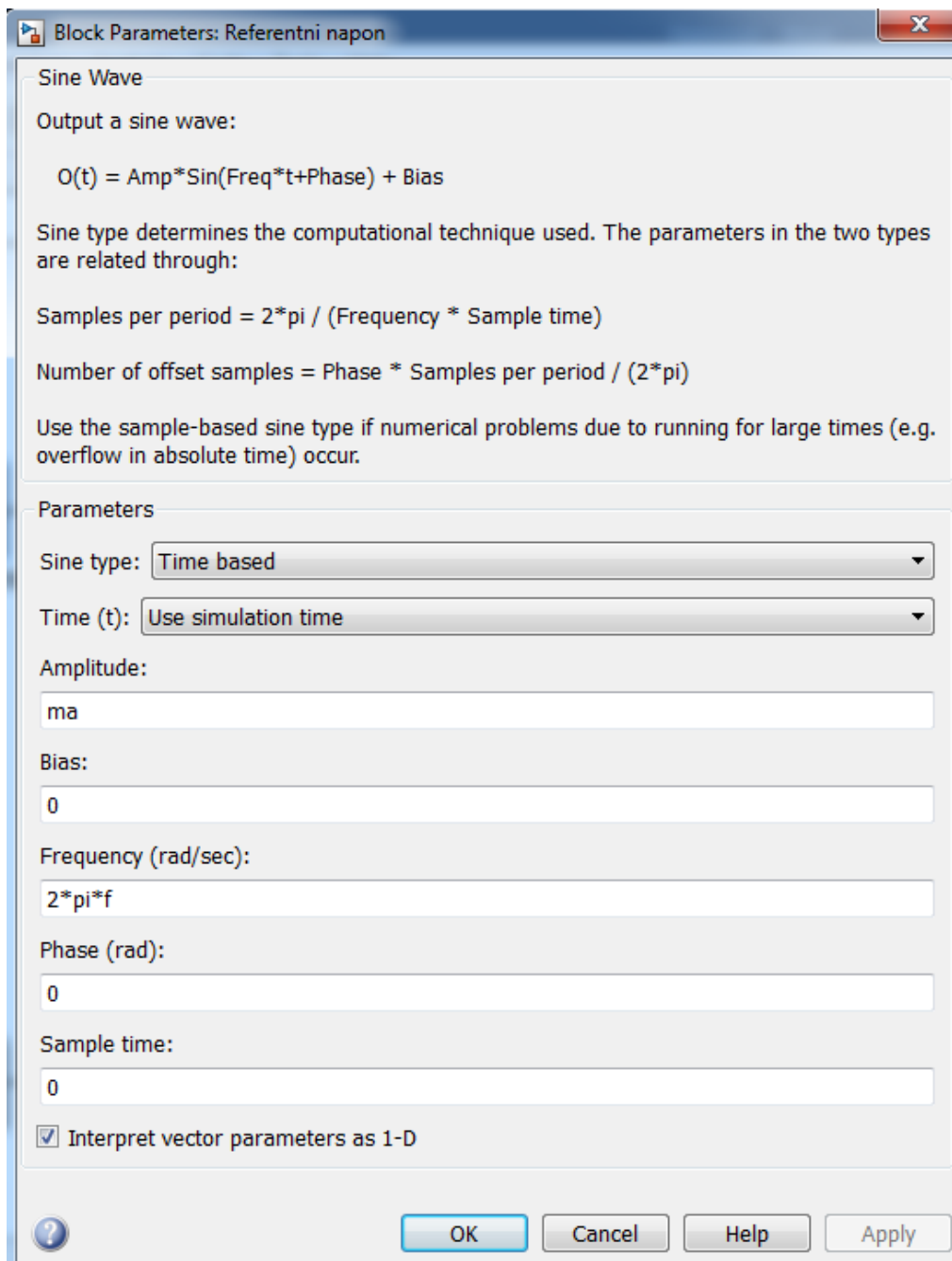
Slika 4.5. – Postavke bloka „scope“ da bi se mogla raditi Fourierova analiza podatka

Kako se fizički generiraju upravljački signali za MOSFET-ove nije bio predmet ovog rada, pa je pulsno-širinska modulacija izvedena jednostavno preko logičkog bloka te izvora sinusnog signala i trokutastog napona koji je realiziran preko bloka „repeating sequence“. Rezultat logičke operacije je 1 ili 0 koji se dovode na „gate“ ulaz od MOSFET-a pomoću bloka „Goto“. Kako u polumosnom spoju upravljivi ventil vodi samo kada je njegov pripadni par isključen, za drugi upravljivi ventil rezultat logičke operacije se invertira i šalje na njegov pripadni „gate“ ulaz.

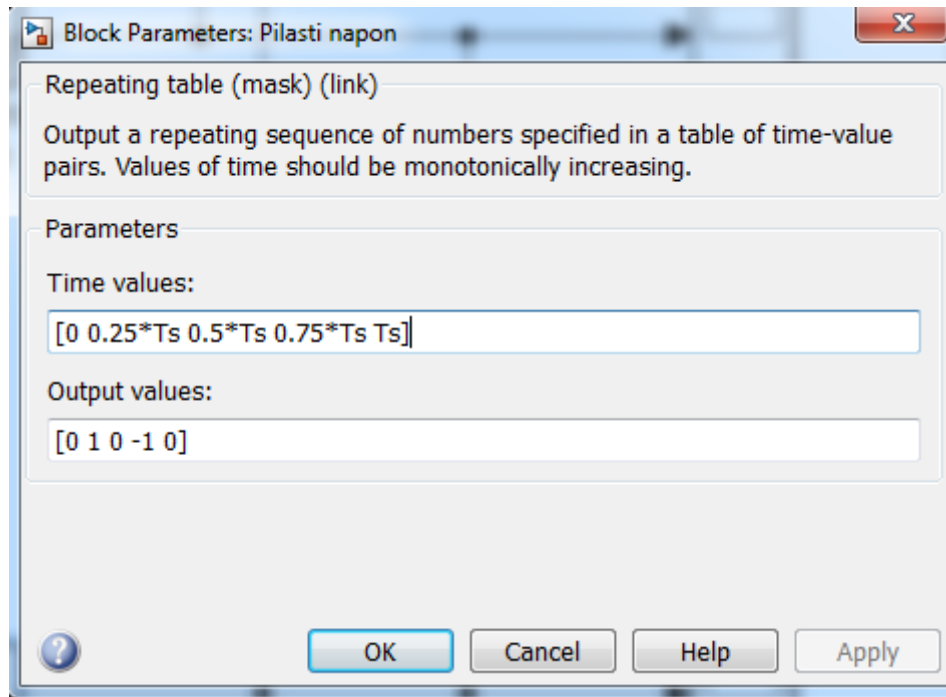


Slika 4.6. - Model upravljačkih signala pulsno-širinske modulacije

Parametri blokova za generiranje pulsno-širiskih impulsa dani su na slikama 4.7 do 4.8.

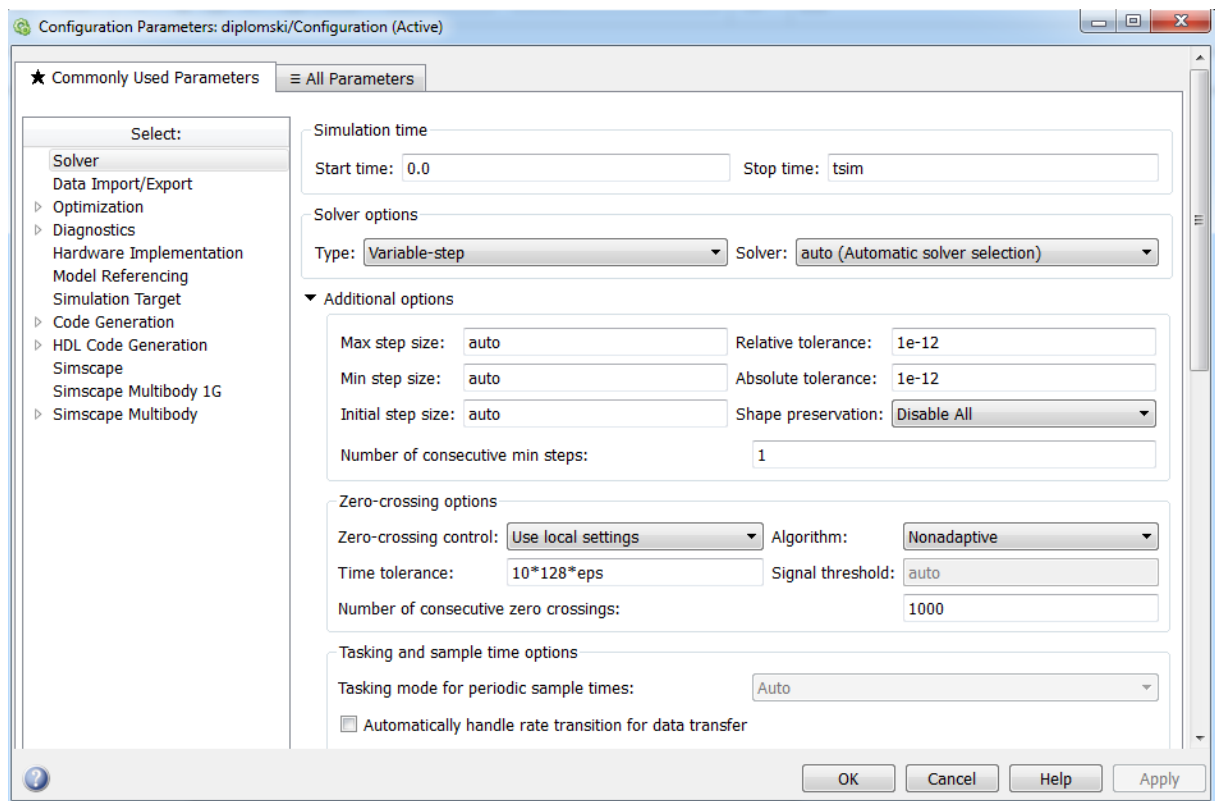


Slika 4.7. - Parametri referentnog napona



Slika 4.8. - Parametri nosećeg napona

Prije same simulacije potrebno je u postavkama simulacije postaviti relativnu i apsolutnu toleranciju, kako bi se prilikom simulacije pravilno generirali valni oblici trokutastog i sinusnog napona prema slici 4.9



Slika 4.9. - Postavke solvera u Simulinku

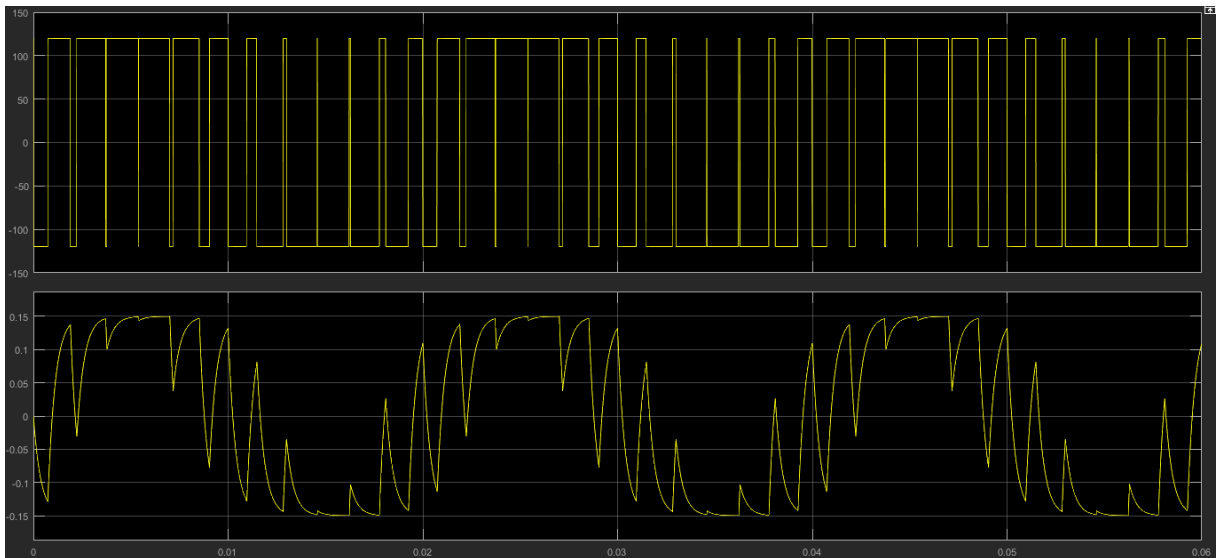
4.2. Simulacije za parametar m_f

Simulacija se vršila za isti set parametra koji se koristio i za analitički izračun pa tako prvo će se mijenjati modulaijski indeks uz konstantne ostale parametre:

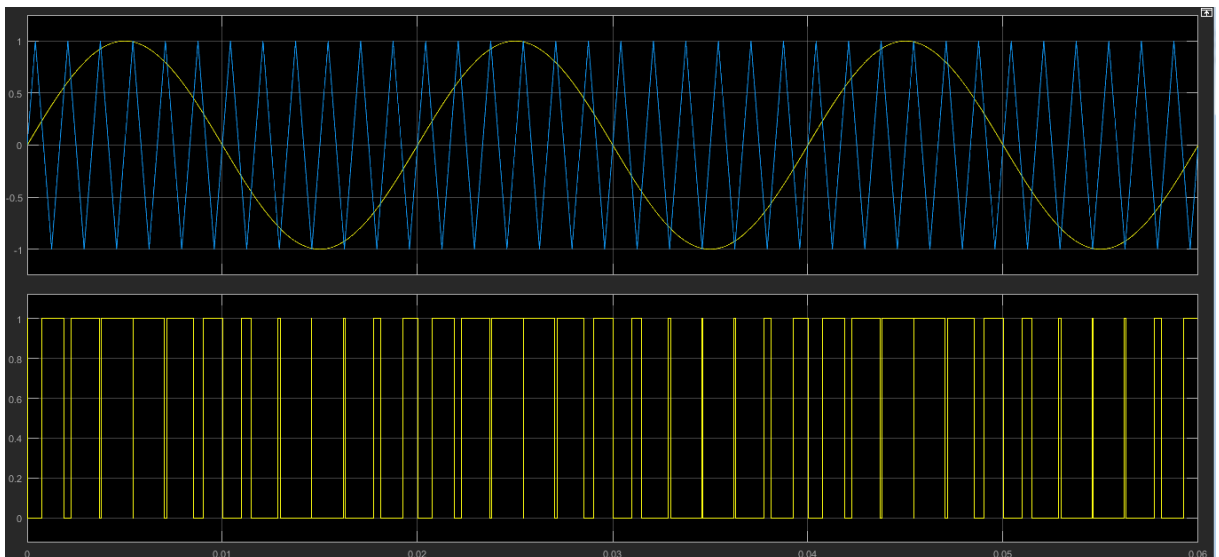
$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \ \Omega \quad L=300 \text{ mH} \quad m_a=1$$

a) $m_f=12$

Prvi na redu modulaijski indeks je $m_f=12$. Na slici 4.10 vidi se valni oblik napona i struje. Na prvi pogled se vidi da valni oblik struje je daleko od idealnog sinusnog oblika te je u praksi praktički neprimjenjiv.

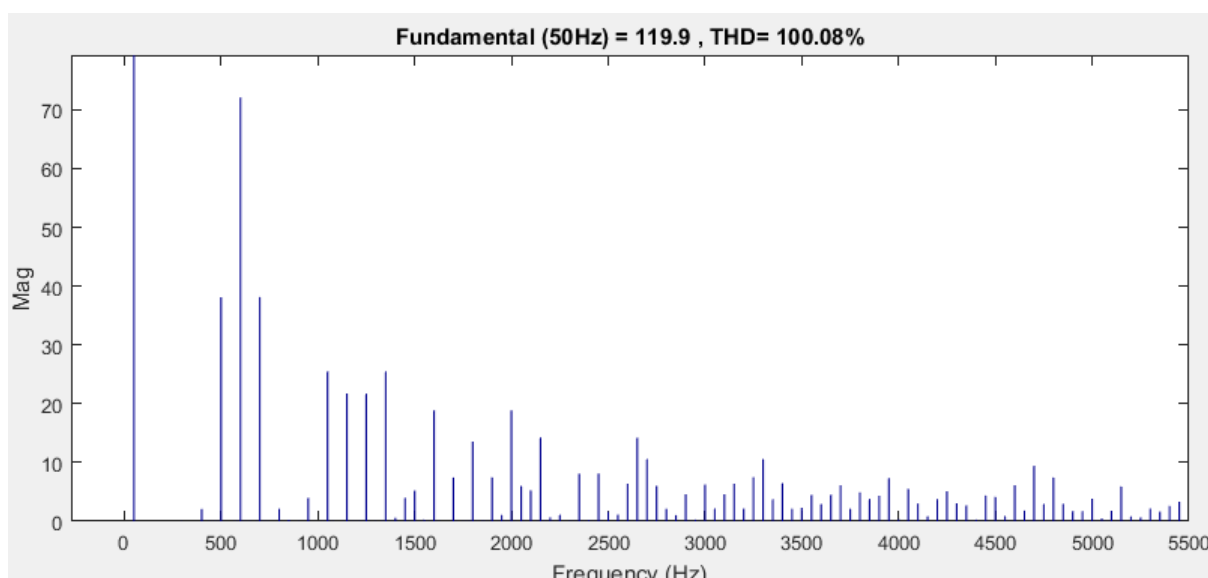


Slika 4.10. - Valni oblik napona(gore) i struje trošila(dolje)

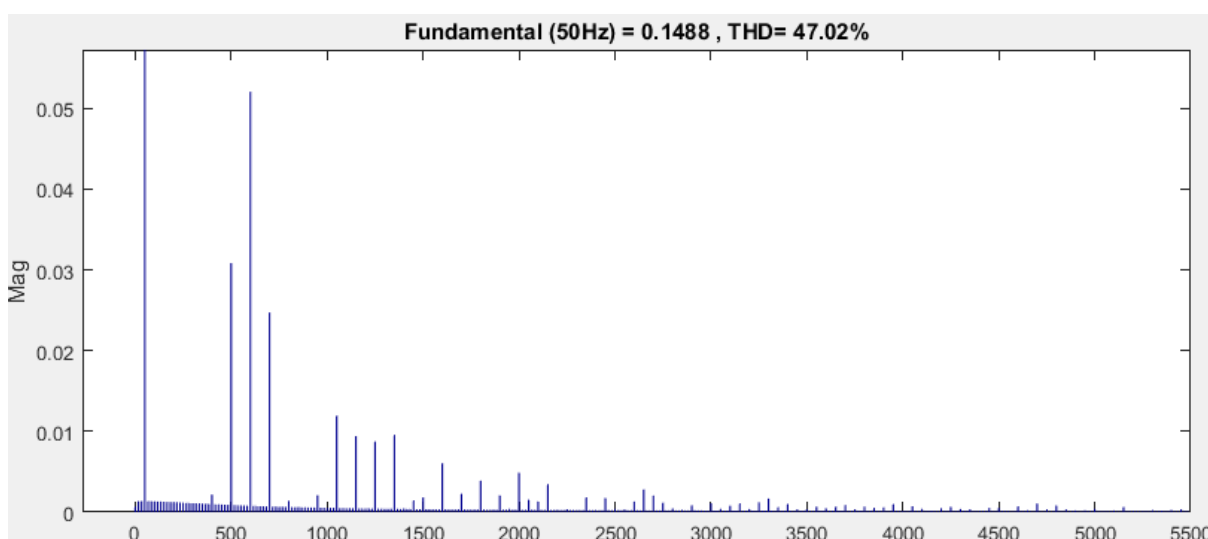


Slika 4.11. - PŠM modulacija (generiranje impulsa)

Koristeći alat za brzu Fourierovu analizu dobio se grafički prikaz harmonika za napon (slika 4.12) i za struju (slika 4.13). Uspoređujući sa analitičkim proračunom vidi se da THDU i THDI u neznatnoj mjeri odudaraju od izračuna. Razlog tome je što ovdje se u obzir uzima puno veći raspon harmonika nego što se moglo izračunati koristeći tablicu 2.1.



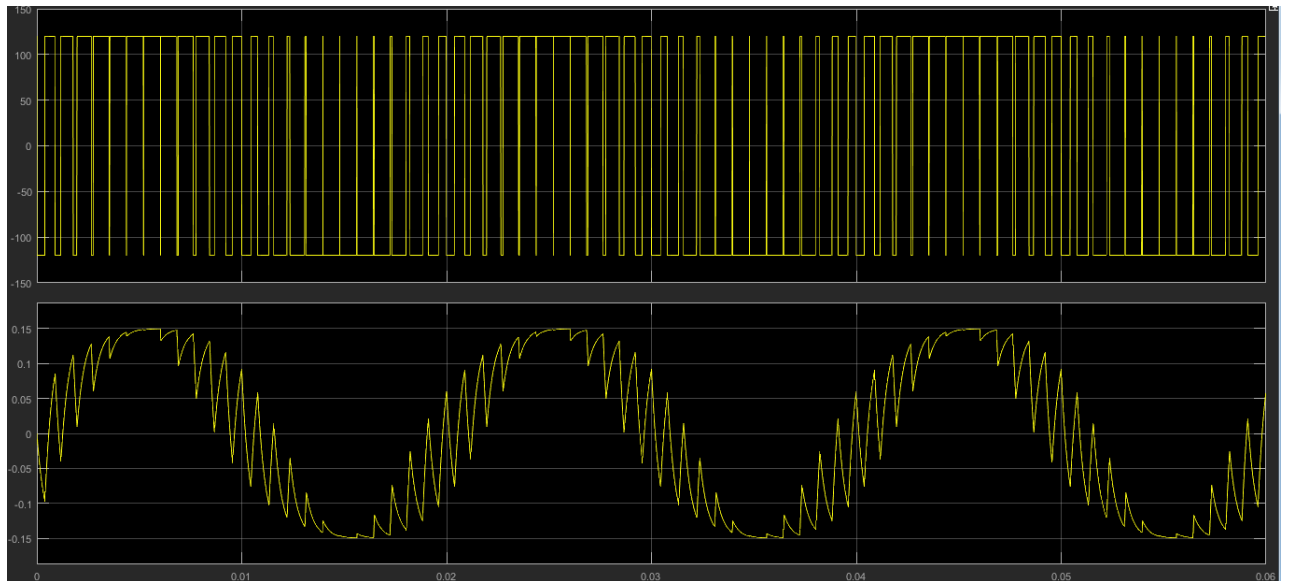
Slika 4.12. - FFT analiza napona



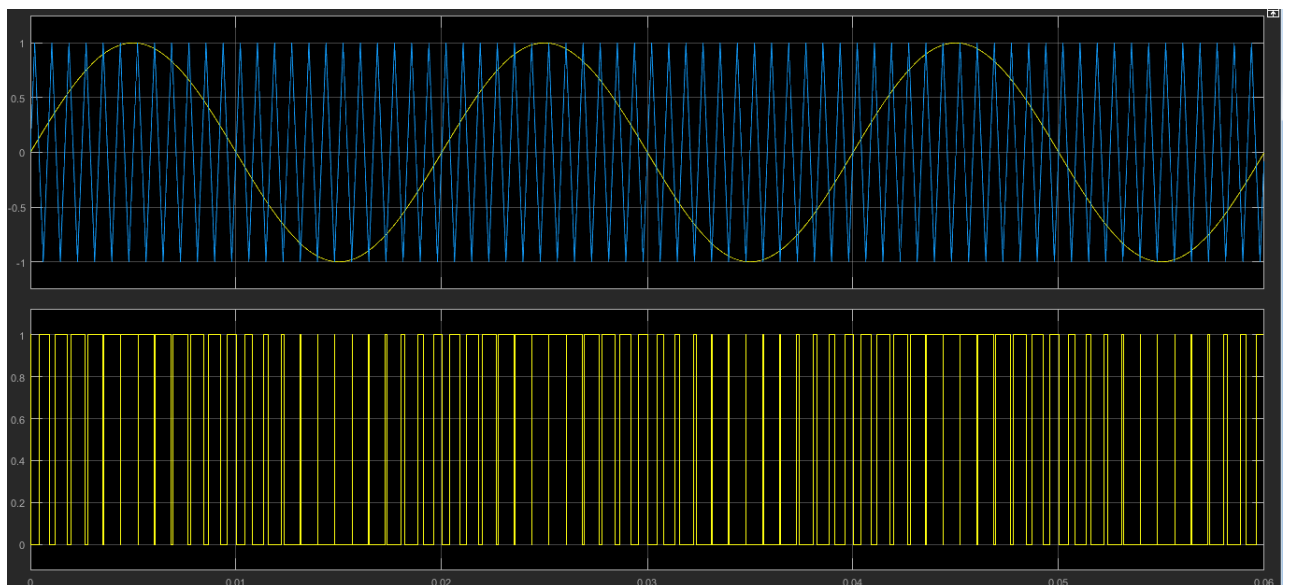
Slika 4.13. - FFT analiza struje

b) $m_f=24$

Sljedeća točka simulacije je za $m_f=24$. Ovdje se vidi na slici 4.14 da valni oblik struje ima puno bliži sinusni oblik, mada još uvijek ima značajna titranja.

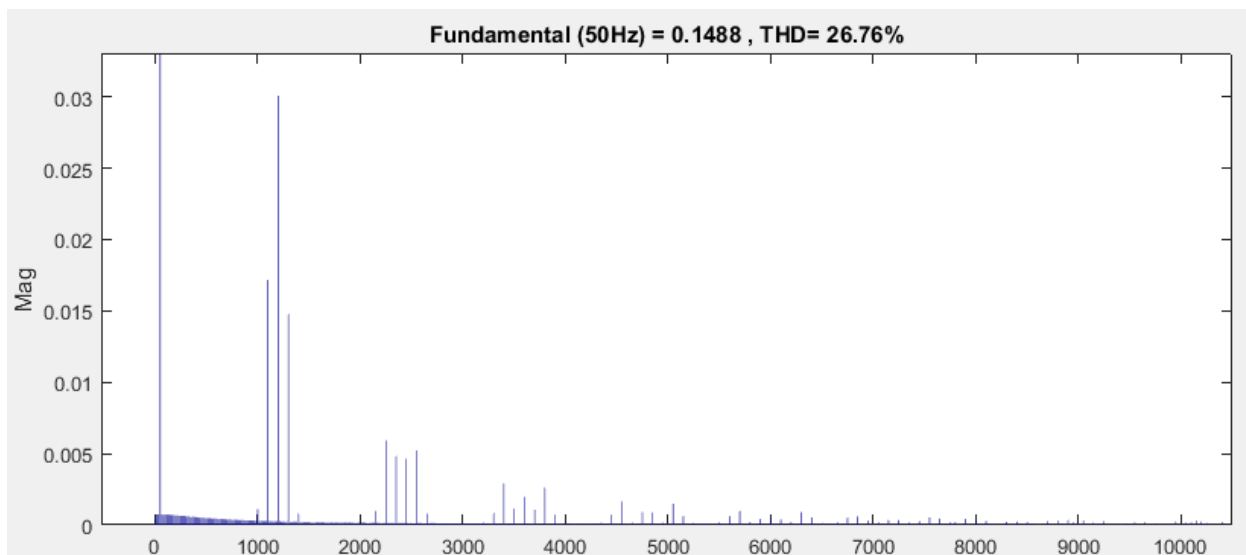


Slika 4.14. - Valni oblik napona i struje



Slika 4.15. - PŠM modulacija

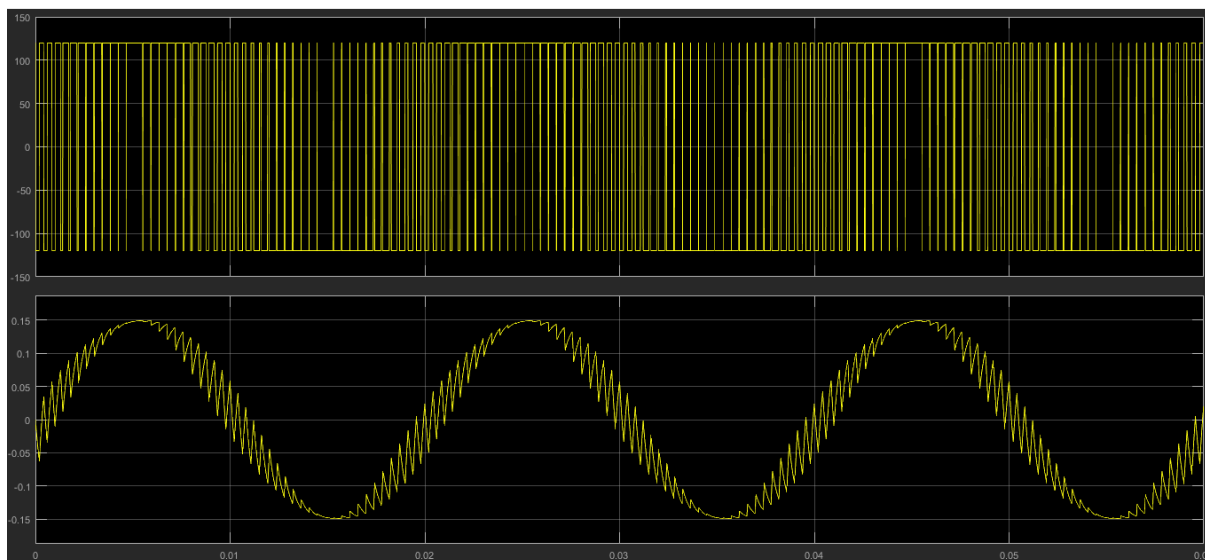
Već je bilo rečeno da promjena modulacijskog faktora m_f neće utjecati na harmonijsku analizu napona, a i vidjelo se iz analitičnog izračuna da grafički prikaz harmonika napona se ne mijenja (osim što se harmonici guraju u veće frekvencijsko područje). Stoga će se sada prikazivati samo Fourierova analiza struje. Sa slike 4.16 vidi se da THDI se poklapa sa izračunatim u analitičkom djelu.



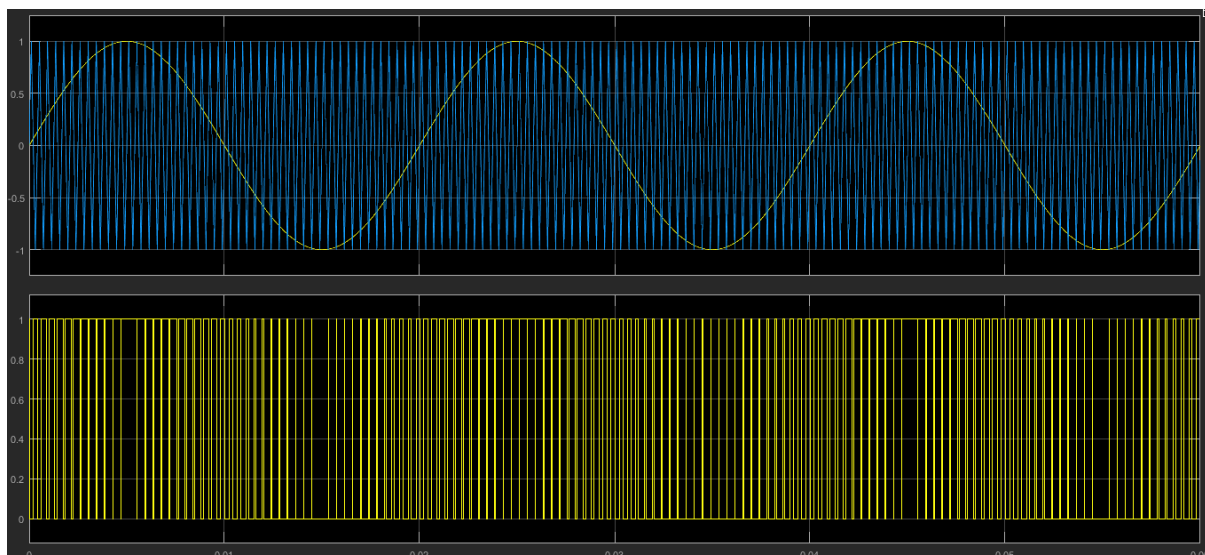
Slika 4.16. - FFT analiza struje

c) $m_f=48$

Sljedeća simulacija je za modulacijski faktor $m_f=48$, gdje sa slike 4.17 vidi se da struja trošila sada ima istančan sinusni oblik uz nešto sitnije prisutne ostale harmonike. Razlog tomu je što su sada sve ostale frekvencije gurnute u više područje gdje je značajnije gušenje RL trošila koje se ponaša kao nisko propusni filter.

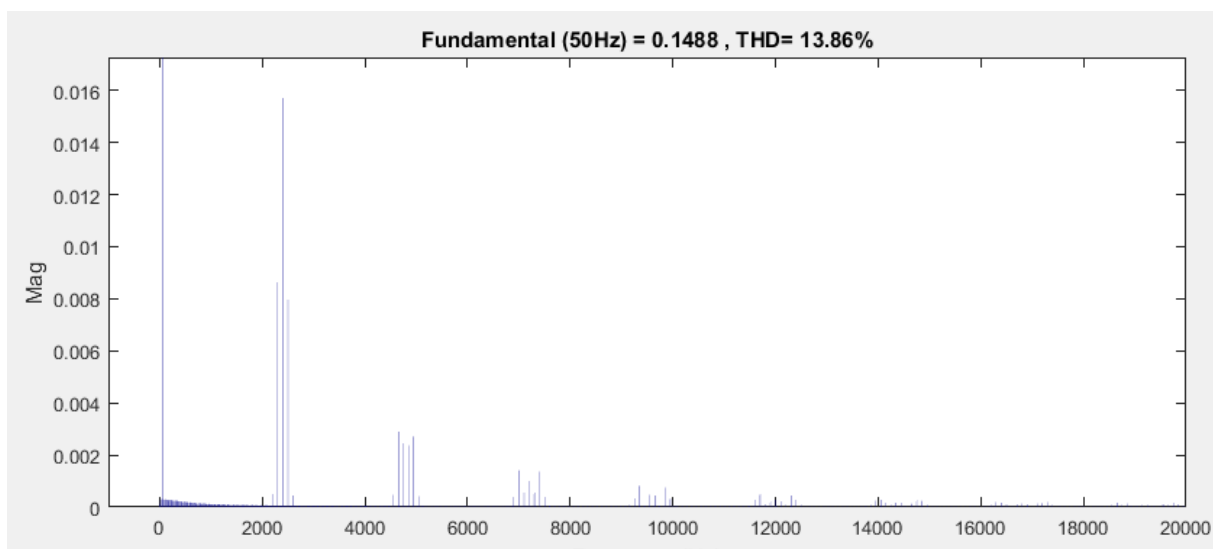


Slika 4.17. - Valni oblik napona i struje



Slika 4.18. - PŠM modulacija

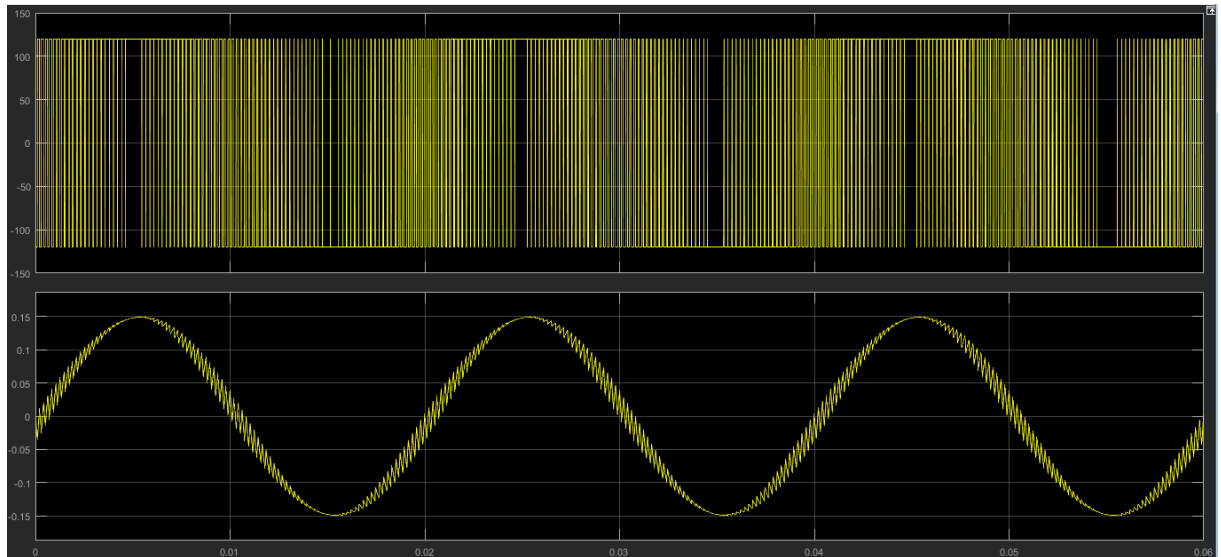
Sa slike 4.19 vidi se da prvi značajni harmonik je tek nakon 2000, a sama harmonijska distorzija struje ne prelazi 15%. Što znači da najveći harmonik, u ovom sastavu, ne prelazi više od 15% iznosa osnovnog harmonika.



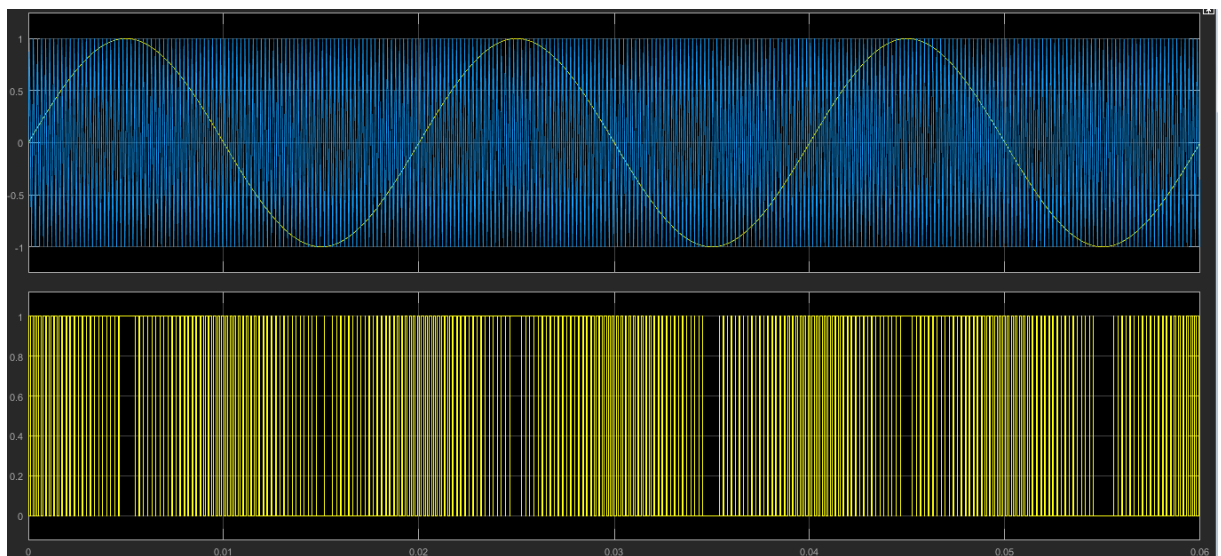
Slika 4.19. - FFT analiza struje

d) $m_f=96$

Sljedeća točka simulacije je za $m_f=96$, sa slike 4.20 vidi se da u valnom obliku struje ostali harmonici su sada neznačajni te bi ovakav režim bio prihvatljiv za nekakvu primjenu nekog previše ne zahtjevnog trošila poput rasvjete.

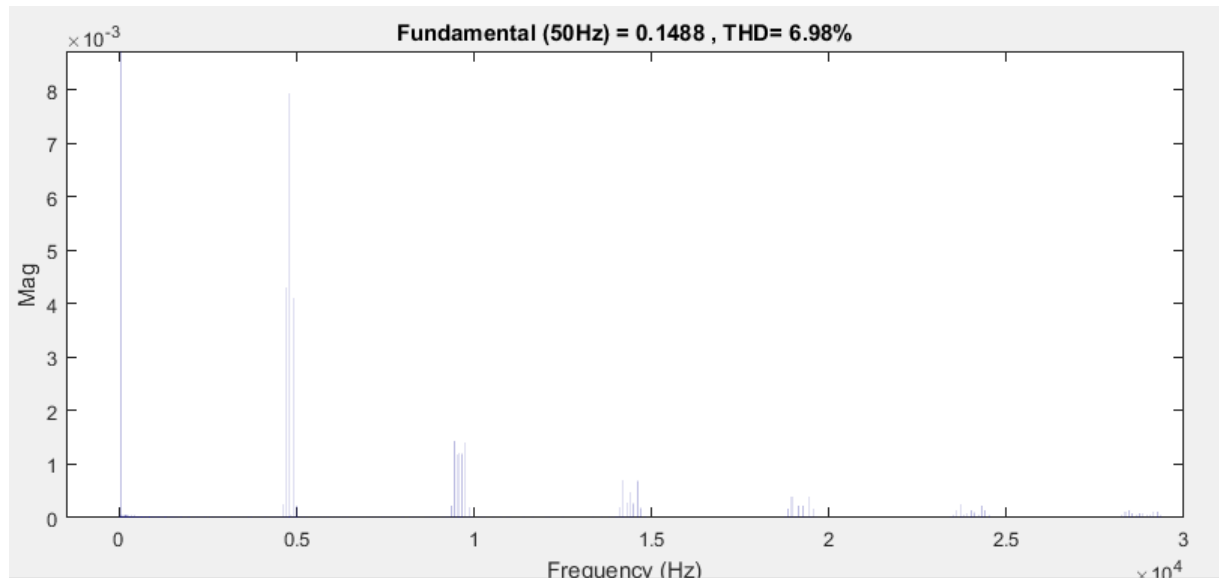


Slika 4.20. - Valni oblik napona i struje



Slika 4.21. - PŠM modulacija

Slika 4.22 prikazuje grafički harmonijski sastav struje i vidi se da prvi značajniji harmonik je tek nakon 5000. Ovi harmonici iako su mali i većina uređaja neće bilježiti ovako velike frekvencije i dalje postoje i mogu naštetiti uređajima. Jedan od takvih trošila je elektromotorni pogon gdje će ove velike frekvencije uzrokovati da teku struje rotora, preko ležaja u kućište što će smanjiti vijek trajanja samog ležaja. Iz toga razloga se u praktičnoj primjeni kod PŠM izmjenjivača u izlazni krug ugrađuju dodatne prigušnice kojima je cilj još više smanjiti struje visokih harmonika.



Slika 4.22. - FFT analiza struje

Simulacije viših sklopnih frekvencija se neće vršiti jer vrijeme simulacije jako dugo traje, jer iduća točka $m_f=192$ ima puno sklopnih radnji u kratkom vremenskom roku te zbog same diskretizacije tokom simuliranja dolazi do grešaka. Te greške se jedino mogu otkloniti povećanjem preciznosti simulacije što će uzrokovati još većim vremenom simulacije.

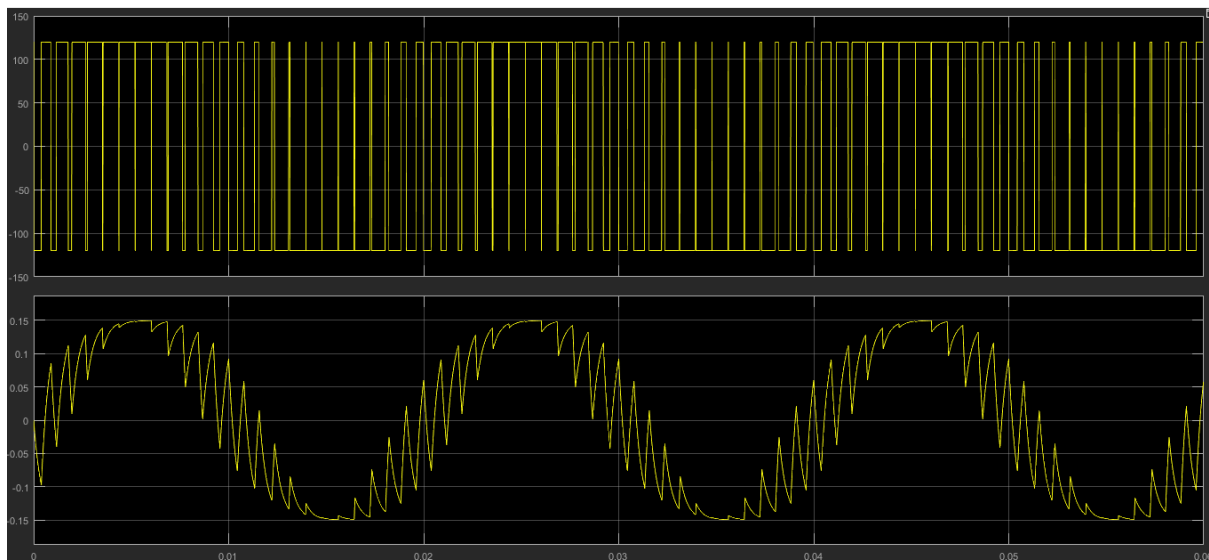
4.3. Simulacija za parametar m_a

Sljedeće će se simulirati nekoliko točaka kada se mijenja dubina modulacije m_a da se dobije referenca za mjerenje na maketi i da se uspoređi sa analitičkim izračunom. Vrijednosti koje se drže konstantnima su:

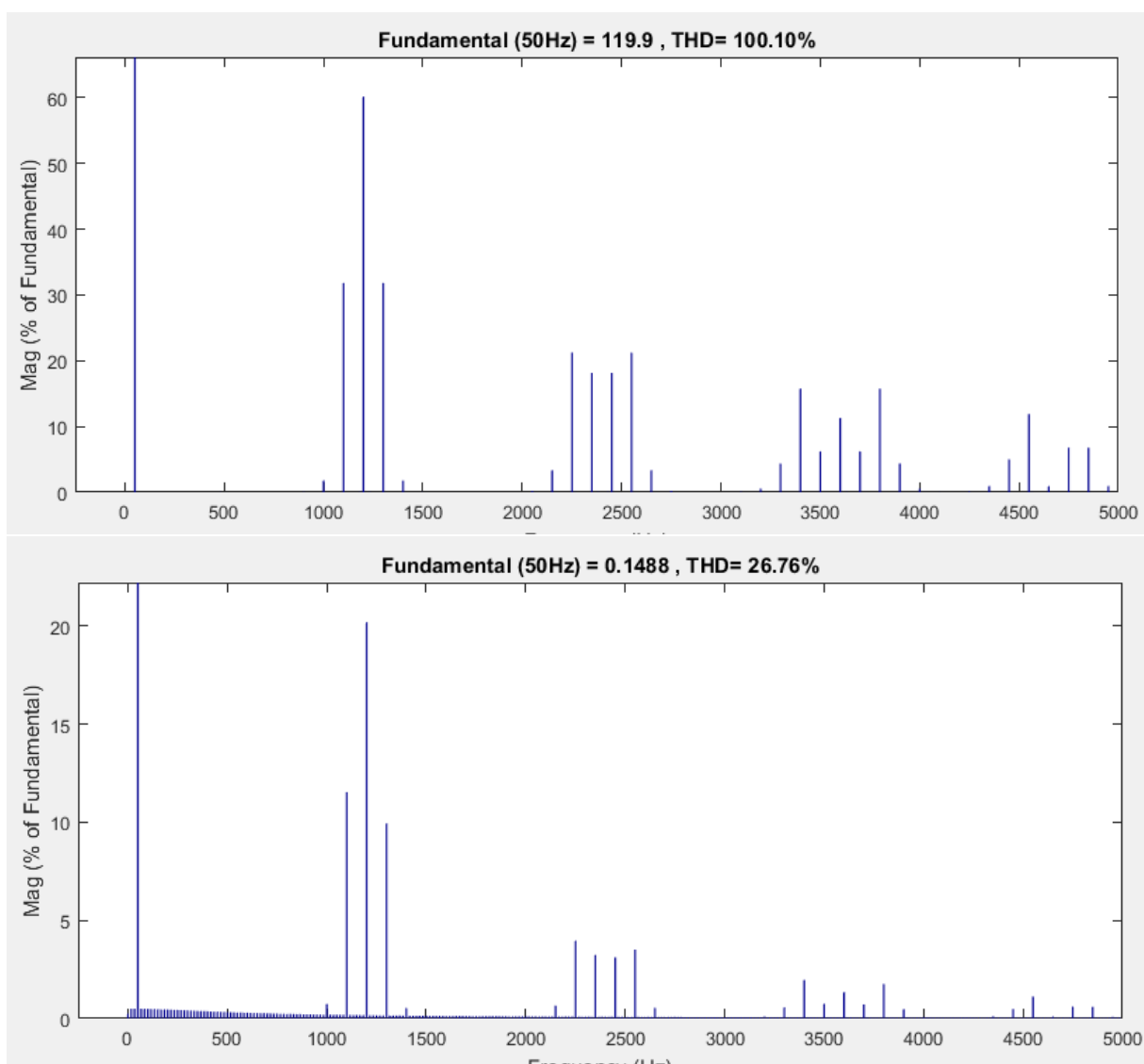
$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_f=24$$

a) $m_a=1$

Dobiveni odziv na slici 4.23. je isti kao u simulaciji kada smo mijenjali m_f . Također na slici 2.24. je urađena Fourierova analiza i napona i struje da možemo uspoređivati sa mjernim rezultatima.



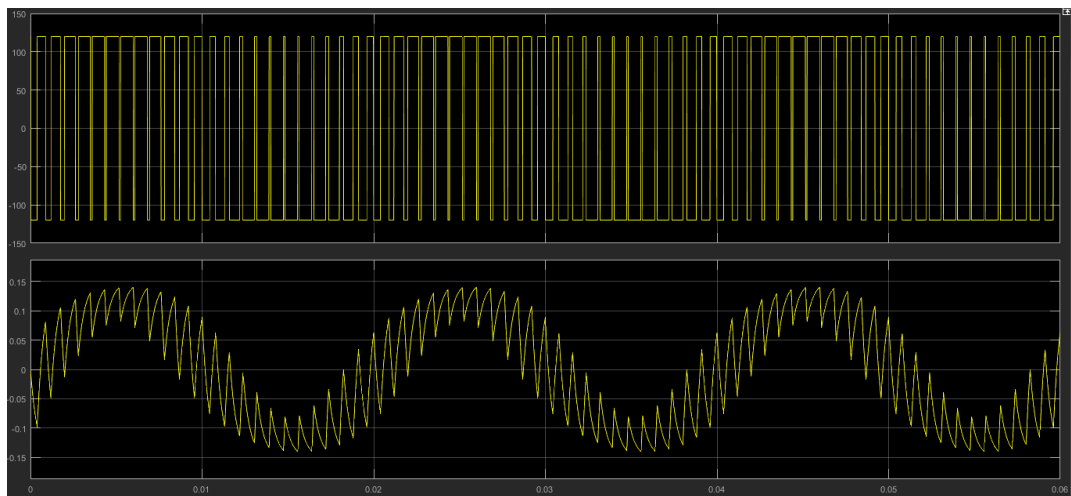
Slika 4.23. – Valni oblik napona i struje



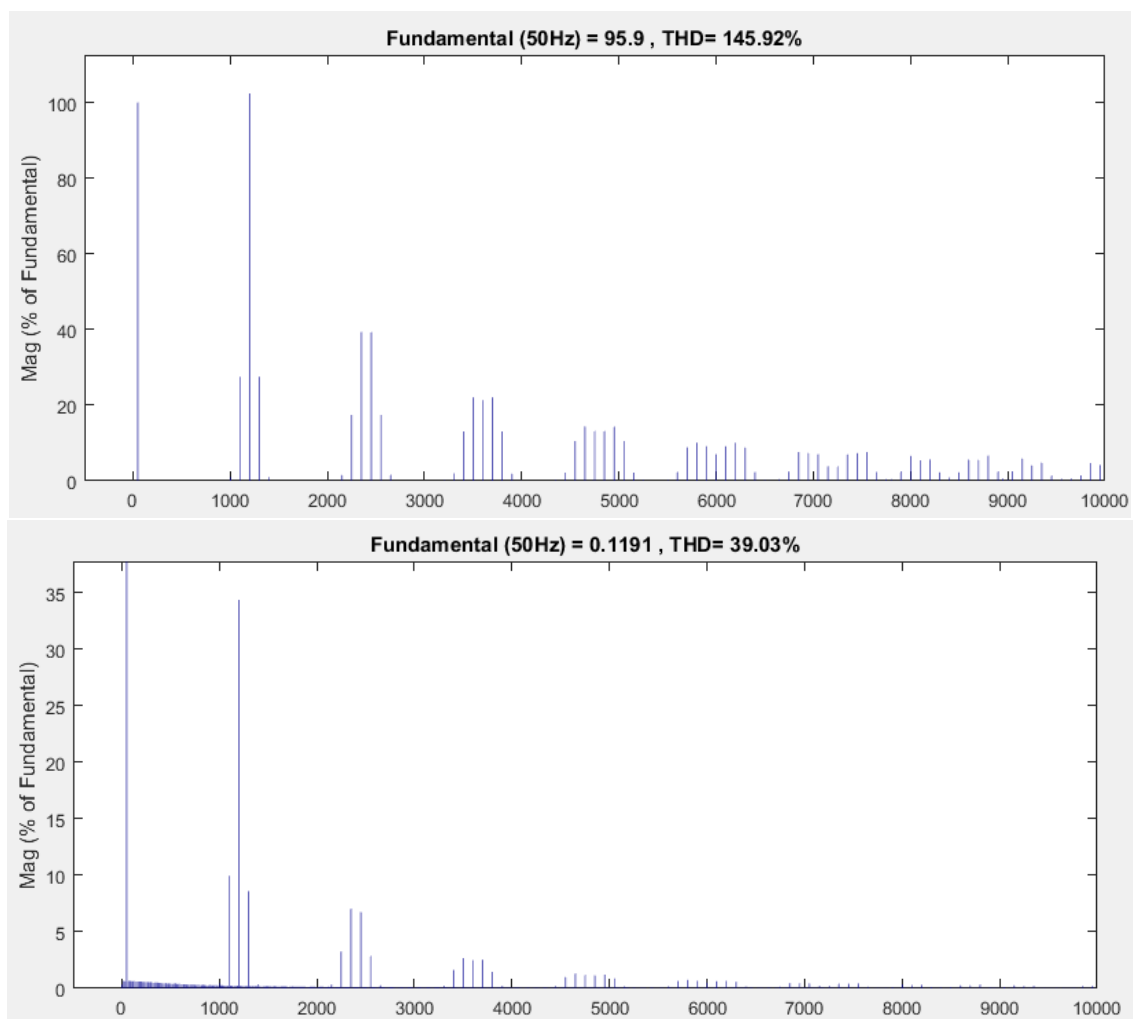
Slika 2.24. – FFT analiza napona (gore) i struje (dolje)

b) $m_a=0,8$

Sa slike 2.25. odziva očekivano vidi se kako je dobivena pogoršanu situaciju što se tiče struje kroz trošilo. Ovo se dodatno vidi na slici 2.26 kada se uradi Fourierova analiza.



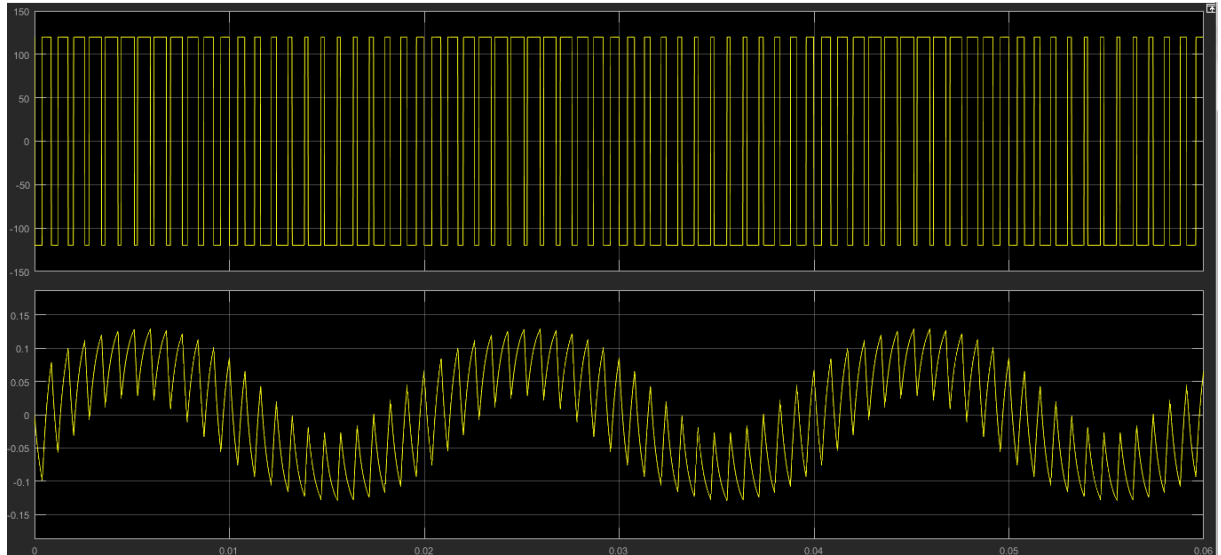
Slika 2.25. - Valni oblik napona i struje



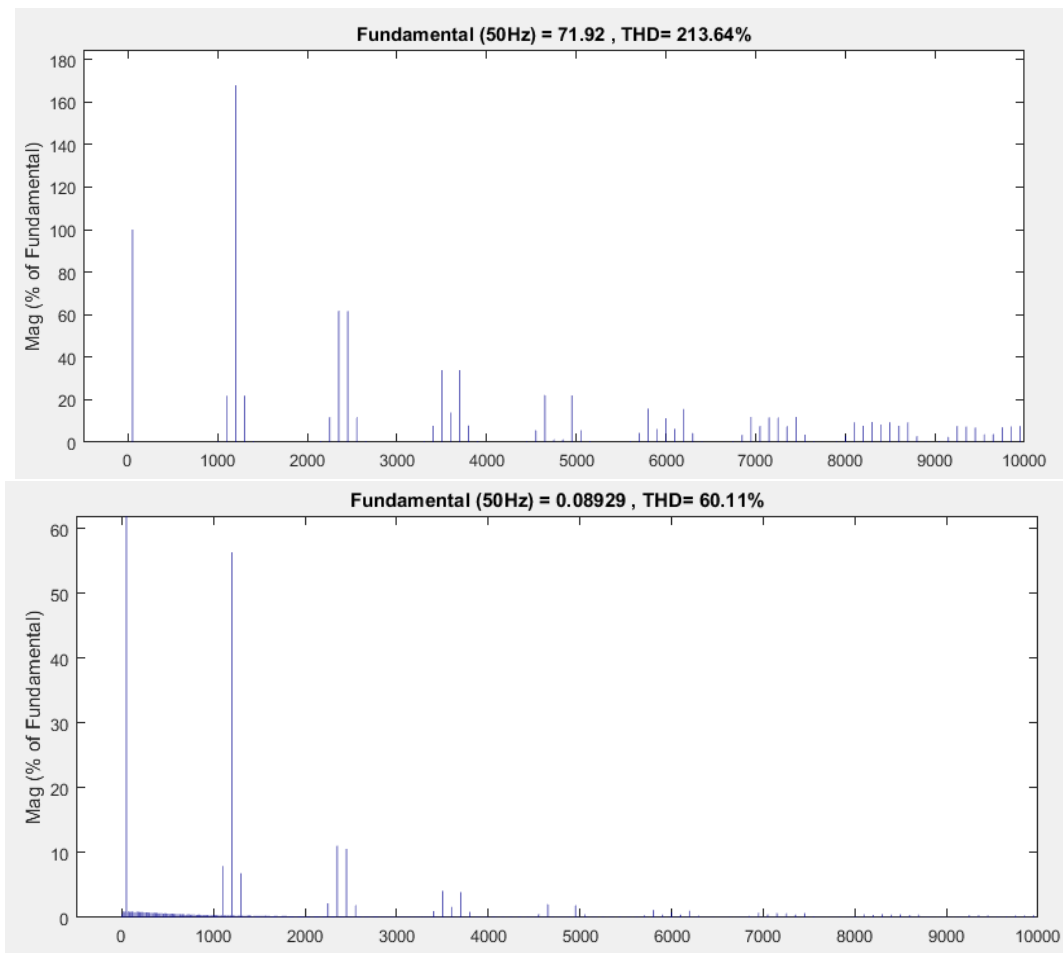
Slika 2.26. – FFT analiza napona (gore) i struje (dolje)

c) $m_a=0,6$

Sljedeća točka za simulaciju, a koja se analitički izračunala, je za dubinu modulacije $m_a=0,6$. Na slici 2.27 se vidi da iako se smanjila efektivna vrijednost osnovnog harmonika, jako se naštetilo valnom obliku struje, što se vidi i iz slike 2.28.



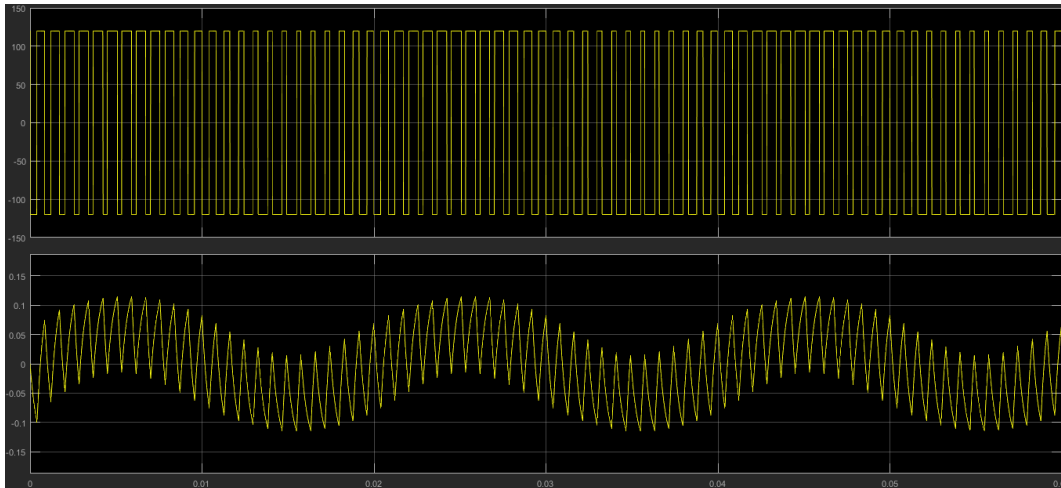
Slika 2.27 – Valni oblik napona i struje



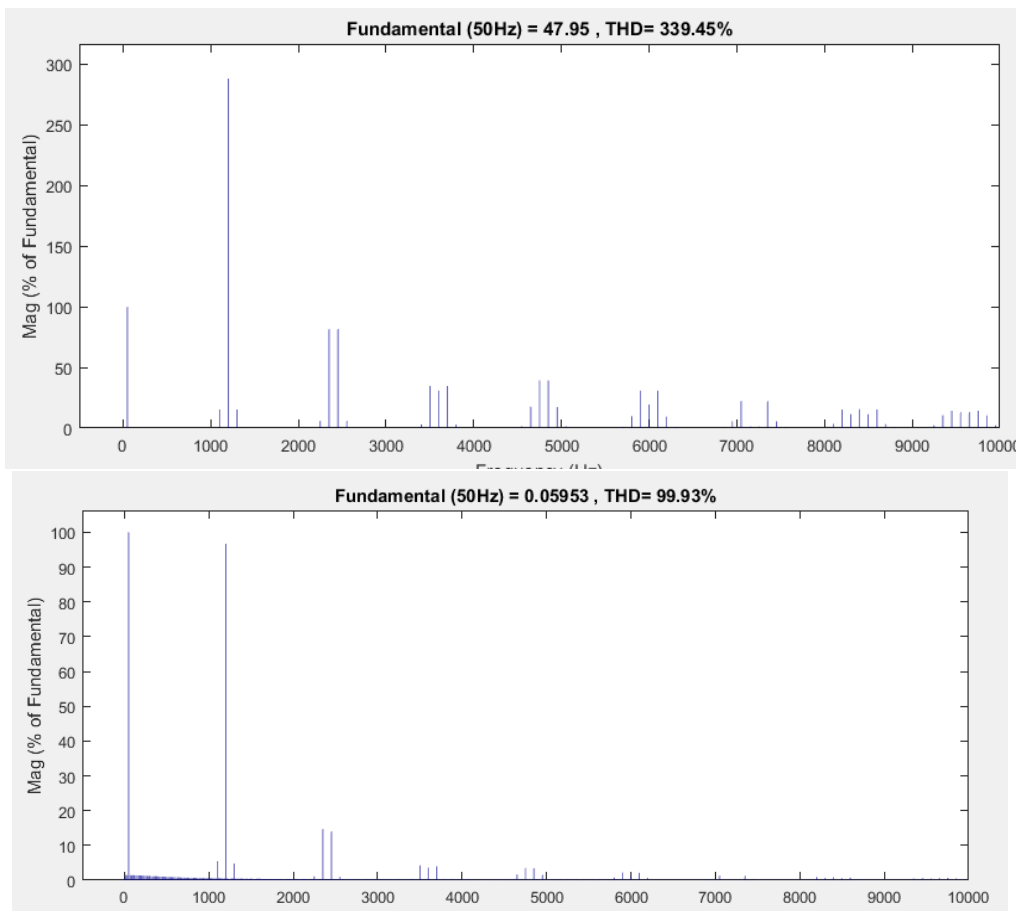
Slika 2.28 – FFT analiza napona (gore) i struje (dolje)

d) $m_a=0,4$

Posljednja točka koja će se simulirati, jer samo mjerenje neće se izvoditi za manji iznos ovoga parametra zbog ograničenja mjerne opreme, je za dubinu modulacije $m_a=0,4$ gdje sa slike 2.29. vidi se da valni oblik struje više ni ne izgleda kao sinusni te je ovakva struja nepoželjna za bilo koje trošilo. Za rad na ovako maloj dubini modulacije potrebno je prijeći na veće sklopne frekvencije. Očekivano kao i u analitičnom izračunu i ovdje se na slici 2.30. može vidjeti da prvi idući značajni harmonik struje dolazi i do 100% vrijednosti osnovnog harmonika.



Slika 2.29 – Valni oblik napona i struje



Slika 2.30. – FFT analiza napona (gore) i struje (dolje)

5. MJERENJE

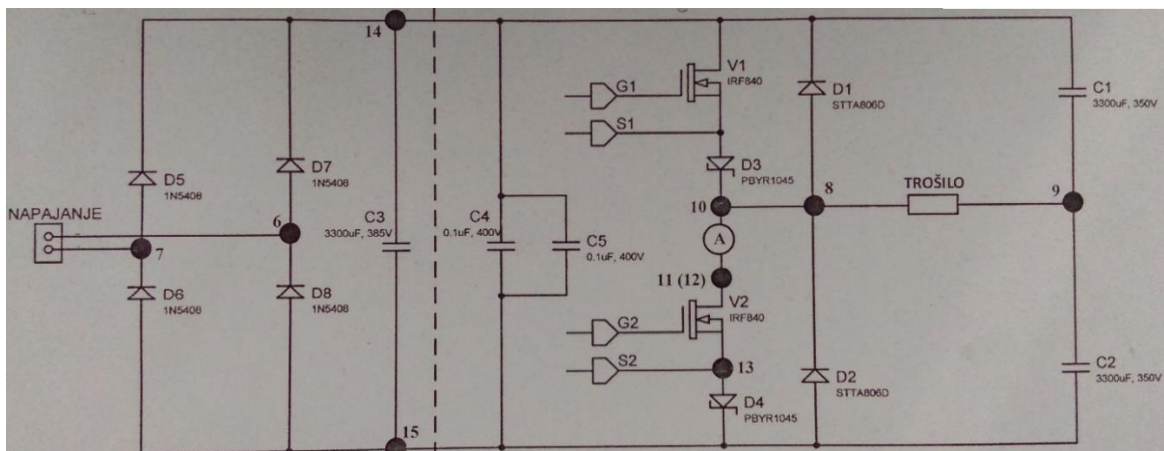
5.1. Priprema makete

Za mjerenja je potrebno osobno računalo sa MS-DOS operativnim sustavom u koje je potrebno učitati program dan u prilogu 2 te priključiti pomoću paralelnog porta na maketu. Upute za korištenje samog programa za integriranog kruga SA828 dane su u prilogu 3, a dijagram toka rada programa dan je u prilogu 4. Za mjerenje struje trošila nisu korištena strujna kliješta zbog mnogih šumova, nego se mjeri napon na samo radnom dijelu trošila da se dobije čišća slika.

Potrebni mjerni uređaju:

- 2 osciloskopa
- LEM spektralni analizator
- 3 voltmetra TRMS
- 1 ampermetar
- 2 Sonde za osciloskop prigušenja 100x
- 2 Sonde za osciloskop prigušenja 10x

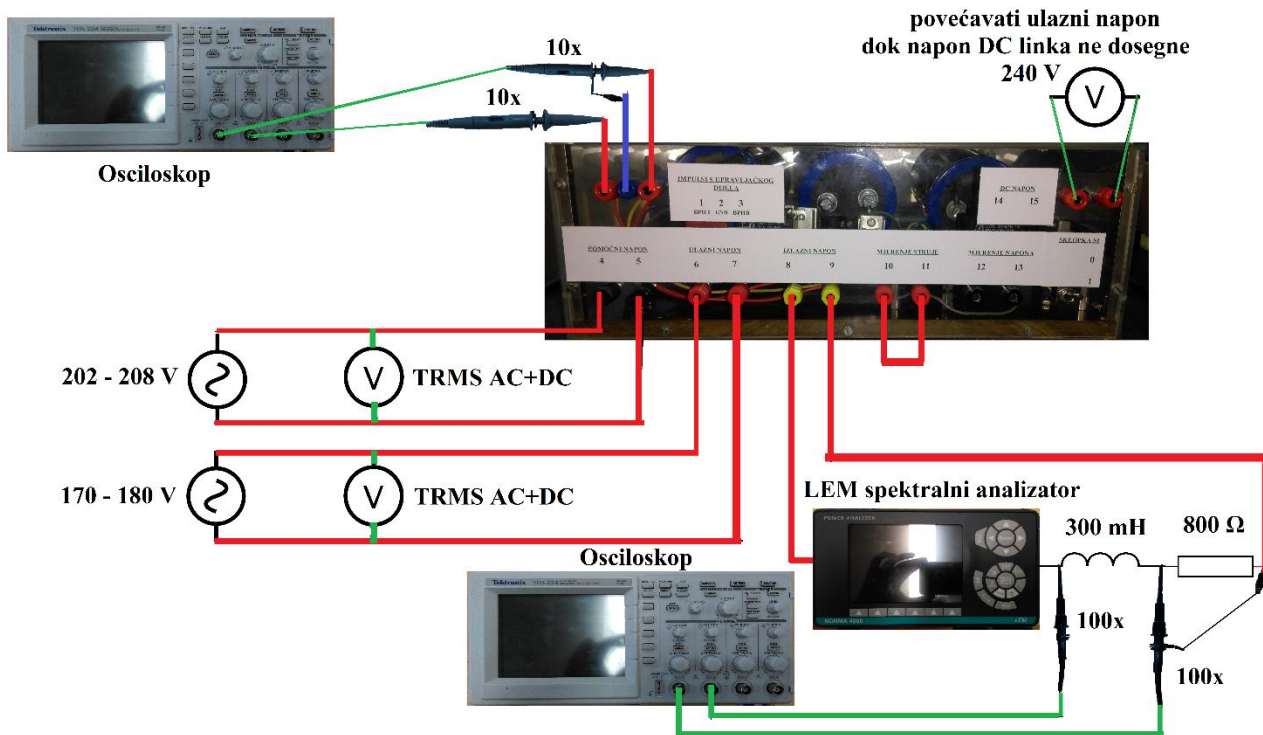
Shema energetskeg dijela makete je na slici 5.1. gdje su označene priključnice koje se nalaze na prednjoj strani kućišta (slika 5.2.). Shema spajanja mjerne opreme dana je na slici 5.2.



Slika 5.1 – shema energetskeg dijela makete pretvarača



Slika 5.2. – prednja strana makete



Slika 5.3. – shema spajanja

koraci za pripremu mjerenja makete su:

- Pobriniti se da sklopka „Sklopka S2“ je položaju 0 (trošilo u bez naponskom stanju)
- Spojiti stezaljke „pomoćni napon“ na izmjenični napon u preporučljivom rasponu 202 V do 208 V (koristiti regulacijski transformator)
- Spojiti stezaljke „ulazni napon“ na regulirani izvor izmjeničnog napona te držati ga na 0 V
- Spojiti stezaljke „DC napon“ na voltmetar
- Stezaljke makete „izlazni napon“ spojiti na serijsko RL trošilo iznosa: $R=800\Omega$ i $L=300\text{mH}$
- Stezaljke „mjerenje struje“ kratko spojiti
- Pokrenuti računalo i program (integrirani krug će se resetirati po pokretanju programa)
- Podići sklopku „Sklopka S2“ u položaj 1
- Nakon unesenih i potvrđenih parametra inicijalizacije podići napon na stezaljkama „ulazni napon“ dok napon na stezaljkama „DC napon“ dosegne iznos od 240 V (otprilike 170-180 V ulazni napon)
- Na računalu odabrati željenu frekvenciju $f(1)$ i dubinu modulacije

5.2. Promjena m_f

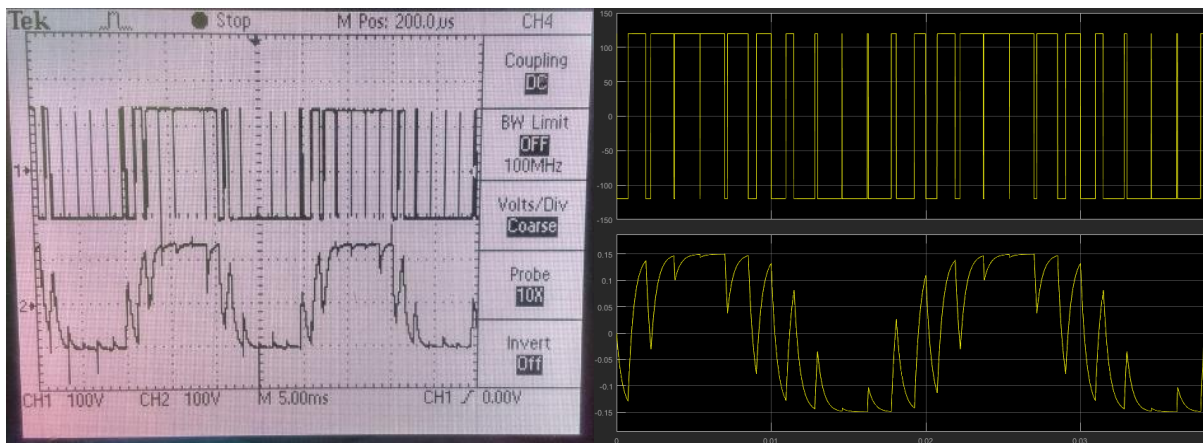
Zbog nepreciznosti spektralnog analizatora nije se moglo ići na veće sklopne frekvencije, jer mjerni uređaj nije mogao pronaći osnovni harmonik. Stoga je mjerenje vršeno samo na onim mjernim točkama za koje je spektralni analizator mogao pronaći osnovni harmonik od 50 Hz te prikazati iznos efektivne vrijednosti osnovnog harmonika.

Vrijednosti koje su se držale konstante su :

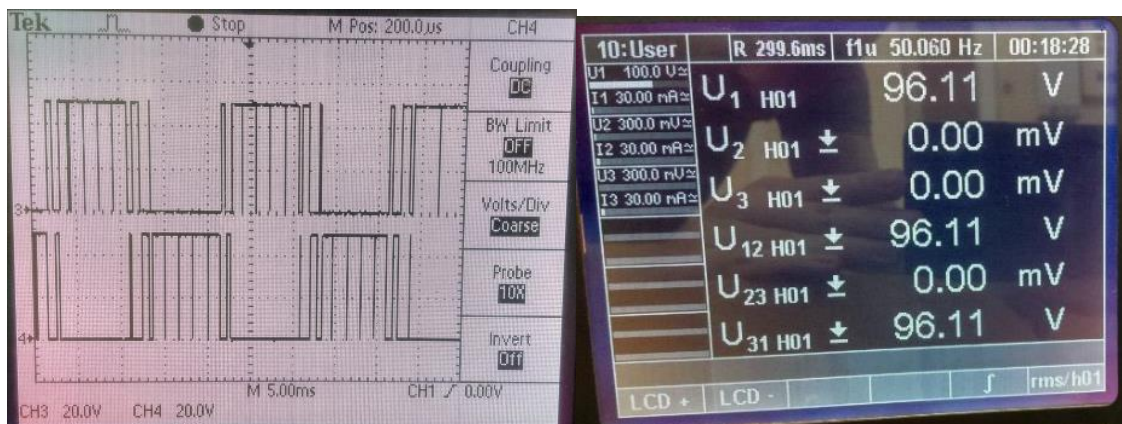
$$E=240\text{ V} \quad f_1=50\text{ Hz} \quad R=800\ \Omega \quad L=300\text{ mH} \quad m_a=1$$

a) $m_f=12$

Prva mjerna točka je kao i za analizu, odnosno simulaciju, sa modulacijskim faktorom $m_f=12$. Na slici 5.4. vide se valni oblici napona i struje trošila koji odgovaraju rezultatu dobivenom u simulacijskom dijelu. Na slici 5.5. vide se pravokutni signali za rad MOSFET-a te iznos osnovnog harmonika. Postoji mala razlika naspram simulacije jer integrirani krug SA828 ima ugrađene funkciju za pomak rastućeg brida uklopa ventila da ne bi slučajno došlo do kratkog spoja. Također ugrađena je i funkcija za brisanje signala koji su kraći od određenog vremena koja osigurava da MOSFET-i imaju dovoljno vremena za oporavak nakon uklopa/isklopa.



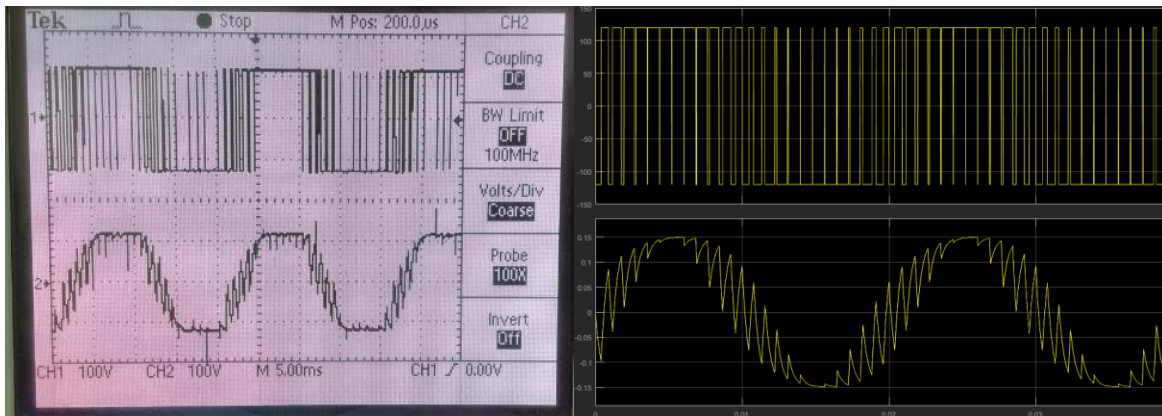
Slika 5.4.. – a) Napon trošila (gore) i Struja trošila (dolje) – b) simulacija



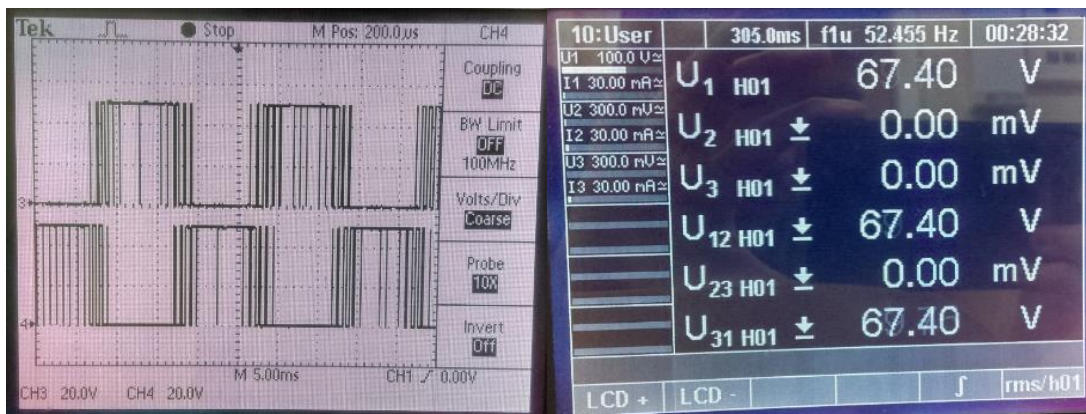
Slika 5.5. – a) vođenje para MOSFET-a, b) Napon osnovnog harmonika (50 Hz)

b) $m_f=24$

Za drugu mjerenu točku se uzeo modulacijski faktor $m_f=24$ te na slici 5.6. vide se valni oblici trošila. Ovaj put dobilo se nešto znatnije odstupanje od valnog oblika dobivenog u simulaciji, međutim ovdje ima dosta kratkih vremena vođenja i ne vođenja, koja nakon što ih funkcija za pomak rastućih bridova pomakne, postanu još kraći pa druga funkcija integriranog kruga ih registrira kao prekratke te ih jednostavno obriše. To je zauzvrat uzrokovalo da se dobije smanjen iznos osnovnog harmonika.



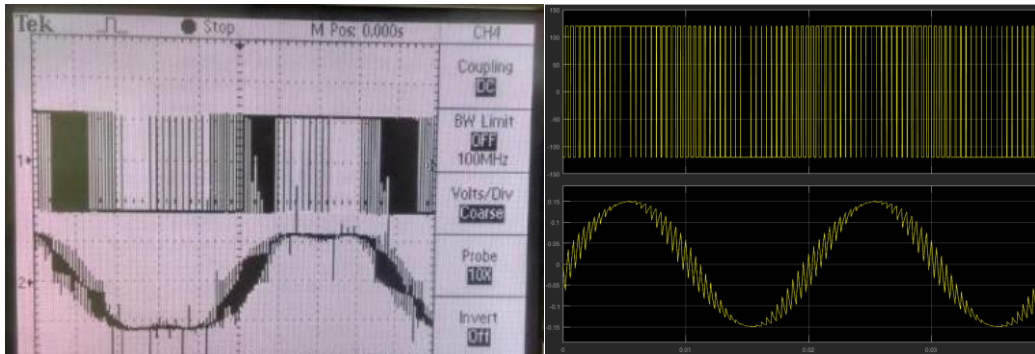
Slika 5.6. – a) Napon trošila (gore) i Struja trošila (dolje) – b) simulacija



Slika 5.7. – a) vođenje para MOSFET-a, b) Napon osnovnog harmonika (50 Hz)

c) $m_f=48$

Prilikom mjerenja na modulacijskom faktoru $m_f=48$ dobilo se jedva valni oblik napona i struje trošila (slika 5.8.) međutim spektralni analizator (slika 5.9.) nije uspio odrediti frekvenciju osnovnog harmonika tako da se ne može nastaviti mjeriti u željenom visokofrekventnom području.



Slika 5.8. – a) Napon trošila (gore) i Struja trošila (dolje) – b) simulacija



Slika 5.9. – a) vođenje para MOSFET-a, b) Spektralni analizator nije uspio odrediti osnovni harmonik

5.3. Promjena m_a

Kako se radio analitički izračun i simulacija, tako će se sada mijenjati dubina modulacije i pratiti što se dešava sa valnim oblikom napona i struje te uspoređivati sad rezultatima dobivenih u prethodnim poglavljima. Parametri koji se drže konstantnima su:

$$E=240\text{ V} \quad f_1=50\text{ Hz} \quad R=800\ \Omega \quad L=300\text{ mH} \quad m_f=24$$

a) $m_a = 0,5$

Prva točka mjerenja je za dubinu modulacije $m_a=0,5$. Valni oblik sa slike 5.10 je očekivani kakav se dobio u rezultatu simulacije za iznose $m_a=0,4$ i $m_a=0,6$. Iznos efektivne vrijednosti osnovnog harmonika je 51,66 V a teoretski prema (2-9) treba se dobiti 42,42 V. Ova razlika nastala je od mnogo faktora (mjerna oprema, diskretizacija u integriranom krugu SA828. itd.), ali se i dalje može smatrati ispravnom



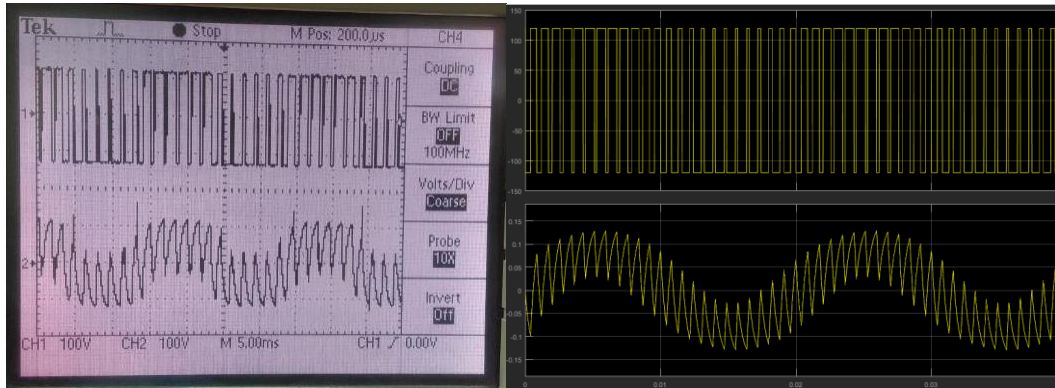
Slika 5.10. a) Napon trošila (gore) i Struja trošila (dolje) – b) simulacija

12>User				R	299.8ms	f1u	50.038 Hz	02:38:53	
U1	100.0 V \pm	U ₁	H01	51.66	V				
I1	30.00 nA \pm	U ₁	thd	202.20	%				
U2	300.0 nV \pm	U ₁	hc	89.64	%				
I2	30.00 nA \pm	U ₁	fc	44.33	%				
U3	300.0 nV \pm								
I3	30.00 nA \pm								

Slika 5.11. – Napon trošila osnovnog harmonika i njegov THD

b) $m_a=0,6$

Sljedeća mjerna točka je da dubinu modulacije $m_a=0,6$ kojom bi se prema (2-9) trebala dobiti efektivna vrijednost osnovnog harmonika od 50,9 V što je veoma blizu mjerenom rezultatu vidljivim sa slike 5.13. Valni oblik napona i struje sa slike 5.12. se podudara sa rezultatima dobivenim u simulaciji.



Slika 5.12. - a) Napon trošila (gore) i Struja trošila (dolje) – b) simulacija

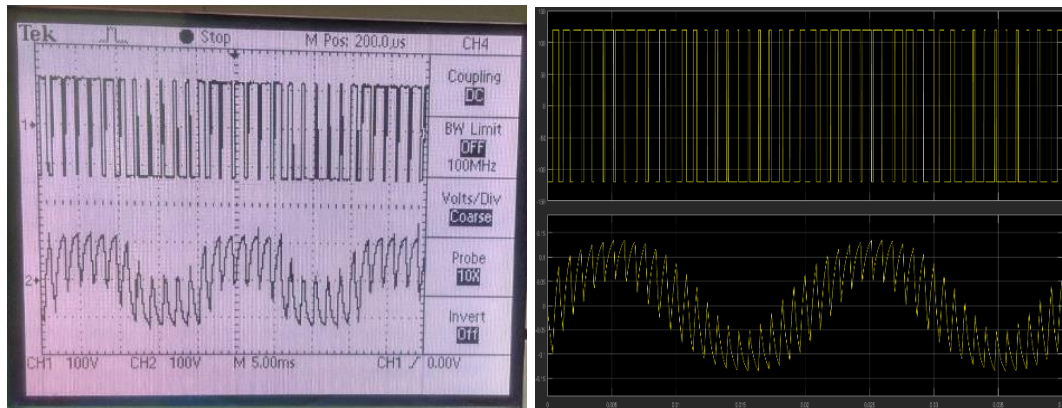
12:User		318.6ms	f1u 50.221 Hz	02:35:56
U1	100.0 V \approx	U ₁ H01	51.56	V
I1	30.00 mA \approx	U ₁ thd	201.81	%
U2	300.0 mV \approx	U ₁ hc	89.60	%
I2	30.00 mA \approx	U ₁ fc	44.40	%
U3	300.0 mV \approx			
I3	30.00 mA \approx			

LCD + LCD - Detail rms/h01

Slika 5.13. – Napon trošila osnovnog harmonika i njegov THD

c) $m_a=0,7$

Iduća mjerna točka je za dubinu modulacije $m_a=0,7$ kojom se teoretski treba dobiti iznos efektivne vrijednosti osnovnog harmonika od 59,39 V. Na slici 5.15. se vidi da se dobilo točan rezultat. Sa slike 5.14. vidi se valni oblik napona i struje koja još uvijek ima visoki udio harmonika .



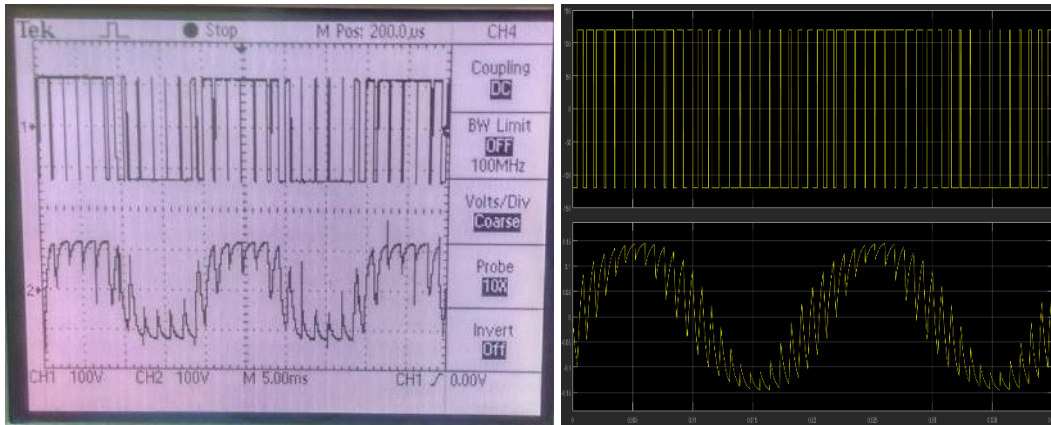
Slika 5.14. – a) Napon trošila (gore) b) Struja trošila (dolje)

12:User		319.5ms	f1u 50.072 Hz	02:32:07
U1 100.0 V \pm		U ₁ HO1	59.28	V
I1 30.00 mA \pm		U ₁ thd	169.50	%
U2 300.0 mV \pm		U ₁ hc	86.13	%
I2 30.00 mA \pm		U ₁ fc	50.81	%
U3 300.0 mV \pm				
I3 30.00 mA \pm				
LCD +	LCD -		Detail	rms/h01

Slika 5.15. – Napon trošila osnovnog harmonika i njegov THD

d) $m_a=0,9$

Posljednja točka za koju se vršilo mjerenje je za dubinu modulacije $m_a=0,9$, sa slike 5.16. se da se dobio valni oblik koji se točno podudara sa rezultatima simulacije. A izmjerena vrijednost od 75,97 V je približna teorijskoj vrijednosti od 76,36 V.



Slika 5.16. – a) Napon trošila (gore) b) Struja trošila (dolje)



Slika 5.17. – Napon trošila osnovnog harmonika i njegov THD

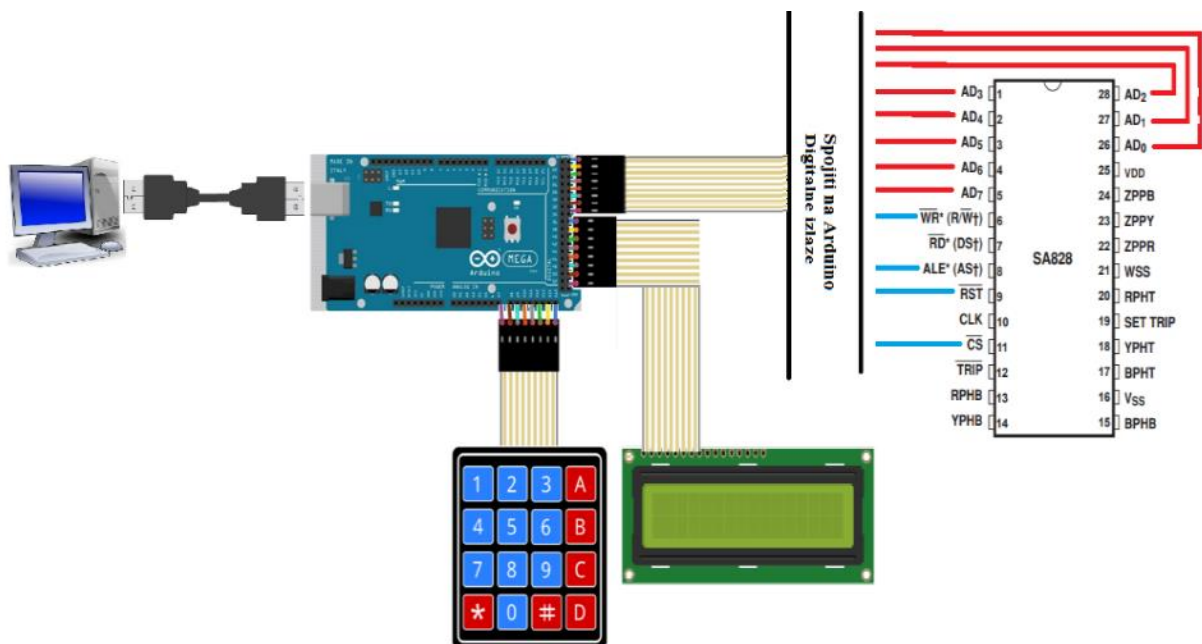
Iz rezultata mjerenja primijećeno je da ponekad dolazi do sitnog odstupanja mjerenja sa rezultatima simulacije. Zbog ograničenja mjerne opreme, nije se moglo vršiti mjerenja na visokim sklopnim frekvencijama. Za mjerne točke za koje su se mogla izvesti mjerenja i usporediti sa rezultatima simulacije i analitičke analize ustvrđeno je da energetski dio izmjenjivača radi ispravno. Jedan od učestalih problema je bila procesorska brzina korištenog računala te su ponekad informacije se prebrzo slale u integrirani krug SA828 da bi ih on mogao registrirati. Da bi se riješio ovaj problem potrebno je raditi dodatne izmjene u programskom kodu, gdje bi se trebale napraviti vremenske pauze između svake promjene bitova na paralelnom priključku. Za potrebe maketa sasvim dobro radi, ali postoji prostor za poboljšanje dat u sljedećem poglavlju.

6. PRIJEDLOG ZA DORADU MAKETE

Prilikom pisanja programa za maketu jedan od najvećih problema je spoj računala i integriranog kruga SA828 preko paralelnog priključka. Specifično prilikom korištenja kontrolnih bitova integriranog kruga da bi se informacija prenijela i postavila na točno mjesto. Paralelni priključak koristi 3 seta po 8 bitova i ako se želi promijeniti samo jedan bit, mora se preračunavati cijeli binarni broj od 8 bitova. Također je problem praćenje dokumentacije žica sa kabla paralelnog porta koje su spojene na koju nožice od integriranog kruga te se mora gledati na 3 dokumentacije gdje koja vodi.

Stoga jedno moguće rješenje je riješiti se paralelnog porta i ubaciti programsku pločicu Arduino. Arduino na sebi ima izlazne bitove koji će se direktno spojiti na pojedine nožice od integriranog kruga, a prednost toga je što u programskom paketu za Arduino te izlazne bitove možemo imenovati i svaki od njih zasebno mijenjati. Druga prednost ubacivanja Arduina je što se programiranje vrši preko USB priključka na koji se možemo spojiti preko bilo kojeg operativnog sustava tako da ne postoji ograničenje za korištenje računala na kojemu je MS-DOS operativni sustav. Tako spojeno bilo koje računalo može ne samo programirati nego može i u pogonskom radu mijenjati parametre integriranog kruga preko njegovih konektora.

Nadalje može se kompletno izbaciti računalo (osim za svrhe programiranja preko USB porta) te na Arduino pločicu staviti 4x4 tipkovnica i LCD zaslon te tako se mogu integriranom krugu SA828 unášati parametri inicijalizacije i pogonskog rada. Time se sve to može spakirati u jedno kućište da bude lako prenosivo. Primjer ove ideje dan se na slici 6.1. gdje se računalo spaja putem USB priključka za programiranje, dok se 4x4 tipkovnica i LCD ekran (koji se mogu nabaviti u „starter kit“ paketu za Arduino) spajaju na digitalne i analogne ulaze Arduino Mega pločice. Na integriranom krugu SA828 crvenom su označene podatkovni nožice koje treba spojiti na digitalne izlaze, a plavom su označeni potrebni kontrolne nožice integriranog kruga koji se koriste za čitanje/učitavanje podataka koji se nalaze na podatkovnim nožicama.



Slika 6.1. – Načelna shema ideje nadogradnje

7. ZAKLJUČAK

Vidi se da smanjenjem dubine modulacije se znatno utječe na THDU i na THDI, što je dubina modulacije manja to je THDU veći, a samim time i THDI. Za uzete točke dobije se pri $m_a=1$ najbolji $THDU=100\%$ i $THDI=56,2\%$, a pri $m_a=0,2$ najlošiji slučaj gdje su $THDU=700\%$ i $THDI=211,07\%$. Promjenom sklopne frekvencije mijenja se THDI, što se nalazi u većem frekvencijskom području to je THDI bolji. Pa tako, za uzete točke, pri malo sklopnoj frekvenciji modulacijskog faktora $m_f=12$ dobije se $THDI=46,58\%$, a pri velikoj sklopnoj frekvenciji modulacijskog faktora $m_f=384$ dobije se $THDI=1,75\%$ gdje je harmonijski sadržaj struje bio zanemarivo mali. Kako je najbitnija struja koja teče kroz trošilo, a sa većim sklopnim frekvencijama se dobije boji harmonijski sastav struje, poželjno je uvijek raditi sa što većim sklopnim frekvencijama.

Simulacija i Analitički rezultati se poklapaju, prilikom simulacije programski paket Simulink za MATLAB u obzir je uzeo veći broj harmonika pa je došlo do neznatnog odstupanja u izračunatim harmonijskim distorzijama napona i struje.

Prilikom mjerenja na maketi sa otprije napravljenim upravljačkim programom uočilo se da program neradi ispravno, te da radi u režimu nad modulacije iako sam program dopušta samo promjenu dubine modulacije od 0-100%. Rađen je kompletno novi program [prilog 2] na temelju diplomskog rada [6]. Uz pomoć konzultiranja sa već napisanim programom i podacima za integrirani krug SA828 napisan je novi program koji sada ima dodatne opcije poput određivanja vremena pomaka rastućeg brida impulsa, vremena brisanja kratkih impulsa, smanjenje najveće moguće frekvencije referentnog signala u svrhu preciznosti unosa željene frekvencije, te mogućnost promjene dubine modulacije od 0 do 2, tj. omogućeno je rad u normalnom režimu rada i u nad modulacijskom režimu rada.

Nakon mjerenja sa novo napisanim programom utvrđeno je da ispravno radi, iako povremeno dolazi do manjih odstupanja prilikom usporedbe mjerenih rezultata sa analitičkim i simulacijskim rezultatima. Jedan od mogućih razloga je da dolazi do pogreške u prijenosu bitova kroz paralelni priključak, jer je integrirani krug veoma star a novija računala rade vrlo bržim taktom tako da integrirani krug ne stigne registrirati sve promijene prilikom izmjene kontrolnih i podatkovnih informacija.

Dat je prijedlog za nadogradnju pomoću Arduino pločice sa kojom bi se lakše pisao program te bi se mogla implementirati „delay“ naredba između svake promjene na kontrolnim bitovima integriranog kruga kako je dano u podacima od integriranog kruga SA828.

LITERATURA

- [1] I.Flegar, Elektonički energetska pretvarači, Kigen d.o.o., Zagreb, 2010.
- [2] <http://www.completepowerelectronics.com/power-electronics-applications-in-various-fields/>, 11.5.2018
- [3] <https://ieeexplore.ieee.org/stamp/stamp.jsp?arnumber=5075788>, 11.5.2018
- [4] Diplomski rad, V. Špica, Analiza rada jedne grane autonomnog izmjenjivača s naponskim ulazom, Osijek, 2000.
- [5] V. Špica, Tehničke upute za rad s autonomnim izmjenjivačem, Osijek, 2000.
- [6] Diplomski rad, I. Valentić, Analiza jedne grane Autonomnog izmjenjivača sa naponskim ulazom, Zagreb, 1998
- [7] http://pdf.datasheetcatalog.com/datasheets/208/484418_DS.pdf, 11.5.2018.
- [8] <http://cdn.instructables.com/FSS/Q6FC/I0NOI8UM/FSSQ6FCI0NOI8UM.MEDIUM.jpg>, 11.5.2018.
- [9] <http://www.circuitbasics.com/wp-content/uploads/2017/07/Arduino-Keypad-Tutorial-4X4-and-3X4-Keypad-Connection-Diagram.png>, 11.5.2018.
- [10] N. Mohan, T.M. Undeland, W.P. Robbins, Power Electronics : Converters, Applications, and Design – 2nd edition, John Wiley & Sons inc., New York, 1995.
- [11] F.L. Lou, H. Ye, M. Rashid, Digital Power Electronics and Applications, Elsevier academic press, Elsevier, 2005

SAŽETAK

Odrađena je teorijska pozadina za dostupnu maketu polumosnog izmjenjivača koji koristi sinusnu pulsno-širinsku modulaciju. Koristeći polumosni spoj smanjuje se broj energetskih komponenata, a samim time i kompleksnost upravljačke logike. Primjenjujući sinusnu pulsno-širinsku modulaciju za upravljanje rada upravljivih ventila (MOSFET-a) postiže se dobivanje sinusnog napona na izlazu izmjenjivača. Prednost ove metode upravljanja je što se može regulirati amplituda i frekvencija osnovnog harmonika napona na izlazu, pa je pogodan za skalarno upravljanje elektromotornih pogona. Nedostatak ove metode upravljanja je što u dobivenoj sinusnoj struji postoji puno harmonika čiji utjecaj se može ublažiti na zanemarive vrijednosti tako da se koriste velike sklopne frekvencije. Odrađeni su teorijski izračuni vrijednosti koje se kasnije uspoređivalo sa rezultatima simulacije izrađenih u programskom paketu MATLAB-a Simulink. Rezultati izračuna i simulacije su potom uspoređeni sa mjerenjima na maketi te se ustvrdilo da maketa je ispravna (nakon izrade novog upravljačkog programa u programskom jeziku C). Na kraju dat je prijedlog kako implementirati Arduino pločicu na maketu kao poboljšanje.

Ključne riječi: izmjenjivač, pulsno-širinska modulacija, MATLAB, SA828, Arduino

ABSTRACT

Pulse-width modulation of autonomous, three-phase voltage inverter

Basic theory is presented for available model of the half-bridge rectifier that uses sine pulse-width modulation. Using half-bridge topology the number of power electronic components is decreased and with that the complexity of control logic. Using sine pulse-width modulation for controlling the MOSFETs it is possible to get sine voltage output on connections of the rectifier. The advantage of this control method is the ability to regulate amplitude and frequency of first order harmonic of voltage output. The disadvantage of this method is a high number of non-first order harmonics in the current output whose impact can almost be nullified by using high frequency switching of power electronics. For the available model theoretical results were calculated and were compared to the results given by the program packet Matlab(Simulink). Later those results were a reference for measured results on the available model. The results of measuring confirmed that the model was working properly (after making new control program via coding in C code). In the end a suggestion was given how to improve the model by adding Arduino programing board to it.

Key words: inverter, pulse-width modulation, PWM, MATLAB, SA828, Arduino

ŽIVOTOPIS

Matija Pavin rođen je 15.1.1994 u Našicama, sa prebivalištem u Podravskoj Moslavini. Srednju školu pohađao je u Osijeku u školi Elektrotehnička i Prometna Škola Osijek na smjeru tehničar za Mehatroniku koju je završio 2012 godine. Nakon srednje škole krenuo je u Osijek, te je studirao na u Elektrotehničkom Fakultetu Osijek. Pohađao je preddiplomski studij elektrotehnike koji je završio 2015 godine. Tema završnog rada je bila „Detekcija izvora viših harmonika metodom superpozicije“. Ime Fakulteta je kasnije preimenovano u Fakultet elektrotehnike, računarstva i informacijskih tehnologija. Školovanje je nastavio na diplomskom studiju smjera industrijske elektroenergetike. Tokom diplomskog studija radio je kao instruktor u Edukosu d.o.o. za predmete na elektrotehničkom fakultetu. Od predmeta držao je instrukcije iz predmeta Signali i sustavi te predmeta Osnovne automatskog upravljanja. Pred završetak studija zaposlio se u tvrtki KMZ-elektro d.o.o. gdje je radio na sastavljanju i ugrađivanju elektro ormara kao i ugrađivanju električnih instalacija u stanovima.

PRILOG 1 – TABLICA IZRAČUNA m_a i m_f

a) $m_f=12$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \ \Omega \quad L=300 \text{ mH} \quad m_a=1$$

Tablica za $m_f=12$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	1	120	800	94,25	1,24E-03
8	400	0,018	2,16	800	753,98	1,64E-05
10	500	0,318	38,16	800	942,48	2,57E-04
12	600	0,601	72,12	800	1130,97	4,34E-04
14	700	0,318	38,16	800	1319,47	2,06E-04
16	800	0,018	2,16	800	1507,96	1,05E-05
19	950	0,033	3,96	800	1790,71	1,68E-05
21	1050	0,212	25,44	800	1979,20	9,93E-05
23	1150	0,181	21,72	800	2167,70	7,83E-05
25	1250	0,181	21,72	800	2356,19	7,27E-05
27	1350	0,212	25,44	800	2544,69	7,95E-05
29	1450	0,033	3,96	800	2733,19	1,16E-05
30	1500	0,044	5,28	800	2827,43	1,50E-05
32	1600	0,157	18,84	800	3015,93	5,03E-05
34	1700	0,062	7,44	800	3204,42	1,88E-05
36	1800	0,113	13,56	800	3392,92	3,24E-05
38	1900	0,062	7,44	800	3581,42	1,69E-05
40	2000	0,157	18,84	800	3769,91	4,07E-05
42	2100	0,044	5,28	800	3958,41	1,09E-05
41	2050	0,05	6	800	3864,16	1,27E-05
43	2150	0,119	14,28	800	4052,65	2,88E-05
45	2250	0,09	10,8	800	4241,15	2,09E-05
47	2350	0,068	8,16	800	4429,65	1,51E-05
49	2450	0,068	8,16	800	4618,14	1,45E-05
51	2550	0,09	10,8	800	4806,64	1,85E-05
53	2650	0,119	14,28	800	4995,13	2,35E-05
55	2750	0,05	6	800	5183,63	9,53E-06

b) $m_f=24$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \ \Omega \quad L=300 \text{ mH} \quad m_a=1$$

Tablica za $m_f=24$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	1	120	800	94,25	1,24E-03
20	1000	0,018	2,16	800	1884,96	8,79E-06
22	1100	0,318	38,16	800	2073,45	1,43E-04
24	1200	0,601	72,12	800	2261,95	2,50E-04
26	1300	0,318	38,16	800	2450,44	1,23E-04
28	1400	0,018	2,16	800	2638,94	6,53E-06
43	2150	0,033	3,96	800	4052,65	7,99E-06
45	2250	0,212	25,44	800	4241,15	4,91E-05
47	2350	0,181	21,72	800	4429,65	4,02E-05
49	2450	0,181	21,72	800	4618,14	3,86E-05
51	2550	0,212	25,44	800	4806,64	4,35E-05
53	2650	0,033	3,96	800	4995,13	6,52E-06
66	3300	0,044	5,28	800	6220,35	7,02E-06
68	3400	0,157	18,84	800	6408,85	2,43E-05
70	3500	0,062	7,44	800	6597,34	9,33E-06
72	3600	0,113	13,56	800	6785,84	1,65E-05
74	3700	0,062	7,44	800	6974,34	8,83E-06
76	3800	0,157	18,84	800	7162,83	2,18E-05
78	3900	0,044	5,28	800	7351,33	5,95E-06
89	4450	0,05	6	800	8388,05	5,93E-06
91	4550	0,119	14,28	800	8576,55	1,38E-05
93	4650	0,09	10,8	800	8765,04	1,02E-05
95	4750	0,068	8,16	800	8953,54	7,56E-06
97	4850	0,068	8,16	800	9142,03	7,41E-06
99	4950	0,09	10,8	800	9330,53	9,61E-06
101	5050	0,119	14,28	800	9519,03	1,25E-05
103	5150	0,05	6	800	9707,52	5,13E-06

c) $m_f=48$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_a=1$$

Tablica za $m_f=48$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	1	120	800	94,25	1,24E-03
44	2200	0,018	2,16	800	4146,90	4,26E-06
46	2300	0,318	38,16	800	4335,40	7,21E-05
48	2400	0,601	72,12	800	4523,89	1,31E-04
50	2500	0,318	38,16	800	4712,39	6,65E-05
52	2600	0,018	2,16	800	4900,88	3,62E-06
91	4550	0,033	3,96	800	8576,55	3,83E-06
93	4650	0,212	25,44	800	8765,04	2,41E-05
95	4750	0,181	21,72	800	8953,54	2,01E-05
97	4850	0,181	21,72	800	9142,03	1,97E-05
99	4950	0,212	25,44	800	9330,53	2,26E-05
101	5050	0,033	3,96	800	9519,03	3,45E-06
138	6900	0,044	5,28	800	13006,19	3,38E-06
140	7000	0,157	18,84	800	13194,69	1,19E-05
142	7100	0,062	7,44	800	13383,18	4,62E-06
144	7200	0,113	13,56	800	13571,68	8,31E-06
146	7300	0,062	7,44	800	13760,18	4,50E-06
148	7400	0,157	18,84	800	13948,67	1,12E-05
150	7500	0,044	5,28	800	14137,17	3,11E-06
185	9250	0,05	6	800	17435,84	2,86E-06
187	9350	0,119	14,28	800	17624,33	6,75E-06
189	9450	0,09	10,8	800	17812,83	5,05E-06
191	9550	0,068	8,16	800	18001,33	3,77E-06
193	9650	0,068	8,16	800	18189,82	3,73E-06
195	9750	0,09	10,8	800	18378,32	4,89E-06
197	9850	0,119	14,28	800	18566,81	6,40E-06
199	9950	0,05	6	800	18755,31	2,66E-06

d) $m_f=96$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \ \Omega \quad L=300 \text{ mH} \quad m_a=1$$

Tablica za $m_f=96$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	1	120	800	94,25	1,24E-03
92	4600	0,018	2,16	800	8670,80	2,07E-06
94	4700	0,318	38,16	800	8859,29	3,57E-05
96	4800	0,601	72,12	800	9047,79	6,62E-05
98	4900	0,318	38,16	800	9236,28	3,43E-05
100	5000	0,018	2,16	800	9424,78	1,90E-06
187	9350	0,033	3,96	800	17624,33	1,87E-06
189	9450	0,212	25,44	800	17812,83	1,19E-05
191	9550	0,181	21,72	800	18001,33	1,00E-05
193	9650	0,181	21,72	800	18189,82	9,94E-06
195	9750	0,212	25,44	800	18378,32	1,15E-05
197	9850	0,033	3,96	800	18566,81	1,78E-06
282	14100	0,044	5,28	800	26577,87	1,65E-06
284	14200	0,157	18,84	800	26766,37	5,86E-06
286	14300	0,062	7,44	800	26954,86	2,30E-06
288	14400	0,113	13,56	800	27143,36	4,16E-06
290	14500	0,062	7,44	800	27331,86	2,27E-06
292	14600	0,157	18,84	800	27520,35	5,70E-06
294	14700	0,044	5,28	800	27708,85	1,59E-06
377	18850	0,05	6	800	35531,41	1,41E-06
379	18950	0,119	14,28	800	35719,91	3,33E-06
381	19050	0,09	10,8	800	35908,40	2,51E-06
383	19150	0,068	8,16	800	36096,90	1,88E-06
385	19250	0,068	8,16	800	36285,40	1,87E-06
387	19350	0,09	10,8	800	36473,89	2,47E-06
389	19450	0,119	14,28	800	36662,39	3,25E-06
391	19550	0,05	6	800	36850,88	1,36E-06

e) $m_f=192$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_a=1$$

Tablica za $m_f=192$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	1	120	800	94,25	1,24E-03
188	9400	0,018	2,16	800	17718,58	1,01E-06
190	9500	0,318	38,16	800	17907,08	1,77E-05
192	9600	0,601	72,12	800	18095,57	3,32E-05
194	9700	0,318	38,16	800	18284,07	1,74E-05
196	9800	0,018	2,16	800	18472,56	9,74E-07
379	18950	0,033	3,96	800	35719,91	9,24E-07
381	19050	0,212	25,44	800	35908,40	5,90E-06
383	19150	0,181	21,72	800	36096,90	5,01E-06
385	19250	0,181	21,72	800	36285,40	4,99E-06
387	19350	0,212	25,44	800	36473,89	5,81E-06
389	19450	0,033	3,96	800	36662,39	9,00E-07
570	28500	0,044	5,28	800	53721,23	8,19E-07
572	28600	0,157	18,84	800	53909,73	2,91E-06
574	28700	0,062	7,44	800	54098,23	1,15E-06
576	28800	0,113	13,56	800	54286,72	2,08E-06
578	28900	0,062	7,44	800	54475,22	1,14E-06
580	29000	0,157	18,84	800	54663,71	2,87E-06
582	29100	0,044	5,28	800	54852,21	8,02E-07
761	38050	0,05	6	800	71722,56	6,97E-07
763	38150	0,119	14,28	800	71911,06	1,65E-06
765	38250	0,09	10,8	800	72099,55	1,25E-06
767	38350	0,068	8,16	800	72288,05	9,41E-07
769	38450	0,068	8,16	800	72476,54	9,38E-07
771	38550	0,09	10,8	800	72665,04	1,24E-06
773	38650	0,119	14,28	800	72853,53	1,63E-06
775	38750	0,05	6	800	73042,03	6,84E-07

f) $m_f=384$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_a=1$$

Tablica za $m_f=384$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	1	120	800	94,25	1,24E-03
380	19000	0,018	2,16	800	35814,16	5,02E-07
382	19100	0,318	38,16	800	36002,65	8,83E-06
384	19200	0,601	72,12	800	36191,15	1,66E-05
386	19300	0,318	38,16	800	36379,64	8,74E-06
388	19400	0,018	2,16	800	36568,14	4,92E-07
763	38150	0,033	3,96	800	71911,06	4,59E-07
765	38250	0,212	25,44	800	72099,55	2,94E-06
767	38350	0,181	21,72	800	72288,05	2,50E-06
769	38450	0,181	21,72	800	72476,54	2,50E-06
771	38550	0,212	25,44	800	72665,04	2,92E-06
773	38650	0,033	3,96	800	72853,53	4,53E-07
1146	57300	0,044	5,28	800	108007,96	4,07E-07
1148	57400	0,157	18,84	800	108196,45	1,45E-06
1150	57500	0,062	7,44	800	108384,95	5,72E-07
1152	57600	0,113	13,56	800	108573,44	1,04E-06
1154	57700	0,062	7,44	800	108761,94	5,70E-07
1156	57800	0,157	18,84	800	108950,43	1,44E-06
1158	57900	0,044	5,28	800	109138,93	4,03E-07
1529	76450	0,05	6	800	144104,86	3,47E-07
1531	76550	0,119	14,28	800	144293,35	8,25E-07
1533	76650	0,09	10,8	800	144481,85	6,23E-07
1535	76750	0,068	8,16	800	144670,34	4,70E-07
1537	76850	0,068	8,16	800	144858,84	4,69E-07
1539	76950	0,09	10,8	800	145047,33	6,20E-07
1541	77050	0,119	14,28	800	145235,83	8,19E-07
1543	77150	0,05	6	800	145424,32	3,44E-07

g) $m_a=1$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \ \Omega \quad L=300 \text{ mH} \quad m_f=24$$

Tablica za $m_a=1$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	1	120	800	94,25	1,24E-03
20	1000	0,018	2,16	800	1884,96	8,79E-06
22	1100	0,318	38,16	800	2073,45	1,43E-04
24	1200	0,601	72,12	800	2261,95	2,50E-04
26	1300	0,318	38,16	800	2450,44	1,23E-04
28	1400	0,018	2,16	800	2638,94	6,53E-06
43	2150	0,033	3,96	800	4052,65	7,99E-06
45	2250	0,212	25,44	800	4241,15	4,91E-05
47	2350	0,181	21,72	800	4429,65	4,02E-05
49	2450	0,181	21,72	800	4618,14	3,86E-05
51	2550	0,212	25,44	800	4806,64	4,35E-05
53	2650	0,033	3,96	800	4995,13	6,52E-06
66	3300	0,044	5,28	800	6220,35	7,02E-06
68	3400	0,157	18,84	800	6408,85	2,43E-05
70	3500	0,062	7,44	800	6597,34	9,33E-06
72	3600	0,113	13,56	800	6785,84	1,65E-05
74	3700	0,062	7,44	800	6974,34	8,83E-06
76	3800	0,157	18,84	800	7162,83	2,18E-05
78	3900	0,044	5,28	800	7351,33	5,95E-06
89	4450	0,05	6	800	8388,05	5,93E-06
91	4550	0,119	14,28	800	8576,55	1,38E-05
93	4650	0,09	10,8	800	8765,04	1,02E-05
95	4750	0,068	8,16	800	8953,54	7,56E-06
97	4850	0,068	8,16	800	9142,03	7,41E-06
99	4950	0,09	10,8	800	9330,53	9,61E-06
101	5050	0,119	14,28	800	9519,03	1,25E-05
103	5150	0,05	6	800	9707,52	5,13E-06

h) $m_a=0,8$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_f=24$$

Tablica za $m_a=0,8$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	0,8	96	800	94,25	9,93E-04
20	1000	0	0	800	1884,96	0,00E+00
22	1100	0,22	26,4	800	2073,45	9,90E-05
24	1200	0,818	98,16	800	2261,95	3,41E-04
26	1300	0,22	26,4	800	2450,44	8,53E-05
28	1400	0	0	800	2638,94	0,00E+00
43	2150	0,013	1,56	800	4052,65	3,15E-06
45	2250	0,139	16,68	800	4241,15	3,22E-05
47	2350	0,314	37,68	800	4429,65	6,98E-05
49	2450	0,314	37,68	800	4618,14	6,70E-05
51	2550	0,139	16,68	800	4806,64	2,85E-05
53	2650	0,013	1,56	800	4995,13	2,57E-06
66	3300	0,016	1,92	800	6220,35	2,55E-06
68	3400	0,104	12,48	800	6408,85	1,61E-05
70	3500	0,176	21,12	800	6597,34	2,65E-05
72	3600	0,171	20,52	800	6785,84	2,50E-05
74	3700	0,176	21,12	800	6974,34	2,51E-05
76	3800	0,104	12,48	800	7162,83	1,44E-05
78	3900	0,016	1,92	800	7351,33	2,16E-06
89	4450	0,017	2,04	800	8388,05	2,02E-06
91	4550	0,084	10,08	800	8576,55	9,75E-06
93	4650	0,115	13,8	800	8765,04	1,31E-05
95	4750	0,105	12,6	800	8953,54	1,17E-05
97	4850	0,105	12,6	800	9142,03	1,14E-05
99	4950	0,115	13,8	800	9330,53	1,23E-05
101	5050	0,084	10,08	800	9519,03	8,79E-06
103	5150	0,017	2,04	800	9707,52	1,75E-06

i) $m_a=0,6$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \ \Omega \quad L=300 \text{ mH} \quad m_f=24$$

Tablica za $m_a=0,6$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	0,6	72	800	94,25	7,45E-04
20	1000	0	0	800	1884,96	0,00E+00
22	1100	0,131	15,72	800	2073,45	5,89E-05
24	1200	1,006	120,72	800	2261,95	4,19E-04
26	1300	0,131	15,72	800	2450,44	5,08E-05
28	1400	0	0	800	2638,94	0,00E+00
43	2150	0	0	800	4052,65	0,00E+00
45	2250	0,071	8,52	800	4241,15	1,65E-05
47	2350	0,37	44,4	800	4429,65	8,22E-05
49	2450	0,37	44,4	800	4618,14	7,89E-05
51	2550	0,071	8,52	800	4806,64	1,46E-05
53	2650	0	0	800	4995,13	0,00E+00
66	3300	0	0	800	6220,35	0,00E+00
68	3400	0,047	5,64	800	6408,85	7,28E-06
70	3500	0,203	24,36	800	6597,34	3,05E-05
72	3600	0,083	9,96	800	6785,84	1,21E-05
74	3700	0,203	24,36	800	6974,34	2,89E-05
76	3800	0,047	5,64	800	7162,83	6,52E-06
78	3900	0	0	800	7351,33	0,00E+00
89	4450	0	0	800	8388,05	0,00E+00
91	4550	0,034	4,08	800	8576,55	3,95E-06
93	4650	0,132	15,84	800	8765,04	1,50E-05
95	4750	0,008	0,96	800	8953,54	8,90E-07
97	4850	0,008	0,96	800	9142,03	8,72E-07
99	4950	0,132	15,84	800	9330,53	1,41E-05
101	5050	0,034	4,08	800	9519,03	3,56E-06
103	5150	0	0	800	9707,52	0,00E+00

j) $m_a=0,4$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \ \Omega \quad L=300 \text{ mH} \quad m_f=24$$

Tablica za $m_a=0,4$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	0,4	48	800	94,25	4,97E-04
20	1000	0	0	800	1884,96	0,00E+00
22	1100	0,061	7,32	800	2073,45	2,74E-05
24	1200	1,15	138	800	2261,95	4,79E-04
26	1300	0,061	7,32	800	2450,44	2,37E-05
28	1400	0	0	800	2638,94	0,00E+00
43	2150	0	0	800	4052,65	0,00E+00
45	2250	0,024	2,88	800	4241,15	5,56E-06
47	2350	0,326	39,12	800	4429,65	7,24E-05
49	2450	0,326	39,12	800	4618,14	6,96E-05
51	2550	0,024	2,88	800	4806,64	4,93E-06
53	2650	0	0	800	4995,13	0,00E+00
66	3300	0	0	800	6220,35	0,00E+00
68	3400	0,012	1,44	800	6408,85	1,86E-06
70	3500	0,139	16,68	800	6597,34	2,09E-05
72	3600	0,123	14,76	800	6785,84	1,80E-05
74	3700	0,139	16,68	800	6974,34	1,98E-05
76	3800	0,012	1,44	800	7162,83	1,66E-06
78	3900	0	0	800	7351,33	0,00E+00
89	4450	0	0	800	8388,05	0,00E+00
91	4550	0	0	800	8576,55	0,00E+00
93	4650	0,07	8,4	800	8765,04	7,95E-06
95	4750	0,157	18,84	800	8953,54	1,75E-05
97	4850	0,157	18,84	800	9142,03	1,71E-05
99	4950	0,07	8,4	800	9330,53	7,47E-06
101	5050	0	0	800	9519,03	0,00E+00
103	5150	0	0	800	9707,52	0,00E+00

k) $m_a=0,2$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad f_1=50 \text{ Hz} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_f=24$$

Tablica za $m_a=0,2$

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	50	0,2	24	800	94,25	2,48E-04
20	1000	0	0	800	1884,96	0,00E+00
22	1100	0,016	1,92	800	2073,45	7,20E-06
24	1200	1,242	149,04	800	2261,95	5,18E-04
26	1300	0,016	1,92	800	2450,44	6,21E-06
28	1400	0	0	800	2638,94	0,00E+00
43	2150	0	0	800	4052,65	0,00E+00
45	2250	0	0	800	4241,15	0,00E+00
47	2350	0,19	22,8	800	4429,65	4,22E-05
49	2450	0,19	22,8	800	4618,14	4,05E-05
51	2550	0	0	800	4806,64	0,00E+00
53	2650	0	0	800	4995,13	0,00E+00
66	3300	0	0	800	6220,35	0,00E+00
68	3400	0	0	800	6408,85	0,00E+00
70	3500	0,044	5,28	800	6597,34	6,62E-06
72	3600	0,335	40,2	800	6785,84	4,90E-05
74	3700	0,044	5,28	800	6974,34	6,27E-06
76	3800	0	0	800	7162,83	0,00E+00
78	3900	0	0	800	7351,33	0,00E+00
89	4450	0	0	800	8388,05	0,00E+00
91	4550	0	0	800	8576,55	0,00E+00
93	4650	0,012	1,44	800	8765,04	1,36E-06
95	4750	0,163	19,56	800	8953,54	1,81E-05
97	4850	0,163	19,56	800	9142,03	1,78E-05
99	4950	0,012	1,44	800	9330,53	1,28E-06
101	5050	0	0	800	9519,03	0,00E+00
103	5150	0	0	800	9707,52	0,00E+00

l) $f_1=50 \text{ Hz}$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_a=0,6 \quad m_f=24$$

Tablica za $f_1=50 \text{ Hz}$

harmonik	$f \text{ [Hz]}$	$U(n) \text{ [%]}$	$U(n) \text{ [V]}$	$Z(n) \text{ [}\Omega\text{]}$		$I(n) \text{ [A]}$
				Re	Im	
1	50	0,6	72	800	94,25	7,45E-04
20	1000	0	0	800	1884,96	0,00E+00
22	1100	0,131	15,72	800	2073,45	5,89E-05
24	1200	1,006	120,72	800	2261,95	4,19E-04
26	1300	0,131	15,72	800	2450,44	5,08E-05
28	1400	0	0	800	2638,94	0,00E+00
43	2150	0	0	800	4052,65	0,00E+00
45	2250	0,071	8,52	800	4241,15	1,65E-05
47	2350	0,37	44,4	800	4429,65	8,22E-05
49	2450	0,37	44,4	800	4618,14	7,89E-05
51	2550	0,071	8,52	800	4806,64	1,46E-05
53	2650	0	0	800	4995,13	0,00E+00
66	3300	0	0	800	6220,35	0,00E+00
68	3400	0,047	5,64	800	6408,85	7,28E-06
70	3500	0,203	24,36	800	6597,34	3,05E-05
72	3600	0,083	9,96	800	6785,84	1,21E-05
74	3700	0,203	24,36	800	6974,34	2,89E-05
76	3800	0,047	5,64	800	7162,83	6,52E-06
78	3900	0	0	800	7351,33	0,00E+00
89	4450	0	0	800	8388,05	0,00E+00
91	4550	0,034	4,08	800	8576,55	3,95E-06
93	4650	0,132	15,84	800	8765,04	1,50E-05
95	4750	0,008	0,96	800	8953,54	8,90E-07
97	4850	0,008	0,96	800	9142,03	8,72E-07
99	4950	0,132	15,84	800	9330,53	1,41E-05
101	5050	0,034	4,08	800	9519,03	3,56E-06
103	5150	0	0	800	9707,52	0,00E+00

m) $f_1=75 \text{ Hz}$

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_a=0,6 \quad m_f=24$$

Tablica za $f_1=75 \text{ Hz}$

harmonik	$f [\text{Hz}]$	$U(n) [\%]$	$U(n) [\text{V}]$	$Z(n) [\Omega]$		$I(n) [\text{A}]$
				Re	Im	
1	75	0,6	72	800	141,37	7,39E-04
20	1500	0	0	800	2827,43	0,00E+00
22	1650	0,131	15,72	800	3110,18	4,08E-05
24	1800	1,006	120,72	800	3392,92	2,89E-04
26	1950	0,131	15,72	800	3675,66	3,48E-05
28	2100	0	0	800	3958,41	0,00E+00
43	3225	0	0	800	6078,98	0,00E+00
45	3375	0,071	8,52	800	6361,73	1,11E-05
47	3525	0,37	44,4	800	6644,47	5,53E-05
49	3675	0,37	44,4	800	6927,21	5,31E-05
51	3825	0,071	8,52	800	7209,96	9,79E-06
53	3975	0	0	800	7492,70	0,00E+00
66	4950	0	0	800	9330,53	0,00E+00
68	5100	0,047	5,64	800	9613,27	4,87E-06
70	5250	0,203	24,36	800	9896,02	2,04E-05
72	5400	0,083	9,96	800	10178,76	8,13E-06
74	5550	0,203	24,36	800	10461,50	1,93E-05
76	5700	0,047	5,64	800	10744,25	4,36E-06
78	5850	0	0	800	11026,99	0,00E+00
89	6675	0	0	800	12582,08	0,00E+00
91	6825	0,034	4,08	800	12864,82	2,64E-06
93	6975	0,132	15,84	800	13147,57	1,00E-05
95	7125	0,008	0,96	800	13430,31	5,95E-07
97	7275	0,008	0,96	800	13713,05	5,82E-07
99	7425	0,132	15,84	800	13995,80	9,42E-06
101	7575	0,034	4,08	800	14278,54	2,38E-06
103	7725	0	0	800	14561,28	0,00E+00

n) $f_1=100$ Hz

Vrijednosti koje se drže konstantne:

$$E=240 \text{ V} \quad R=800 \text{ } \Omega \quad L=300 \text{ mH} \quad m_a=0,6 \quad m_f=24$$

Tablica za $f_1=100$ Hz

harmonik	f [Hz]	$U(n)$ [%]	$U(n)$ [V]	$Z(n)$ [Ω]		$I(n)$ [A]
				Re	Im	
1	100	0,6	72	800	188,50	7,30E-04
20	2000	0	0	800	3769,91	0,00E+00
22	2200	0,131	15,72	800	4146,90	3,10E-05
24	2400	1,006	120,72	800	4523,89	2,19E-04
26	2600	0,131	15,72	800	4900,88	2,64E-05
28	2800	0	0	800	5277,88	0,00E+00
43	4300	0	0	800	8105,31	0,00E+00
45	4500	0,071	8,52	800	8482,30	8,33E-06
47	4700	0,37	44,4	800	8859,29	4,16E-05
49	4900	0,37	44,4	800	9236,28	3,99E-05
51	5100	0,071	8,52	800	9613,27	7,36E-06
53	5300	0	0	800	9990,26	0,00E+00
66	6600	0	0	800	12440,71	0,00E+00
68	6800	0,047	5,64	800	12817,70	3,66E-06
70	7000	0,203	24,36	800	13194,69	1,54E-05
72	7200	0,083	9,96	800	13571,68	6,11E-06
74	7400	0,203	24,36	800	13948,67	1,45E-05
76	7600	0,047	5,64	800	14325,66	3,28E-06
78	7800	0	0	800	14702,65	0,00E+00
89	8900	0	0	800	16776,10	0,00E+00
91	9100	0,034	4,08	800	17153,10	1,98E-06
93	9300	0,132	15,84	800	17530,09	7,52E-06
95	9500	0,008	0,96	800	17907,08	4,46E-07
97	9700	0,008	0,96	800	18284,07	4,37E-07
99	9900	0,132	15,84	800	18661,06	7,07E-06
101	10100	0,034	4,08	800	19038,05	1,78E-06
103	10300	0	0	800	19415,04	0,00E+00

PRILOG 2 – PROGRAMSKI KOD U JEZIKU C

```
#include <stdio.h>
#include <alloc.h>
#include <conio.h>

struct bin
{
    unsigned int bit : 1;
}data[11];

void editSetup(int *init, float *parametar);
void unos(int *control, float *parametar);
void initCalc(int *ulaz, int *izlaz);
void controlCalc(int *ulaz, int *izlaz);
void chipIni(int *regI);
void chipControl(int *regD);

unsigned int potencija[8] = { 1, 2, 4, 8, 16, 32, 64, 128 };

void main()
{
    int *ulazInit;          // (ulazInit + i) => 0 - CFS, 1 - FRS, 2 - PDY, 3 - PDT, 4 - CR
| pisu se u register R4
    int *ulazControl;      // (ulazControl + i) => 0 - F/R, 1 - OVM, 2 - INH, 3 - PFS, 4 -
AMP | pisu se u register R3
    int *izlazControl; // privremeni registri R0, R1, R2 pogonskog rada
    int *izlazInit;      // privremeni registri R0, R1, R2 inicijalizacije
    float *podatci;      // (podatci + i) => 0 - fCARR, 1 - fRANGE, 2 - t_pdy, 3 -
t_pd, 4 - fPOWER, 5 - ma

    char ans1, ans2;
    int i;

    //zauzimanje memorije
    ulazControl = (int *)calloc(5, sizeof(int));
    ulazInit = (int *)calloc(5, sizeof(int));
    izlazControl = (int *)calloc(3, sizeof(int));
    izlazInit = (int *)calloc(3, sizeof(int));
    podatci = (float *)calloc(6, sizeof(float));

    //petlja cijelog programa
    do
    {

        //resetiranje chipa (sa RST) i inicijalizacija
        outp(0X37a, 0);          //svi 0
```

```

outp(0X37a, 3);                //pin 1 (WR) , pin 14 (ALE)
outp(0x37a, 2);                //pin 14 (ALE)
outp(0x378, 255);              //svi data = 1

//naslov
system("CLS");
printf("\n\tProgram za upravljanje SA8281 PWM generatorom");
printf("\n\tMatija Pavin, Osijek 2017\n\tmatija.pavin94@gmail.com\n");
for (i = 0; i < 80; i++)
    printf("=");

do
{
    //unos parametra inicijalizacije
    editSetup(ulazInit, podatci);

    //prikaz podatka inicijalizacije
    system("CLS");
    printf("\n\n\tInicijalizirani podatci:\n\n");
    printf("\tSklopna frekvencija      : %f [Hz]\n", *(podatci + 0));
    printf("\tMax. modulirana frekvencija : %f [Hz]\n\n", *(podatci + 1));
    printf("\tVrijeme pomaka impulsa   : %.2e [s]\n", *(podatci + 2));
    printf("\tVrijeme najkraceg impulsa : %.2e [s]\n", *(podatci + 3));
    printf("\n\n\tPromijena parametra inicijalizacije? [Y/N] : ");
    scanf(" %c", &ans2);
    system("CLS");
} while (ans2 == 'y' || ans2 == 'Y');

//izracun podataka za R0,R1,R2 za slanje R4
initCalc(ulazInit, izlazInit);

//slanje inicijalizacije u R4 i INH=0 u R3
chipIni(izlazInit);

do
{
    //unos podataka pogonskog rada
    unos(ulazControl, podatci);

    //izracun podataka za slanje u R3
    controlCalc(ulazControl, izlazControl);

    //unos u chip
    chipControl(izlazControl);
}

```

```

system("CLS");
printf("\n\n");
printf("\tSklopna frekvencija      : %f [Hz]\n", *(podatci + 0));
printf("\tMax frekvencija modulacije : %f [Hz]\n", *(podatci + 1));
for (i = 0; i < 80; i++)
    printf("=");
printf("\n\tUnesi zeljenu frekvenciju [0 - %.2f] [Hz] : %f", *(podatci +
1), *(podatci + 4));
printf("\n\n\tUnesi zeljenu dubinu modulacije ma [0 - 2] : %f",
*(podatci + 5));
printf("\n\n\tPromijena parametra? [Y/N] : ");
scanf(" %c", &ans2);

} while (ans2 == 'y' || ans2 == 'Y');

```

```

printf("\n");
for (i = 0; i < 80; i++)
    printf("=");
printf("\n\t\t>>Odabirom Y ugasiti ce se izlazi<<\n");
printf("\n\tPromijena inicijaliziranih parametara [Y/N] : ");
scanf(" %c", &ans1);
} while (ans1 == 'y' || ans1 == 'Y');

```

```

}

```

```

void editSetup(int *init, float *parametar)

```

```

{

```

```

    float f;
    int error = 0;
    int i;

```

```

    //unos CFS

```

```

    do
    {

```

```

        printf("\n\tParametar CFS odreduje sklopnu frekvenciju,\n\ta time i najveću
moguću moduliranu frekvenciju\n\n");

```

```

        printf("\t|-----|\n");

```

```

        printf("\t|   CFS   | 5 | 4 | 3 | 2 | 1 | 0 | |\n");

```

```

        printf("\t|-----|\n");

```

```

        printf("\t| fs [kHz] | 0,610 | 1,221 | 2,441 | 4,883 | 9,766 | 19,531 |\n");

```

```

        printf("\t|-----|\n");

```

```

        printf("\t| fmax [kHz] | 0,102 | 0,203 | 0,407 | 0,814 | 1,628 | 3,255 |\n");

```

```

        printf("\t|-----|\n");

```

```

if (error == 1)
    printf("\n\t>>NEISPRAVANO UNESEN CFS, PONOVI UNOS<<");
printf("\n\n\tUNESI ZELJENI CFS : ");
scanf("%d", (init + 0));
if (*(init + 0) < 0 || *(init + 0) > 5)
{
    error = 1;
    system("CLS");
}
else
    error = 0;
} while (error == 1);

//racun fCARR = 10000000 / (512 * 2^CFS)
*(parametar + 0) = 10000000 / (float)(512 * potencija[*(init + 0)]);

//unos FRS
do
{
    system("CLS");
    printf("\n\tParametar FRS služi za odabir najveće moguće modulirane
frekvencije.");
    printf("\n\tSa manjim FRS se postize finija kontrola frekvencije.");
    printf("\n\t( f1 max dijeli se na 4096 koraka pri pogonskom radu )\n\n");
    printf(" |-----|\n");
    printf(" |  FRS  | 0 | 1 | 2 | 3 | 4 | 5 | 6  |\n");
    printf(" |-----+-----+-----+-----+-----+-----+-----|\n");
    printf(" | f1 max [Hz] |");
    for (i = 0; i < 7; i++)
    {
        f = *(parametar + 0) / 384 * potencija[i];
        printf("%7.2f|", f);
    }
    printf("\n |-----+-----+-----+-----+-----+-----+-----|\n");
    if (error == 1)
        printf("\n\t>>NEISPRAVANO UNESEN FRS, PONOVI UNOS<<");
    printf("\n\n\tUNESI ZELJENI FRS : ");
    scanf("%d", (init + 1));
    if (*(init + 1) < 0 || *(init + 1) > 6)
        error = 1;
    else
        error = 0;
} while (error == 1);

//racun fRANGE = fCARR / 385 * 2^FRS
*(parametar + 1) = *(parametar + 0) / 385 * potencija[*(init + 1)];

```

```

//unos pdy (pulse delay)
do
{
    system("CLS");
    printf("\n\tParametar pdy odreduje vremenski pomak svih rastucih bridova");
    printf("\n\n\t|-----|\n");
    printf("\t| pdy | 1 | ... | 64 |\n");
    printf("\t|-----+-----+-----+-----|\n");
    printf("\t| delay [s] | %.2e | ... | %.2e |\n", 1 / (*(parametar + 0) * 512), 64 /
(*(parametar + 0) * 512));
    printf("\t|-----|\n");
    if (error == 1)
        printf("\n\tNEISPRAVANO UNESEN pdy, PONOVI UNOS");
    printf("\n\n\tUNESI ZELJENI pdy : ");
    scanf("%d", (init + 2));
    if (*(init + 2) < 1 || *(init + 2) > 64)
        error = 1;
    else
        error = 0;
} while (error == 1);

//izracun t_pdy
*(parametar + 2) = *(init + 2) / (*(parametar + 0) * 512);
// izracun PDY(PDY = 111111 odgovara pdy = 1)
*(init + 2) = 64 - *(init + 2);

//unos pdt (pulse deletion)
do
{
    system("CLS");
    printf("\n\tParametar pdt odreduje najkrace vrijeme trajanja impulsa");
    printf("\n\n\t|-----|\n");
    printf("\t| pdt | 1 | ... | 128 |\n");
    printf("\t|-----+-----+-----+-----|\n");
    printf("\t| delay [s] | %.2e | ... | %.2e |\n", 1 / (*(parametar + 0) * 512), 128 /
(*(parametar + 0) * 512));
    printf("\t|-----|\n");
    if (error == 1)
        printf("\n\tNEISPRAVANO UNESEN pdt, PONOVI UNOS");
    printf("\n\n\tUNESI ZELJENI pdt : ");
    scanf("%d", (init + 3));
    if (*(init + 3) < 1 || *(init + 3) > 128)
        error = 1;
    else
        error = 0;
} while (error == 1);

```



```

//izracun t_pd
*(parametar + 3) = *(init + 3) / (*(parametar + 0) * 512);
//izracun PDT ( PDT = 1111111 odgovara pdt = 1)
*(init + 3) = 128 - *(init + 3);

//CR == 0 uzrokuje resetiranje kuta 1. faze (red) dokle god je na 0
*(init + 4) = 1;
}

void unos(int *control, float *parametar)
{
    int i;
    int error = 0;

    //unos zeljene frekvencije (fPOWER)
    do
    {
        system("CLS");
        printf("\n\n");
        printf("\tSklopna frekvencija      : %f [Hz]\n", *(parametar + 0));
        printf("\tMax frekvencija modulacije : %f [Hz]\n", *(parametar + 1));
        for (i = 0; i < 80; i++)
            printf("=");
        if (error == 1)
            printf("\n\t>>>NEISPRAVNO UNESENA FREKVENCIJA, PONOVI
UNOS\n<<<");
        printf("\n\tUnesi zeljenu frekvenciju [0 - %.2f] [Hz] : ", *(parametar + 1));
        scanf("%f", (parametar + 4));
        if (*(parametar + 4) < 0 || *(parametar + 4) > *(parametar + 1))
            error = 1;
        else
            error = 0;
    } while (error == 1);

    //racun PFS
    *(control + 3) = (*(parametar + 4) * 4096) / *(parametar + 1);

    //unos zeljene dubine modulacije (amplitude)
    do
    {
        system("CLS");
        printf("\n\n");
        printf("\tSklopna frekvencija      : %f [Hz]\n", *(parametar + 0));
        printf("\tMax frekvencija modulacije : %f [Hz]\n", *(parametar + 1));
        for (i = 0; i < 80; i++)
            printf("=");
    }

```

```

        printf("\n\tUnesi zeljenu frekvenciju [0 - %.2f] [Hz] : %f", *(parametar + 1),
*(parametar + 4));
        if (error == 1)
            printf("\n\t>>NEISPRAVNO UNESENA DUBINA MODULACIJE,
PONOVI UNOS<<");
        printf("\n\tUnesi zeljenu dubinu modulacije ma [0 - 2] : ");
        scanf("%f", (parametar + 5));
        if (*(parametar + 5) < 0 || *(parametar + 5) > 2)
            error = 1;
        else
            error = 0;
    } while (error == 1);

//izracun AMP i OM
if (*(parametar + 5) > 1)
{
    *(control + 1) = 1;
    *(control + 4) = ((*(parametar + 5) - 1) * 255);
}
else
{
    *(control + 1) = 0;
    *(control + 4) = (*(parametar + 5) * 255);
}

//ostale faze nisu spojene pa F/R nema smisla mijenjati
*(control + 0) = 0;
//INH ukljucuje izlaze PWM generatora
*(control + 2) = 1;
}

void initCalc(int *ulaz, int *izlaz)
{
    // lokacija    | 128 | 64 | 32 | 16 | 8 | 4 | 2 | 1 |
    // register R0 => | CR | PDT6 | PDT5 | PDT4 | PDT3 | PDT2 | PDT1 | PDT0 |
    // register R1 => | FRS2 | FRS1 | FRS0 | X | X | CFS2 | CFS1 | CFS0 |
    // register R2 => | X | X | PDY5 | PDY4 | PDY3 | PDY2 | PDY1 | PDY0 |
    *(izlaz + 0) = *(ulaz + 4) * 128 + *(ulaz + 3); //R0 = 128 * CR + PDT
    *(izlaz + 1) = *(ulaz + 1) * 32 + *(ulaz + 0); //R1 = 32 * FRS + CFS
    *(izlaz + 2) = *(ulaz + 2); //R3 = PDY
}

void controlCalc(int *ulaz, int *izlaz)
{
    // lokacija    | 128 | 64 | 32 | 16 | 8 | 4 | 2 | 1 |
    // register R0 => | PFS7 | PFS6 | PFS5 | PFS4 | PFS3 | PFS2 | PFS1 | PFS0 |
    // register R1 => | F/R | OM | INH | X | PFS11 | PFS10 | PFS9 | PFS8 |

```

```

// register R2 => | AMP7 | AMP6 | AMP5 | AMP4 | AMP3 | AMP2 | AMP1 | AMP0 |
int i;
int freq1 = 0;
int freq2 = 0;

unsigned int ost;
unsigned int temp;

//resetiranje polja za racun frekvencije
for (i = 0; i < 12; i++)
{
    data[i].bit = 0;
}

//pretvorba PFS u binarni broj (12bitova)
temp = *(ulaz + 3);
for (i = 0; i < 12; i++)
{
    ost = temp % 2;
    data[i].bit = ost;
    temp = temp / 2;
    if (temp == 0) break;
}

//dio PFS za R0 registar
for (i = 0; i < 8; i++)
    freq1 = freq1 + data[i].bit * potencija[i];

//dio PFS za R1 registar
for (i = 8; i < 12; i++)
    freq2 = freq2 + data[i].bit * potencija[i - 8];

//podatci za registre R0, R1, R2
*(izlaz + 0) = freq1;
*(izlaz + 1) = *(ulaz + 0) * 128 + *(ulaz + 1) * 64 + *(ulaz + 2) * 32 + freq2;
*(izlaz + 2) = *(ulaz + 4);
}

void chipIni(int *regI)
{
    int i;

    //upis inicijalizacije
    for (i = 0; i < 3; i++)
    {
        outp(0x37a, 8); //pin 17 (CS)
    }
}

```

```

        outp(0x378, i);                //adresa registra R0,R1,R2
        outp(0x37a, 10);               //14 (ALE), pin 17 (CS)
        outp(0x37a, 11);              //pin 14 (ALE), pin 17 (CS), pin 1 (WR)
        outp(0x378, *(regI + i));     //data registra R0,R1,R2
        outp(0x37a, 10);               //pin 14 (ALE), pin 17 (CS)
        outp(0x37a, 2);               //pin 14 (ALE)
    }

```

```

    outp(0x37a, 8);                   //pin 17 (CS)
    outp(0x378, 4);                   //odabir registra R4
    outp(0x37a, 10);                  //pin 14 (ALE), pin 17 (CS)
    outp(0x37a, 11);                  //pin 14 (ALE), pin 17 (CS), pin 1 (WR)
    outp(0x378, 255);                 //nebitno sta se pisuje unutra
    outp(0x37a, 10);                  //pin 14 (ALE), pin 17 (CS)
    outp(0x37a, 2);                   //pin 14 (ALE)

```

//upis sve 0 u R3 registar (cilj da bude INH = 0)

for (i = 0; i < 3; i++)

```

{
    outp(0x37a, 8);                   //pin 17 (CS)
    outp(0x378, i);                   //adresa registra R0,R1,R2
    outp(0x37a, 10);                  //pin 14 (ALE), pin 17 (CS)
    outp(0x37a, 11);                  //pin 14 (ALE), pin 17 (CS), pin 1 (WR)
    outp(0x378, 0);                   //data registra R0,R1,R2 = 0
    outp(0x37a, 10);                  //pin 14 (ALE), pin 17 (CS)
    outp(0x37a, 2);                   //pin 14 (ALE)
}

```

```

    outp(0x37a, 8);                   //pin 17 (CS)
    outp(0x378, 3);                   //odabir registra R3
    outp(0x37a, 10);                  //pin 14 (ALE), pin 17 (CS)
    outp(0x37a, 11);                  //pin 14 (ALE), pin 17 (CS), pin 1 (WR)
    outp(0x378, 255);                 //nebitno sta se pisuje unutra
    outp(0x37a, 10);                  //pin 14 (ALE), pin 17 (CS)
    outp(0x37a, 2);                   //pin 14 (ALE)

```

//RST ulaz je inveritran, pa kad je RST ulaz = 1 tada je iskljucen

```

    outp(0x37a, 6);                   //pin 14 (ALE), pin 16 (RST)

```

}

void chipControl(int *regD)

{

int i;

//unos u R3

```

for (i = 0; i < 3; i++)
{
    outp(0x37a, 12);           //pin 17 (CS), pin 16 (RST)
    outp(0x378, i);           //adresa registra R0,R1,R2
    outp(0x37a, 14);          //pin 14 (ALE), pin 17 (CS), pin 16 (RST)
    outp(0x37a, 15);          //pin 14 (ALE), pin 17 (CS), pin 1 (WR),
pin 16 (RST)
    outp(0x378, *(regD + i)); //data registra R0,R1,R2
    outp(0x37a, 14);          //pin 14 (ALE), pin 17 (CS), pin 16 (RST)
    outp(0x37a, 6);           //pin 14 (ALE), pin 16 (RST)
}

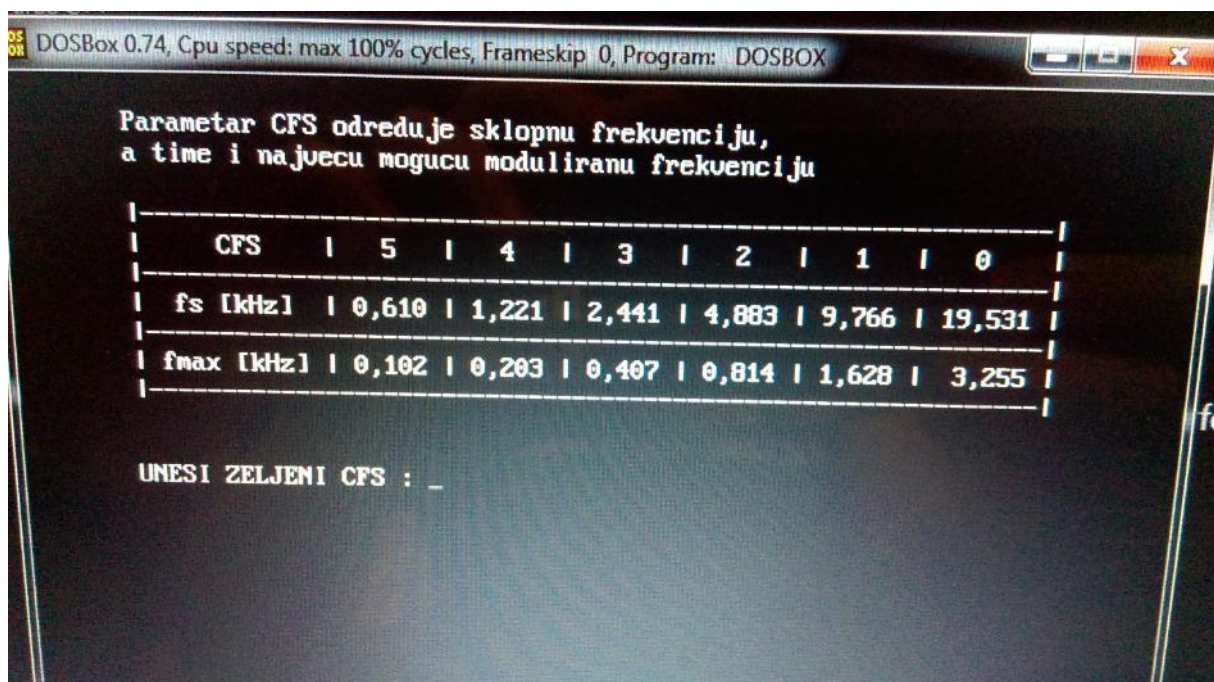
outp(0x37a, 12);           //pin 17 (CS), pin 16 (RST)
outp(0x378, 3);             //odabir registra R3
outp(0x37a, 14);           //pin 14 (ALE), pin 17 (CS), pin 16 (RST)
outp(0x37a, 15);           //pin 14 (ALE), pin 17 (CS), pin 1 (WR), pin 16 (RST)
outp(0x378, 255);          //nebitno sta se pisuje unutra, pin 16 (RST)
outp(0x37a, 14);           //pin 14 (ALE), pin 17 (CS), pin 16 (RST)
outp(0x37a, 6);           //pin 14 (ALE), pin 16 (RST)
}

```

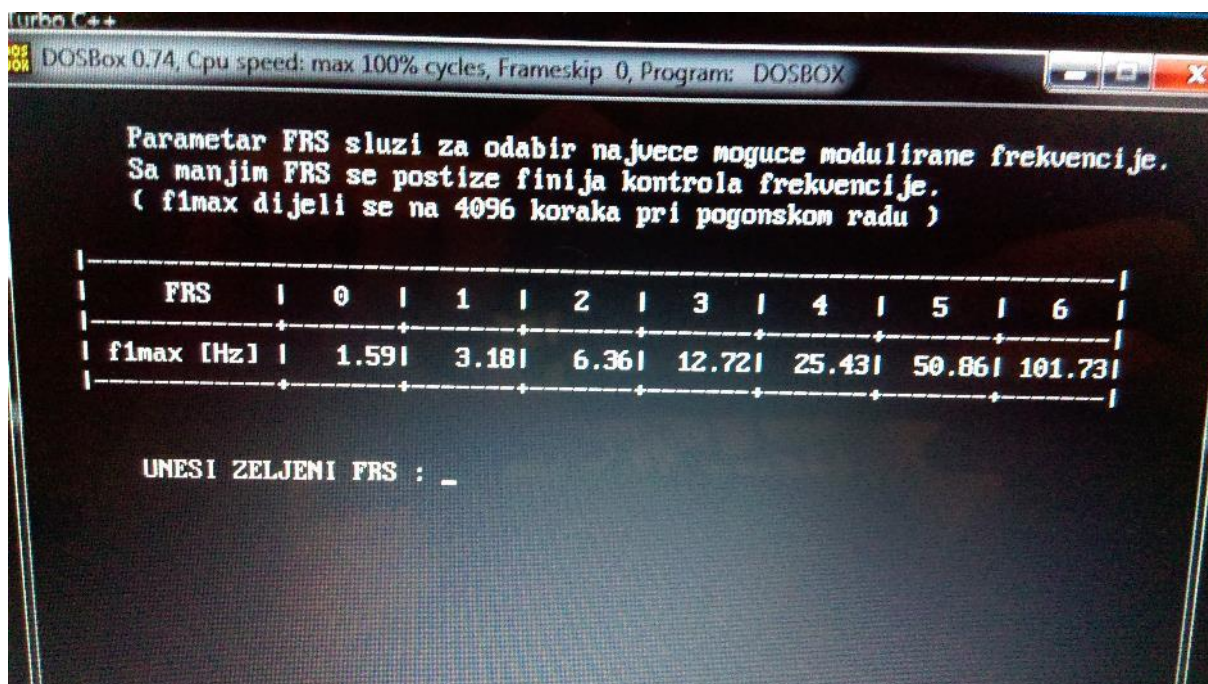
PRILOG 3 – PRIMJER KORIŠTENJA PROGRAMA

Prilikom pokretanja programa (prije nego se bilo što ispiše na ekran) program sam uključi „RST“ nožicu na integriranom krugu čime se ugase izlazi za kontroliranje MOSFET-a. Najprije se vrši inicijalizacija osnovnih podataka koje je potrebo samo jednom upisati. Potom se kreće sa pogonskim radom gdje unaša se željena frekvencija osnovnog harmonika i dubina modulacije o kojoj će ovisi iznos amplitude osnovnog harmonika ovisno o naponu na istosmjernom ulazu izmjenjivača.

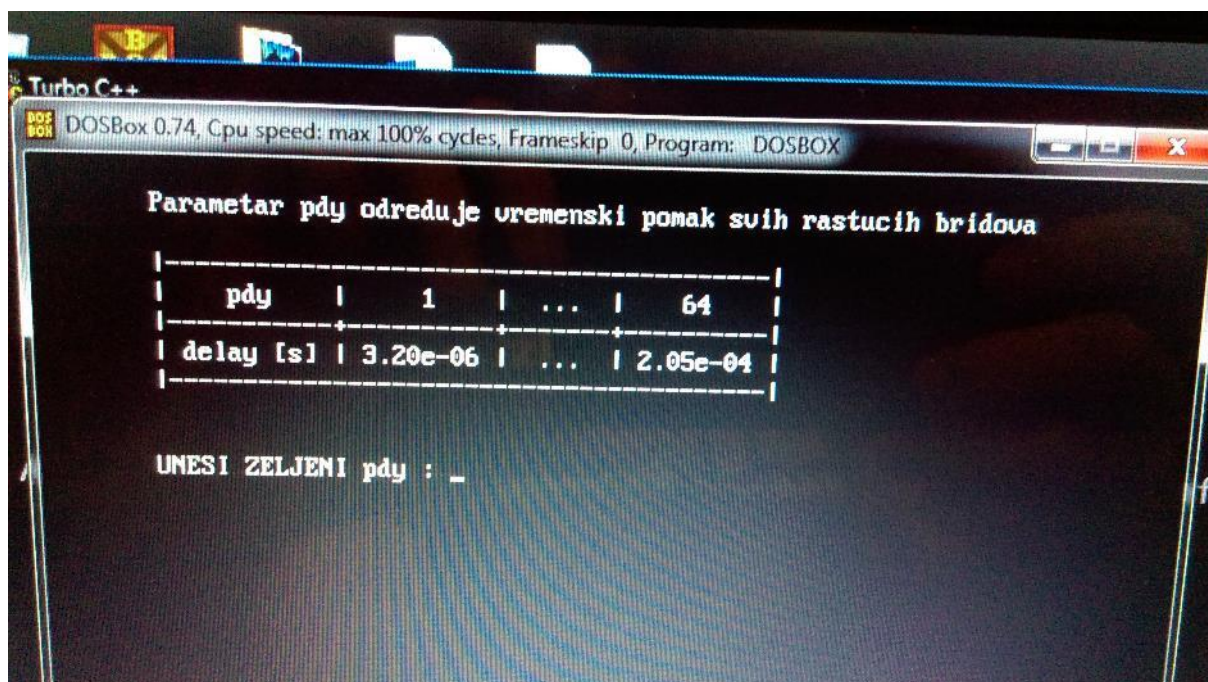
Na prvom izborniku inicijalizacije odabire se jedna od mogućih sklopna frekvencija (tj. frekvencija trokutastog signala). Za svaku od odabranih sklopniha frekvencija dobije se pripadna najveća moguća frekvencija osnovnog harmonika (referentnog signala) na izlazu iz izmjenjivača. Ovdje je za primjer uzet parametar $CFS = 5$ koji nam daje sklopnu frekvenciju od 610 Hz te najveću moguću frekvenciju osnovnog harmonika od 102 Hz .



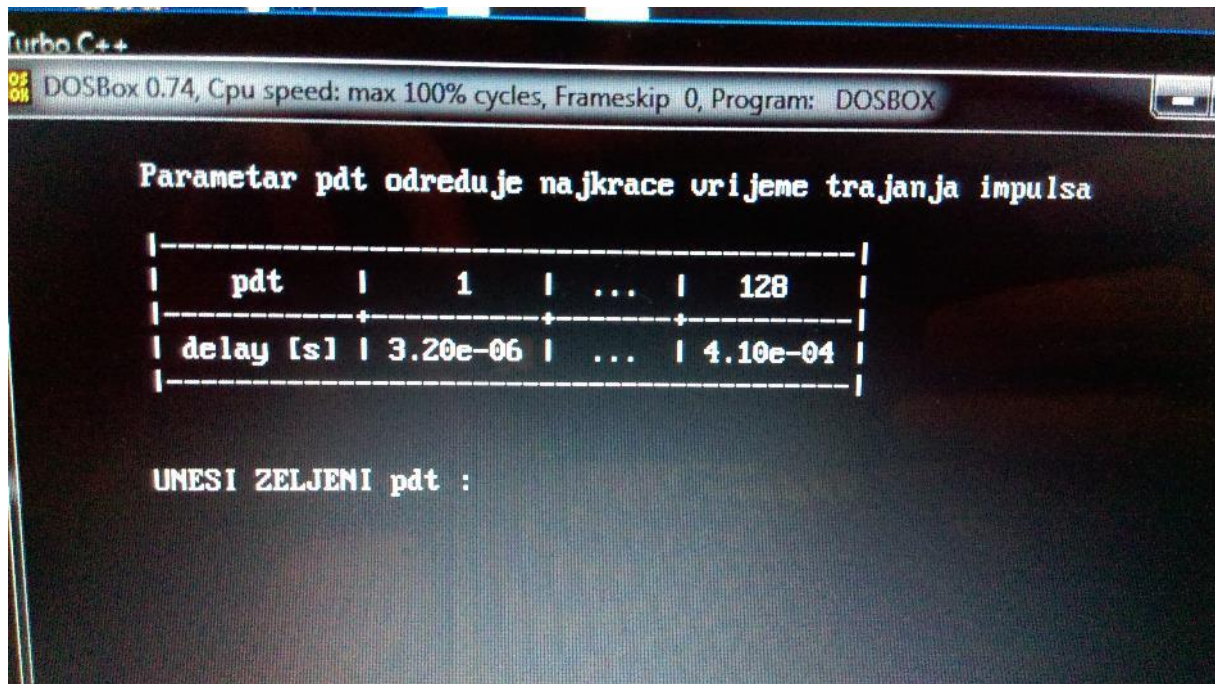
Unosom parametra CFS se odabrala sklopna frekvencija, a samim time i najveća moguća frekvencija osnovnog harmonika. Sljedeći izbornik nudi parametar kojim se može povećati decimalna preciznost unosa željene frekvencije tokom pogonskog rada osnovnog harmonika. To se postiže tako da se dodatno smanji najveći mogući iznos frekvencije osnovnog harmonika. Pa tako, kako se prethodno odabrao parametar $CFS=5$ i dobila najveća moguća frekvencija osnovnog harmonika od 102 Hz , sada taj iznos možemo smanjiti na još manji iznos. Odabrati će se parametar $FRS = 5$ tako da se snizila najveća moguća frekvencija osnovnog harmonika na $50,86 \text{ Hz}$ (jer u pogonskom radu ćemo raditi sa 50 Hz). Kako se u pogonskom radu frekvencija u integrirani krugu unaša binarno pomoću 12 bitova to znači da će se frekvencija zapravo moći odabirati u razmaku od 0 Hz do $50,86 \text{ Hz}$ u koracima od $0,0124 \text{ Hz}$. Da se, zbog potrebe, najveća frekvencija morala držati iznad 100 Hz , tada bi se odabrao $FRS=6$ što bi rezultiralo u pogonskom radu moguć odabir frekvencije od 0 Hz do $101,73 \text{ Hz}$ u koracima od $0,0284 \text{ Hz}$.



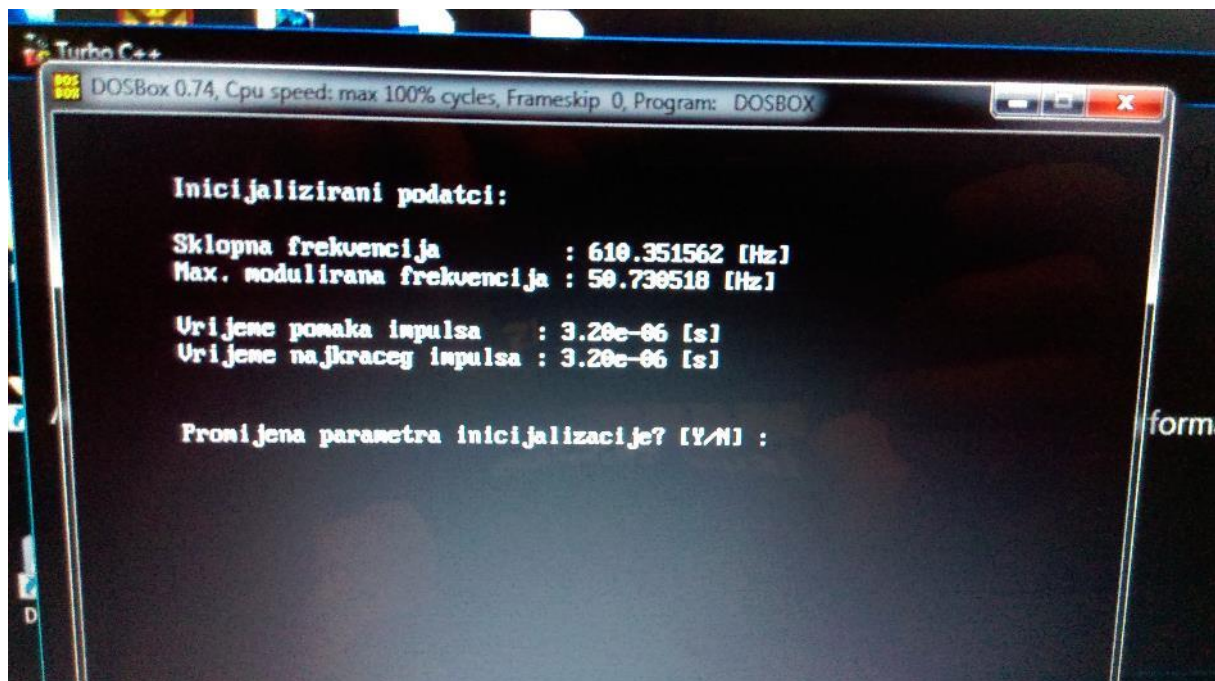
Sljedeći izbornik inicijalizacije nudi odabir parametra sa kojim se omogućava pomicanje rastućih bridova uključanja upravljivih ventila, čime se osigurava da ne dođe do kratkoga spoja. Sigurno je uzeti bilo koji broj ali za ovaj primjer uzeti će se parametar $pdy=1$.



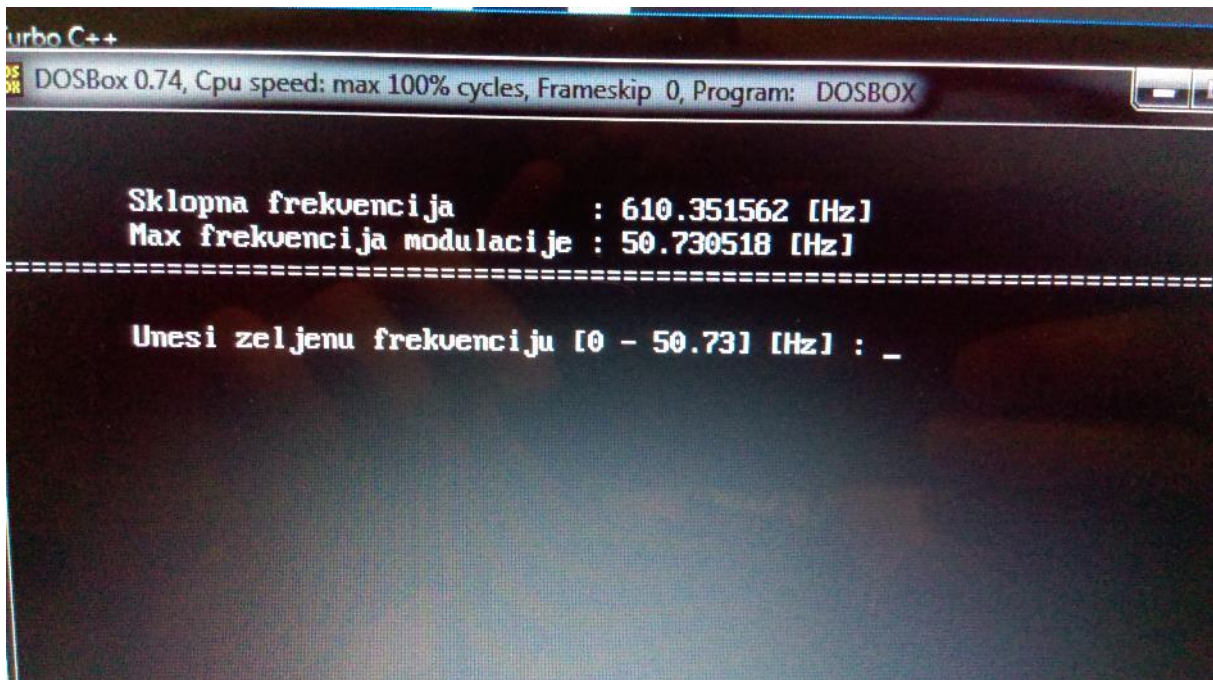
Sljedeći izbornik inicijalizacije daje na izbor još jednu od funkcija integriranog kruga SA858, a to je da se obrišu svi impulsi vođenja i ne vođenja koji su kraći od odabranog vremena. Svrha ove funkcije je da osigurava da upravljivi ventili imaju dovoljno vremena za oporavak. Zbog specifikacije korištenih MOSFET-a u maketi sigurno je odabrati bilo koji broj pa je odabran parametar $pdt=1$.



Nakon što se unio parametar *pdt*, uneseni su svi parametri koji su potrebni za inicijalizaciju integriranog kruga te će se otvoriti zaslon na kojemu su ispisane sve odabrane vrijednosti te će upitati za potvrdu ispravnosti unesenih podataka. Odabirom slova „n“ (svejedno da li je veliko ili malo slovo) vratiti ćemo se na prvi zaslon inicijalizacije. Odabirom slova „y“ podatci će se učitati u integrirani krug te će se prijeći u pogonski rad



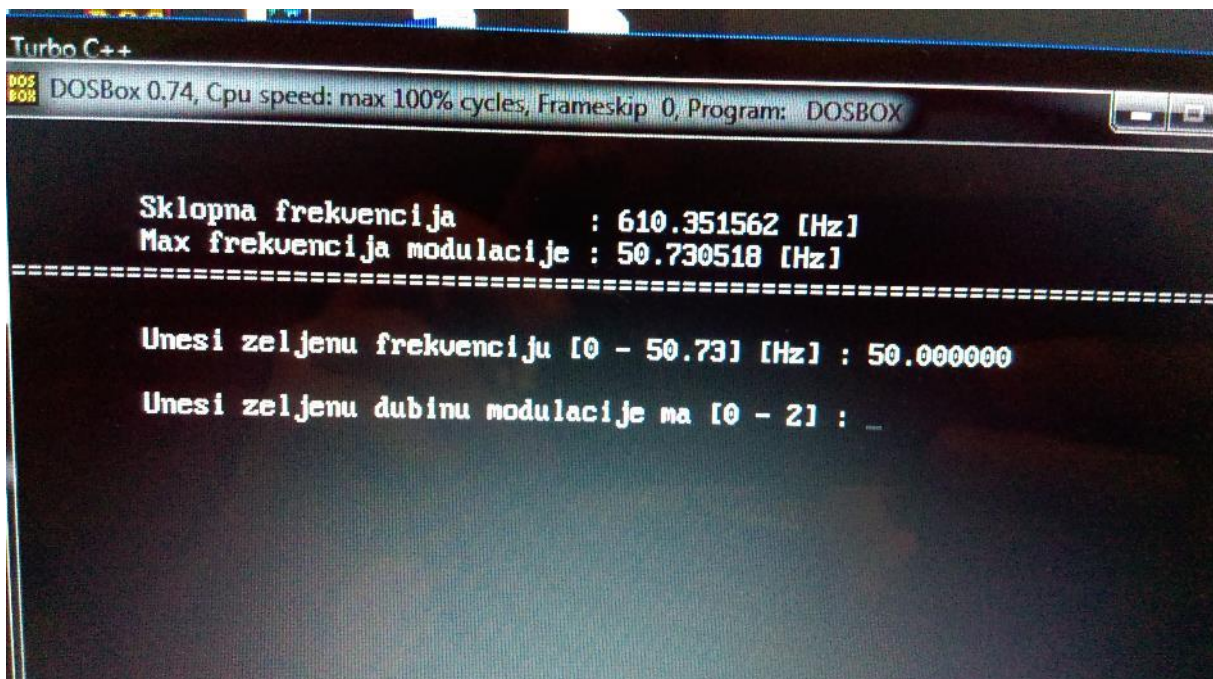
Tokom pogonskog rada ispisana je sklopna frekvencija te najveća moguća frekvencija osnovnog harmonika. Sada je potrebno unijeti željenu frekvenciju osnovnog harmonika u ponuđenom rasponu. Odabrana je frekvencija od 50 Hz



```
Turbo C++
DOSBox 0.74, Cpu speed: max 100% cycles, Frameskip 0, Program: DOSBOX

Sklopna frekvencija      : 610.351562 [Hz]
Max frekvencija modulacije : 50.730518 [Hz]
=====
Unesi zeljenu frekvenciju [0 - 50.73] [Hz] : _
```

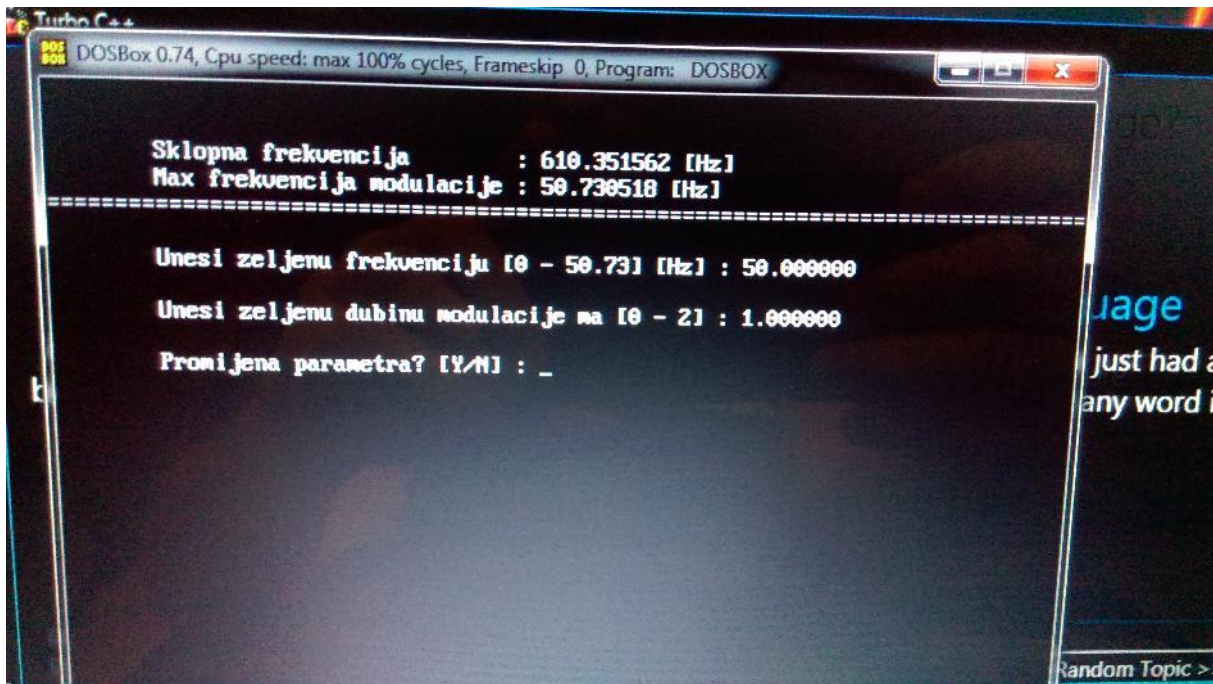
Nakon unesene željene frekvencije potrebno je unijeti dubinu modulacije u rasponu od 0 do 2, gdje je za iznose od 0 do 1 normalni rad, a u iznosima od 1 do 2 koristi se nad modulacijski rad. Za primjer odabrana je dubina modulacije 1



```
Turbo C++
DOSBox 0.74, Cpu speed: max 100% cycles, Frameskip 0, Program: DOSBOX

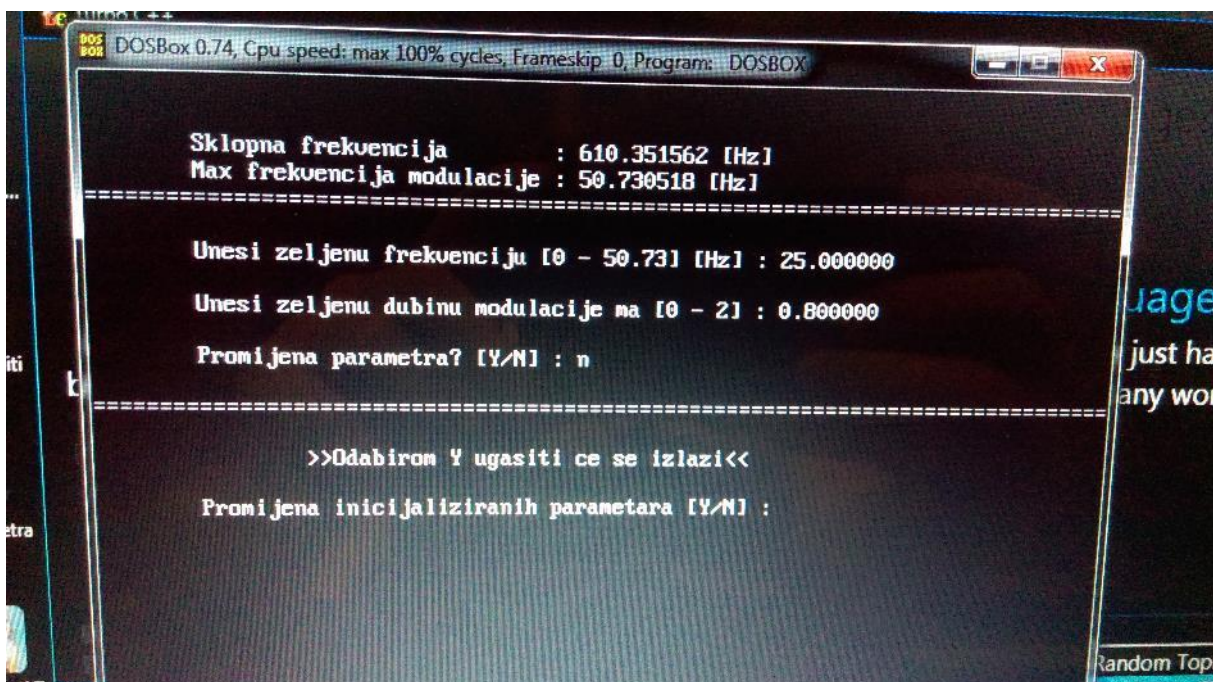
Sklopna frekvencija      : 610.351562 [Hz]
Max frekvencija modulacije : 50.730518 [Hz]
=====
Unesi zeljenu frekvenciju [0 - 50.73] [Hz] : 50.000000
Unesi zeljenu dubinu modulacije ma [0 - 2] : _
```

Nakon unosa dubine modulacije podatci će se učitati u integrirani krug te će se uključiti izlazi za upravljanje upravljivim ventilima, te će se time dobiti pulsno-širinski moduliran napon na trošilu. Ukoliko se dobije neki ne izmjenični valni oblik, tada treba promijeniti parametre pdy i pdt, jedan od problema je u samoj izvedbi sklopa za pobudu MOSFET-a

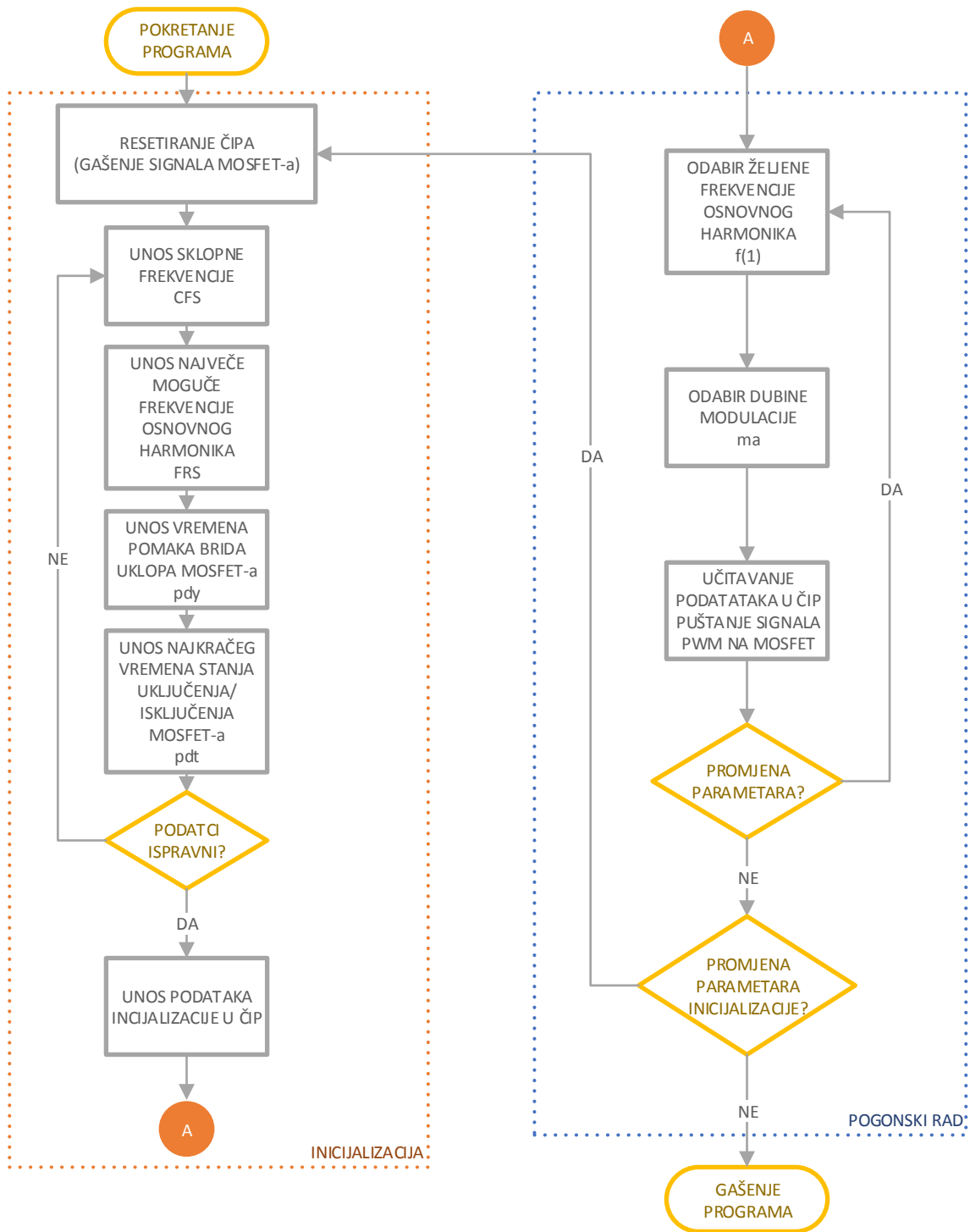


Ukoliko se u pogonskom radu želi promijeniti frekvencija ili amplituda osnovnog harmonika na upit da li se žele promijeniti parametri treba odgovoriti sa „y“, čime će se program vratiti na prvi zaslon pogonskog rada, odnosno biti će potrebno unijeti frekvenciju pa potom dubinu modulacije. Prilikom promjena parametara tj. upisa nove frekvencije i dubine modulacije, izlaz na izmjenjivaču se neće ugastiti nego će oni promijeniti na nove vrijednosti nakon unosa dubine modulacije.

Ukoliko se žele promijeniti parametri inicijalizacije na upit o promjeni parametara potrebno je odgovoriti sa „n“. Time će program priupitati da se želi vratiti skroz na početni izbornik inicijalizacije (izlazi izmjenjivača će se ugastiti) odabirom „y“ ili se želi izaći iz programa odabirom „n“. Ukoliko se izađe iz programa izlazi izmjenjivača se neće ugastiti čak i ako se računalo odvoji od makete.



PRILOG 4 – DIJAGRAM TOKA KORIŠTENJA PROGRAMA



PRIOLOG 5 – SA828 DATASHEET



SA828 Family Three-Phase PWM Waveform Generator

DS4226 - 2.0 November 1996

The SA828 PWM generator has been designed to provide waveforms for the control of variable speed AC machines, uninterruptible power supplies and other forms of power electronic devices which require pulse width modulation as a means of efficient power control.

The six TTL level PWM outputs (Fig. 2) control the six switches in a three-phase inverter bridge. This is usually via an external isolation and amplification stage.

The SA828 is fabricated in CMOS for low power consumption.

Information contained within the pulse width modulated sequences controls the shape, power frequency, amplitude, and rotational direction (as defined by the red-yellow-blue phase sequence) of the output waveform. Parameters such as the carrier frequency, minimum pulse width, and pulse delay time may be defined during the initialisation of the device. The pulse delay time (underlap) controls the delay between turning on and off the two power switches in each output phase of the inverter bridge, in order to accommodate variations in the turn-on and turn-off times of families of power devices.

The SA828 is easily controlled by a microprocessor and its fully-digital generation of PWM waveforms gives unprecedented accuracy and temperature stability. Precision pulse shaping capability allows optimum efficiency with any power circuitry. The device operates as a stand-alone microprocessor peripheral, reading the power waveform directly from an internal ROM and requiring microprocessor intervention only when operating parameters need to be changed.

An 8-bit multiplexed data bus is used to receive addresses and data from the microprocessor/controller. This is a standard MOTEL™ bus, compatible with most microprocessors/controllers.

Rotational frequency is defined to 12 bits for high accuracy and a zero setting is included in order to implement DC injection braking with no software overhead.

This family is pin and functionally compatible with the MA828 PWM generator. Two standard wave shapes are available to cover most applications. In addition, any symmetrical wave shape can be integrated on-chip to order.

FEATURES

- Fully Digital Operation
- Interfaces with Most Microprocessors
- Wide Power-Frequency Range
- 12-Bit Speed Control Accuracy
- Carrier Frequency Selectable up to 24kHz
- Waveform Stored in Internal ROM
- Double Edged Regular Sampling
- Selectable Minimum Pulse Width and Underlap Time
- DC Injection Braking

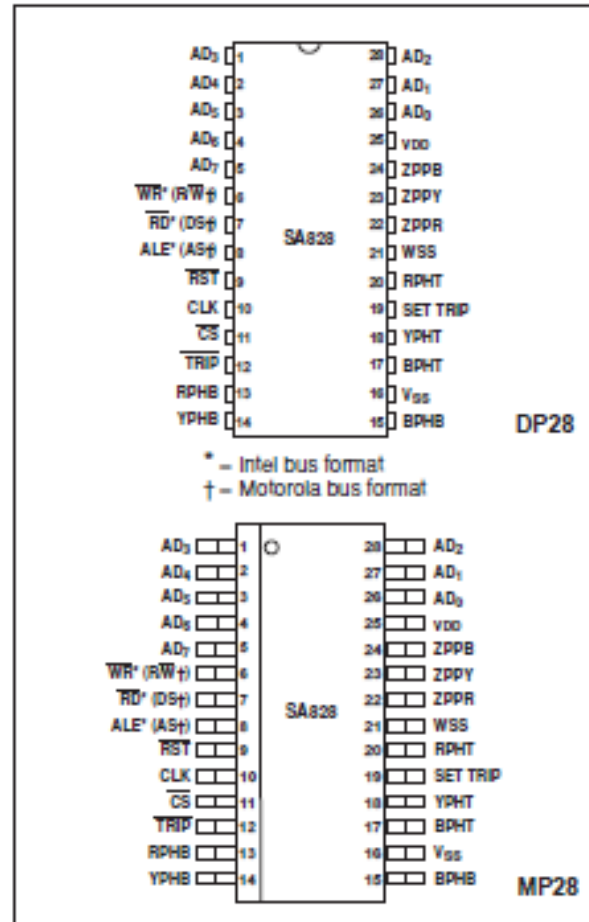


Fig. 1 Pin connections – top view (not to scale)

ORDERING INFORMATION

- SA8281/IG/DP1S (28-lead DIL, sine + third harmonic waveform)
- SA8282/IG/DP1S (28-lead DIL, sine waveform)
- SA8281/IG/MP1S (28-lead SOIC, Sine + third harmonic waveform)
- SA8382/IG/MP1S (28-lead SOIC, sine waveform)

MOTEL is a registered Trademark of Intel Corp. and Motorola Corp.

SA828

ELECTRICAL CHARACTERISTICS

These characteristics are guaranteed over the following conditions (unless otherwise stated):

$$V_{DD} = +5V \pm 5\%, T_{amb} = +25^{\circ}C$$

DC Characteristics

Characteristic	Symbol	Value			Units	Conditions
		Min.	Typ.	Max.		
Input high voltage	V_{IH}	2			V	
Input low voltage	V_{IL}			0.8	V	
Input leakage current	I_{IH}			10	μA	$V_{IH} = V_{DD}$ or V_{DD}
Output high voltage	V_{OH}	4.0	>4.5		V	$I_{OH} = -12mA$
Output low voltage	V_{OL}		<0.2	0.4	V	$I_{OL} = 12mA$
Supply current (static)	$I_{DD} (static)$			100	μA	All outputs open circuit
Supply current (dynamic)	$I_{DD} (dynamic)$		<10	20	mA	$f_{CLK} = 10MHz$
Supply voltage	V_{DD}	4.5	5.0	5.5	V	

AC Characteristics

Characteristic	Symbol	Value			Units	Conditions
			Typ.	Max.		
Clock frequency	f_{CLK}			12.5	MHz	M : S ratio = 1 : 1 ±20%
Clock duty cycle	D_{CLK}	40	-	60	%	
SET TRIP = 1 → outputs tripped →TRIP = 0	t_{TRIP}		$2f_{CLK}$ $2f_{CLK}$	$3f_{CLK}$ $3f_{CLK}$	μs μs	f_{CLK} in MHz f_{CLK} in MHz

NOTE 1. For microprocessor interface timings, see Intel and Motorola bus timings (Tables 1 and 2).

ABSOLUTE MAXIMUM RATINGS

Supply voltage, V_{DD}	7V
Voltage on any pin	$V_{DD} - 0.3V$ to $V_{DD} + 0.3V$
Current through any I/O pin	±10mA
Storage temperature	-65°C to +125°C
Operating temperature range	-40°C to +85°C

ranges can be offered for some. Further information is available on request.

Stresses above those listed in the Absolute Maximum Ratings may cause permanent damage to the device. These are stress ratings only and functional operation of the device at these conditions, or at any other condition above those indicated in the operations section of this specification, is not implied. Exposure to Absolute Maximum Rating conditions for extended periods may affect device reliability.

The temperature ranges quoted apply to all package types. Many package types are available and extended temperature

PIN DESCRIPTIONS

Pin No.	Name	Type	Function	Pin No.	Name	Type	Function
1	AD_5	I	Multiplexed Address/Data	13	RPHB	O	Red Phase, Bottom power switch
2	AD_4	I	Multiplexed Address/Data	14	YPHB	O	Yellow Phase, Bottom power switch
3	AD_3	I	Multiplexed Address/Data	15	BPHB	O	Blue Phase, Bottom power switch
4	AD_2	I	Multiplexed Address/Data	16	V_{SS}	P	Negative power supply (0V)
5	AD_1	I	Multiplexed Address/Data(MSB)	17	BPHT	O	Blue Phase, Top power switch
6	Intel: \overline{WR} Motorola: $R\overline{W}$	I	Intel bus control: \overline{Write} Strobe Motorola bus control: Read/ \overline{Write} select	18	YPHT	O	Yellow Phase, Top power switch
7	Intel: \overline{RD} Motorola: DS	I	Intel bus control: \overline{Read} Strobe Motorola bus control: Data Strobe	19	SET TRIP	I	Set output trip. 120k Ω internal pull-up resistor
8	Intel: ALE Motorola: AS	I	Intel bus control: Address Latch Enable Motorola bus control: Address Strobe	20	RPHT	O	Red Phase, Top power switch
9	\overline{RST}	I	Reset internal counters, active low	21	WSS	O	Waveform Sampling Synchronisation
10	CLK	I	Clock Input	22	ZPPR	O	Zero Phase Pulse, Red phase
11	\overline{CS}	I	Chip Select Input, active low	23	ZPPY	O	Zero Phase Pulse, Yellow phase
12	TRIP	O	Output trip status; low = output tripped	24	ZPPB	O	Zero Phase Pulse, Blue phase
				25	V_{DD}	P	Positive power supply
				26	AD_0	I	Multiplexed Address/Data (LSB)
				27	AD_1	I	Multiplexed Address/Data
				28	AD_2	I	Multiplexed Address/Data

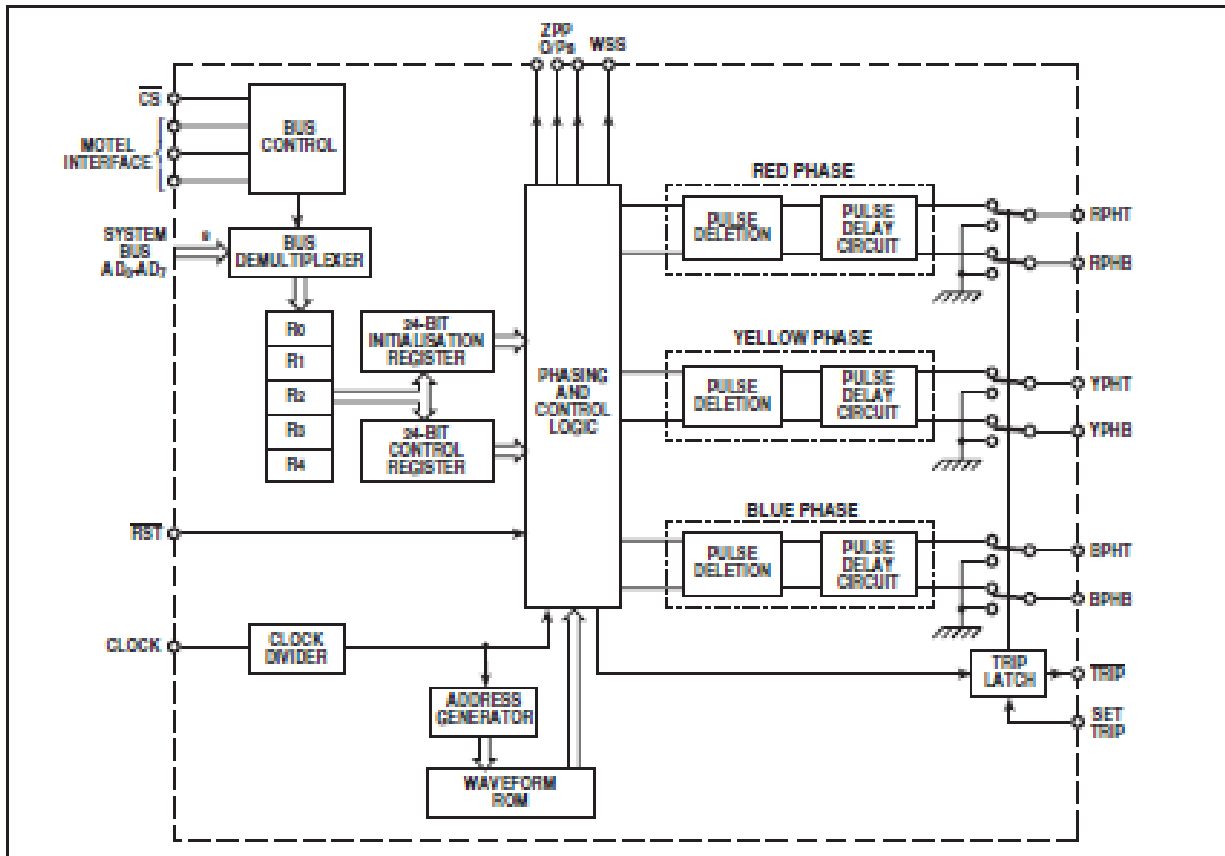


Fig. 2 SA828 internal block diagram

FUNCTIONAL DESCRIPTION

An asynchronous method of PWM generation is used with uniform or 'double-edged' regular sampling of the waveform stored in the internal ROM as illustrated in Fig. 3.

The triangle carrier wave frequency is selectable up to 24kHz (assuming the maximum clock frequency of 12.5MHz is used), enabling ultrasonic operation for noise critical applications. With 12.5MHz clock, power frequency ranges of up to 4kHz are possible, with the actual output frequency resolved to 12-bit accuracy within the chosen range in order to give precise motor speed control and smooth frequency changing. The output phase sequence of the PWM outputs can also be changed to allow both forward and reverse motor operation.

PWM output pulses can be 'tailored' to the inverter characteristics by defining the minimum allowable pulse width (the SA828 will delete all shorter pulses from the 'pure' PWM pulse train) and the pulse delay (undertap) time, without the need for external circuitry. This gives cost advantages in both component savings and in allowing the same PWM circuitry to be used for control of a number of different motor drive circuits simply by changing the microprocessor software.

Power frequency amplitude control is also provided with an overmodulation option to assist in rapid motor braking. Alternatively, braking may be implemented by setting the rotational speed to 0Hz. This is termed 'DC injection braking', in which the rotation of the motor is opposed by allowing DC to flow in the windings.

A trip input allows the PWM outputs to be shut down immediately, overriding the microprocessor control in the event of an emergency.

The Waveform Sampling Synchronisation (WSS) output may be used in conjunction with the ZPP signals to provide feedback of the actual rotational speed from the rotor. This is of particular

use in slip compensated systems.

Other possible SA828 applications are as a 3-phase waveform generator as part of a switched-mode power supply (SMPS) or of an uninterruptible power supply (UPS). In such applications the high carrier frequency allows a very small switching transformer to be used.

MICROPROCESSOR INTERFACE

The SA828 interfaces to the controlling microprocessor by means of a multiplexed bus of the MOTEL format. This interface bus has the ability to adapt itself automatically to the format and timing of both Motorola and Intel interface buses (hence MOTEL). Internally, the detection circuitry latches the status of the DS/RD line when AS/ALE goes high. If the result is high then the Intel mode is used; if the result is low then the Motorola mode is used. This procedure is carried out each time that AS/ALE goes high. In practice this mode selection is transparent to the user. For bus connection and timing information refer to the description relevant to the microprocessor/controller being used.

Industry standard microprocessors such as the 8086, 8088, etc. and microcontrollers such as the 8051, 8052 and 6805 are all compatible with the interface on the SA828. This interface consists of 8 data lines, AD₀ - AD₇ (write-only in this instance), which are multiplexed to carry both the address and data information, 3 bus control lines, labelled WR, RD and ALE in Intel mode and R/W, DS and AS in Motorola mode, and a Chip Select Input, CS, which allows the SA828 to share the same bus as other microprocessor peripherals. It should be noted that all bus timings are derived from the microprocessor and are independent of the SA828 clock input.

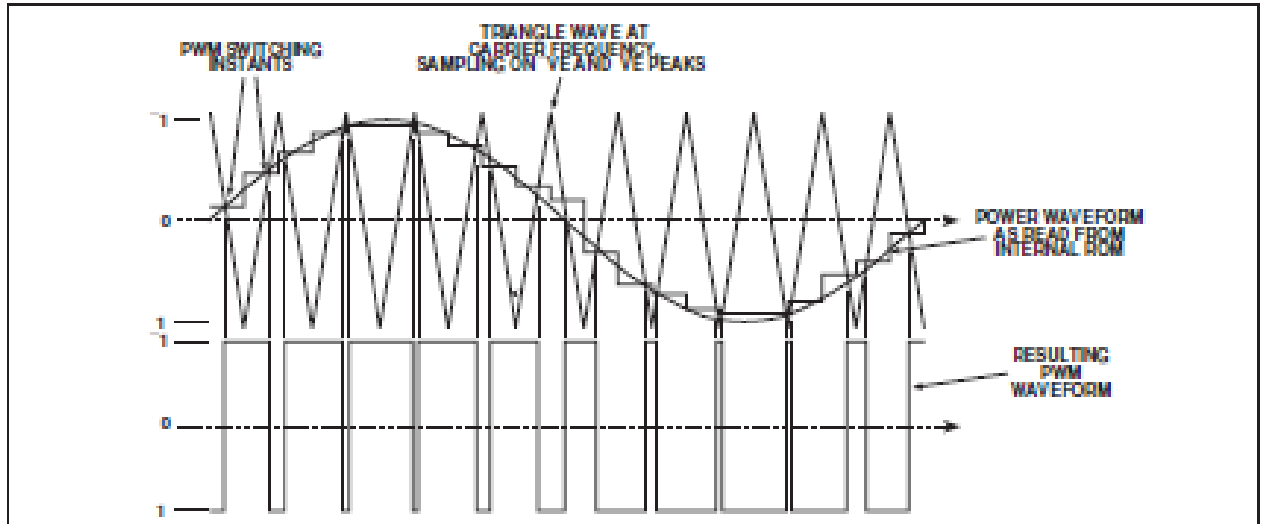


Fig. 3 Asynchronous PWM generation with 'double-edged' regular sampling as used by the SA828

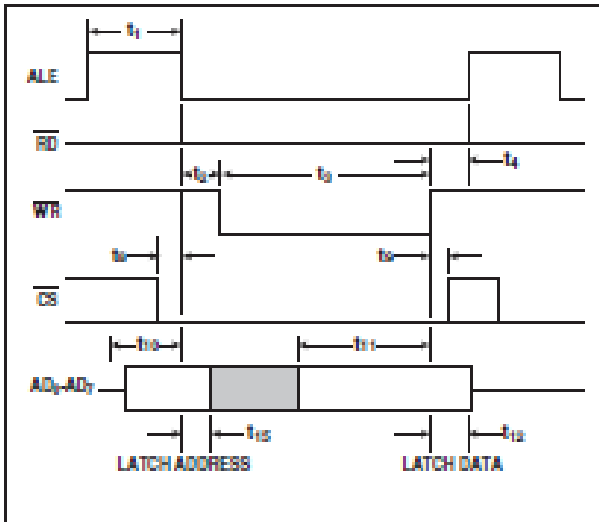


Fig. 4 Intel bus timing definitions

Parameter	Symbol	Min.	Units
ALE high period	t_1	70	ns
Delay time, ALE to \overline{WR}	t_2	40	ns
\overline{WR} low period	t_3	200	ns
Delay time, \overline{WR} high to ALE high	t_4	40	ns
\overline{CS} setup time	t_5	20	ns
\overline{CS} hold time	t_6	0	ns
Address setup time	t_{10}	30	ns
Address hold time	t_{11}	30	ns
Data setup time	t_{11}	100	ns
Data hold time	t_{12}	25	ns

Table 1 Intel bus timings at $V_{DD} = 5V$, $T_{AMB} = +25^\circ C$

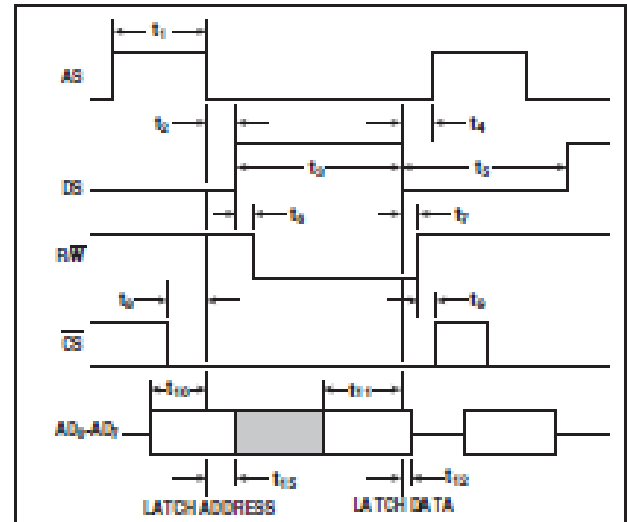


Fig. 5 Motorola bus timing definitions

Parameter	Symbol	Min.	Units
AS high period	t_1	90	ns
Delay time, as low to DS high	t_2	40	ns
DS high period	t_3	210	ns
Delay time, DS low to AS high	t_4	40	ns
DS low period	t_5	200	ns
DS high to R/W low setup time	t_6	10	ns
R/W hold time	t_7	10	ns
\overline{CS} setup time	t_8	20	ns
\overline{CS} hold time	t_9	0	ns
Address setup time	t_{10}	30	ns
Address hold time	t_{11}	30	ns
Write data setup time	t_{11}	110	ns
Write data hold time	t_{12}	30	ns

Table 2 Motorola bus timings at $V_{DD} = 5V$, $T_{AMB} = +25^\circ C$

**MICROPROCESSOR BUS TIMING
Intel Mode (Fig. 4 and Table 1)**

The address is latched by the falling edge of ALE. Data is written from the bus into the SA828 on the rising edge of WTR. RD is not used in this mode because the registers in the SA828 are write only. However, this pin must be connected to RD (or tied high) to enable the SA828 to select the correct interface format.

Motorola Mode (Fig. 5 and Table 2)

The address is latched on the falling edge of the AS line. Data is written from the bus into the SA828 (only when R/W is low) on the falling edge of DS (providing CS is low).

CONTROLLING THE SA828

The SA828 is controlled by loading data into two 24-bit registers via the microprocessor interface. These registers are the Initialisation register and the control register.

The initialisation register would normally be loaded before motor operation (i.e., prior to the PWM outputs being activated) and sets up the basic operating parameters associated with the motor and inverter. This data would not normally be updated during motor operation.

The control register is used to control the PWM outputs (and hence the motor) during operation e.g., stop/start, speed, forward/reverse etc. and would normally be loaded and changed only after the initialisation register has been loaded.

As the MOTEL bus interface is restricted to an 8-bit wide format, data to be loaded into either of the 24-bit registers is first written to three 8-bit temporary registers R0, R1 and R2 before being transferred to the desired 24-bit register. The data is accepted (and acted upon) only when transferred to one of the 24-bit registers.

Transfer of data from the temporary registers to either the initialisation register or the control register is achieved by a write instruction to a dummy register. Writing to dummy register R3 results in data transfer from R0, R1 and R2 to the control register, while writing to dummy register R4 transfers data from R0, R1 and R2 to the initialisation register. It does not matter what data is written to the dummy registers R3 and R4 as they are not real registers. It is merely the write instruction to either of these registers which is acted upon in order to load the initialisation and control registers.

AD ₂	AD ₁	AD ₀	Register	Comment
0	0	0	R0	Temporary register R0
0	0	1	R1	Temporary register R1
0	1	0	R2	Temporary register R2
0	1	1	R3	Transfers control data
1	0	0	R4	Transfers initialisation data

Table 3 SA828 register addressing

Initialisation Register Function

The 24-bit initialisation register contains parameters which, under normal operation, will be defined during the power-up sequence. These parameters are particular to the drive circuitry used, and therefore changing these parameters during a PWM cycle is not recommended. Information in this register should only be modified while RST is active (i.e. low) so that the PWM outputs are inhibited (low) during the updating process.

The parameters set in the initialisation register are as follows:
Carrier frequency

Low carrier frequencies reduce switching losses whereas high carrier frequencies increase waveform resolution and can allow ultrasonic operation.

Power frequency range

This sets the maximum power frequency that can be carried within the PWM output waveforms. This would normally be set to a value to prevent the motor system being operated outside its design parameters.

Pulse delay time ('underlap')

For each phase of the PWM cycle there are two control signals, one for the top switch connected to the positive inverter DC supply and one for the bottom switch connected to the negative inverter DC supply. In theory, the states of these two switches are always complementary. However, due to the finite and non-equal turn-on and turn-off times of power devices, it is desirable when changing the state of the output pair, to provide a short delay time during which both outputs are off in order to avoid a short circuit through the switching elements.

Pulse deletion time

A pure PWM sequence produces pulses which can vary in width between 0% and 100% of the duty cycle. Therefore, in theory, pulse widths can become infinitesimally narrow. In practice this causes problems in the power switches due to storage effects and therefore a minimum pulse width time is required. All pulses shorter than the minimum specified are deleted.

Counter reset

This facility allows the internal power frequency counter of the SA828 to be set to zero, disabling the normal frequency control and giving a 50% output duty cycle.

Initialisation Register Programming

The initialisation register data is loaded in 8-bit segments into the three 8-bit temporary registers R0-R2. When all the initialisation data has been loaded into these registers it is transferred into the 24-bit initialisation register by writing to the dummy register R4.

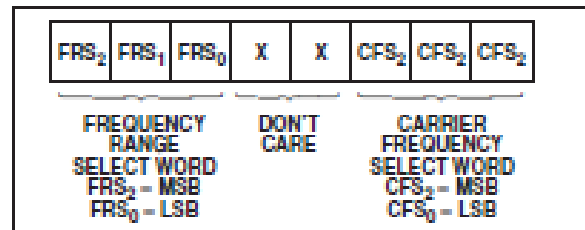


Fig. 6 Temporary register R1

Carrier frequency selection

The carrier frequency is a function of the externally applied clock frequency and a division ratio *n*, determined by the 3-bit CFS word set during initialisation. The values of *n* are selected as shown in Table 4.

CFS word	101	100	011	010	001	000
Value of <i>n</i>	32	16	8	4	2	1

Table 4 Values of clock division ratio *n*

The carrier frequency, *f_{CARR}*, is then given by:

$$f_{CARR} = \frac{k}{512 \times n}$$

where *k* = clock frequency and *n* = 1, 2, 4, 8, 16 or 32 (as set by CFS)

Power frequency range selection

The power frequency range selected here defines the maximum limit of the power frequency. The operating power frequency is controlled by the 12-bit Power Frequency Select (PFS) word in the control register but may not exceed the value set here.

The power frequency range is a function of the carrier waveform frequency (f_{CARR}) and a multiplication factor m , determined by the 3-bit FRS word. The value of m is determined as shown in Table 5.

FRS word	110	101	100	011	010	001	000
Value of m	64	32	16	8	4	2	1

Table 5 Values of carrier frequency multiplication factor m
The power frequency range, f_{RANGE} , is then given by:

$$f_{RANGE} = \frac{f_{CARR} \times m}{384}$$

where f_{CARR} = carrier frequency and $m = 1, 2, 4, 8, 16, 32$ or 64 (as set by FRS).

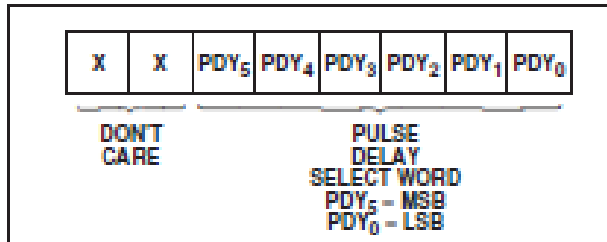


Fig. 7 Temporary register R2

Pulse delay time

The pulse delay time affects all six PWM outputs by delaying the rising edges of each of the outputs by an equal amount.

The pulse delay time is a function of the carrier waveform frequency and pdY , defined by the 6-bit pulse delay time select word (PDY). The value of pdY is selected as shown in Table 6.

PDY word	111111	111110	...etc...	000000
Value of pdY	1	2	...etc...	64

Table 6 Values of pdY

The pulse delay time, t_{pdY} , is then given by:

$$t_{pdY} = \frac{pdY}{f_{CARR} \times 512}$$

where $pdY = 1-64$ (as set by PDY) and f_{CARR} = carrier frequency.

Fig 8 shows the effect of the pulse delay circuit.

It should be noted that as the pulse delay circuit follows the pulse deletion circuit (see Fig. 2), the minimum pulse width seen at the PWM outputs will be shorter than the pulse deletion time set in the Initialisation register. The actual shortest pulse generated is given by $t_{pd} - t_{pdY}$.

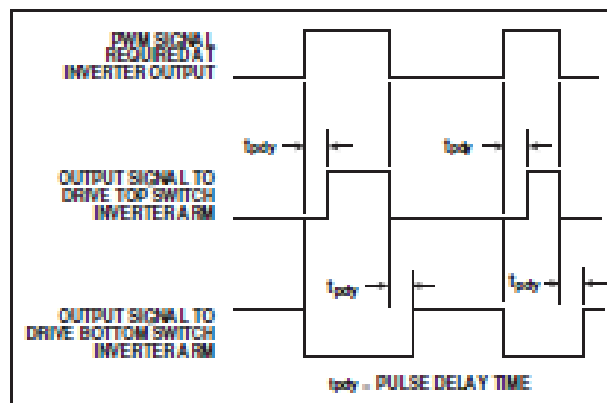


Fig. 8 Effect of pulse delay on PWM pulse train

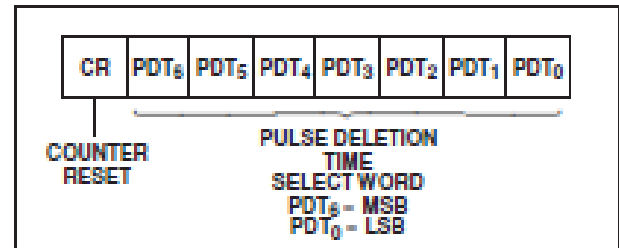


Fig. 9 Temporary register R0

Pulse deletion time

To eliminate short pulses the true PWM pulse train is passed through a pulse deletion circuit. The pulse deletion circuit compares pulse widths with the pulse deletion time set in the Initialisation register. If a pulse (either positive or negative) is greater than or equal in duration to the pulse deletion time, it is passed through unaltered, otherwise the pulse is deleted.

The pulse deletion time, t_{pd} , is a function of the carrier wave frequency and pdT , defined by the 7-bit pulse deletion time word (PDT). The value of pdT is selected as shown in Table 7.

PDT word	1111111	1111110	...etc...	0000000
Value of pdT	1	2	...etc...	128

Table 7 Values of pdT

The pulse deletion time, t_{pd} , is then given by:

$$t_{pd} = \frac{pdT}{f_{CARR} \times 512}$$

where $pdT = 1-128$ (as set by PDT) and f_{CARR} = carrier frequency.

Fig. 10 shows the effect of pulse deletion on a pure PWM waveform.

Counter reset

When the CR bit is active (i.e., low) the internal power frequency phase counter is set to 0 degrees for the red phase. It will remain at 0 degrees until the CR bit is released (i.e., high).

Control Register Function

This 24-bit register contains the parameters that would normally be modified during PWM cycles in order to control the operation of the motor.

The parameters set in the control register are as follows:

Power frequency (speed)

Allows the power frequency of the PWM outputs to be adjusted within the range specified in the Initialisation register.

Forward/reverse

Allows the direction of rotation of the AC motor to be changed by changing the phase sequence of the PWM outputs.

Power frequency amplitude

By altering the widths of the PWM output pulses while maintaining their relative widths, the amplitude of the power waveform is effectively altered whilst maintaining the same power frequency.

Overmodulation

Allows the output waveform amplitude to be doubled so that a quasi-squarewave is produced. A combination of overmodulation and a lower power frequency can be used to achieve rapid braking in AC motors.

Output inhibit

Allows the outputs to be set to the low state while the PWM generation continues internally. Useful for temporarily inhibiting the outputs without having to change other register contents.

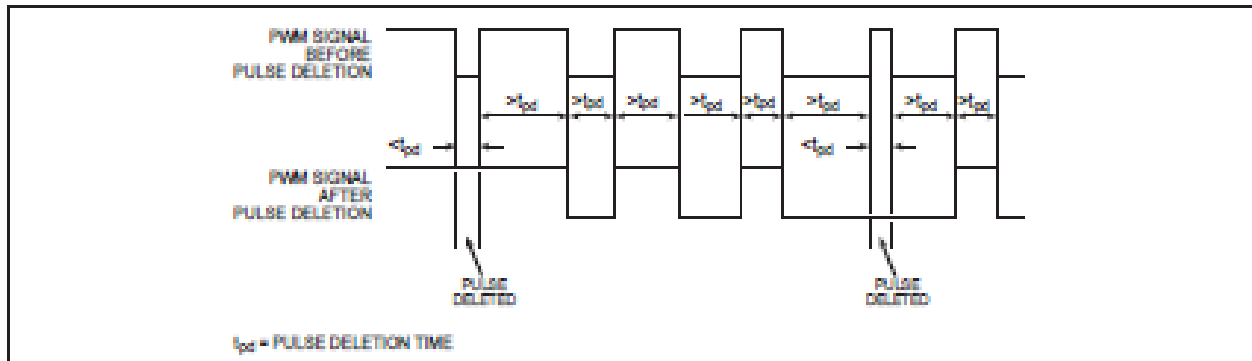


Fig. 10 The effect of the pulse deletion circuit

Control Register Programming

The control register should only be programmed once the Initialisation register contains the basic operating parameters of the SA828.

As with the Initialisation register, control register data is loaded into the three 8-bit temporary registers R0 - R2. When all the data has been loaded into these registers it is transferred into the 24-bit control register by writing to the dummy register R3. It is recommended that all three temporary registers are updated before writing to R3 in order to ensure that a conformal set of data is transferred to the control register for execution.

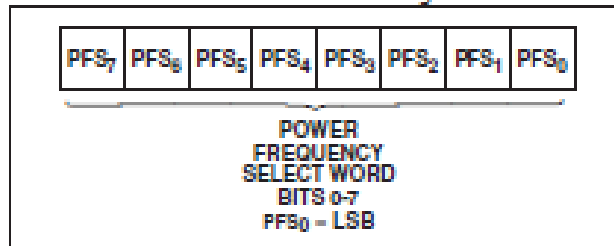


Fig. 11 Temporary register R0

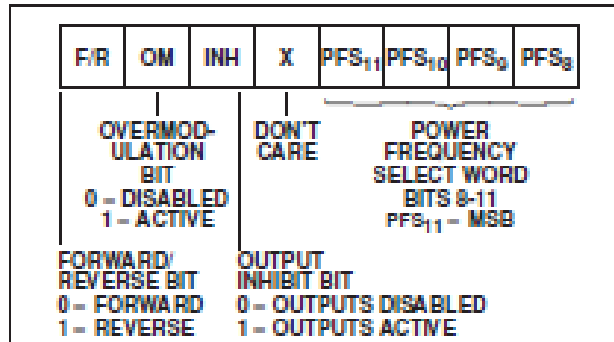


Fig. 12 Temporary register R1

Power frequency selection

The power frequency is selected as a proportion of the power frequency range (defined in the Initialisation register) by the 12-bit power frequency select word, PFS, allowing the power frequency to be defined in 4096 equal steps. As the PFS word spans the two temporary registers R0 and R1 it is therefore essential, when changing the power frequency, that both these registers are updated before writing to R3.

The power frequency (f_{POWER}) is given by:

$$f_{POWER} = \frac{f_{RANGE} \cdot pfs}{4096}$$

where pfs = decimal value of the 12-bit PFS word and f_{RANGE} = power frequency range set in the Initialisation register.

Output Inhibit selection

When active (i.e., low) the output inhibit bit INH sets all the PWM outputs to the off (low) state. No other internal operation of the device is affected. When the inhibit is released the PWM outputs continue immediately. Note that as the inhibit is asserted after the pulse deletion and pulse delay circuits, pulses shorter than the normal minimum pulse width may be produced initially.

Overmodulation selection

The overmodulation bit OM is, in effect, the ninth bit (MSB) of the amplitude word. When active (i.e., high) the output waveform will be controlled in the 100% to 200% range by the amplitude word.

The percentage amplitude control is now given by:

$$\text{Overmodulated Amplitude} = A_{POWER} + 100\%$$

where A_{POWER} = the power amplitude

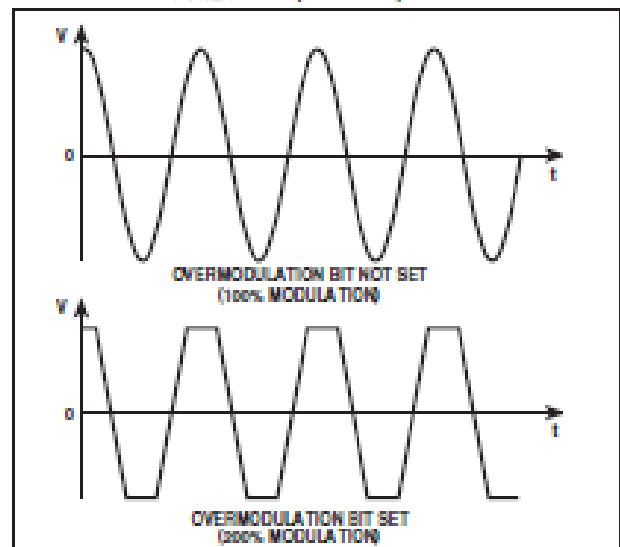


Fig. 13 Current waveforms as seen at the motor terminals, showing the effect of setting the overmodulation bit

Forward/ reverse selection

The phase sequence of the three-phase PWM output waveforms is controlled by the Forward/Reverse bit F/R. The actual effect of changing this bit from 0 (forward) to 1 (reverse) is to reverse the power frequency phase counter from incrementing the phase angle to decrementing it. The required output waveforms are all continuous with time during a forward/reverse change.

In the forward mode the output phase sequence is red-yellow-blue and in the reverse mode the sequence is blue-yellow-red.

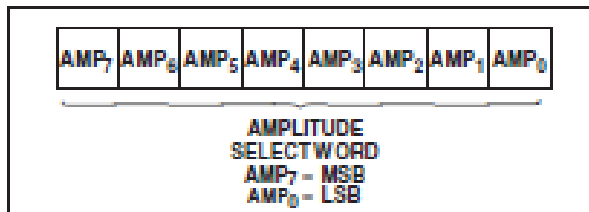


Fig. 14 Temporary register R2

Amplitude selection

The power waveform amplitude is determined by scaling the amplitude of the waveform samples stored in the ROM by the value of the 8-bit amplitude select word (AMP).

The percentage amplitude control is given by:

$$\text{Power Amplitude, } A_{\text{POWER}} = \frac{A}{255} \times 100\%$$

where A = decimal value of AMP.

POWER-UP CONDITIONS

All bits in both the Initialisation and Control registers power-up in an unidentified state. Holding RST low or using the SET TRIP input will ensure that the PWM outputs remain inactive (i.e., low) until the device is initialised.

SA828 PROGRAMMING EXAMPLE

The following example assumes that a master clock of 12.288 MHz is used (12.288 MHz crystals are readily available). This clock frequency will allow a maximum carrier frequency of 24 kHz and a maximum power frequency of 4 kHz.

Initialisation Register Programming Example

A power waveform range of up to 250Hz is required with a carrier frequency of 6kHz, a pulse deletion time of 10µs and an overlap of 5µs.

1. Setting the carrier frequency

The carrier frequency should be set first as the power frequency, pulse deletion time and pulse delay time are all defined relative to the carrier frequency.

We must calculate the value of *n* that will give the required carrier frequency:

$$f_{\text{CARR}} = \frac{k}{512 \times n}$$

$$\rightarrow n = \frac{k}{512 \times f_{\text{CARR}}} = \frac{12.288 \times 10^6}{512 \times 6 \times 10^3} = 4$$

From Table 4, *n* = 4 corresponds to a 3-bit CFS word of 010 in temporary register R1.

2. Setting the power frequency range

We must calculate the value of *m* that will give the required power frequency:

$$f_{\text{RANGE}} = \frac{f_{\text{CARR}} \times m}{384}$$

$$\rightarrow m = \frac{f_{\text{RANGE}} \times 384}{f_{\text{CARR}}} = \frac{250 \times 384}{6 \times 10^3} = 16$$

From Table 5, *m* = 16 corresponds to a 3-bit FRS word of 100 in temporary register R1.

3. Setting the pulse delay time

As the pulse delay time affects the actual minimum pulse width seen at the PWM outputs, it is sensible to set the pulse delay time before the pulse deletion time, so that the effect of the pulse delay time can be allowed for when setting the pulse deletion time.

We must calculate the value of *pdly* that will give the required pulse delay time:

$$t_{\text{pdly}} = \frac{\text{pdly}}{f_{\text{CARR}} \times 512}$$

$$\rightarrow \text{pdly} = t_{\text{pdly}} \times f_{\text{CARR}} \times 512$$

$$= 5 \times 10^{-6} \times 6 \times 10^3 \times 512 = 15.4$$

However, the value of *pdly* must be an integer. As the purpose of the pulse delay is to prevent 'shoot-through' (where both top and bottom arms of the inverter are on simultaneously), it is sensible to round the pulse delay time up to a higher, rather than a lower figure.

Thus, if we assign the value 16 to *pdly* this gives a delay time of 5.2µs. From Table 6, *pdly* = 16 corresponds to a 6-bit PDY word of 110000 in temporary register R2.

4. Setting the pulse deletion time

In setting the pulse deletion time (i.e., the minimum pulse width) account must be taken of the pulse delay time, as the actual minimum pulse width seen at the PWM outputs is equal to *t_{pd}* - *t_{pdly}*.

Therefore, the value of the pulse deletion time must, in this instance, be set 5.2µs longer than the minimum pulse length required

$$\text{Minimum pulse length required} = 10\mu\text{s}$$

$$\therefore t_{\text{pd}} \text{ to be set to } 10\mu\text{s} + 5.2\mu\text{s} = 15.2\mu\text{s}$$

Now,

$$t_{\text{pd}} = \frac{\text{pdt}}{f_{\text{CARR}} \times 512}$$

$$\rightarrow \text{pdt} = t_{\text{pd}} \times f_{\text{CARR}} \times 512$$

$$= 15.2 \times 10^{-6} \times 6 \times 10^3 \times 512 = 46.7$$

Again, *pdt* must be an integer and so must be either rounded up or down – the choice of which will depend on the application. Assuming we choose in this case the value 46 for *pdt*, this gives a value of *t_{pd}* of 15µs and an actual minimum pulse width of 15 - 5.2µs = 9.8µs.

From Table 7, *pdt* = 46 corresponds to a value of PDT, the 7-bit word in temporary register R0 of 1010010.

The data which must be programmed into the three temporary registers R0, R1 and R2 (for transfer into the initialisation register) in order to achieve the parameters in the example given, is shown in Fig. 15.

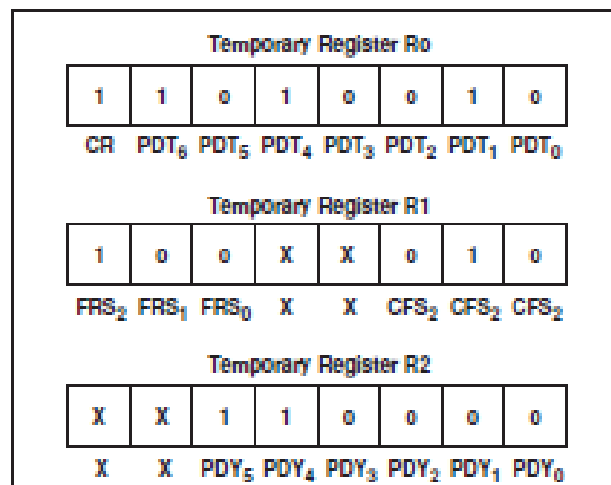


Fig. 15

Control Register Programming Example

The control register would normally be updated many times while the motor is running, but just one example is given here. It is assumed that the Initialisation register has already been programmed with the parameters given in the previous example.

A power waveform of 100Hz is required with a PWM waveform amplitude of 80% of that stored in the ROM. The phase sequence should be set to give forward motor rotation. The outputs should be enabled and no overmodulation is required.

1. Setting the power frequency

The power frequency, f_{POWER} , can be selected to 12-bit accuracy (i.e. 4096 equal steps) from 0Hz to f_{RANGE} as defined in the Initialisation register. In this case, with $f_{RANGE} = 250$ Hz, the power frequency can be adjusted in increments of 0.06Hz.

$$f_{POWER} = \frac{f_{RANGE} \times pfs}{4096}$$

$$\rightarrow pfs = \frac{f_{POWER} \times 4096}{f_{RANGE}} = \frac{100 \times 4096}{250} = 1638.4$$

We can only have pfs as an integer, so if we assign $pfs = 1638$ this gives $f_{POWER} = 99.97$ Hz. The 12-bit binary equivalent of this value gives a PFS word of 011001100110 in temporary registers R0 and R1.

2. Setting overmodulation, forward/reverse, output inhibit

Overmodulation is not required therefore $OM = 0$.

Forward motor control is required (i.e., the phase sequence of the PWM outputs should be red-yellow-blue) therefore forward/reverse bit $F/R = 0$.

Output inhibit should be inactive (i.e., the outputs should be active), therefore $INH = 1$.

These bits are all set in temporary register R1.

3. Setting the power waveform amplitude

$$A_{POWER} = \frac{A}{255} \times 100\%$$

$$\rightarrow A = \frac{A_{POWER} \times 255}{100} = \frac{80 \times 255}{100} = 204$$

The 8-bit binary equivalent of this value gives an AMP word of 11001100 in temporary register R2. The data which must be programmed into the three temporary registers R0, R1 and R2 (for transfer into the control register) in order to achieve the parameters in the example given, is shown in Fig. 16.

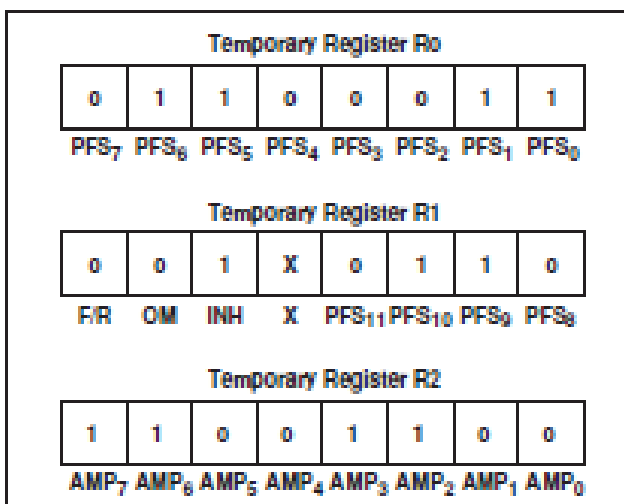


Fig. 16

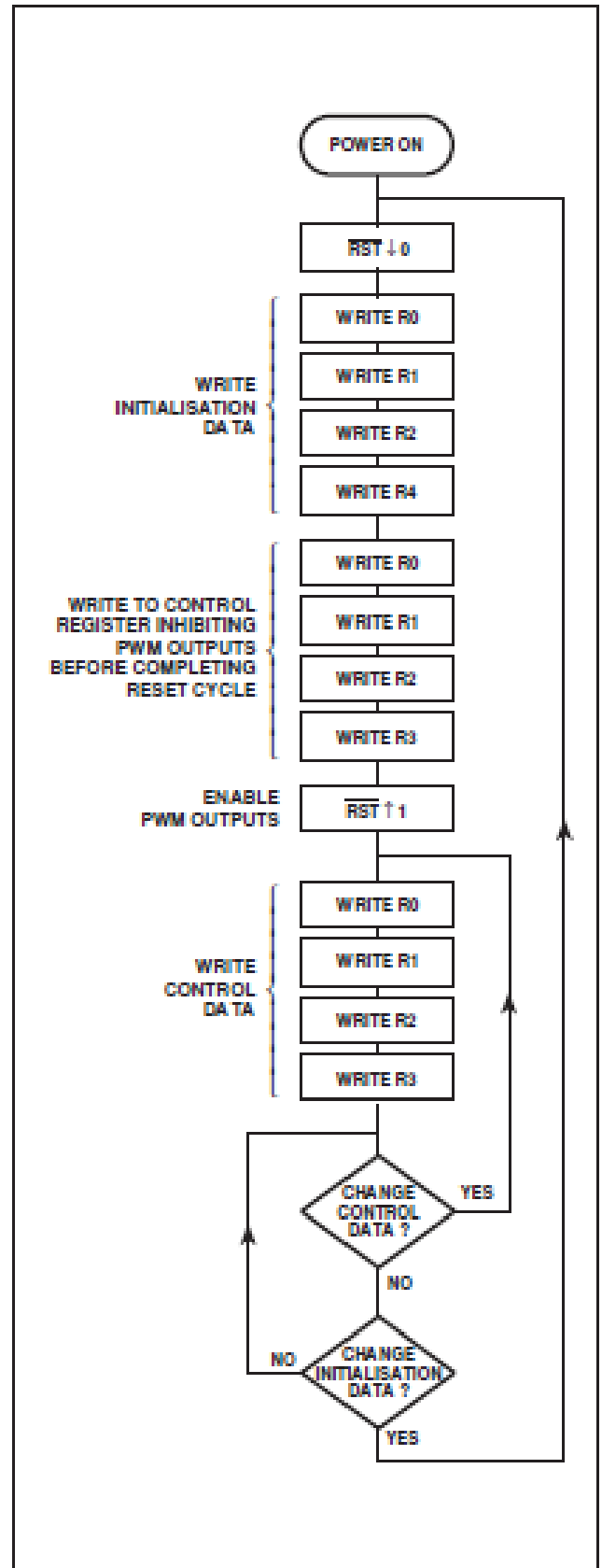


Fig. 17 Typical SA628 programming routine

HARDWARE INPUT/OUTPUT FUNCTIONS

Set Output Trip (SET TRIP Input)

The SET TRIP input is provided separately from the microprocessor interface in order to allow an external source to override the microprocessor and provide a rapid shutdown facility. For example, logic signals from overcurrent sensing circuitry or the microprocessor 'watchdog' might be used to activate this input.

When the SETTRIP input is taken to a logic high, the output trip latch is activated. This results in the TRIP output and the six PWM outputs being latched low immediately. This condition can only be cleared by applying a reset cycle to the RST input.

It is essential that when not in use SET TRIP is tied low and isolated from potential sources of noise; on no account should it be left floating.

SET TRIP is latched internally at the master clock rate in order to reduce noise sensitivity.

Output Trip Status (TRIP output)

The TRIP output indicates the status of the output trip latch and is active low.

Reset (RST Input)

The RST input performs the following functions when active (low):

1. All PWM outputs are forced low (if not already low) thereby turning off the drive switches.
2. All internal counters are reset to zero (this corresponds to 0° for the red phase output).
3. The rising edge of RST reactivates the PWM outputs resetting the output trip and setting the TRIP output high – assuming that the SET TRIP input is inactive (i.e. low).

A sixth register, R5, located at A2:0 = 101 is used to place the device into a factory test mode. This is achieved by writing dummy data to R5 immediately after RST goes high. Care must be exercised to ensure that the microprocessor/controller cannot write to this register.

Zero Phase Pulses (ZPPR, ZPPY and ZPPB outputs)

The zero phase pulse outputs provide pulses at the same frequency as the power frequency with a 1 : 2 mark-space ratio. When in the forward mode of operation the falling edge of ZPPR corresponds to 0° for the red phase, the falling edge of ZPPY to 0° for the yellow phase and the ZPPB falling edge to 0° for the blue phase. In the reverse mode, the rising edge of a zero phase pulse corresponds to 0° for the relevant phase PWM output.

Waveform Sampling Synchronisation (WSS output)

This output provides a square wave signal of 50% duty cycle at a frequency 1536 times higher than the fundamental of the power waveform. Each successive pulse of WSS corresponds to the SA828 reading the next location of the waveform ROM. It may be used in conjunction with the ZPP signals to monitor the position of the machine rotor and may form part of a closed loop control system such as slip compensation.

Clock (CLK Input)

The CLK input provides a timing reference used by the SA828 for all timings related to the PWM outputs. The microprocessor interface, however, derives all its timings from the microprocessor and therefore the microprocessor and the SA828 may be run either from the same or from different clocks.

WAVEFORM DEFINITION

The waveform amplitude data used to construct the PWM output sequences is read from the internal 384x8 ROM. This contains the 90° span of the waveform as shown in Fig. 18. Each successive 8-bit sample linearly represents the instantaneous amplitude of the waveform. It is assumed that the waveform is symmetrical about the 90°, 180° and 270° axes. The SA828 reconstructs the full 360° waveform by reading the 0°-90° section held in ROM and assigning negative values for the second half of the cycle.

These samples are used to calculate the instantaneous amplitudes for all three phases, which will be 120° transposed in the normal R-Y-B orientation for forward rotation or B-Y-R for reverse rotation. The 384 8-bit samples are regularly spaced over the 0° to 90° span, giving an angular resolution of approximately 0.23°.

Waveform segment	Sample number
0°- 30°	0 - 127
30-23°- 60°	128 - 255
60-23°- 89-77°	256 - 383

Table 8 90° of the 360° cycle is divided into 384 8-bit samples

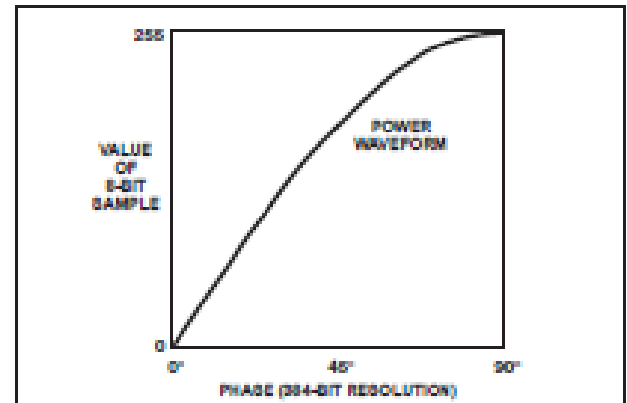


Fig. 18 90° sample of typical power waveform

PRODUCT DESIGNATION

Two standard options exist, defining waveform shape. These are designated SA828-1 and SA828-2 as follows:

SA828-1

Sine + third harmonic at one-sixth the amplitude of the fundamental:

$$x(t) = A [\sin(\omega t) + \frac{1}{6} \sin 3(\omega t)]$$

SA828-2

Pure sinewave:

$$x(t) = A [\sin(\omega t)]$$

Additional wave shapes can be implemented to order, provided they are symmetrical about the 90°, 180° and 270° axes. Contact your local Mitel Semiconductor Customer Service Centre for further details.