

Izrada i analiza rada jednofaznog neopravljivog naponskog izmjenjivača u mosnom spoju upravljano s pomoću integriranog kruga 4047; 12V/230V,50Hz-60Hz, 100VA

Jeftimir, Stanko

Undergraduate thesis / Završni rad

2016

Degree Grantor / Ustanova koja je dodijelila akademski / stručni stupanj: **Josip Juraj Strossmayer University of Osijek, Faculty of Electrical Engineering, Computer Science and Information Technology Osijek / Sveučilište Josipa Jurja Strossmayera u Osijeku, Fakultet elektrotehnike, računarstva i informacijskih tehnologija Osijek**

Permanent link / Trajna poveznica: <https://um.nsk.hr/um:nbn:hr:200:425806>

Rights / Prava: [In copyright](#)/[Zaštićeno autorskim pravom.](#)

Download date / Datum preuzimanja: **2024-07-14**

Repository / Repozitorij:

[Faculty of Electrical Engineering, Computer Science and Information Technology Osijek](#)



SVEUČILIŠTE JOSIPA JURJA STROSSMAYERA U OSIJEKU

ELEKTROTEHNIČKI FAKULTET

Sveučilišni studij

**IZRADA I ANALIZA RADA JEDNOFAZNOG
NEUPRAVLJIVOG NAPONSKOG IZMJENJIVAČA U
MOSNOM SPOJU UPRAVLJANOG S POMOĆU
INTEGRIRANOG KRUGA 4047; 12V/230V, 50Hz-60Hz,
100VA**

Završni rad

Stanko Jeftimir

Osijek, 2016.

Sadržaj:

| | |
|--|----|
| 1. Uvod..... | 1 |
| 1.1. Zadatak rada | 1 |
| 2. Izrada izmjenjivača i komponente | 2 |
| 2.1. Izrada tiskane pločice | 3 |
| 2.2. Komponente izmjenjivača | 5 |
| 3. Podsustavi izmjenjivača..... | 6 |
| 3.1. Upravljački podsustav | 6 |
| 3.2. Energetski podsustav | 7 |
| 4. Analiza rada izmjenjivača..... | 8 |
| 4.1. Analiza rada djelatno opterećenog izmjenjivača..... | 8 |
| 4.2. Analiza rada djelatno-induktivno opterećenog izmjenjivača | 13 |
| 4.3. Upravljanje MOSFET-ima | 15 |
| 5. Mjerenja na izmjenjivaču..... | 17 |
| 5.1. Mjerenja i snimanja valnih oblika za djelatno opterećen izmjenjivač..... | 17 |
| 5.2. Mjerenja i snimanja valnih oblika za djelatno-induktivno opterećen izmjenjivač | 25 |
| 6. Zaključak..... | 29 |
| Literatura | 30 |
| Sažetak | 31 |
| Abstract | 32 |
| Životopis..... | 33 |
| Prilog 1- Podatkovna tablica za CMOS 4047 | 34 |
| Prilog 2 - Podatkovna tablica za MOSFET IRF 9540..... | 36 |
| Prilog 3 - Podatkovna tablica za MOSFET IRF 540..... | 37 |



ETFOS
ELEKTROTEHNIČKI FAKULTET OSIJEK



Sveučilište Josipa Jurja Strossmayera u Osijeku

Obrazac Z1P - Obrazac za ocjenu završnog rada na preddiplomskom studiju

Osijek,

Odboru za završne i diplomske ispite

Prijedlog ocjene završnog rada

| | |
|---|--|
| Ime i prezime studenta: | Stanko Jeftimir |
| Studij, smjer: | Preddiplomski studij elektrotehnika, smjer energetika |
| Mat. br. studenta, godina upisa: | 3749, 2013. godina |
| Mentor: | Izv.prof.dr.sc. Denis Pelin |
| Sumentor: | Ivan Biondić |
| Naslov završnog rada: | Izrada i analiza rada jednofaznog neupravljivog naponskog izmjenjivača u mosnom spoju upravljano s pomoću integriranog kruga 4047; 12V/230V,50Hz-60Hz, 100VA |
| Primarna znanstvena grana rada: | |
| Sekundarna znanstvena grana (ili polje) rada: | |
| Predložena ocjena završnog rada: | |
| Kratko obrazloženje ocjene prema Kriterijima za ocjenjivanje završnih i diplomskih radova: | Primjena znanja stečenih na fakultetu: Postignuti rezultati u odnosu na složenost zadatka: Jasnoća pismenog izražavanja: Razina samostalnosti: |

Potpis sumentora:

Potpis mentora:

Dostaviti:

1. Studentska služba

Potpis predsjednika Odbora:

Dostaviti:

1. Studentska služba



Sveučilište Josipa Jurja Strossmayera u Osijeku

ETFOS

ELEKTROTEHNIČKI FAKULTET OSIJEK



IZJAVA O ORIGINALNOSTI RADA

Osijek,

Ime i prezime studenta:

Stanko Jeftimir

Studij :

Preddiplomski studij elektrotehnika, smjer energetika

Mat. br. studenta, godina upisa:

3749, 2013. godina

Ovom izjavom izjavljujem da je rad pod nazivom: Izrada i analiza rada jednofaznog neupravljivog naponskog izmjenjivača u mosnom spoju upravljano s pomoću integriranog kruga 4047; 12V/230V,50Hz-60Hz, 100VA,

izrađen pod vodstvom mentora Izv.prof.dr.sc. Denis Pelin i sumentora Ivan Biondić.

moj vlastiti rad i prema mom najboljem znanju ne sadrži prethodno objavljene ili neobjavljene pisane materijale drugih osoba, osim onih koji su izričito priznati navođenjem literature i drugih izvora informacija.

Izjavljujem da je intelektualni sadržaj navedenog rada proizvod mog vlastitog rada, osim u onom dijelu za koji mi je bila potrebna pomoć mentora, sumentora i drugih osoba, a što je izričito navedeno u radu.

Potpis studenta:

1. UVOD

Za završni rad izrađena je maketa jednofaznog neupravljivog naponskog izmjenjivača u mosnom spoju upravljanog s pomoću integriranog kruga 4047. Shema makete je pronađena na internetu, te uz male izmjene je složena krajnja shema [1]. Komponente koje su korištene za izradu makete bile su lako nabavljive. Maketa je izrađena na bakrenoj pločici na kojoj je korišten foto postupak za izradu same pločice.

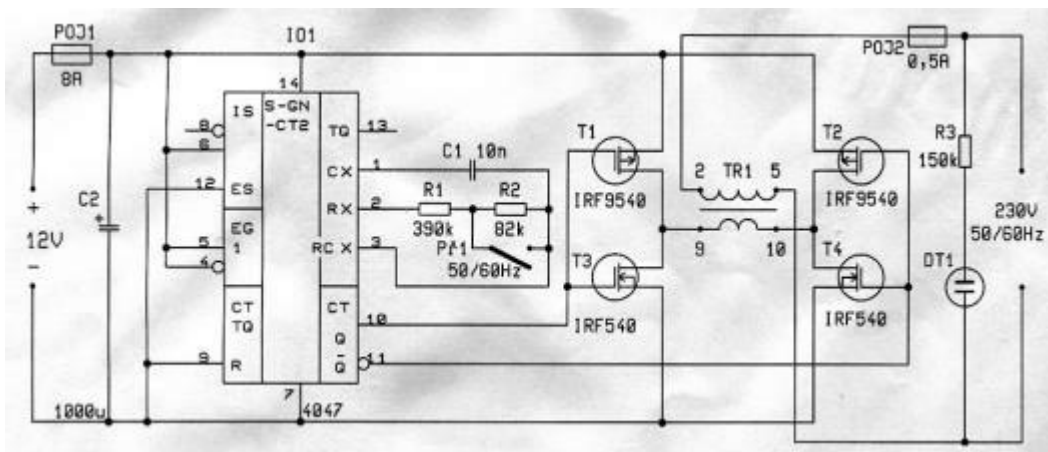
Izmjenjivači su pretvarači istosmjernog sustava pojne mreže u izmjenični sustav trošila [2]. Izmjenjivači mogu biti pasivni ili aktivni, regulirani ili neregulirani, te naponski ili strujni. Izmjenjivač je autonomni jer je izmjenična mreža pasivna. Nereguliran je zato što se efektivna vrijednost izlaznog napona mijenja jedino promjenom vrijednosti istosmjernog napona na ulazu. Izmjenjivač je naponski zato što je na ulazu naponski izvor 12 V. Izmjenjivači se koriste u elektromotornim pogonima za napajanje izmjeničnih motora kojima treba mijenjati brzinu vrtnje. Također, bitna primjena je kod fotonaponskih sustava za povezivanje istosmjernog izvora i izmjeničnog trošila. Ostale primjene autonomnih izmjenjivača uključuju sustave za neprekidno napajanje električnom energijom, pretvarače frekvencije, prenosive sustave napajanja i sustave za prilagodbu izmjeničnih trošila obnovljivim izvorima energije.

1.1. Zadatak rada

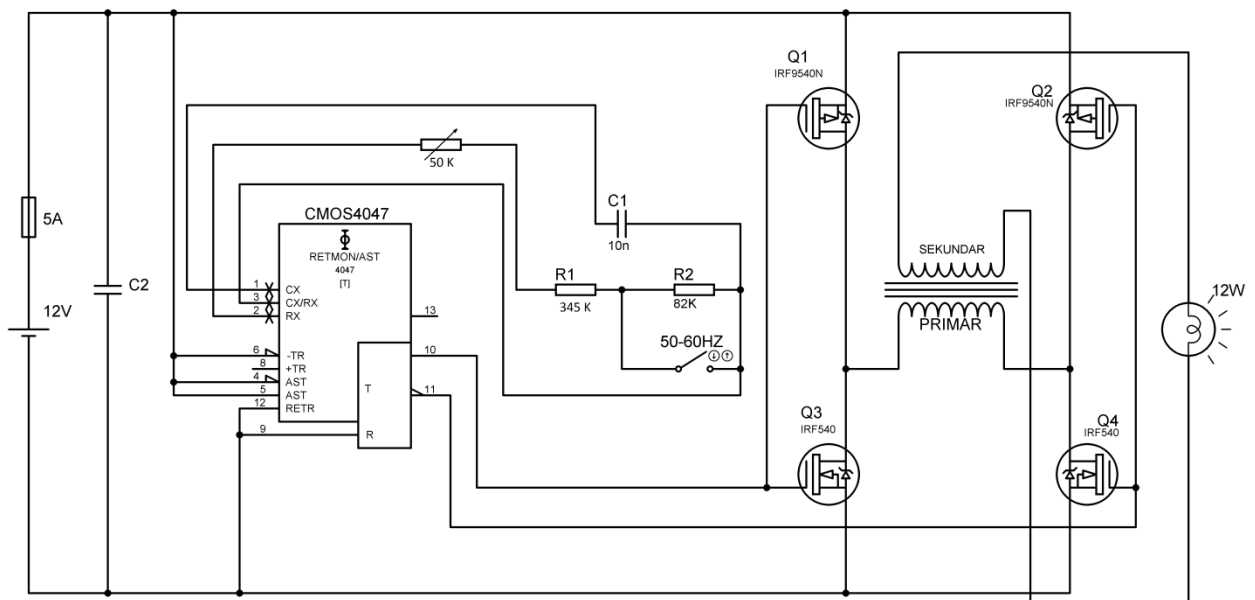
Zadatak završnog rada je izrada makete jednofaznog neupravljivog naponskog izmjenjivača u mosnom spoju upravljanog s pomoću integriranog kruga 4047, te analiza rada energetskog dijela kao i mjerenje valih oblika napona i struje opterećenog žaruljom od 25 W (djelatno trošilo), te opterećenog briaćim aparatom (djelatno-induktivno trošilo). Dobivene valne oblike nadalje treba usporediti s onima dobivenim analizom rada izmjenjivača.

2. IZRADA IZMJENJIVAČA I KOMPONENTE

Shema jednofaznog neupravljivog naponskog izmjenjivača pronađena je na internetu [1]. Na slici 2.1. prikazana je prvobitna shema na kojoj su napravljene male promjene. Osigurač POJ1 (8A) zamijenjen je osiguračem od (5A) zbog ograničenja struje na ulazu. Izbačen je osigurač POJ2 (0.5A) te otpornik R3 (150 Ω) i tinjalica DT1 koja pokazuje da izmjenjivač radi tj. da ima izlazni napon na sekundarnim stezaljkama transformatora. U upravljački strujni krug integriranog kruga dodan je potenciometar kako bi se mogla uraditi fina regulacija frekvencije.



Slika 2.1. Shema autonomnog naponskog neupravljivog izmjenjivača preuzeta iz [1].

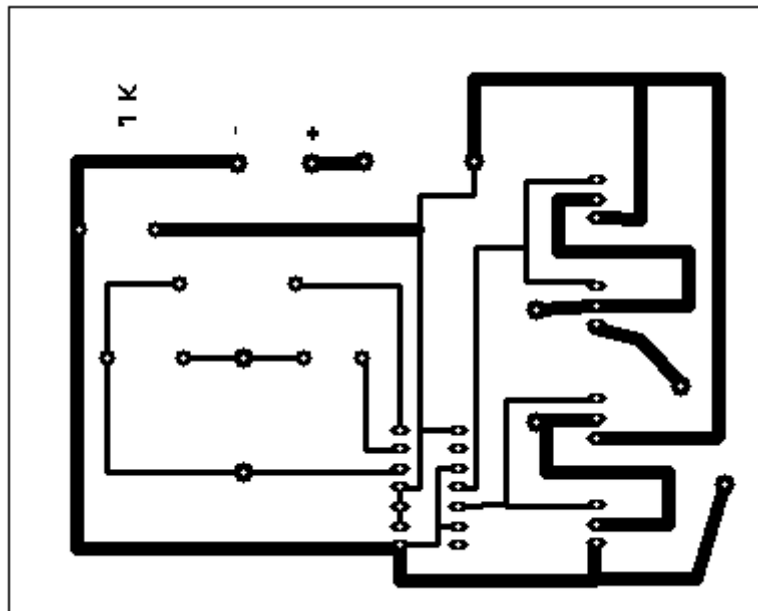


Slika 2.2. Promijenjena shema autonomnog naponskog neupravljivog izmjenjivača.

2.1. Izrada tiskane pločice

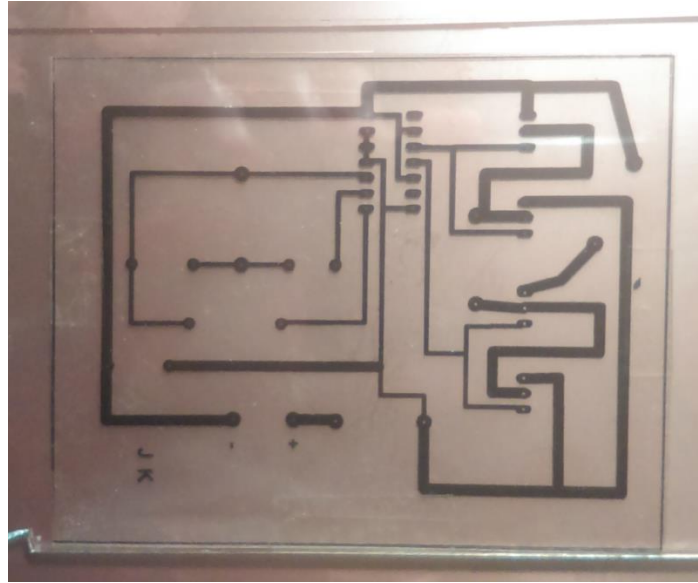
Za izradu bakrenih pločica postoji više metoda, u ovom slučaju izabran je foto postupak. Za foto postupak potrebni su: fotooslojna pločica, prozirni A4 papir za grafoskop, 50 grama granula natrijevog hidroksida (NaOH), pola litre solne kiseline (HCl, 19 %), pola litre hidrogena (H₂O₂, 3 %), te aceton.

Kako bi se mogla načiniti pločica, primarno je potrebno u nekom programu nacrtati izgled tiskane pločice. Pri tome je korišten program pod imenom "PCB Wizard 3.50 Pro Unlimited". Nacrtanu shemu tiskane pločice potrebno je ispisati laserskim pisačem na prozirni A4 papir koji će poslužiti za osvjetljivanje pločice. Pločica je u programu zrcaljena kao što se može vidjeti na slici 2.3. Po mogućnosti je dobro ispisati uzorke na 2 lista papira, te zalijepiti jedan preko drugoga kako ne bi došlo do oštećenja vodova pri osvjetljivanju pločice.



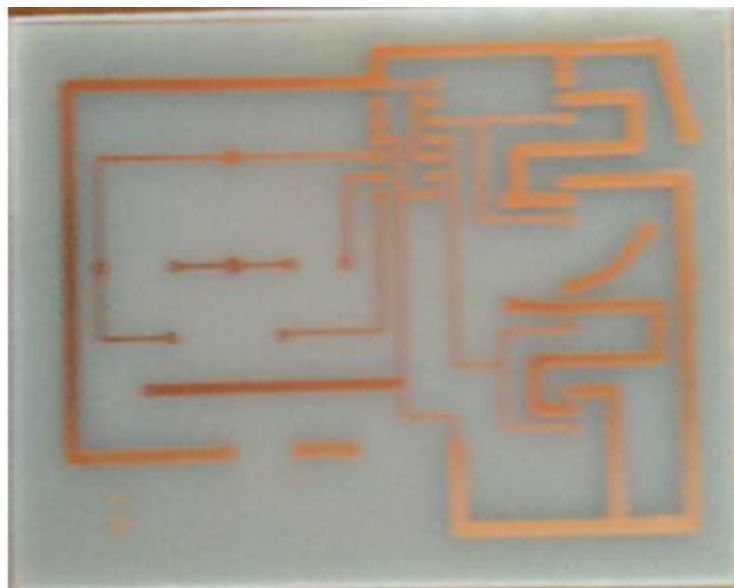
Slika 2.3. Izgled tiskane pločice u PCB Wizard programu

Potrebno je izrezati fotooslojnu pločicu na istu veličinu kao što je na ispisanom papiru tiskana pločica. S fotooslojne pločice skida se zaštitna folija, te preko nje stavlja ispisan prozirni papir i staklo kako ne bi dolazilo do pomicanja tijekom osvjetljivanja. Osvjetljivanje se vrši pomoću žarulje jakosti 125-250 W. Korišten je grafoskop koji ima žarulju jakosti 250 W. Osvjetljivanje se provodi 10 minuta. Nakon osvjetljivanja, na pločici se mora vidjeti kako je svjetlost "skinula" lak koji nije bio zaštićen. Vodovi će biti vidljivi žutom bojom.



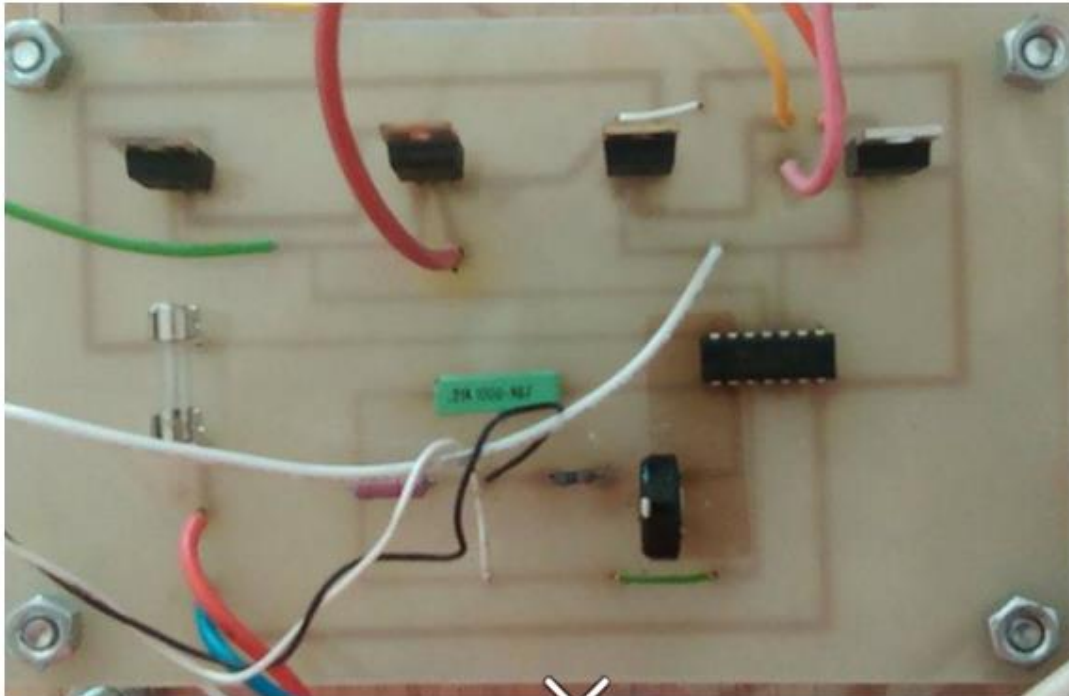
Slika 2.4. Izgled tiskane pločice tijekom osvjetljivanja.

Sljedeći postupak je razvijanje pločice. Razvijanje pločice se radi tako da se u litru mlake vode stavi 50 grama natrijevog hidroksida, te dobro promiješa otopinu. U otopinu se stavlja pločica i lagano preko nje prelazi četkicom kako bi se skinuo fotooslojni lak. Nakon skidanja laka na pločici će biti dobro vidljivi zaštićeni vodovi. Nakon razvijanja pločice slijedi nagrivanje pločice. Nagrivanje pločice se radi tako da se u jednu posudu pomiješa 500ml solne kiseline koja je 19 %-tna, te 500ml hidrogena koji je 3 %-tni. U posudu se stavi pločica koju treba pomicati cijelo vrijeme u posudi kako bi se bakar skinuo. Potrebno je koristiti zaštitne rukavice zato što je otopina opasna za čovjekovu kožu.



Slika 2.5. Izgled tiskane pločice nakon skidanja bakra.

Nakon skidanja bakra s pločice potrebno je acetonom skinuti lak s zaštićenih vodova. Zatim je potrebno izbušiti rupe na pločici. Bušenje rupa se radi malom bušilicom koja ima svrdlo 0.5 mm. Na kraju je potrebno zalemiti komponente na pločicu.



Slika 2.6. Izgled konačne tiskane pločice

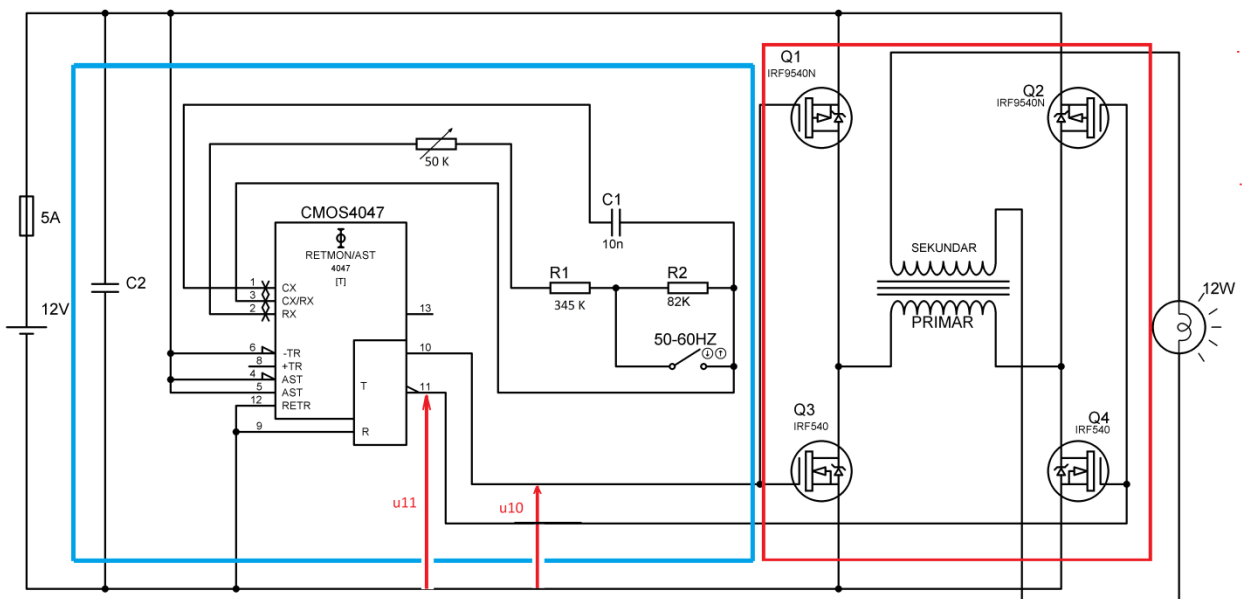
2.2. Komponente izmjenjivača

Komponente izmjenjivača su:

- Osigurač (5A) - Služi za ograničavanje ulazne struje.
- Kondenzator (C1=10nF) - Služi za regulaciju vremena vođenja MOSFET-a.
- Kondenzator (C2) - Služi za peglanje ulaznog napona (nije spojen na pločici jer koristimo regulacijski naponski izvor na kojemu je napon ispeglan).
- Otpornici (R1=345 k Ω i R2=82 k Ω) - Služe za regulaciju vremena vođenja MOSFET-a.
- Integrirani krug (CMOS 4047) - Služi za upravljanje MOSFET-a.
- MOSFET-i (2xIRF9540 i 2xIRF540) - Služe za stvaranje izmjeničnog napona na transformatoru.
- Transformator - Služi za povećanje napona s 12 V na 230 V.
- Promjenjivi otpornik 50 k Ω - Služi za finu regulaciju frekvencije.

3. PODUSTAVI IZMJENJIVAČA

Postoje dva podsustava izmjenjivača: upravljački i energetski. Energetski podsustav se sastoji od različitih poluvodičkih ventila (dioda, tiristora, bipolarnih tranzistora, IGBT tranzistora, MOS tranzistora...), RLC komponenata, tranzistora. Upravljački podsustav se sastoji od pasivnih komponenata za upravljanje poluvodičkih ventila kao što je integrirani krug i ostale pasivne komponente. Pomoću upravljačkog sustava upravlja se brzina, odnosno frekvencija sklapanja poluvodičkih ventila.



Slika 3.1. Podsustavi autonomnog naponskog neupravljivog ispravljača

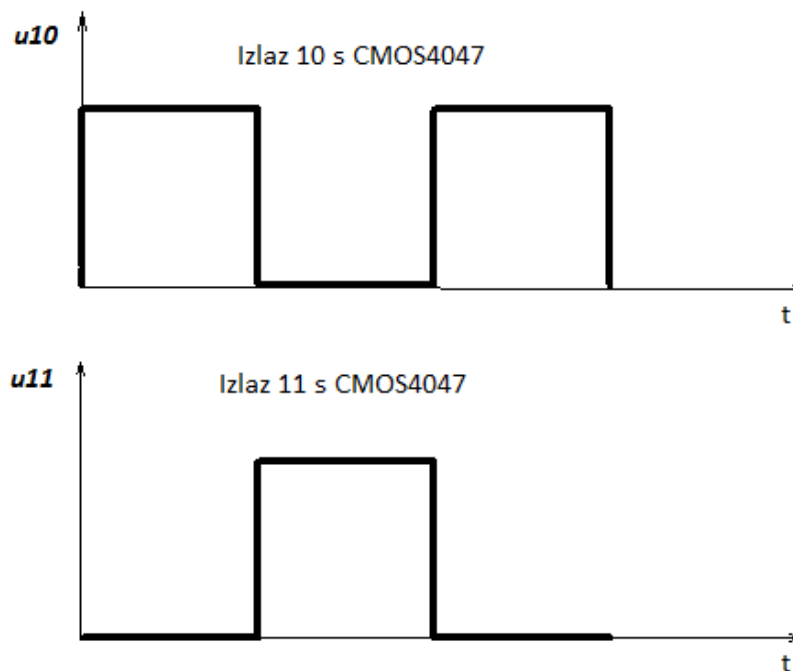
Na slici 3.1. plavom bojom je označen upravljački podsustav, a crvenom bojom je označen energetski podsustav.

3.1. Upravljački podsustav

Upravljački podsustav makete se sastoji od: integriranog kruga CMOS 4047, kondenzatora C2 i C1, otpornika R1 i R2, promjenjivog otpornika, te sklopke koja mijenja frekvenciju s 50Hz na 60Hz. Integrirani krug služi za upravljanje MOSFET-a. On upravlja s MOSFET-ima tako što za jednu poluperiodu na izlazu 10 pušta pozitivan napon a na izlazu 11 je napon 0, a za drugu poluperiodu obrnuto. Dok je pušten pozitivan napon na izlazu 10 vodit će MOSFET Q3 jer je on N-tipa pa mu treba pozitivan napon u_{GS} kako bi proveo, a na izlazu 11 je napon 0 te će voditi

MOSFET Q2 jer je on P-tipa pa mu treba negativni napon na u_{GS} da bi proveo. MOSFET-i Q2 i Q3 te Q4 i Q1 rade u paru. Upravljanje frekvencije sklapanja i uklapanja MOSFETA može se regulirati otpornicima R1,R2, potencijetrom, i kondenzatorom C1. Frekvencija se upravlja pomoću sljedeće formule: $f = \frac{1}{4,40 \cdot R \cdot C}$. (3-1)

Potencijetar je podešen tako da je njegov otpor $372k\Omega$. Kada je sklopka otvorena frekvencija sklapanja ventila je $f = \frac{1}{4,40 \cdot (372k\Omega + 82k\Omega) \cdot 10nF} = 50.06Hz$, a kada je sklopka zatvorena frekvencija sklapanja je $f = \frac{1}{4,40 \cdot 372k\Omega \cdot 10nF} = 61.09Hz$.



Slika 3.2 Valni oblici napona na izlazima 10 i 11.

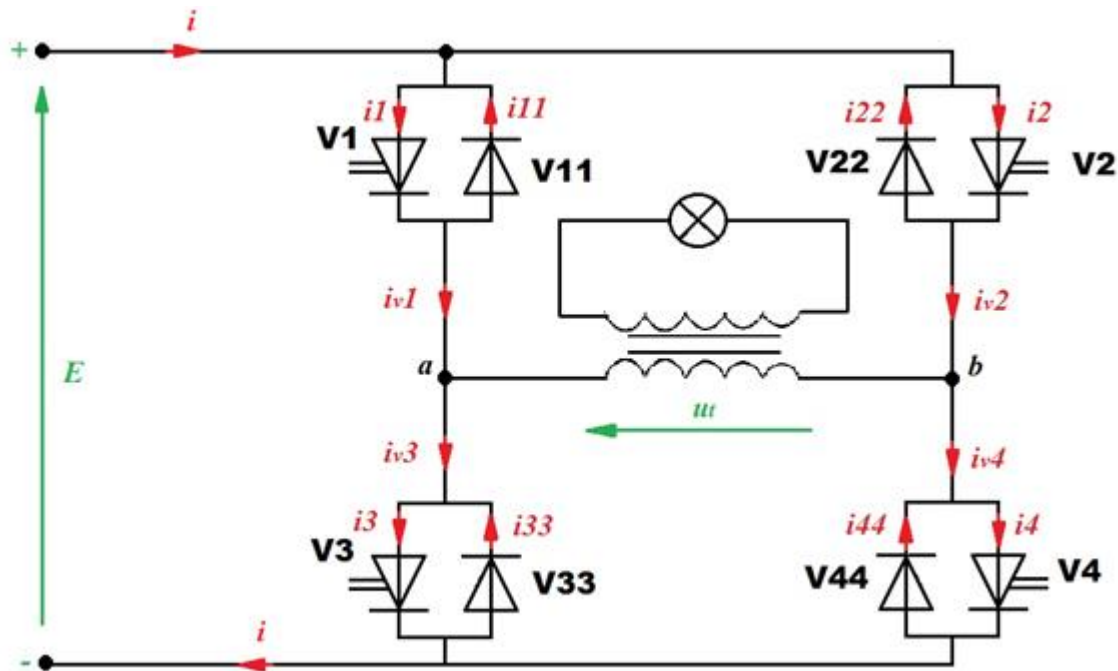
3.2. Energetski podsustav

Energetski podsustav makete se sastoji od: dva MOSFET-a IRF 540 (N-kanalni), dva MOSFET-a IRF 9540N (P-kanalni), te transformatora prijenosnog omjera 230/12V, snage 100VA. Stezaljke transformatora su zamijenjene kako bi se dobio prijenosni omjer 12/230V (zamijenjen primar i sekundar). MOSFET-i služe za stvaranje izmjeničnog napona na transformatoru. Na shemi se vidi da su MOSFET-i spojeni s zajedničkim odvodom (eng. drain), što je jako bitno kod P-kanalnog MOSFET-a kako bi se dobio negativan napon u_{DS} za vođenje.

4. ANALIZA RADA IZMJENJIVAČA

4.1. Analiza rada djelatno opterećenog izmjenjivača

Za objašnjavanje rada ovoga sklopa potrebna je nadomjesna shema jednofaznog naponskog izmjenjivača u mosnom spoju, gdje će MOSFET-i biti modelirani pomoću punoupravljive naponski jednosmjerne sklopke. Transformator pomoću kojeg se podiže napon modeliran je kao idealni transformator, radi lakšeg provođenja analize rada.



Slika 4.1. Shema spoja jednofaznog naponskog izmjenjivača u mosnom spoju sa naznačenim smjerovima struja i napona.

Na slici 4.1. označeni su smjerovi struja i napona u granama koji su zadani položajem pojedinog ventila, međutim smjerovi struja $i_{v1} - i_{v4}$ su pretpostavljeni u odnosu na očekivani rad sklopa, odnosno struje antiparalelnih dioda će zbog čisto radnog opterećenja uvijek biti jednake nuli, pa se može reći kako je $i_1 = i_{v1}$, što vrijedi i za preostala tri ventila. Princip rada ovakvog izmjenjivača je slijedeći: ventili V_1 (zajedno sa antiparalelnim diodama) i V_4 rade u paru, odnosno ventili V_2 i V_3 rade u paru. Kada je par ventila V_1 i V_4 zatvoren, par ventila V_2 i V_3 je otvoren, tada struja prolazi u jednom smjeru kroz trošilo, u ovom slučaju kroz primar idealnog transformatora, te je napon na trošilu jednak naponu E . Kada je par ventila V_2 i V_3 zatvoren, a ventili V_1 i V_4 otvoreni struja prolazi u suprotnom smjeru kroz trošilo, te je na njemu napon $-E$.

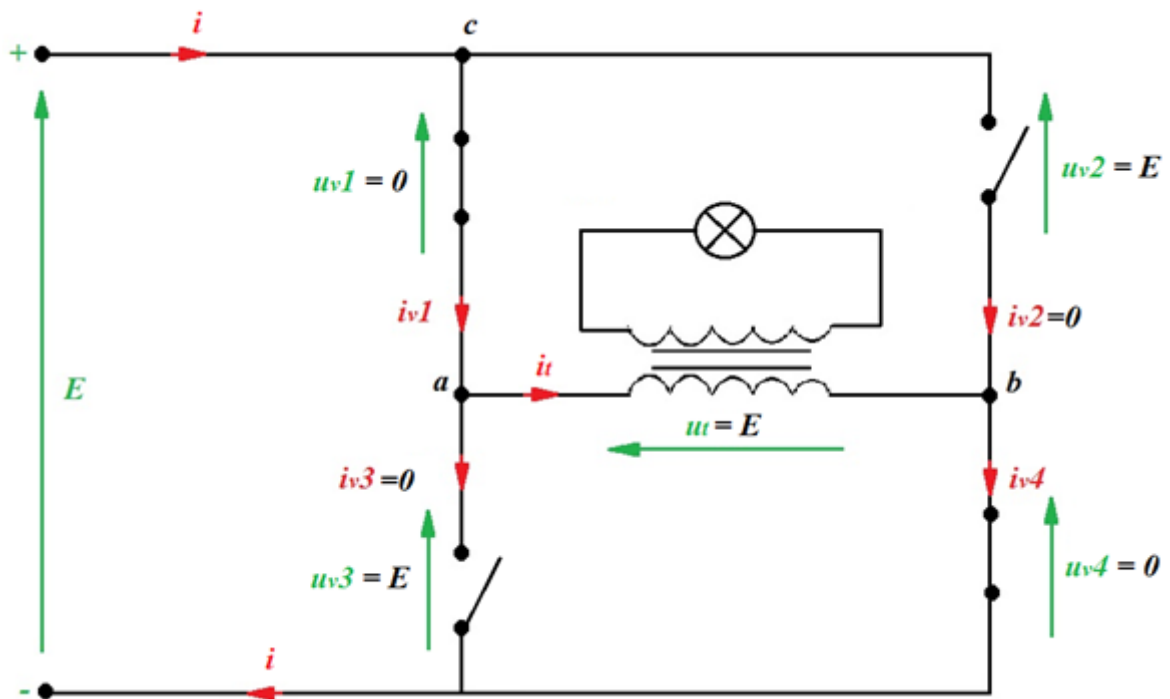
Dakle u analizi rada postoje dva karakteristična intervala:

A) vode ventili V_1, V_{11} i V_4, V_{44} , a ne vode ventili V_2, V_{22} i V_3, V_{33} ($0 \leq t \leq \frac{T}{2}$)

B) vode ventili V_2, V_{22} i V_3, V_{33} , a ne vode ventili V_1, V_{11} i V_4, V_{44} ($T/2 \leq t \leq T$)

Karakteristične intervale promotriti ćemo na nadomjesnim shemama.

Interval A:



Slika 4.2. Nadomjesna shema za interval A s označenim smjerovima strujama i naponima.

KZN:

$$\text{I) } E - u_{v1} - u_t - u_{v4} = 0 \Rightarrow u_t = E \quad (4-1)$$

$$\text{II) } u_{v1} - u_{v2} + u_t = 0 \Rightarrow u_{v2} = u_t \quad (4-2)$$

$$\text{III) } u_{v3} - u_{v4} - u_t = 0 \Rightarrow u_{v3} = u_t \quad (4-3)$$

KZS:

$$\text{a) } i_{v1} - i_t - i_{v3} = 0 \Rightarrow i_{v1} = i_t \quad (4-4)$$

$$\text{b) } i_{v2} + i_t - i_{v4} = 0 \Rightarrow i_t = i_{v4} \quad (4-5)$$

$$\text{c) } i - i_{v1} - i_{v2} = 0 \Rightarrow i = i_{v1} \quad (4-6)$$

Pošto je u analizi rada korišten idealni transformator čije su konstitutivne relacije:

$$u_1 = nu_2 ; i_2 = -ni_1 \quad (4-7)$$

Napon na sekundaru transformatora će biti:

$$u_s = \frac{ut}{n} \quad (4-8)$$

Uvrštavanjem prvog KZN-a dobije se slijedeće:

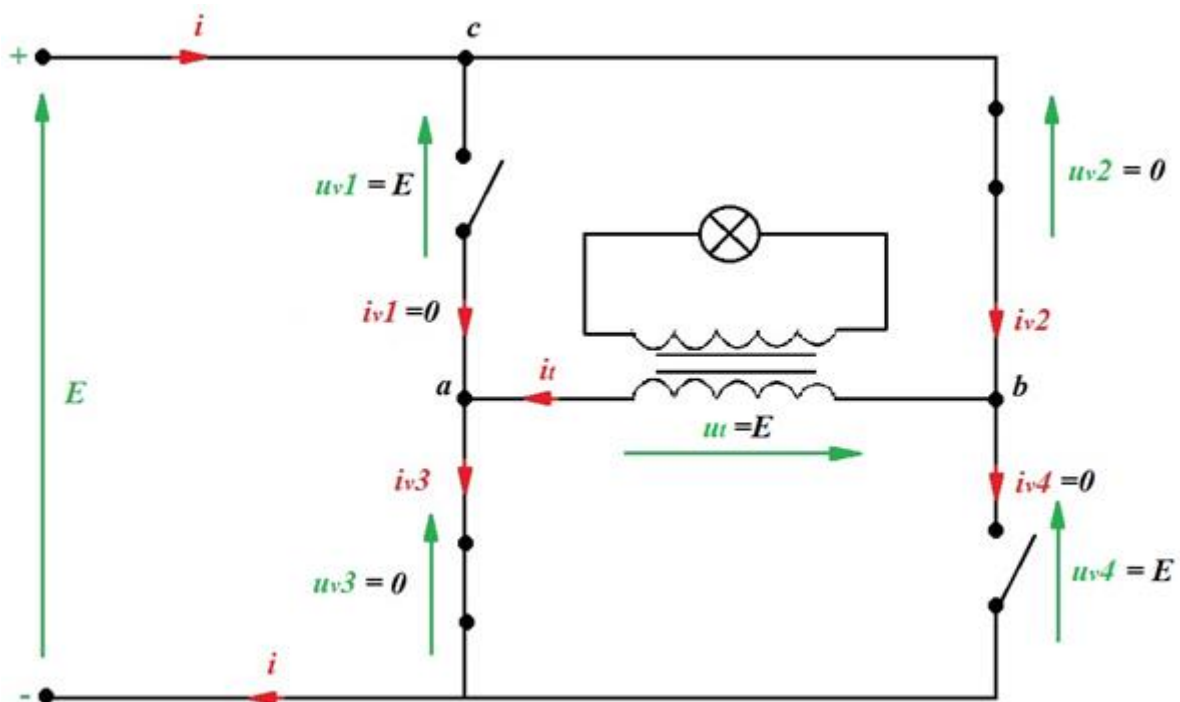
$$u_s = \frac{E}{n} = U_s = U_s(0) \quad (4-9)$$

Struja sekundara koja je diktirana trošilom u ovom slučaju će biti u fazi sa naponom jer je trošilo smatramo čisto radnim (žarulja).

Iz relacije (4-9) možemo napisati kirchoffov zakon struje za sekundarni krug:

$$i_s = \frac{u_s}{R} = \frac{1/n \cdot E}{R} = \frac{E}{n \cdot R} = I = I(0) \quad (4-10)$$

Interval B:



Slika 4.3. Nadomjesna shema za interval B s označenim smjerovima strujama i naponima.

KZN:

$$\text{I) } E - u_{v2} - u_t - u_{v3} = 0 \Rightarrow u_t = E \quad (4-11)$$

$$\text{II) } u_{v1} - u_{v2} - u_t = 0 \Rightarrow u_{v1} = u_t \quad (4-12)$$

$$\text{III) } u_{v3} - u_{v4} + u_t = 0 \Rightarrow u_{v4} = u_t \quad (4-13)$$

KZS:

$$\text{a) } i_{v1} + i_t - i_{v3} = 0 \Rightarrow i_{v3} = i_t \quad (4-14)$$

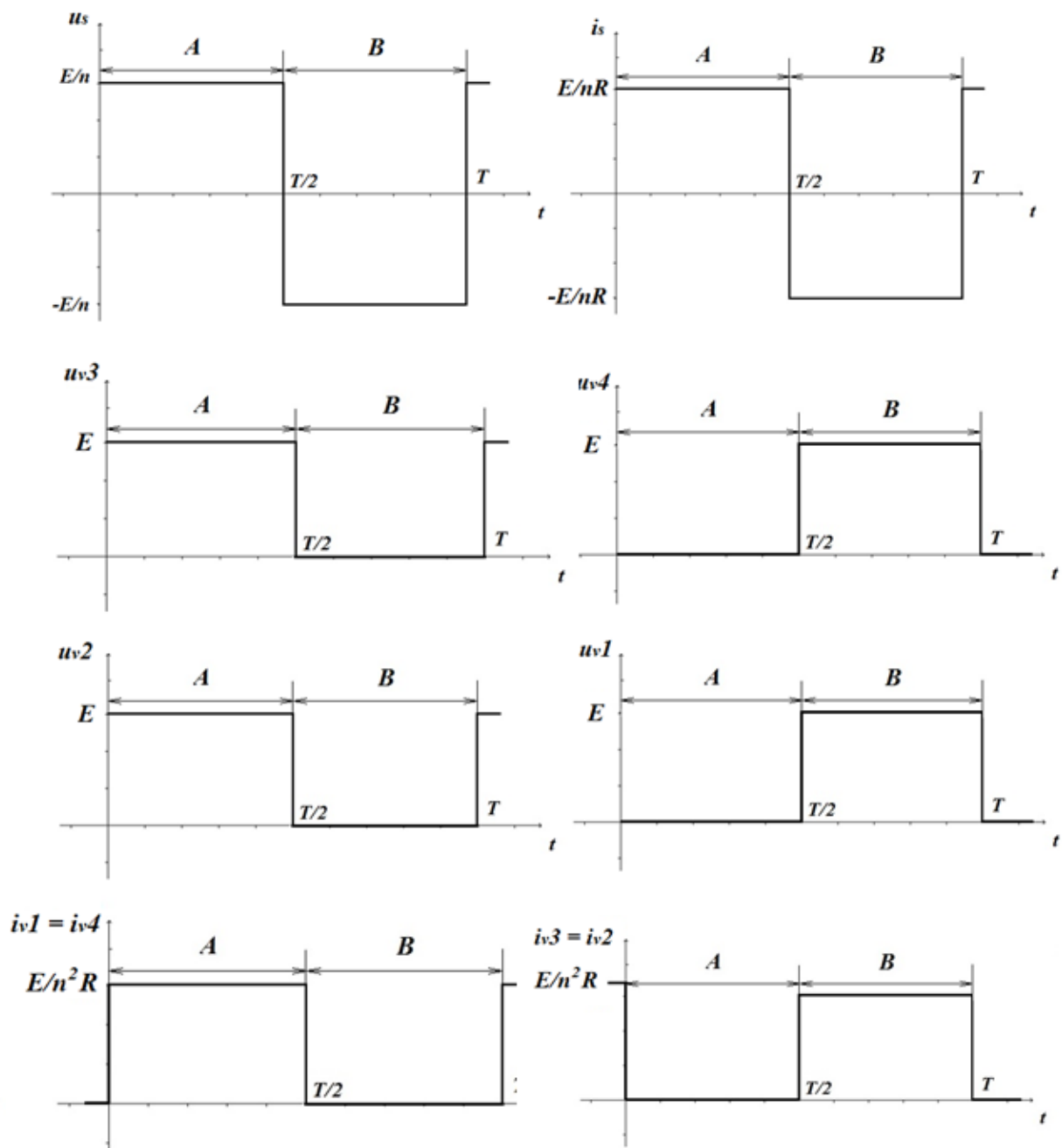
$$\text{b) } i_{v2} - i_t - i_{v3} = 0 \Rightarrow i_t = i_{v2} \quad (4-15)$$

$$\text{c) } i - i_{v1} - i_{v2} = 0 \Rightarrow i = i_{v2} \quad (4-16)$$

Za ovaj interval također vrijede relacije (4-9) i (4-10), međutim pažnju treba obratiti na smjer napona odnosno struje trošila koji su suprotnog smjera od onih u intervalu A.

Pošto se u analizi rada transformator modelirao idealnim transformatorom koji ima jednostavne matematičke jednadžbe, ali fizikalno ne modelira najbolje stvarni transformator (idealni transformator može transformirati čak i istosmjerne napone i struje), potrebno je naglasiti važnost dobivanja dvaju različitih smjerova protjecanja struje kroz namote primara transformatora. Promjenjivi smjer struje koji je dobiven u analizi modela izmjenjivača, u stvarnom izmjenjivaču će stvarati promjenjivi magnetski tok koji će po Faraday-Lenzovom zakonu u sekundaru realnog transformatora inducirati napon.

Iz provedene analize se mogu nacrtati valni oblici struja i napona trošila i ventila.



Slika 4.4. Valni oblici napona i struje trošila i ventila.

4.2. Analiza rada djelatno-induktivno opterećenog izmjenjivača

Kao i kod analize djelatno opterećenog autonomnog naponskog neupravljivog izmjenjivača postoje dva intervala:

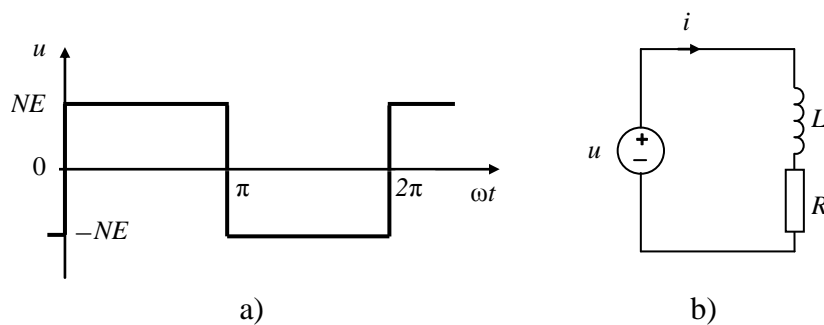
A) vode ventili V_1, V_{11} i V_4, V_{44} , a ne vode ventili V_2, V_{22} i V_3, V_{33} ($0 \leq t \leq \frac{T}{2}$)

B) vode ventili V_2, V_{22} i V_3, V_{33} , a ne vode ventili V_1, V_{11} i V_4, V_{44} ($T/2 \leq t \leq T$)

Napon trošila ovisi isključivo o sklopnom stanju ventila V_1, V_{11}, V_2 i $V_{22}, V_3, V_{33}, V_4, V_{44}$ a ne o trenutnom smjeru struje trošila. Stoga se napon trošila određuje na temelju poznavanja valnih oblika upravljačkih signala. Na trošilu su, prema slikama 4.2 i 4.3, moguće dvije vrijednosti napona; kada vodi V_1, V_{11} tj. kada vodi V_4, V_{44} jer rade u paru, napon na trošilu je pozitivan, iznosa NE , a kad vodi V_2, V_{22} i V_3, V_{33} , napon na trošilu je negativan, iznosa $-NE$. Rastavom napona trošila, slika 4.5 a), u Fourierov red dobije se izraz za napon trošila u obliku:

$$u = \frac{4NE}{\pi} \sum_{n=1, 3, 5, \dots}^{\infty} \frac{\sin n\omega t}{n}, \quad n = 1, 3, 5, \dots \quad (4-17)$$

Valni se oblik struje, a time i valni oblici struja ventila određuju analizom nadomjesne sheme kruga trošila prikazane na slici 4.5 b).



Slika 4.5. a) Valni oblik napona trošila;

b) nadomjesna shema kruga trošila izmjenjivača opterećenog djelatno-induktivnim trošilom .

Iz jednadžbe $u = u_L + iR$, uz pisanje konstitutivne relacije induktiviteta $u_L = L \frac{di}{dt} = \omega L \frac{di}{d\omega t}$,

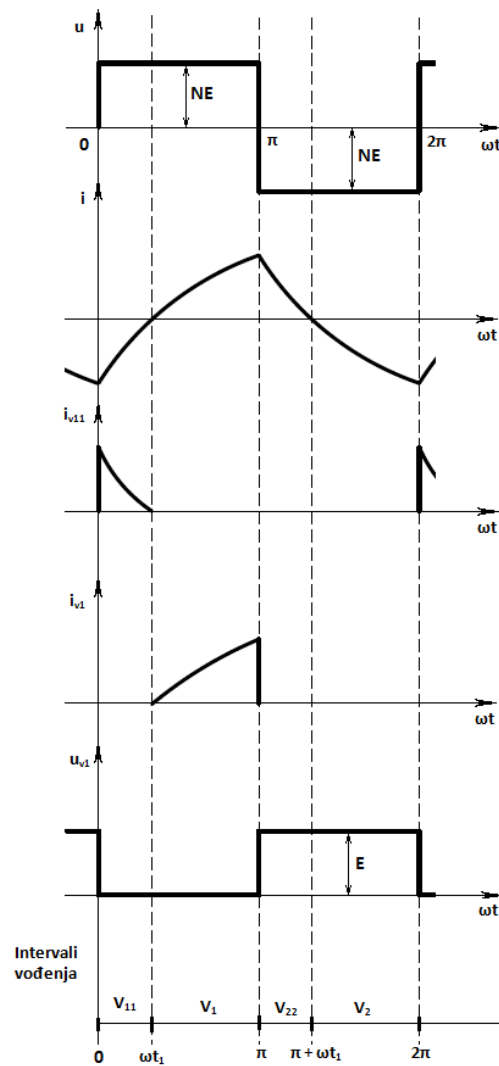
dobije se diferencijalna jednadžba za krug trošila:

$$\operatorname{tg}\varphi \frac{di}{d(\omega t)} + i = \frac{NE}{R} \cdot \begin{cases} 1 & +0 \leq \omega t \leq \pi - 0 \\ -1 & \pi + 0 \leq \omega t \leq 2\pi - 0 \end{cases} \quad (4-18)$$

gdje je $\text{tg}\varphi = \omega L/R$, te se nakon rješavanja diferencijalne jednadžbe koristeći metode rješavanja višeharmonijskih mreža dobije izraz za valni oblik struje trošila:

$$i = \frac{NE}{R} \cdot \begin{cases} 1 - \frac{2e^{-\frac{\omega t}{\text{tg}\varphi}}}{1 + e^{-\frac{\pi}{\text{tg}\varphi}}} & +0 \leq \omega t \leq \pi - 0 \\ - \left(1 - \frac{2e^{-\frac{\omega t - \pi}{\text{tg}\varphi}}}{1 + e^{-\frac{\pi}{\text{tg}\varphi}}} \right) & \pi + 0 \leq \omega t \leq 2\pi - 0 \end{cases} \quad (4-19)$$

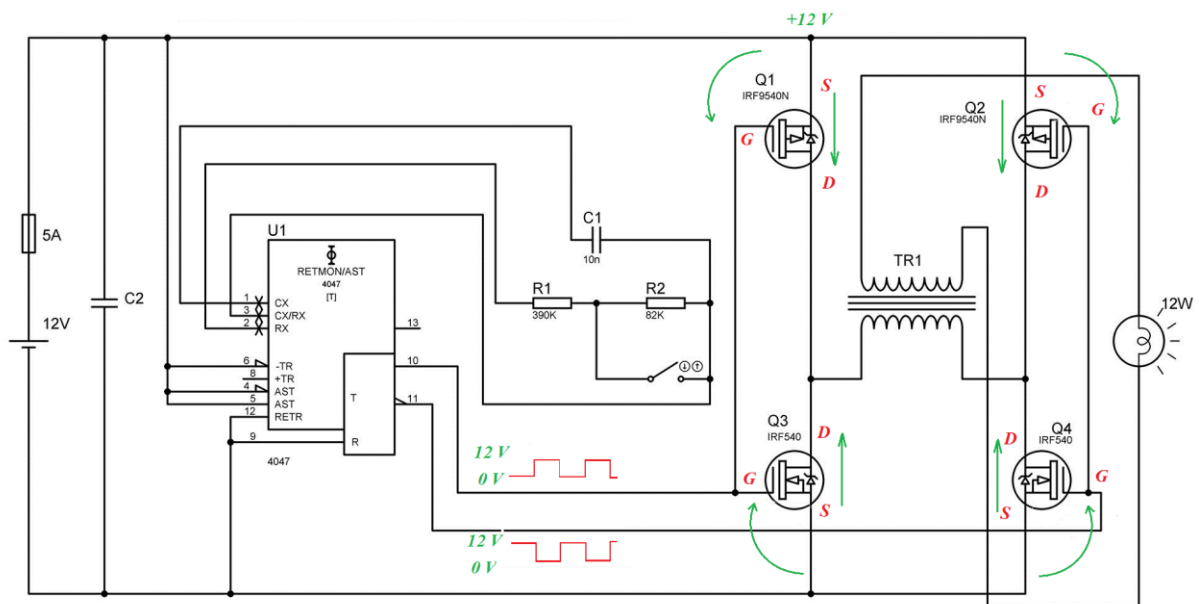
Karakteristični valni oblici napona i struja autonomnog neupravljivog naponskog izmjenjivača opterećenog djelatno-induktivnim trošilom prikazani su na slici 4.6.



Slika 4.6. Karakteristični valni oblici napona i struja izmjenjivača.

4.3. Upravljanje MOSFET-ima

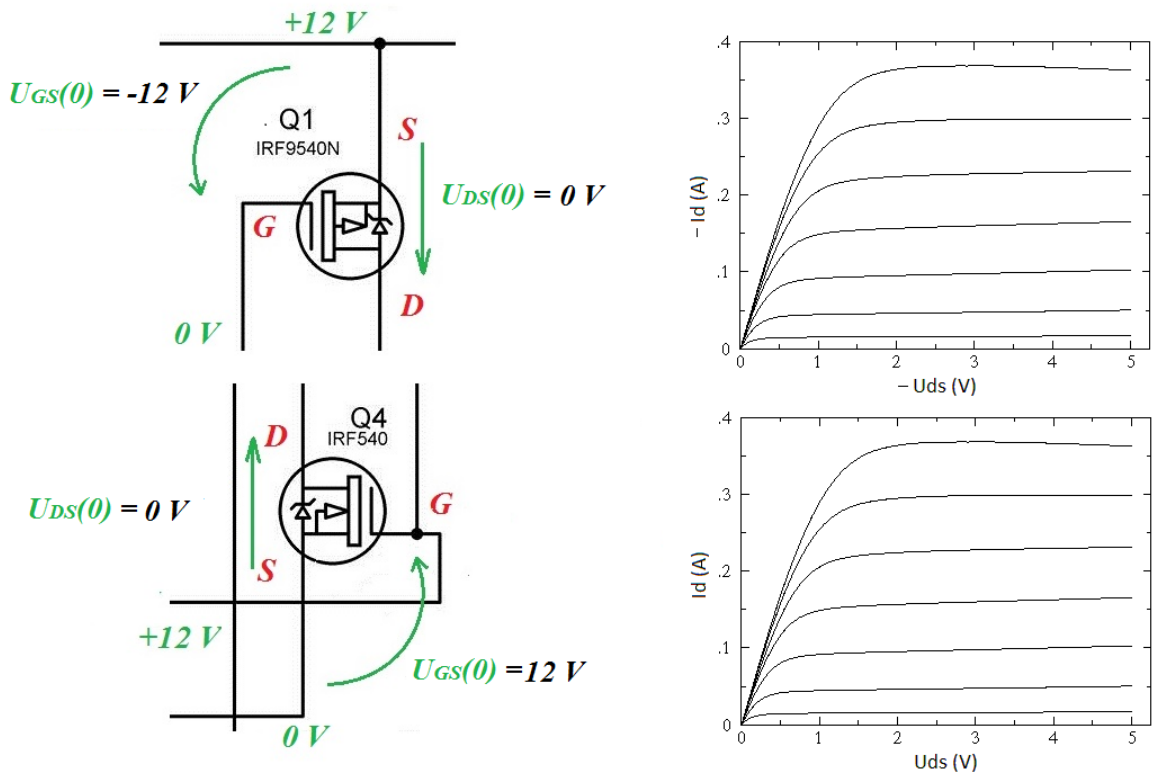
U analiziranom sklopu postoje dvije vrste MOSFET-a P-kanalni i N-kanalni, stoga je svakom od njih potrebno dovesti odgovarajuće napone u_{GS} i u_{DS} kako bi pravilno izvršavali pretvaračke funkcije. Način na koji CMOS 4047 upravlja MOSFET-ima je slijedeći: na izlazima 10 i 11 CMOS 4047 daje pravokutne naponske impulse koji jedan za drugim kasne za polovicu periode a vršna vrijednost im je jednaka naponu napajanja, odnosno efektivan je jednaka polovici vršne vrijednosti napajanja napona napajanja.



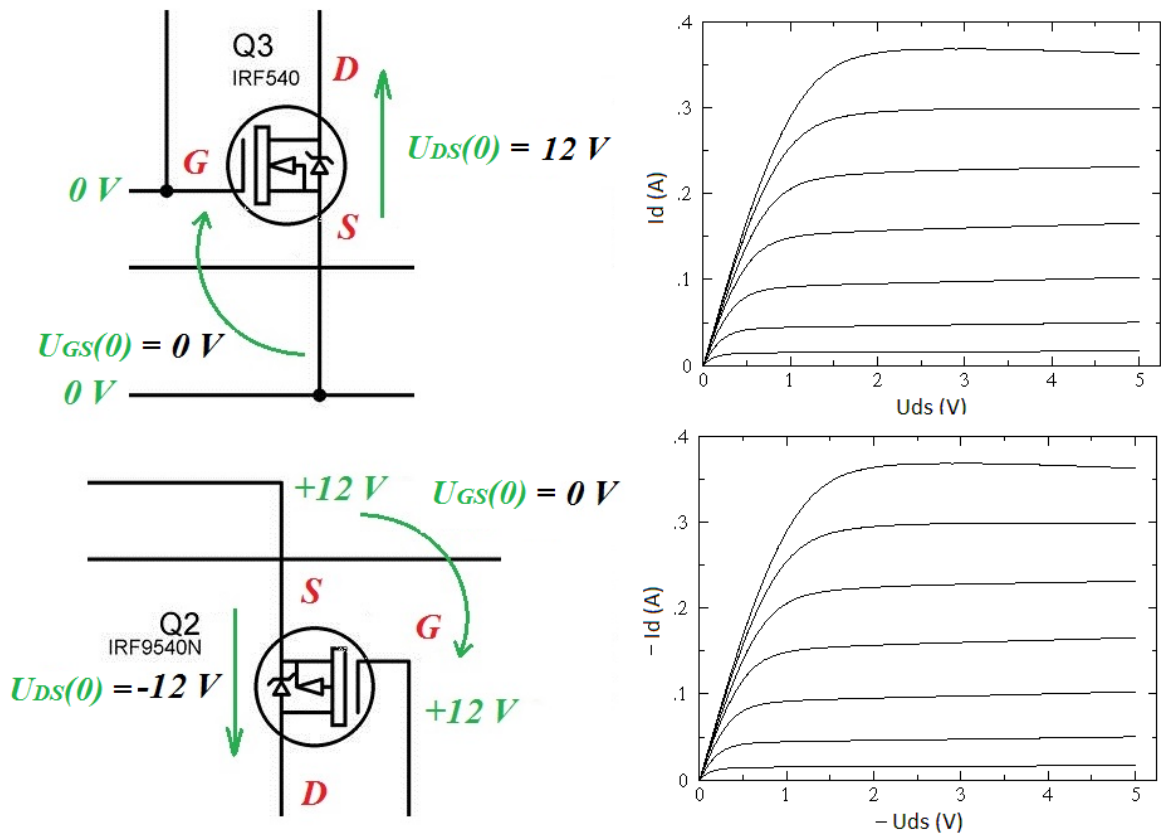
Slika 4.7. Shema s naznačenim karakterističnim naponima.

Uvjeti pri kojima N tip MOSFET-a vodi su: pozitivan napon u_{DS} , te pozitivan napon u_{GS} . Pošto su u realizaciji korišteni i P tipovi MOSFET-a njima će biti potrebno osigurati negativne vrijednosti napona u_{GS} i u_{DS} za vođenje. Adekvatni polariteti napona osigurani su kroz zajednički spoj odvoda te spajanjem gejta na izlaze 10 i 11. Kako bi se osigurao izmjenjivački način rada, dva MOSFET-a rade u paru, po jedan P i po jedan N kanalni. Radi objašnjenja promotrit ćemo trenutak kada je na 10. izlazu integriranog kruga napon jednak nuli, odnosno na 11. jednak naponu napajanja (12V). Tada su osigurani uvjeti za vođenje MOSFET-a Q1 i Q4, dok MOSFET-i Q2 i Q3 nemaju uvjete za vođenje (na njima ne postoje naponi u_{GS} niti $-u_{GS}$).

U narednim slikama biti će prikazano naponske prilike na MOSFET-ima u intervalu $0 \leq t \leq \frac{T}{2}$.



Slika 4.8. Naponske prilike na paru MOSFET-a koji vode te njihove izlazne karakteristike.

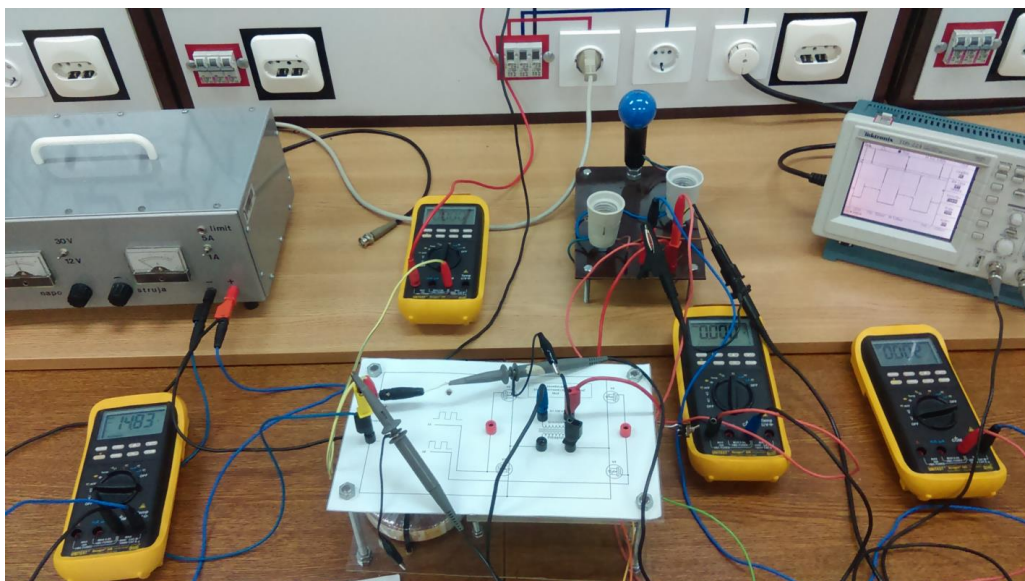


Slika 4.9. Naponske prilike na paru MOSFET-a koji ne vode te njihove izlazne karakteristike.

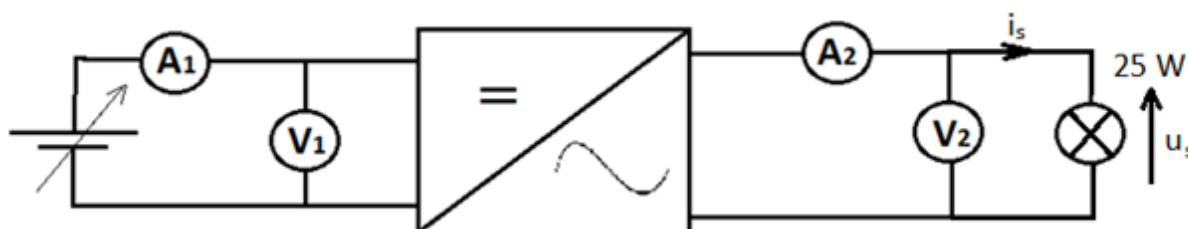
5. MJERENJA NA IZMJENJIVAČU

5.1. Mjerenja i snimanja valnih oblika za djelatno opterećen izmjenjivač

Prvo mjerenje odrađeno je u praznom hodu prilikom čega je izmjeren očekivani napon na izlazu sklopa od 217.6 V (iako je predviđeno da na izlazu izmjenjivača bude 230 V), na ulaz sklopa je postavljen napon od 12.25 V. Frekvencija na sekundarnim stezaljkama transformatora je bila 52.78 Hz.



Slika 5.1. Radno mjesto na kojem su obavljena mjerenja.



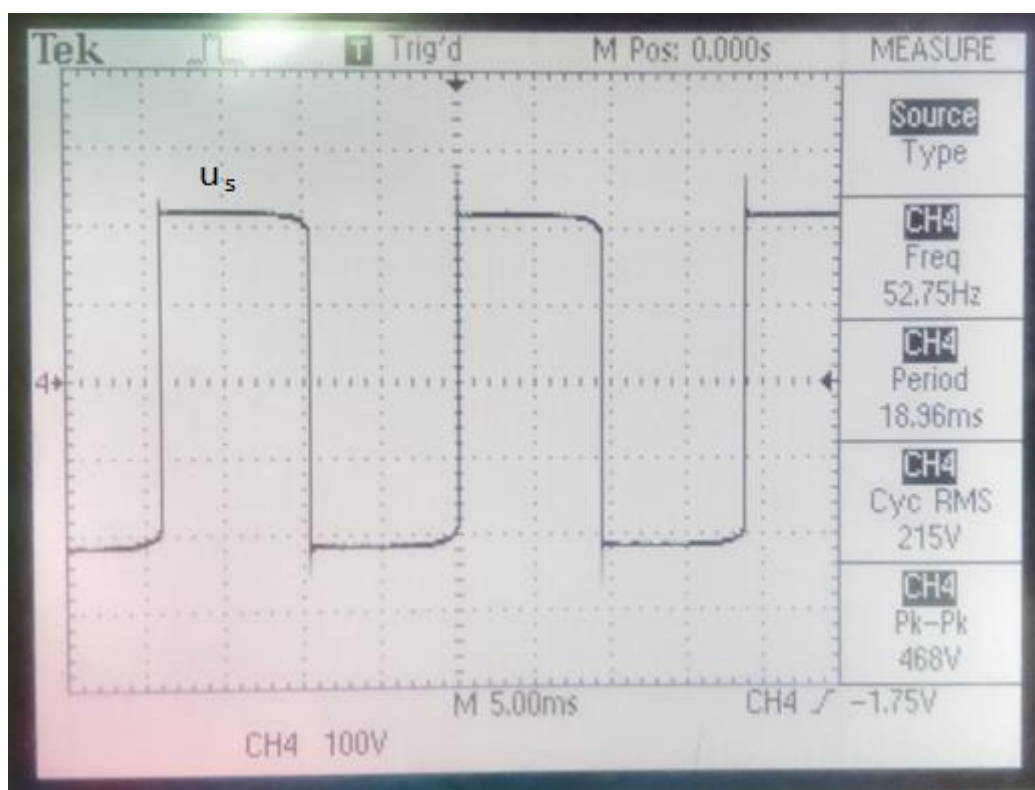
Slika 5.2. Shema mjerenja.

Tablica 5.1. Izmjerene vrijednosti na izmjenjivaču.

| INSTRUMENT | PRAZNI HOD | OPTEREĆENJE |
|----------------|------------|-------------|
| A ₁ | 24.93 mA | 0.169 A |
| V ₁ | 12.25 V | 13.25 V |
| A ₂ | 0 A | 0.094 A |
| V ₂ | 217.6 V | 220 V |

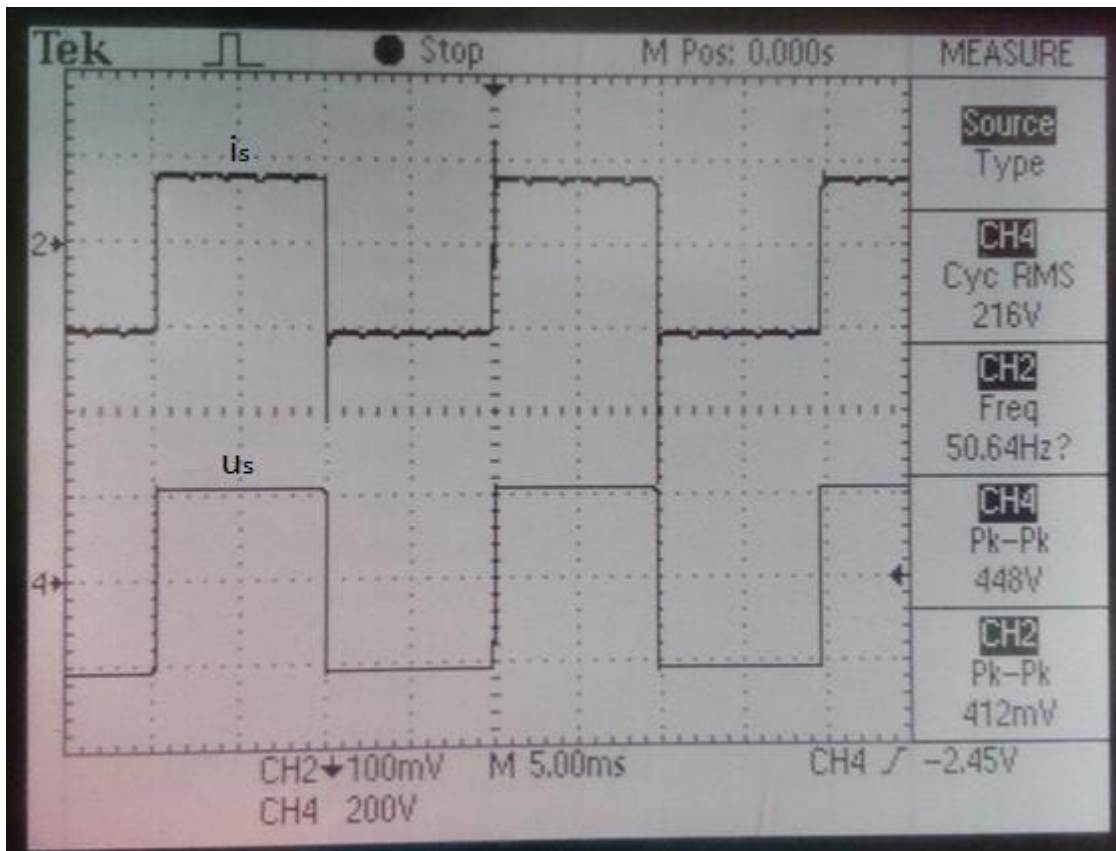


Slika 5.3. Izmjerena frekvencija na sekundarnim stezaljkama transformatora.



Slika 5.4. Valni oblik napona sekundara transformatora na kojem se vidi prenapon uzrokovan trenutnim sklapanjem MOSFET-a.

Nakon obavljenog mjerenja u praznom hodu izmjenjivač je opterećen radnim trošilom snage 25 W (žarulja sa žarnom niti) odmah se mogao zamijetiti pad ulaznog i izlaznog napona te povećanje ulazne i izlazne struje. Za pokus opterećenja obavljena su slijedeća mjerenja:



Slika 5.5. Valni oblici napona u_s i struje trošila i_s .

Na valnim oblicima se jasno može vidjeti kako struja slijedi oblik napona, odnosno kako nema faznog pomaka između osnovnih harmonika napona i struje zbog opterećenja čisto radnim trošilom. Izraženi šum koji se javlja na valnom obliku struje jest mjerni šum koji se javlja prilikom mjerenja malih struja strujnim kliještama koja imaju veliku osjetljivost.

Nakon očitavanja vrijednosti na instrumentima može se provjeriti podudaraju li se dobivene vrijednosti sa onima koje su dobivene u teorijskoj analizi rada.

Instrumenti kojima su mjereni napon i struja sekundarnog kruga transformatora su *UNISSET Hexagon 340* koji mjere TRMS vrijednosti (stvarne efektivne vrijednosti).

Prema teorijskoj analizi efektivna vrijednost struje je:

$$I = \sqrt{\frac{1}{T} \cdot \int_0^T i^2(t) dt} \quad (5-1)$$

Gdje je :

I – efektivna vrijednost struje

T – period

$i^2(t)$ – kvadrat funkcije struje ovisan o vremenu

funkcija struje se zatim rastavlja na dva intervala vođenja.

$$I = \sqrt{\frac{1}{T} \left[\int_0^{\frac{T}{2}} \left(\frac{E}{n \cdot R} \right)^2 dt + \int_{\frac{T}{2}}^T \left(-\frac{E}{n \cdot R} \right)^2 dt \right]} \quad (5-2)$$

Gdje je :

E – napon napajanja

R – otpor trošila

n – prienosni omjer idealnog transformatora (ovdje uzet kao $\frac{\text{nisko naponska strana}}{\text{visoko naponska strana}}$)

$$I^2 = \frac{1}{T} \left[\frac{E^2}{n^2 \cdot R^2} \cdot \frac{T}{2} + \frac{E^2}{n^2 \cdot R^2} \cdot T - \frac{E^2}{n^2 \cdot R^2} \cdot \frac{T}{2} \right] = \frac{E}{n \cdot R} \quad (5-3)$$

Otpor trošila (žarulje) dobije se na slijedeći način:

$$P = \frac{U^2}{R} \longrightarrow R = \frac{U^2}{P} = \frac{230^2}{25} = 2116 \Omega$$

Prijenosni omjer transformatora:

$$n = \frac{12}{230} = 0.0522$$

$$E = 13.25V$$

Uvrštavanjem gornjih podatka u jednadžbu (5-3) dobije se $I = \frac{13.25}{0.0522 \cdot 2116} = 0.119 A$

Na osnovu očekivanih i dobivenih rezultate može se izračunati postotna pogreška.

$$p = \frac{X_{mj} - X_p}{X_p} 100\% \quad (5-4)$$

Gdje je:

p – postotna pogreška

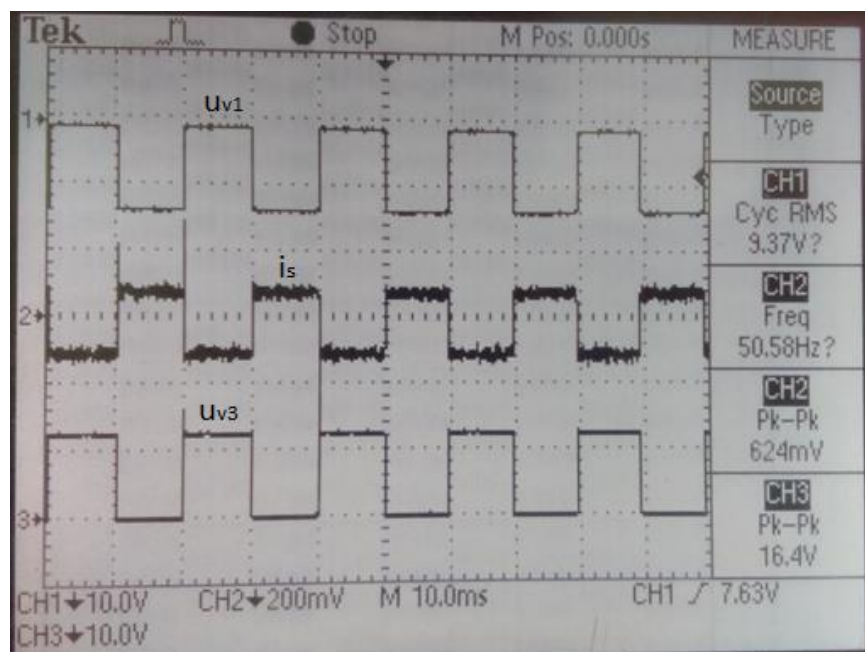
X_{mj} – mjerni rezultat

X_p – dogovorna prava vrijednost

$$p = \frac{0.094 - 0.119}{0.119} 100\% = -21\%$$

Vidi se kako su izmjerena vrijednost i vrijednost dobivena proračunom po iznosu veoma bliske (21% odstupanje), a razlika se može pripisati mjernoj pogrešci. S obzirom da je cijeli model idealiziran greška od 21% nam je prihvatljiva i može se reći kako dobiveni rezultati odgovaraju teorijskoj analizi.

U trećem mjerenju snimljeni su valni oblici napona na ventilima V1 i V3 koji rade protutaktno, dok je valni oblik valni oblik struje ostavljen radi provjere.



Slika 5.6. Valni oblici napona u_{v1} , u_{v3} i struja trošila i_s .

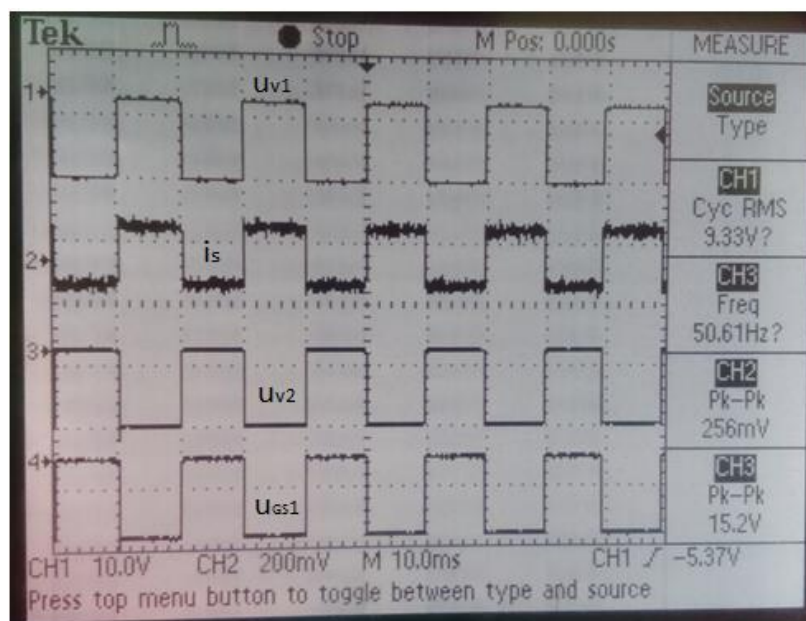
Na prikazu osciloskopa može se vidjeti kako je za vrijeme vođenja ventila V1 na njemu napon nula, dok je u isto vrijeme napon na ventilu V3 napon pozitivan i jednak naponu napajanja odnosno trošila. Za vrijeme vođenja ventila V3 napon na njemu je nula, u isto vrijeme napon na ventilu V1 je jednak negativnoj vrijednosti napona napajanja jer se radi o P kanalnom MOSFET-u kojem je za rad potreban negativan napon u_{DS} .

Vrijednosti pojedinih iznosa napona može se direktno iščitati na ekranu osciloskopa ili se mogu prebrojiti podioci koji u ovom slučaju imaju vrijednost 10V/podioku, a vrijednosti napona dostižu nešto manje od jednog podioka. Također se može vidjeti prisutnost mjernog šuma.



Slika 5.7. Srednje vrijednosti napona U_{GS} na P kanalnom MOSFET-u (negativno) i N kanalnom MOSFET-u (pozitivno) te ulazni napon.

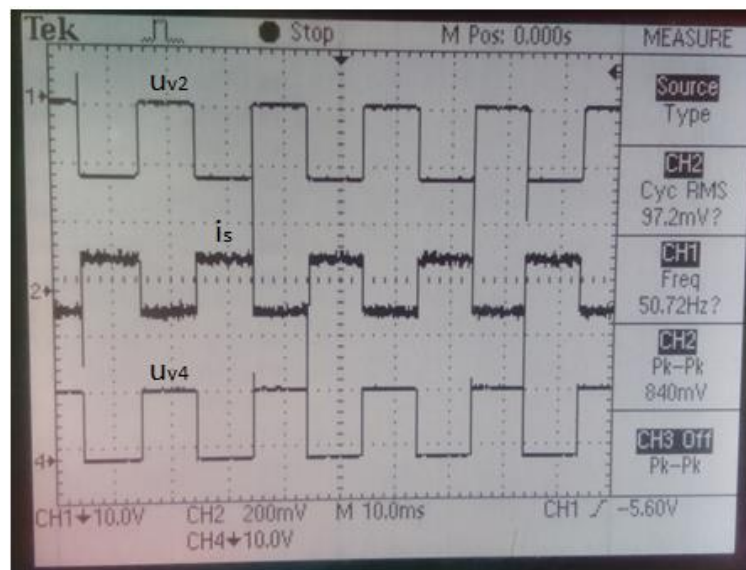
Četvrto mjerenje obuhvaća snimanje napona na ventilima V1 i V2 te napona U_{GS1} .



Slika 5.8. Valni oblici napona u_{v1} , u_{v2} , u_{GS1} i struja trošila i_s .

Sa snimljenih valnih oblika može se vidjeti kako su naponi ventila V1 i V2 kada ne vode negativnih predznaka jer se u oba slučaja radi o P kanalnim MOSFET-ima, također se može vidjeti kada napon u_{GS} ventila V1 iznosi nula tada taj ventil ne vodi struju, odnosno na njemu postoji negativan pad napona. Napon u_{GS} ventila V1 je također negativnog predznaka kada on vodi jer se radi o P kanalnom MOSFET-u.

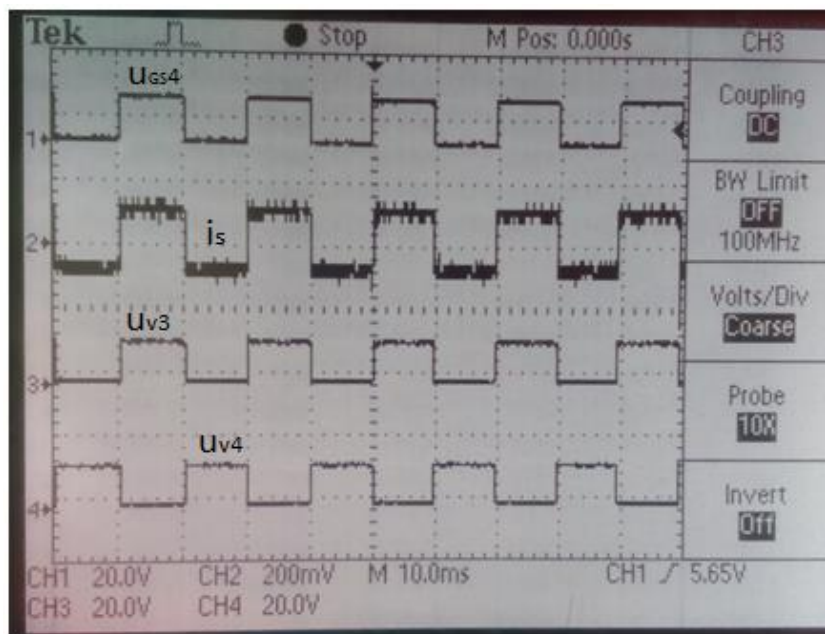
U petom mjerenju snimljeni su naponi na ventilima V2 i V4 i struja trošila.



Slika 5.9. Valni oblici napona u_{v2} , u_{v4} i struja trošila i_s .

Na prikazanim oblicima može se uočiti kako je za vrijeme vođenja ventila V2 napon na ventilu V4 pozitivan (N kanalni MOSFET).

Šestim mjerenjem snimljeni su valni oblici napona na ventilima V4 i V3 te napon u_{GS4} .

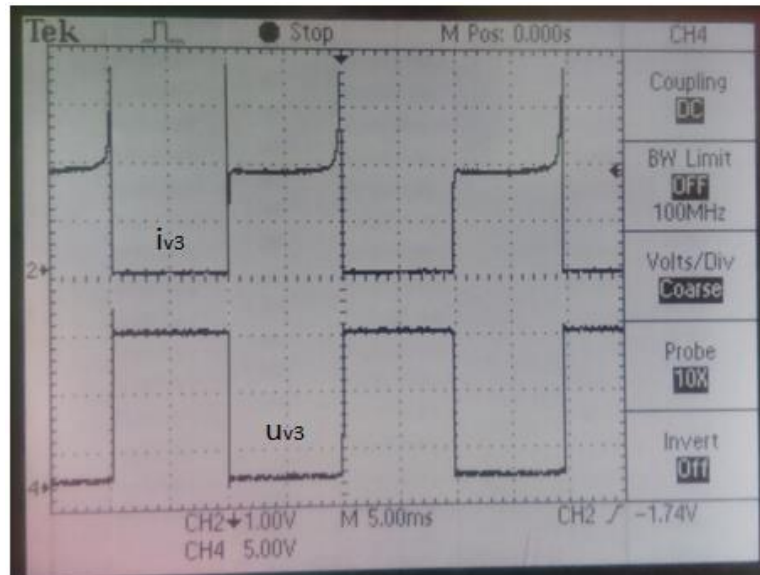


Slika 5.10. Valni oblici napona u_{v4} , u_{v3} , u_{GS4} i struja trošila i_s .

Na slici 5.10 može se vidjeti kako ventili V3 i V4 rade protutaktno (dok jedan vodi, drugi ne vodi). Može se vidjeti da ventil V4 vodi dok na njemu postoji pozitivan napon u_{GS} (izlaz 1).

Na oba ventila javljaju se pozitivni naponi jer se radi o N kanalnim MOSFET-ima, također napon u_{GS} ventila V4 je pozitivan.

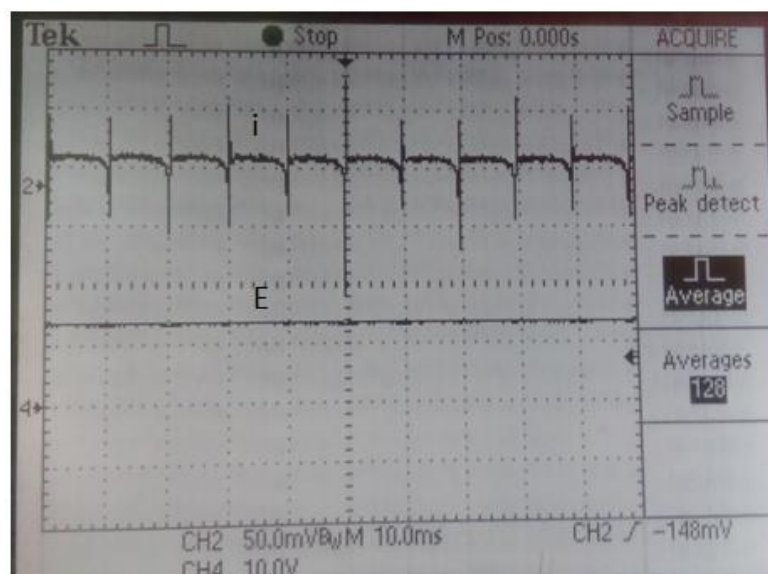
Sedmim mjerenjem snimljeni su valni oblici struje ventila V3 i napona na ventilu V3.



Slika 5.11. Valni oblik napona u_{v3} i struja ventila i_{v3} .

Na prikazanim oblicima može se uočiti kako napon ventila V3 je pozitivan (N kanalni MOSFET) te dok je napon pozitivan MOSFET ne vodi, tj dok je napon na ventilu V3 jednak nuli MOSFET vodi i ima struje koja je pozitivna.

Osmim mjerenjem snimljeni su valni oblici napona pojne mreže i struja pojne mreže.



Slika 5.12. Valni oblik napona pojne mreže E i struja pojne mreže i.

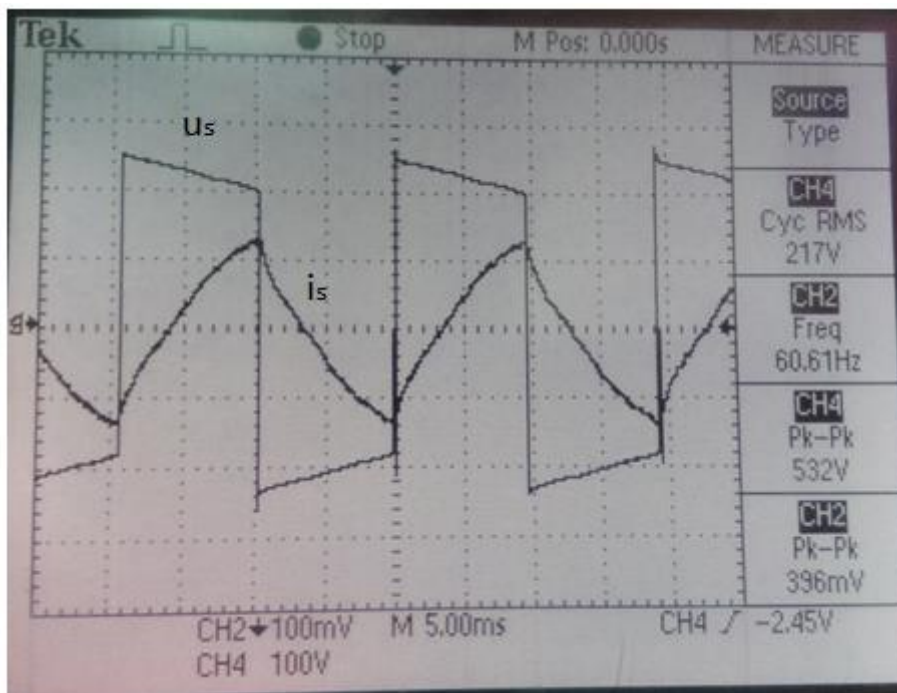
5.2. Mjerenja i snimanja valnih oblika za djelatno-induktivno opterećen izmjenjivač

Mjerenja i snimanja valnih oblika su određena kao i kod djelatno opterećenog izmjenjivača. Za opterećenje djelatno-induktivno koristili smo briaći aparat BRAUN Sixtant S/5330. Prvim mjerenjem su se izmjerili naponi i struje prema shemi 5.2.

Tablica 5.2. Izmjerene vrijednosti prilikom opterećenja.

| | |
|----------------------|----------------|
| A₁ | 1.368 A |
| V₁ | 12.51 V |
| A₂ | 0.084 A |
| V₂ | 220 V |

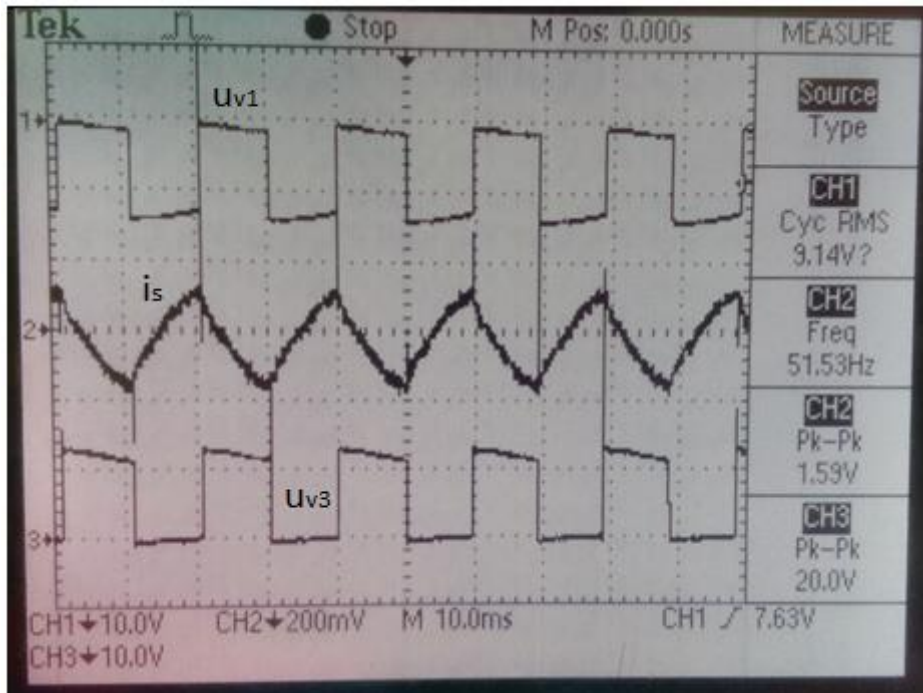
Nakon obavljenog očitavanja s instrumenata prelazi se na snimanje valnih oblika. Prvo mjerenje snimanja valnih oblika je snimanje napona i struje na djelatno-induktivnom trošilu tj. briaćem aparatu.



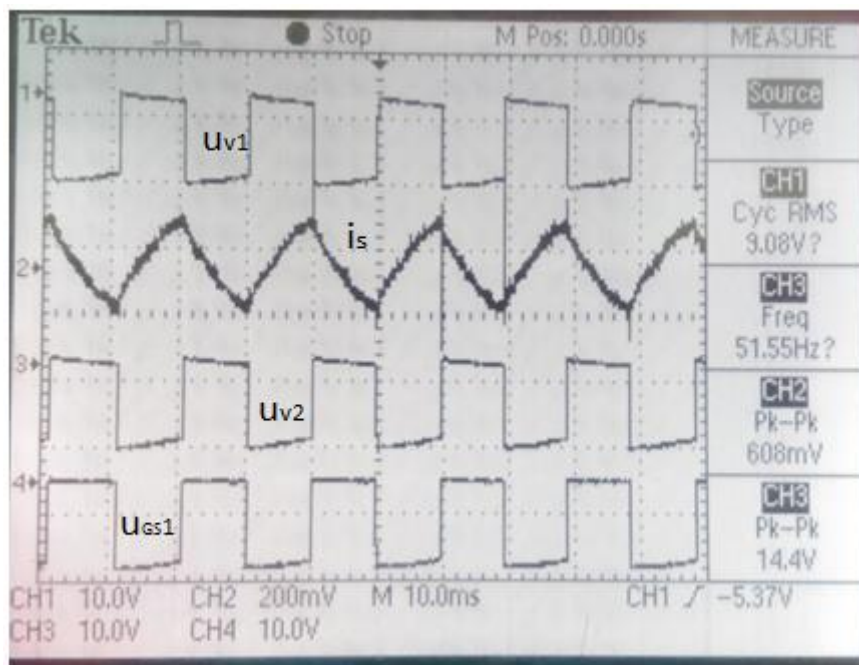
Slika 5.13. Valni oblik napona u_s i struje i_s .

Na slici 5.13 se može vidjeti pad napona za 3 volta zbog priključenja opterećenja. Prvi harmonik struje trošila kasni za prvim harmonikom napona zato što je trošilo djelatno-induktivno.

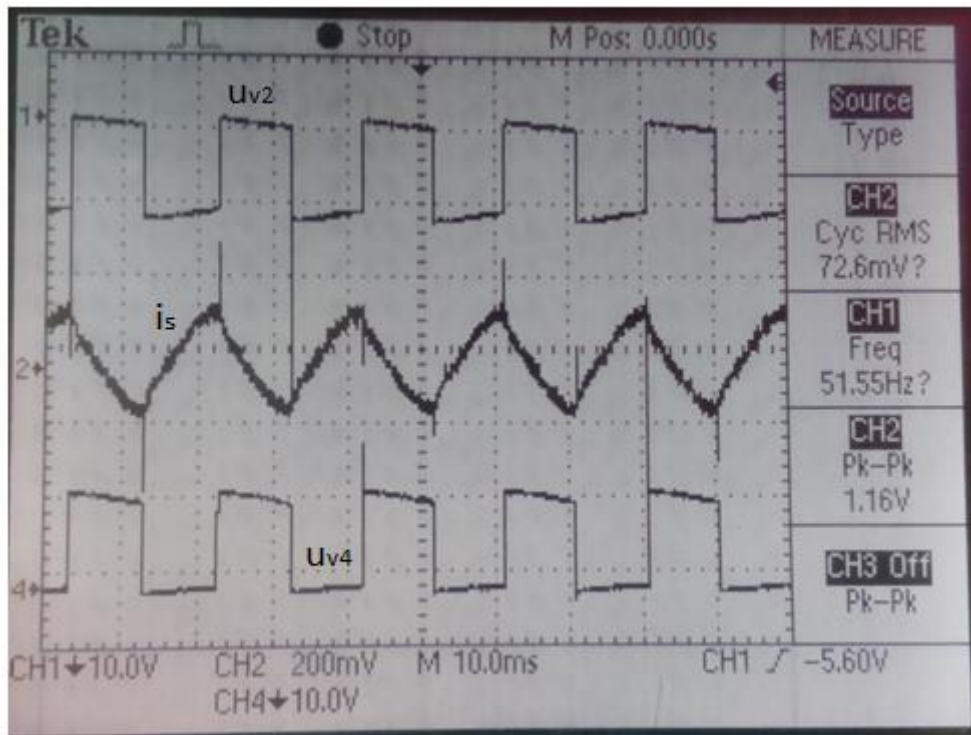
Dobiveni valni oblik struje poklapa se s teorijskom analizom izmjenjivača. Daljnja mjerenja su provedena između istih mjernih točki kao i kod opterećenja sa radnim trošilom.



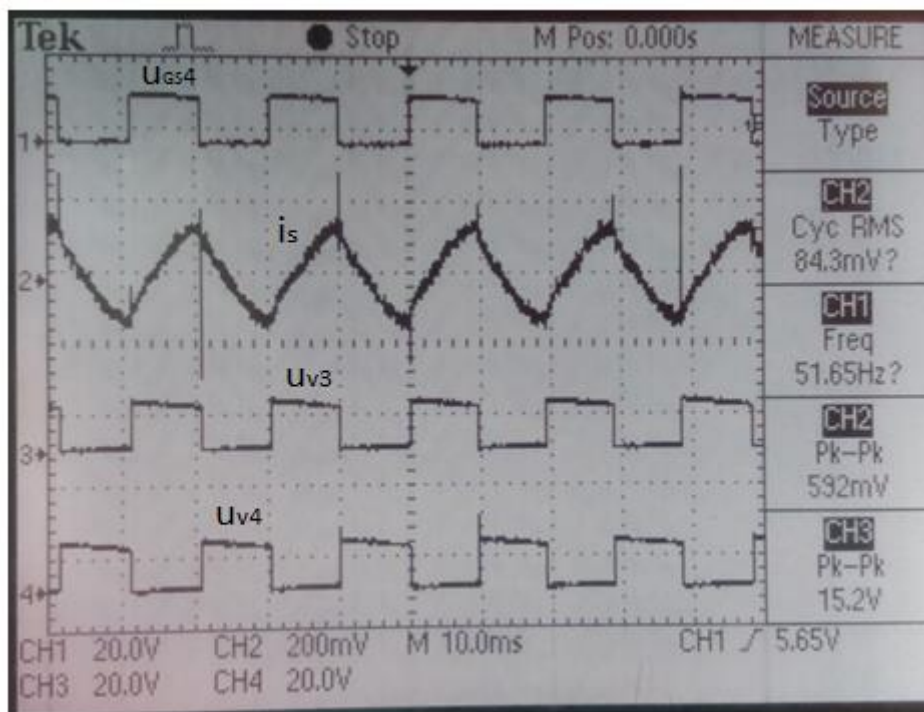
Slika 5.14. Valni oblici napona u_{v1} , u_{v3} i struja trošila i_s .



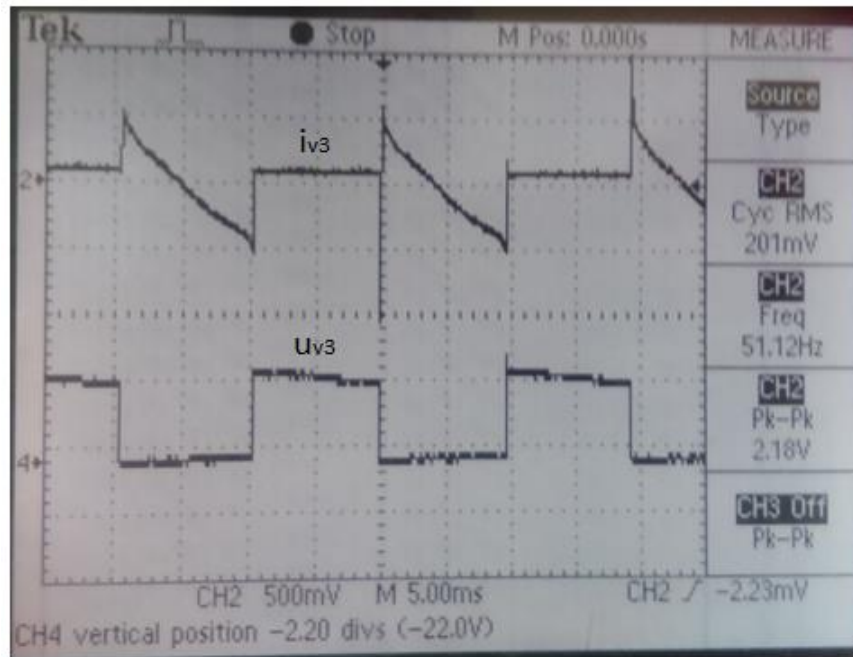
Slika 5.15. Valni oblici napona u_{v1} , u_{v2} , u_{GS1} i struja trošila i_s .



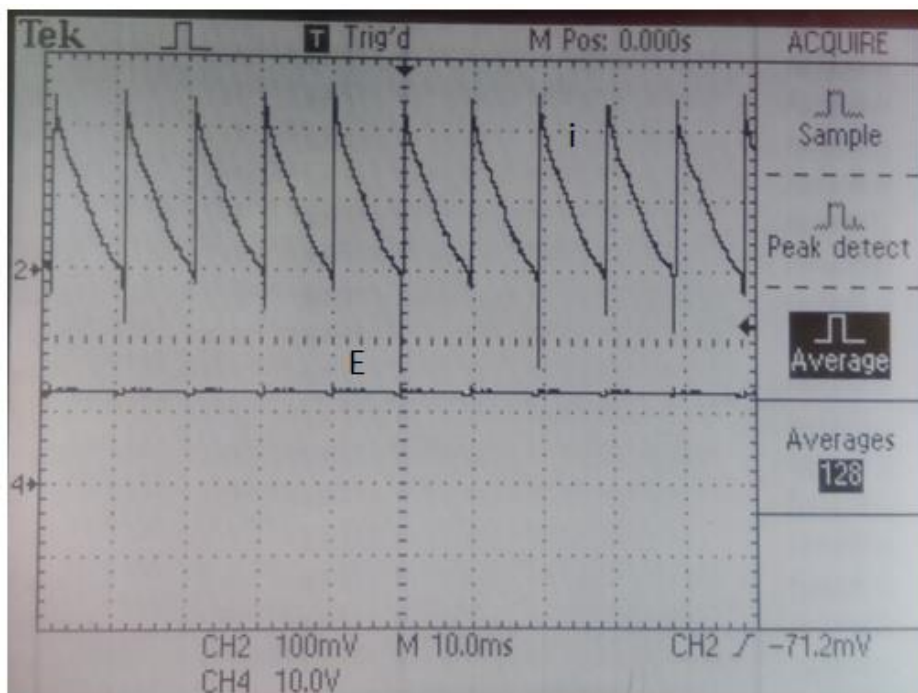
Slika 5.16. Valni oblici napona u_{v2} , u_{v4} i struja trošila i_s .



Slika 5.17. Valni oblici napona u_{v3} , u_{v4} , u_{GS4} i struja trošila i_s .



Slika 5.18. Valni oblik napona u_{v3} i struja ventila i_{v3} .



Slika 5.19. Valni oblik napona pojne mreže E i struja pojne mreže i .

Na slikama 5.14-5.19 može se vidjeti da ne dolazi do promjene napona na ventilima, jedina razlika je u struji trošila koja više nije u fazi s naponom te je drukčijeg oblika.

6. ZAKLJUČAK

Cilj završnog rada je bio napraviti maketu jednofaznog neupravljivog naponskog izmjenjivača u mosnom spoju upravljanog s pomoću integriranog kruga 4047; 12V/230V,50Hz-60Hz, 100VA s znanjem koje je stečeno na predavanjima i vježbama, te odraditi mjerenja na samoj maketi kako bi rezultate usporedili s teorijskom analizom. Valni oblici dobiveni mjerenjem i valni oblici dobiveni teorijskom analizom se poklapaju, te se dolazi do zaključka da su ciljevi uspješno obavljani.

Izrađena maketa povezuje istosmjerni i izmjenični električki sustav. Ovaj izmjenjivač za stvaranje izmjeničnog signala koristi četiri MOSFET-a od kojih su dva P i dva N tipa. Zbog korištenja četiri MOSFET-a nije potrebno koristiti transformator sa srednjim izvodom na primaru. Zbog toga je ovaj izmjenjivač znatno jeftiniji od onoga izmjenjivača s dva MOSFET-a koji koristi transformator sa srednjim izvodom na primaru.

Autonomni izmjenjivači često se nalaze u primjeni kod asinkronih motora za regulaciju brzine vrtnje. Koristi se još kod fotonaponskih panela za pretvorbu istosmjernog napona u izmjenični te se koriste još za neprekidno napajanje računala ili nekog elektroničkog sustava.

Izmjenjivači će imati masovnu primjenu u budućnosti zbog sve većeg korištenja fotonaponskih panela. U fotonaponskim panelima nastaje istosmjerna struja koju za svakodnevnu primjenu treba pretvoriti u izmjeničnu. Pritom se energija iz istosmjernog dijela sustava prenosi prema izmjeničnom, a izmjenjivač može proizvesti potrebni napon odgovarajuće frekvencije.

Nedostatak ovoga izmjenjivača je ta što se efektivna vrijednost izlaznog napona jedino može mijenjati promjenom napona na istosmjernim pristupima. Za taj način upravljanja potreban je složeni istosmjerni ulazni sustav, primjerice fazno upravljivi ispravljač ili istosmjerni pretvarač. Nemogućnost mijenjanja frekvencije u većem rasponu od 50Hz do 60Hz isto predstavlja nedostatak ovome izmjenjivaču.

Izradom ovog završnog rada se povezuje teorijsko znanje stečeno kroz tri godine školovanja s stvarnim problemima u laboratoriju. Uz pomoć završnog rada stečena su nova praktična znanja i rješavanje stvarnih problema u inženjerskoj praksi.

LITERATURA

[1] Shema preuzeta s interneta (<http://320volt.com/12v-230v-dc-ac-mosfetli-basit-inverter-devresi/>)

[2] Ivan Flegar, ELEKTRONIČKI ENERGETSKI PRETVARAČI, KIGEN, Zagreb, 2010.

[3] D. Pelin, K.Miličević, D.Vulin, Priručnik za praktikum iz osnova energetske elektronike, Biroprint, Osijek, 2013.

[4] Upute za izradu tiskanih pločica (<http://e-elektro.blogspot.hr/2010/04/upute-za-izradu-stampanih-plocica-foto.html>)

[5] Seminarski rad, AUTONOMNI NAPONSKI NEUPRAVLJIVI IZMJENJIVAČ, 12/230 V, 50 Hz, Stanko Jeftimir i Robert Kovač, Osijek 2016.

PRILOZI

Prilog 1 - Prva i šesta stranica podatkovne tablice (eng. data-sheet) za integrirani krug CMOS 4047

Prilog 2 - Prva stranica podatkovne tablice (eng. data-sheet) za MOSFET IRF 9540

Prilog 3 - Prva stranica podatkovne tablice (eng. data-sheet) za MOSFET IRF 540

SAŽETAK

Izrada i analiza rada jednofaznog neupravljivog naponskog izmjenjivača u mosnom spoju upravljanog s pomoću integriranog kruga 4047; 12V/230V,50Hz-60Hz, 100VA

Za završni rad napravljena je maketa jednofaznog neupravljivog naponskog izmjenjivača u mosnom spoju upravljanog s pomoću integriranog kruga 4047; 12V/230V,50Hz-60Hz, 100VA. Shema samog sklopa pronađena je na internetu [1]. Na shemi su napravljene male preinake. Izmjenjivač je napravljen na tiskanoj pločici koja je izrađena foto postupkom. Za izmjenjivač su određeni podsustavi izmjenjivača, a to su energetske podsustav i upravljački podsustav. Nakon izrade izmjenjivača prvo je napravljena teorijska analiza rada tako što je modelirani ispravljivač s idealnim komponentama i na osnovu nadomjesne sheme nacrtani su valni oblici struja i napona. Nakon teorijske analize izvršena su mjerenja u laboratoriju. Obavljena su mjerenja s čisto djelatnim opterećenjem i djelatno-induktivnim opterećenjem. Djelatno opterećenje je predstavljala žarulja od 25 W, dok je djelatno-induktivno opterećenje predstavljao brijaći aparat. Nakon obavljenog mjerenja uspoređeni su rezultati dobiveni teorijskom analizom i mjerenjem. Rezultati su bliski te se dolazi do zaključka da je teorijska analiza točna. Mala odstupanja u mjerenju se mogu pripisati mjernoj opremi.

ABSTRACT

Design and analysis of the single phase, voltage inverter in H-bridge configuration controlled by IC 4047; 12V/230V,50Hz-60Hz, 100VA

For the final project the inverter 12V to 220V was constructed. Firstly, the schematic was found on the internet and some changes were made [1]. The inverter was created on the circuit board using the photo processing method which has two subsystems, the energy subsystem and the control subsystem. A theoretical analysis was then completed on the inverter using ideal components on the basis of equivalent circuits which created waveform diagrams of current and voltage. After the theoretical analysis was conducted on the inverter, a practical analysis was completed to ensure that results matched. Measurements were made with active load (real power) and active-inductive load (reactive power). A 25 watt light bulb was used to carry out the active load test, while an electric shaver was used for the active-inductive test. The practical analysis was compared with the theoretical analysis and concluded that the results were similar. This means that the theoretical analysis conducted was correct. Small deviations in measurement can be attributed to the measuring equipment.

ŽIVOTOPIS



STANKO JEFTIMIR
Mob: 099 5985640
Dobriše Cesarića 51b, Mece
31326 Darda
<mailto:stane9999@gmail.com>

SAŽETAK

- završena Elektrotehnička i prometna škola Osijek, smjer: elektrotehničar
- pouzdana, odgovorna, savjesna i ambiciozna osoba, voli neprestano doprinosti timskom radu i voli putovati
- profesionalni cilj: završiti fakultet i pronaći posao

OSOBNI PODACI

Ime i prezime: Stanko Jeftimir
Datum rođenja: 28. siječnja 1994.
Mjesto rođenja: Beli Manastir
Adresa: Dobriše Cesarića 51b Mece , 31326 Darda
Mobitel: 099 5985640
E-mail adresa: stane9999@gmail.com
Obitelj: -

OBRAZOVANJE

2009. – 2013. Elektrotehnička i prometna škola Osijek
Elektrotehničar
2013. – Sveučilište Josipa Jurja Strossmayera u Osijeku
Fakultet elektrotehnike, računalstva i informacijskih tehnologija Osijek
Sveučilišni preddiplomski studij elektrotehnika,
smjer: elektroenergetika, 3. godina

VJEŠTINE

- rad na računalu – aktivno korištenje Windows Vista, Windows XP, Windows 7, Windows 8
- rastavljanje i sastavljanje računala - konfiguriranje (hardware,software)
- detaljno poznavanje korisničkih aplikacija kao što su:
 - Microsoft Office 2007 paket (MS Word, Excel, PowerPoint),
 - MS Visio,
 - AutoCad 2007.
- strani jezici: - aktivno znanje engleskog jezika (neprestano usavršavam)
- vozačka dozvola B kategorije

HOBI I INTERESI

- novi software, hardware, posebice se radujem inovacijama u automatici i robotici,
- računalo kao medij odmora,
- vožnja bicikla, putovanja vlastitim automobilom, nogomet.



Prilog 1 - Podatkovna tablica za CMOS 4047



Data sheet acquired from Harris Semiconductor
SCHS044C - Revised September 2003

CD4047B Types

CMOS Low-Power Monostable/Astable Multivibrator

High Voltage Types (20-Volt Rating)

■ CD4047B consists of a gatable astable multivibrator with logic techniques incorporated to permit positive or negative edge-triggered monostable multivibrator action with retriggering and external counting options.

Inputs include +TRIGGER, -TRIGGER, ASTABLE, $\overline{\text{ASTABLE}}$, RETRIGGER, and EXTERNAL RESET. Buffered outputs are Q, $\overline{\text{Q}}$, and OSCILLATOR. In all modes of operation, and external capacitor must be connected between C-Timing and RC-Common terminals, and an external resistor must be connected between the R-Timing and RC-Common terminals.

Astable operation is enabled by a high level on the $\overline{\text{ASTABLE}}$ input or a low level on the ASTABLE input, or both. The period of the square wave at the Q and $\overline{\text{Q}}$ Outputs in this mode of operation is a function of the external components employed. "True" input pulses on the ASTABLE input or " $\overline{\text{Complement}}$ " pulses on the $\overline{\text{ASTABLE}}$ input allow the circuit to be used as a gatable multivibrator. The OSCILLATOR output period will be half of the Q terminal output in the astable mode. However, a 50% duty cycle is not guaranteed at this output.

The CD4047B triggers in the monostable mode when a positive-going edge occurs on the +TRIGGER-input while the -TRIGGER is held low. Input pulses may be of any duration relative to the output pulse.

If retrigger capability is desired, the RETRIGGER input is pulsed. The retriggerable mode of operation is limited to positive-going edge. The CD4047B will retrigger as long as the RETRIGGER-input is high, with or without transitions (See Fig. 34).

An external countdown option can be implemented by coupling "Q" to an external "N" counter and resetting the counter with the trigger pulse. The counter output pulse is fed back to the $\overline{\text{ASTABLE}}$ input and has a duration equal to N times the period of the multivibrator.

A high level on the EXTERNAL RESET input assures no output pulse during an "ON" power condition. This input can also be activated to terminate the output pulse at any time. For monostable operation, whenever V_{DD} is applied, an internal power-on reset circuit will clock the Q output low within one output period (t_M).

The CD4047B-Series types are supplied in 14-lead hermetic dual-in-line ceramic packages (F3A suffix), 14-lead dual-in-line plastic packages (E suffix), 14-lead small-outline packages (M, MT, M96, and NSR suffixes), and 14-lead thin shrink small-outline packages (PW and PWR suffixes).

Features:

- Low power consumption: special CMOS oscillator configuration
- Monostable (one-shot) or astable (free-running) operation
- True and complemented buffered outputs
- Only one external R and C required
- Buffered inputs
- 100% tested for quiescent current at 20 V
- Standardized, symmetrical output characteristics
- 5-V, 10-V, and 15-V parametric ratings
- Meets all requirements of JEDEC Tentative Standard No. 13B, "Standard Specifications for Description of 'B' Series CMOS Devices"

Monostable Multivibrator Features:

- Positive- or negative-edge trigger
- Output pulse width independent of trigger pulse duration
- Retriggerable option for pulse width expansion
- Internal power-on reset circuit
- Long pulse widths possible using small RC components by means of external counter provision
- Fast recovery time essentially independent of pulse width
- Pulse-width accuracy maintained at duty cycles approaching 100%

Astable Multivibrator Features:

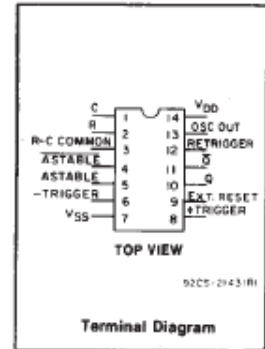
- Free-running or gatable operating modes
- 50% duty cycle

- Oscillator output available
- Good astable frequency stability: Frequency deviation:
 - = $\pm 2\% + 0.03\%/^{\circ}\text{C}$ @ 100 kHz
 - = $\pm 0.5\% + 0.015\%/^{\circ}\text{C}$ @ 10 kHz (circuits "trimmed" to frequency $V_{DD} = 10\text{ V} \pm 10\%$)

Applications:

Digital equipment where low-power dissipation and/or high noise immunity are primary design requirements:

- Envelope detection
- Frequency multiplication
- Frequency division
- Frequency discriminators
- Timing circuits
- Time-delay applications



RECOMMENDED OPERATING CONDITIONS

For maximum reliability, nominal operating conditions should be selected so that operation is always within the following ranges:

| CHARACTERISTIC | LIMITS | | UNITS |
|---|--------|------|-------|
| | MIN. | MAX. | |
| Supply-Voltage Range (For $T_A = \text{Full Package-Temperature Range}$) | 3 | 18 | V |

NOTE: IF AT 15 V OPERATION A 10 M Ω RESISTOR IS USED THE OPERATING TEMPERATURE SHOULD BE BETWEEN -25°C and 100°C

MAXIMUM RATINGS, Absolute-Maximum Values:

| | |
|---|--|
| DC SUPPLY-VOLTAGE RANGE, (V_{DD}) | -0.5V to +20V |
| Voltages referenced to V_{SS} Terminal) | |
| INPUT VOLTAGE RANGE, ALL INPUTS | -0.5V to $V_{DD} + 0.5\text{V}$ |
| DC INPUT CURRENT, ANY ONE INPUT | $\pm 10\text{mA}$ |
| POWER DISSIPATION PER PACKAGE (P_D): | |
| For $T_A = -55^{\circ}\text{C}$ to $+100^{\circ}\text{C}$ | 500mW |
| For $T_A = +100^{\circ}\text{C}$ to $+125^{\circ}\text{C}$ | Derate Linearly at $12\text{mW}/^{\circ}\text{C}$ to 200mW |
| DEVICE DISSIPATION PER OUTPUT TRANSISTOR | |
| FOR $T_A = \text{FULL PACKAGE-TEMPERATURE RANGE}$ (All Package Types) | 100mW |
| OPERATING-TEMPERATURE RANGE (T_A) | -55°C to $+125^{\circ}\text{C}$ |
| STORAGE TEMPERATURE RANGE (T_{stg}) | -65°C to $+150^{\circ}\text{C}$ |
| LEAD TEMPERATURE (DURING SOLDERING): | |
| At distance $1/16 \pm 1/32$ inch ($1.59 \pm 0.79\text{mm}$) from case for 10s max | $+265^{\circ}\text{C}$ |

Copyright © 2003, Texas Instruments Incorporated

CD4047B Types

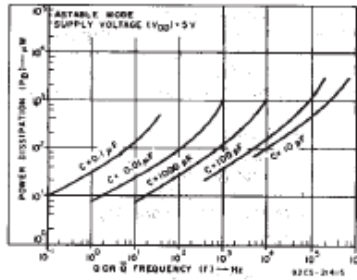


Fig. 26—Typical power dissipation vs. output frequency ($V_{DD} = 5\text{ V}$).

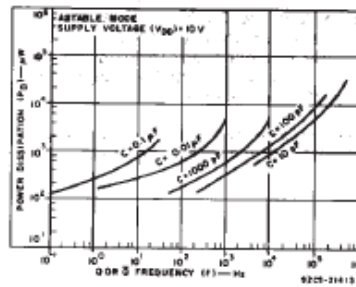


Fig. 27—Typical power dissipation vs. output frequency ($V_{DD} = 10\text{ V}$).

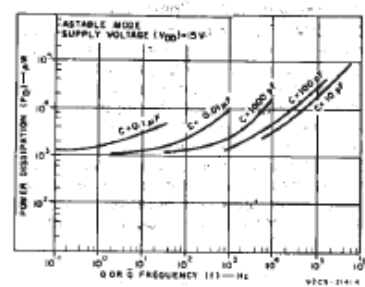


Fig. 28—Typical power dissipation vs. output frequency ($V_{DD} = 15\text{ V}$).

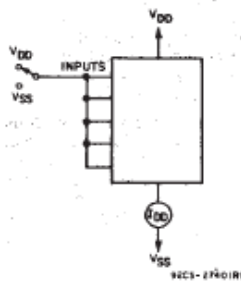


Fig. 29—Quiescent device current test circuit.

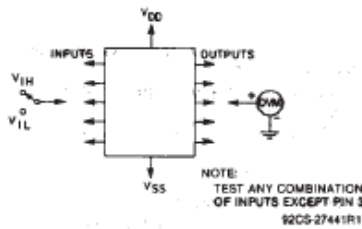


Fig. 30—Input-voltage test circuit.

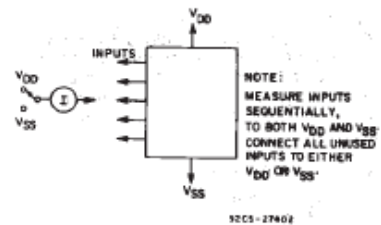


Fig. 31—Input-leakage-current test circuit.

I. Astable Mode Design Information

A. Unit-to-Unit Transfer-Voltage Variations

The following analysis presents variations from unit to unit as a function of transfer-voltage (V_{TR}) shift (33%—67% V_{DD}) for free-running (astable) operation.



Fig. 32—Astable mode waveforms.

$$t_1 = -RC \ln \frac{V_{TR}}{V_{DD} + V_{TR}};$$

typically, $t_1 = 1.1 RC$

$$t_2 = -RC \ln \frac{V_{DD} - V_{TR}}{2V_{DD} - V_{TR}};$$

typically, $t_2 = 1.1 RC$

$$t_A = 2(t_1 + t_2)$$

$$= -2RC \ln \frac{(V_{TR} \times V_{DD} - V_{TR})}{(V_{DD} + V_{TR})(2V_{DD} - V_{TR})}$$

Typ: $V_{TR} = 0.5 V_{DD}$ $t_A = 4.40 RC$
 Min: $V_{TR} = 0.33 V_{DD}$ $t_A = 4.62 RC$
 Max: $V_{TR} = 0.67 V_{DD}$ $t_A = 4.62 RC$

thus if $t_A = 4.40 RC$ is used, the variation will be +5%, -0% due to variations in transfer voltage.

B. Variations Due to V_{DD} and Temperature Changes — In addition to variations from unit to unit, the astable period varies with V_{DD} and temperature. Typical variations are presented in graphical form in Figs. 11 to 18 with 10 V as reference for voltage variations curves and 25°C as reference for temperature variations curves.

II. Monostable Mode Design Information

The following analysis presents variations from unit to unit as a function of transfer-voltage (V_{TR}) shift (33% — 67% V_{DD}) for one-shot (monostable) operation.

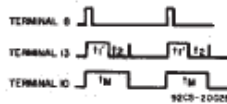


Fig. 33—Monostable waveforms.

$$t_1' = -RC \ln \frac{V_{TR}}{2V_{DD}}$$

typically, $t_1' = 1.38 RC$

$$t_M = (t_1' + t_2)$$

$$t_M = -RC \ln \frac{(V_{TR})(V_{DD} - V_{TR})}{(2V_{DD} - V_{TR})(2V_{DD})}$$

where t_M = Monostable mode pulse width. Values for t_M are as follows:

Typ: $V_{TR} = 0.5 V_{DD}$ $t_M = 2.48 RC$
 Min: $V_{TR} = 0.33 V_{DD}$ $t_M = 2.71 RC$
 Max: $V_{TR} = 0.67 V_{DD}$ $t_M = 2.48 RC$

thus if $t_M = 2.48 RC$ is used, the variation will be +9.3%, -0% due to variations in transfer voltage.

Note:

In the astable mode, the first positive half cycle has a duration of t_M ; succeeding durations are $t_A/2$.

In addition to variations from unit to unit, the monostable pulse width varies with V_{DD} and temperature. These variations are presented in graphical form in Fig. 19 to 26 with 10 V as reference for voltage-variation curves and 25°C as reference for temperature-variation curves.

Prilog 2 - Podatkovna tablica za MOSFET IRF 9540

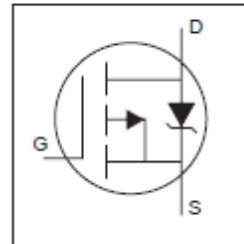
International
IR Rectifier

PD - 91437B

IRF9540N

HEXFET[®] Power MOSFET

- Advanced Process Technology
- Dynamic dv/dt Rating
- 175°C Operating Temperature
- Fast Switching
- P-Channel
- Fully Avalanche Rated

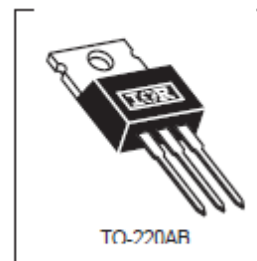


$V_{DS} = -100V$
 $R_{DS(on)} = 0.117\Omega$
 $I_D = -23A$

Description

Fifth Generation HEXFETs from International Rectifier utilize advanced processing techniques to achieve extremely low on-resistance per silicon area. This benefit, combined with the fast switching speed and ruggedized device design that HEXFET Power MOSFETs are well known for, provides the designer with an extremely efficient and reliable device for use in a wide variety of applications.

The TO-220 package is universally preferred for all commercial-industrial applications at power dissipation levels to approximately 50 watts. The low thermal resistance and low package cost of the TO-220 contribute to its wide acceptance throughout the industry.



Absolute Maximum Ratings

| | Parameter | Max. | Units |
|-----------------------------|---|--------------------|-------|
| I_D @ $T_C = 25^\circ C$ | Continuous Drain Current, $V_{GS} @ -10V$ | -23 | A |
| I_D @ $T_C = 100^\circ C$ | Continuous Drain Current, $V_{GS} @ -10V$ | -18 | |
| I_{DM} | Pulsed Drain Current ① | -78 | |
| P_D @ $T_C = 25^\circ C$ | Power Dissipation | 140 | W |
| | Linear Derating Factor | 0.91 | W/°C |
| V_{GS} | Gate-to-Source Voltage | ± 20 | V |
| E_{AS} | Single Pulse Avalanche Energy ② | 430 | mJ |
| I_{AR} | Avalanche Current ③ | -11 | A |
| E_{AR} | Repetitive Avalanche Energy ④ | 14 | mJ |
| dv/dt | Peak Diode Recovery dv/dt ⑤ | -5.0 | V/ns |
| T_J | Operating Junction and | -55 to + 175 | °C |
| T_{STG} | Storage Temperature Range | | |
| | Soldering Temperature, for 10 seconds | | |
| | Mounting torque, 6-32 or M3 screw | 10 lbf-in (1.1N-m) | |

Thermal Resistance

| | Parameter | Typ. | Max. | Units |
|-----------------|-------------------------------------|------|------|-------|
| $R_{\theta JC}$ | Junction-to-Case | — | 1.1 | °C/W |
| $R_{\theta CS}$ | Case-to-Sink, Flat, Greased Surface | 0.50 | — | |
| $R_{\theta JA}$ | Junction-to-Ambient | — | 62 | |

5/13/98

Prilog 3 - Podatkovna tablica za MOSFET IRF 540

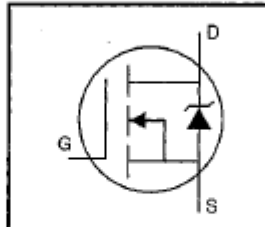


PD-9.373H

IRF540

HEXFET® Power MOSFET

- Dynamic dv/dt Rating
- Repetitive Avalanche Rated
- 175°C Operating Temperature
- Fast Switching
- Ease of Paralleling
- Simple Drive Requirements

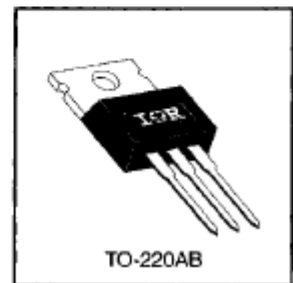


| |
|----------------------------|
| $V_{DSS} = 100V$ |
| $R_{DS(on)} = 0.077\Omega$ |
| $I_D = 28A$ |

Description

Third Generation HEXFETs from International Rectifier provide the designer with the best combination of fast switching, ruggedized device design, low on-resistance and cost-effectiveness.

The TO-220 package is universally preferred for all commercial-industrial applications at power dissipation levels to approximately 50 watts. The low thermal resistance and low package cost of the TO-220 contribute to its wide acceptance throughout the industry.



DATA SHEETS

Absolute Maximum Ratings

| | Parameter | Max. | Units |
|---------------------------|--|---------------------|-------|
| $I_D @ T_C = 25^\circ C$ | Continuous Drain Current, $V_{GS} @ 10 V$ | 28 | A |
| $I_D @ T_C = 100^\circ C$ | Continuous Drain Current, $V_{GS} @ 10 V$ | 20 | |
| I_{DM} | Pulsed Drain Current ① | 110 | |
| $P_D @ T_C = 25^\circ C$ | Power Dissipation | 150 | W |
| | Linear Derating Factor | 1.0 | W/°C |
| V_{GS} | Gate-to-Source Voltage | ± 20 | V |
| E_{AS} | Single Pulse Avalanche Energy ② | 230 | mJ |
| I_{AR} | Avalanche Current ③ | 28 | A |
| E_{AR} | Repetitive Avalanche Energy ① | 15 | mJ |
| dv/dt | Peak Diode Recovery dv/dt ③ | 5.5 | V/ns |
| T_J | Operating Junction and Storage Temperature Range | -55 to +175 | °C |
| T_{STG} | | | |
| | | | |
| | Mounting Torque, 6-32 or M3 screw | 10 lbf•in (1.1 N•m) | |

Thermal Resistance

| | Parameter | Min. | Typ. | Max. | Units |
|-----------------|-------------------------------------|------|------|------|-------|
| $R_{\theta JC}$ | Junction-to-Case | — | — | 1.0 | °C/W |
| $R_{\theta CS}$ | Case-to-Sink, Flat, Greased Surface | — | 0.50 | — | |
| $R_{\theta JA}$ | Junction-to-Ambient | — | — | 62 | |